QIN HONGDONG

(+86)13603087140 \phi hongdongdonald@gmail.com

PROFIL

Docteur en génie électrique et électronique et ingénieur principal en normalisation technique. Axé sur le développement du codage vidéo, les enquêtes sur les brevets et les pratiques de normalisation.

FORMATION

Université de Hong Kong

Sep 2013 - Juin 2020

Doctorat

Titre de la thèse : Novel Techniques for Depth Map Compression

Université nationale de Singapour

Août 2008 – Déc 2008

Université polytechnique de Hong Kong

Sep 2006 - Août 2011

Licence en ingénierie électronique et informatique, honneur du 1er classe, avec stage industriel de 12 mois

EXPÉRIENCE PROFESSIONNELLE

TCL Industries

Jan 2023 - Aujourd'hui

Ingénieur senior, normalisation technique chez Eagle Lab

Étudiant en échange, Génie électrique et informatique

Shenzhen

- Effectuer des pré-recherches techniques sur les technologies de codage audio/vidéo et analyser les brevets pertinents
- · Développer de nouvelles techniques de compression vidéo pour les demandes de brevets et la normalisation

Université de Shenzhen

Oct 2020 – Déc 2022

Chercheur postdoctoral à l'école de génie biomédical

Shenzhen

- · Travaillé sur des investigations de neuroscience cognitive liées à l'électroencéphalographie (EEG)
- · Travaillé sur le projet : localisation des contacts d'électrodes EEG intracrâniennes dans les scanners CT

Université de Hong Kong

Juil 2016 - Juin 2019

Assistant de recherche au Département de génie électrique et électronique

Hong Kong

- Travaillé sur le codage vidéo 3D
- · Notre codec de carte de profondeur surpassait le 3D-HEVC à cette époque

Marvel Digital Limited

Août 2015 – Déc 2017

Consultant

Hong Kong

· Développé des méthodes de codage vidéo 3D et traité des documents de propriété intellectuelle

Université de Hong Kong

Août 2011 – Août 2015

Assistant de recherche au département de génie électrique et électronique

Hong Kong

- · Travaillé en collaboration avec le groupe de travail sur les normes de codage audio-vidéo (AVS) de la Chine
- · Axé sur la conception et l'accélération des codecs vidéo, la génération de contenu vidéo 3D
- · Réalisé un encodage et un décodage vidéo AVS en temps réel sur une plateforme ARM+DSP basse consommation
- · Développé un outil de segmentation d'images semi-automatique

Solomon Systech Limited

Juin 2009 - Mai 2010

Stagiaire en ingénierie au département de conception

Hong Kong

- · Travaillé sur des algorithmes de compression et de codage d'images pour les systèmes d'affichage des appareils mobiles
- · Conçu des spécifications et développé des logiciels de support pour un nouveau produit de microcontrôleur

PROJETS

Vidéo-électroencéphalographie intracrânienne

Avr 2022 - Oct 2022

- · Localisation des contacts d'électrodes EEG à partir des scanners CT pour la planification pré-chirurgicale
- · Réalisé principalement la localisation et le regroupement automatique

Système de compression des données vidéo auxiliaires et de synthèse de vues

Mai 2015 - Nov 2018

- · Conception d'algorithmes de compression pour les images et les vidéos de profondeur
- Présentation d'une performance de compression comparable ou supérieure à celle du 3D-HEVC sans recourir aux images de texture
- · Développement d'un logiciel accéléré par GPU pour le décodage en temps réel en 1080p

Système de génération et de traitement de contenu vidéo 3D

Mai 2013 - Août 2015

- · Développement d'algorithmes de segmentation d'images
- Développement d'un outil de segmentation d'images semi-automatique et de gestion des données pour notre partenaire de collaboration

Codec vidéo AVS-1 en temps réel sur plateforme ARM+DSP

Août 2011 - Mai 2013

- · Portage du codec vidéo AVS sur une plateforme ARM+DSP de classe mobile
- · Atteinte d'un encodage et d'un décodage en 720p en temps réel avec gestion de la charge de calcul et traitement asynchrone

COMPÉTENCES TECHNIQUES

Langues naturelles Mandarin (langue maternelle), Cantonais (langue maternelle),

Anglais (courant)

Langages informatiques C/C++, MatLab, Python

Outils Visual Studio, VSCode, Eclipse, plateforme Anaconda