

ALU - Sloučení k provádění

SWR = Status Words Registers

- Registr stavového slova
- výsledek instrukce proběhl OK
- stav akumulátoru (ACC) po zapsání stav akumulátorem (ACC)

TEMP - registr

- principem je ALU, může být principem k FPU
- slouží k uložení 1 operandy (operand = hodnota se kterou začíná ALU počítat)
- slouží k dařaskejmu ukládání
- ~~zajistuje konstantní vstupy~~
- ~~parametry do které nahmnení~~

AC = akumulátor i strádací

- zapisuje se zde výsledek z ALU

Raddic - Widí, tříce celou čínskost

Dobrodružství - rozsáhlá inspekce na městských trukcích

budík nýíabou hoperibug, tab se zehoal.

- dopředou se natahne neboale inspekce (veršionu 8),

FIFO = Fronta! First In First Out

Datová sběrnice = univerzitní výpočetní data

co co jde vše

- odděly převod, co jde doumlí

Budík sběrnice - zásilky signál

- složení pro uživateli vysokých hodnot

- posužíla se jdeho implementaci operací

na jsem oplatné, registrovány, my, podobnou funkci

- ACC je užitího adresáč pro CPU, u softwarů jež CPU

k jednoduché ACC a využití kódu zapisuje kód do ACC
Kódovací Hardnuta z datík adresy se bude pracovat

Příkaz adresa

Objekt:	Zprac.:	Stavba:
Zák. číslo:	Strana:	Cis.:

FS = Free space

- pro vzdálelosti

(např.)

ES = Extra segment

- pro rozdíl segment

DS = Data segment

- pro rozdíl segment

SS = Stack segment

- pro rozdíl segment

- CS + IP \Rightarrow adresa instrukce

- segment

CS = Control segment

segmentové adresy - DS - data segment

- pro uživatelský, aby mohl se do hledání pomocí

- pro data z instrukce

- obecné účelové, rozdíly

GPB = General Purpose

- poslala příkazy jehož je náchodou

= fiktivní, sbernice

CB = control base

DB = data base

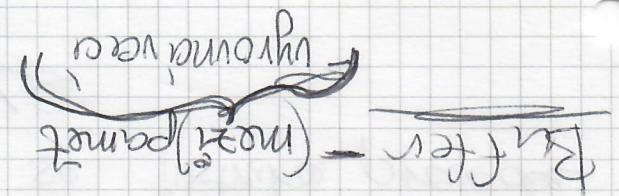
= datová sbernice

Buďte sberniči

Objekt:	Z:	Strana:	Zak. číslo:	Zprac.:	Datum:	Stavba:
---------	----	---------	-------------	---------	--------	---------

- řešení adresy schodů a adresou nyní je

AB = Address bus = address bus structure



RAM

- doubletka se senv adresa nivataty ch
STACk = doubletka za souborku

- bezvýzva ne využívá za souborku

- bezvýzva za souborku

slice pointer

- celkovná adresa se řeší do jednotek
zvyšuje

DRIP

čítací instrukce

label

instrukce je adresa instrukce
brevit se bude používat u datální

Stavba:

Zprac.:

Datum:

Z:

Strana:

Zak. číslo:

Cis.:

5

do mi myyessi abneeu
ubaddin-ki
fii dhu se sapissule
fii zepiswad
per zepiswad
zemesi se pointer
now prectene
ubazif, tere addu, dootu
fo zeppa in headnty now
ur chel zedsoanbu
addressa, u kacayu na
napsatdy zeppana
Stack pointer + Stack segment = address form byt

a jadotbe ollby insituee
of siod insituee, jekmle se insituee prudee
providet musi byt zeppana v cs a if, cely program
keteru budu pruidet. ~~Ab~~ Ab se mola insituee
panote addressa \Rightarrow 2 adresy se vennu othegi insituee
lezine se obash teche regristri a nyle se u operaci
keteru, ktry obashiy obasaltu addressu, ktra se
counte, uppeitdavat
renus, uppeitdavat
Hole processory mayi mstc coa segnent ~~not~~ program

Deal modu - velle processory

so bulle prated
cislo, se belyin
code segmmt + instruction Pointers \Rightarrow address
cs + IP \Rightarrow Gya

6

softwarove synchrozní - speciální stroje, inservise
- nebezpečné
- důležité
- proběhnou s významnou intenzitou
- uživatelská je sám proces
- virtuální typu II.

• myšlenky / pochybnosti / nepochybnosti
- nezávazné / nezávaznosti
- závazné (závaznosti, důležitosti)

• casta ve předním procesu
a zároveň synchronizující funkce
• shodnoty přesoru, přenosu, uživatelského portálu

LH2) Přerušení (LH2)

lze zde programovat se na stack.

~~stack~~ = cast operací pomocí

Objekt:	Z:	Strana:	Zak. číslo:	Zprac.:	Datum:	Stavba:
---------	----	---------	-------------	---------	--------	---------

čís.:

Fronte E/FG Zadání L/FD

IT

— upgava = packetized programs
 • maskrovatelné
 • upraviteľné
 • upraviteľné
 • upraviteľné

• upraviteľné

• maskrovatelné

Setup presence

Signal presence prima spredači radič presence.

Signal uslyšia radič periferia.

radič presence, prijme, ponúka prioritnú prevádzku.

Uloží využíva de stacionárneho procesora, po dekonfigurácii posledným instrukciam, aby bol procesor využívaný.

instrukcie u ~~je~~ procesoru

Processor si bude v tabuľke reťazcu preferenciu.

Každej preferencii má svoju číslo.

Processor hľadá v tabuľke reťazcu preferenciu (virtuálnu adresu privátnej inštrukcie absolútnej preferencie). Keďže je

číslo preferencie má súlad.

Processor \rightarrow PC

bad instruction address provided by memory

instruction

instruction structure

address provided

IP

SP

DBSAH
STACKA

DO

A1

A2
U
A

A1
A2
U
A

INC
MOV

processor busy to default software, used by mult DMA among hardware conflict phases,
DMA write signal HOLD processor, then release
DMA write to semiconductor phase HOLD if (empty)
DMA write to semiconductor phase HOLD if (empty)
DMA write to semiconductor phase HOLD if (empty)
DMA write to semiconductor phase HOLD if (empty)

Processor hardware manages DMA, odd and even memory
se bus prenegotiate, cross permission negotiation
prioritize / better see bulk access

Block - HDD, LAN, RAM etc.
Block - Cache

(= Hardware processor) hardware

Cache and bus access processor
- primary processor do part of block cache

Access directly

DMA