

DCM2 LAB: Performance van ESP32 TCP/IP stack

Auteur: Victor Hogeweyj

Docenten: Ruud Elsinghorst
Remko Welling

Klas: ESE-2A

Instituut: Hogeschool Arnhem-Nijmegen

Chapter 1

Versiegeschiedenis

Versie	Datum	Persoon	Notitie/verandering
1	20-11-22	VH	Opzet verslag
2	24-11-22	VH	Toevoegen hoofdstukken
3	26-11-22	VH	Introductie schrijven
4	26-11-22	VH	Schrijven van Introductie en opzet achtergrond
5	27-11-22	VH	Schrijven van sectie TCP/IP stacks

Contents

1	Versiegeschiedenis	
2	Introductie	1
2.1	Doel en motivatie	1
2.2	Onderzoeksvragen	1
2.2.1	Hoofdvraag	2
2.2.2	Deelvragen	2
3	Achtergrond	3
3.1	Embedded systemen	3
3.1.1	Het verschil tussen een computer en embedded systeem	3
3.1.2	Het ontwerp van embedded systemen	4
3.2	TCP/IP stacks	4
3.2.1	Implementatie van TCP/IP stacks	5
3.3	Sockets	6
4	Onderzoeksmethode	7
4.1	ESP32	7
4.2	Testopstelling	7
5	Onderzoek	8
5.1	Aanpak	8
6	Resultaten en Conclusies	9
6.1	Aanpak	9
7	Bronnen	10
7.1	Aanpak	10
8	Bijlagen	11
8.1	Aanpak	11

Chapter 2

Introductie

Wereldwijd komen er elk jaar steeds meer embedded systemen bij met internet functionaliteit. Dit brengt naast een hoop mooie mogelijkheden voor de industrie, ook een hoop uitdagingen mee voor fabricanten en ingenieurs. De grootste uitdaging van deze embedded systemen is om een stabiele softwarebasis te schrijven die de hardware assisteert bij het maken en in stand houden van de verbinding. De basis van deze software is een tcp/ip stack. De standaarden en technische eisen van de stack staan vastgelegd, de implementatie echter verschilt. Om de prestaties van een embedded systeem met internet functionaliteit vastteleggen zijn uitgebreide testen nodig.

2.1 Doel en motivatie

Het doel van dit onderzoek is het uitzoeken welke prestaties behaald kunnen worden op een veel voorkomend embedded systeem. Dit onderzoek zal met behulp van Iperf performance testen vastleggen wat de prestaties zijn met verschillende verbindingsparameters.

De resultaten zullen helpen bij het vastleggen van de relatie tussen de verbindingsparameters en bandbreedte.

Dit bescheven werk zal de nadruk leggen op de werking en het testen van tcp/ip stacks op embedded systemen. De testprocedure voor dit onderzoek kan ook nageproduceerd worden op een generieke computer.

De motivatie voor dit werk is de eigen interesse voor computernetwerken en embedded systemen.

2.2 Onderzoeksvragen

Dit onderzoek zal zich richten op het uitzoeken welke prestaties behaald kunnen worden op een ESP32 microcontroller van het merk Espressif. In een onderzoek zullen de hoofdvraag en deelvragen beantwoord worden.

2.2.1 Hoofdvraag

De hoofdvraag voor dit onderzoek is:

"What performance can be achieved with the TCP/IP stack on the ESP32?"

2.2.2 Deelvragen

De deelvragen aanvullend op de hoofdvraag zijn:

"What is the most efficient package size?"

"What is the maximum bit rate?"

"What applications can be supported with this system?"

Chapter 3

Achtergrond

Dit hoofdstuk gaat kort in op achtergrond informatie die benodigd is om bepaalde delen van het onderzoek te kunnen begrijpen.

De eerste sectie van dit hoofdstuk geeft de benodigde achtergrond informatie over embedded systemen.

De tweede sectie gaat over tcp/ip stacks

De derde sectie gaat over sockets

3.1 Embedded systemen

Embedded systemen is een woord van de laatste jaren, maar embedded systemen bestaan al veel langer. Het enige wat nodig is, is een blik werpen op de apparaten om je heen: Telefoons, Modems, Televisies en koffie apparaten om een paar voorbeelden te noemen.

Deze sectie geeft een korte introductie in embedded systemen.

3.1.1 Het verschil tussen een computer en embedded systeem

Een embedded systeem wordt vaak beschreven als een systeem die een bepaald aantal vaste taken moet uitvoeren met beperkte ingebouwde functionaliteit. Dit zijn bijna altijd onzichtbare mini computers (microcomputers) die ingebouwd zitten in apparaten. Maar het kunnen ook chips met programmeerbare hardware zijn (FPGA's of CPLD's).

Het grote verschil tussen een computer en een embedded systeem is het doeleind. Embedded systemen zijn ontworpen voor een specifieke taak en zijn vaak alleen goed in deze taak. Normale computers daarentegen zijn gemaakt om verschillende uiteenlopende taken goed uittevoeren. Doordat een embedded systeem vaak maar een taak heeft zijn embedded systemen vaak uitgerust met veel minder geheugen en (algemene) computerkracht dan een normaal computersysteem.

3.1.2 Het ontwerp van embedded systemen

Zoals hierboven toegelicht zijn embedded systemen vaak ontworpen voor een specifiek aantal vaste taken. Zaken waar vaak rekening mee gehouden moet worden bij het ontwerpen van een embedded systeem zijn onder andere: reactie tijd nauwkeurigheid, formaat, energie verbruik en kosten.

Reactie tijd is een belangrijk begrip in het embedded domein. Of het hier gaat om het een taak is die op een bepaalde tijd wordt uitgevoerd (zoals een alarmklok) of de tijd tussen twee taken (zoals bij het geven van medicatie via infuuspompen) het kan een heel grote rol spelen in het ontwerp van het embedded systeem. Het moeilijkst is dan ook om deze tijden te bepalen, en vervolgens te bepalen of het strakke deadlines zijn die niet overschreden mogen worden. Zodat vervolgens in het ontwerp zoveel mogelijk gedaan kan worden om deze tijden te waarborgen.

Formaat van het systeem is ook een belangrijke weging. Veel embedded systemen die in dezer dagen verkocht worden, worden vaak verkocht omdat ze kleiner zijn dan hun voorganger(s). Neem als voorbeeld de smartphone, deze is door de jaren heen steeds kleiner en populairder geworden.

Een andere belangrijke weging in het ontwerp van een embedded systeem is energieverbruik. Verder gaande op wat hier boven staat, worden veel embedded systemen kleiner. De accu's of batterijen die deze systemen voeden worden niet kleiner. Met als gevolg dat embedded systemen zuiniger moeten worden om op een kleinere batterij of accu te kunnen werken.

Ten slotte het laatste punt kosten. Ondanks alle punten hierboven, als het systeem heel veel kost zal het niet verkopen. Meestte eindgebruikers leveren graag een beetje performance of batterijduur in om een goedkoper product te hebben. Bij de ontwerpfase is het zeer belangrijk om het kostenplaatje in de gaten te houden bij een toevoeging aan of modificatie van het ontwerp.

3.2 TCP/IP stacks

Het tcp/ip model is een van de fundamentele bouwstenen van het huidige internet infrastructuur. Het model bestaat uit vier lagen, zie figuur 1.

De functies van de tcp/ip lagen zijn:

- De netwerk laag: Deze laag komt overeen met de fysieke en data link laag in het OSI model. Deze laag is verantwoordelijk voor de data transmissie over een netwerk, het definieert hoe twee apparaten fysiek met elkaar moeten communiceren.

- De internet laag: Deze laag stuurt data van het bron apparaat naar apparaten in het pad tussen het bron en doel apparaat. Het IP protocol neemt het grootste deel van deze taak op zich.

- De transport laag: Deze laag zorgt ervoor dat de data bij de juiste applicatie geleverd wordt. Er zijn twee protocollen die deze taak kunnen vervullen: TCP

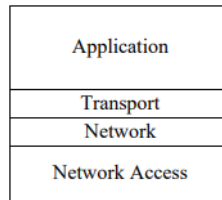


Figure 3.1: TCP/IP model

en UDP. TCP is verantwoordelijk voor het bieden van een betrouwbare, verliesloos connectie georiënteerde verbinding. UDP daarentegen is verantwoordelijk voor onbetrouwbare connectieloze verbinding tussen twee hosts.

- De applicatie laag: Deze laag verzorgt de communicatie tussen de transport laag en de software applicaties. Dit doet de laag met protocollen zoals: HTTP, HTTPS, FTP, SMTP, enz.

3.2.1 Implementatie van TCP/IP stacks

Er zijn twee soorten TCP/IP stack implementaties; Een is de TCP/IP stack afgeleid van de BSD implementatie en de andere is een door de embedded systeem fabrikant zelf geïmplementeerde versie.

BSD is een besturingssysteem afgeleid van het UNIX besturingssysteem. BSD wordt nog weleens gebruikt op workstations en servers. Maar het was vroeger prominent aanwezig, doordat het zo prominent aanwezig was, hebben veel besturingssystemen zoals Linux met een kleine aanpassing de BSD implementatie voor de TCP/IP stack geadopteerd.

Embedded systemen kunnen vaak door hardware limitaties niet de volledige BSD TCP/IP stack gebruiken. Om het toch werkend te krijgen op de hardware wordt de TCP/IP stack door de fabrikant van het embedded systeem versimpeld. Ondanks dat de TCP/IP stack versimpeld is, probeert de fabrikant toch de TCP/IP stack zoveel mogelijk compatibel te maken met de volledige TCP/IP stack die te vinden is in normale besturingssystemen.

De manier waarop de TCP/IP stack versimpeld kan worden, is het optimaliseren naar de hardware en software van het embedded systeem.

Neem als voorbeeld een webserver:

Een webserver is gebouwd met een simpele webinterface met alleen een paar knoppen erop. Deze implementatie heeft alleen de protocollen: HTTP, TCP, RARP, ARP en ICMP nodig. Protocollen zoals FTP en SNMP zijn in deze implementatie niet nodig. Deze protocollen kunnen dan ook verwijderd worden uit de broncode om betere prestaties en een kleinere geheugen footprint te creëren.

3.3 Sockets

Sockets zijn vaak onderdeel van een TCP/IP stack API die het mogelijk maakt om met behulp van de TCP/IP stack een directe TCP of UDP verbinding te maken met een andere host. Ook socket API's zijn vaak afgeleid van de BSD implementatie, maar het kan ook een custom implementatie zijn gemaakt door de fabrikant van het embedded systeem.

Een socket bestaat uit een IP-adres en een poort nummer. Sockets hebben geen bron adres nodig, standaard zijn sockets geconfigureerd om alleen te sturen en niet te ontvangen. Om toch data te ontvangen, kan een socket zichzelf vastmaken(binden) aan een lokaal adres.

Chapter 4

Onderzoeksmethode

Dit hoofdstuk licht de onderzoeksmethode en testopstelling toe.

4.1 ESP32

Het platform wat onderzocht wordt is de ESP32. De ESP32 is een microcontroller van de Chinese fabrikant Espressif.

De microcontroller bevat een WiFi en Bluetooth (met ble) peripheral die met behulp van de open source sdk aangestuurd kan worden. De ESP32 is een veelgebruikte microcontroller in de hobbyscene. Dit komt voornamelijk door de goede ondersteuning voor de arduino sdk en de ingebouwde WiFi peripheral.

Andere redenen voor de populariteit van deze microcontroller zijn:

- De twee xTensa lx6 kernen
- 4 MB flash (uitbreidbaar tot 16MB met een SPI flash chip)
- Freertos ondersteuning

Dit onderzoek gaat zich richten op de WiFi peripheral met het Iperf voorbeeld uit de SDK. Dit voorbeeld heeft een vrijwel complete implementatie van Iperf v2.

4.2 Testopstelling

Chapter 5

Onderzoek

5.1 Aanpak

hai

Hello, here is some text without a meaning...

Chapter 6

Resultaten en Conclusies

6.1 Aanpak

Hello, here is some text without a meaning...

Chapter 7

Bronnen

7.1 Aanpak

Hello, here is some text without a meaning...

Chapter 8

Bijlagen

8.1 Aanpak

Hello, here is some text without a meaning...