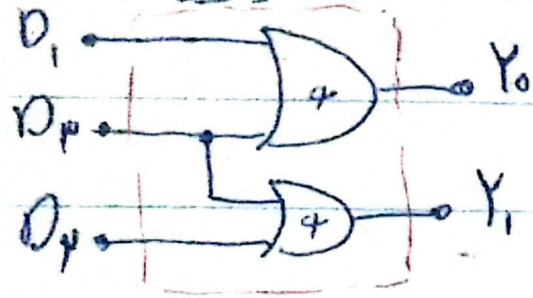


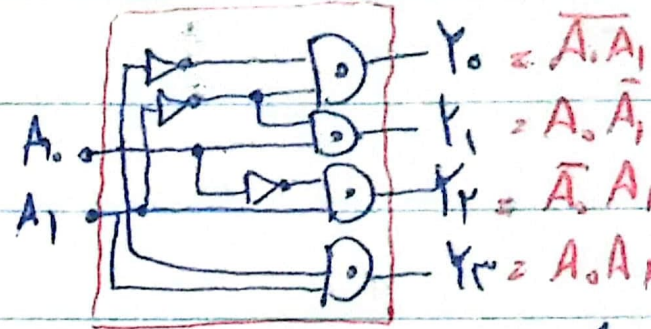
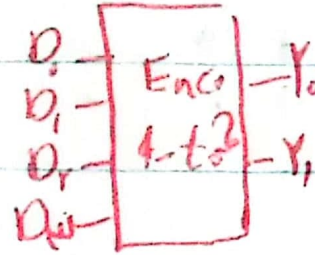
این گزارش درم: طراحی مدارهای اولیه « 1-4 max، Encode 4-2، Decode 2-4، Comptatot »

سوی 101301

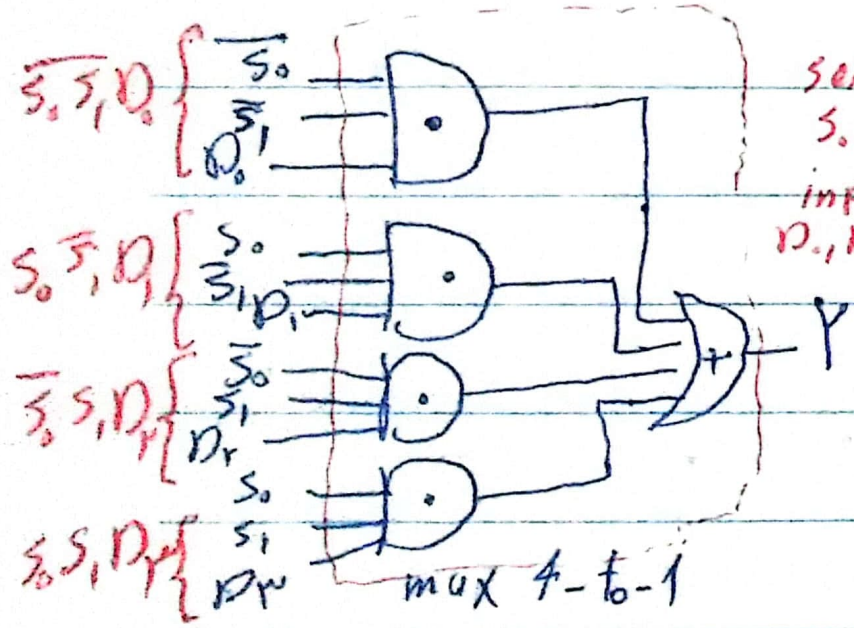
اعضای گروه: حسین تاجار، سید مهرداد، سیدی 133014، 133015، 133016. D. فعال باشد سه ورودی دیگر فعال و خروجی 00 است.



Encoder 4-to-2



Decoder 2-to-4



selector

$S_0, S_1$

input

$D_0, D_1, D_2, D_3$

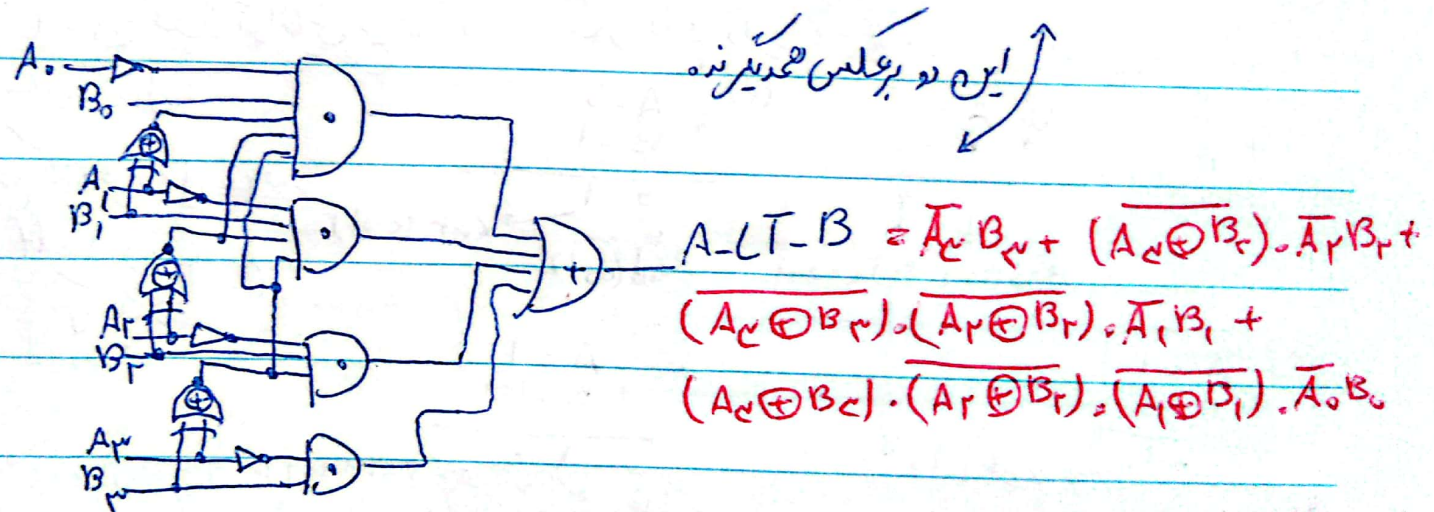
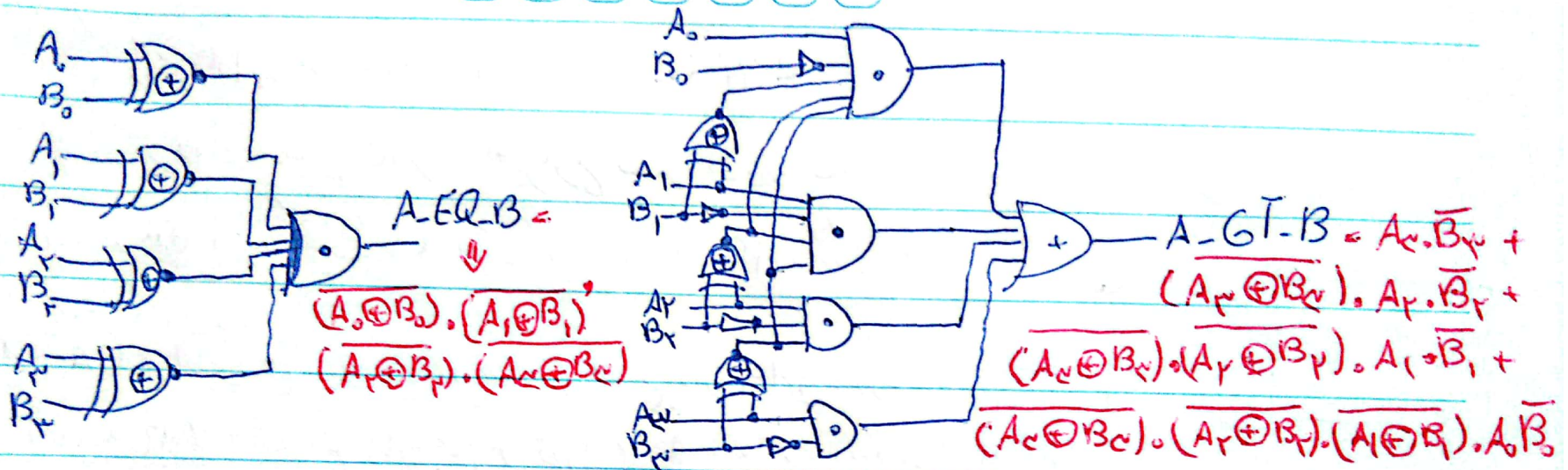
max 4-to-1

برای این 3 مدار اولیه که طراحی شد، طراحی بسیار ساده و قابل فهم است. ولی برای یک مقایسه کننده جدول 3 خروجی دارد طراحی باید از برای هر خروجی آن انجام شود که داریم:

Date: / /

Sat. Sun. Mon. Tue. Thu. Wed. Fri.

Subject: .....



این دو بولس هم دیگرند.

Comparator 4-bit



حالت برای جدول این صاف داریم:

$D_0$	$D_1$	$D_2$	$D_3$	$Y_0$	$Y_1$
1	0	0	0	0	0
0	1	0	0	1	0
0	0	1	0	0	1
0	0	0	1	1	1

$A_0$	$A_1$	$Y_0$	$Y_1$	$Y_2$	$Y_3$
0	0	1	0	0	0
1	0	0	1	0	0
0	1	0	0	1	0
1	1	0	0	0	1

Encoder 4-to-2

Decoder 2-to-4

selectors

inputs

output

$S_0$	$S_1$	chosen	$Y$
0	0	$D_0$	$D_0$
0	1	$D_1$	$D_1$
1	0	$D_2$	$D_2$
1	1	$D_3$	$D_3$

$A = A_3 A_2 A_1 A_0$	$B = B_3 B_2 B_1 B_0$	$G.T$	$E.Q$	$L.T$
0 0 0 0	0 0 0 0	0	1	0
0 0 0 1	0 0 0 0	1	0	0
0 0 1 1	0 1 0 0	0	0	1
0 1 0 1	0 1 0 0	1	0	0
0 0 1 0	0 0 1 0	0	1	0
1 1 0 0	1 0 0 0	0	0	1
1 1 1 1	1 1 1 0	1	0	0

max 4-to-1

چون برای این حالت جدول  $4 \times 4$  می رود بنابراین به چند مقدار تصادفی بسند می کنیم. computer 4 bit