2024 Digital IC Design Homework 1

		<u> </u>				
NAME	傅信豪					
Student ID	NE6121084					
	Fu	ınctional Simulation Result	,			
Stage 1 Pass		Stage 2 Pass	Stage 3 Pass			
		Stage 1				
		(your simu				
i		Stagel: Comparator2 Pass !				
		lation result)				
		Stage 2				
		Stage2: MedianFinder_3num Pa	ass!			
		(your simulation result)				
		Stage 3				
		(your si				
		Stage4: MedianFinder_7num Pa	ass!			
		mulation result)				
	1	Description of your design				

本次作業設計之算法分成兩個階段

- 1. 找出 num1~num6 之間的跟最小/最大值,剔除這兩個後剩下四個數。 在組合電路區塊中,利用 compare2 兩兩找出最小值,再利用 ifelse 判 斷,把其中最小值以外的兩個指派給 stage2_num1, stage2_num2。同理, 利用 compare2 把最大值以外兩數指派給 stage2 num3, stage2 num4,
- 2. 利用 MedianFinder 5num.v 模組來找出 stage2 num1~4 + num7 的中位 數。

演算法思路: 先求出 num1~6中,把最大最小移除後保留剩下 4個,然後跟 num7 進行中位數比較,考慮三種狀況

- 1. num7,min, ·······, max: 就算 num7 是最小,但其次小值(second minimal) 移除也不影響中位數判斷。
- 2. min, ·······, max,num7: 就算 num7 是最大,但其次大值(second maximal)移除也不影響中位數判斷。
- 3. min, ··· num7 ··· ··· , max : 移除最大最小值後不影響