

# Xilinx Zynq FPGA, TI DSP, MCU 기반의 프로그래밍 및 회로 설계 전문가 과정

강사 – Innova Lee(이상훈)

[gcccompil3r@gmail.com](mailto:gcccompil3r@gmail.com)

학생

hyungjun Yu(유형준)

[love592946@nave.rcom](mailto:love592946@nave.rcom)

4 월 30 일

MAC → 연산 clock 수 줄이는 용도 (빠르게 만든다)

곱셈과 덧셈을 병렬로 수행할 수 있고 1 clock 이 사용됨

\*  $T = 1/f$  (1 clock 걸리는 시간)

## ARM 용어 정리

cpsr → Current Program Status Register

현재 프로그램 상태 레지스터

rsble(r1,r2,#1) → 리버스 서브 #1 에서 r2 를 빼고 r1 에 결과를 넣는다.

biceq → 비트 클리어 AND NOT 기능을 하는 명령어

and → AND 연산 기능을 하는 명령어

add → 더하기

subgt → 빼기

orr → OR

eors → XOR

cmp → 비교

tsteq → AND 연산

mov → 이동

lt : less than

gt : greater than

eq : equal to

ne : not equal to

le : less than or equal to

ge : greater than or equal to