

Xilinx Zynq FPGA, TI DSP, MCU기반의 프로그래밍 및 회로 설계 전문가 과정

강사 - Innov (이상훈)

gcccompil3r@gmail.com

학생 - 이유성

dbtjd1102@naver.com

5.29sad

목차

vivado 설치

and게이트 만드르기

바로가기 아이콘 생성 (vivado sdk)

verilog를 이용한 LED제어