

Xilinx Zynq FPGA, TI DSP, MCU기반의 프로그래밍 및 회로 설계 전문가 과정

강사 - Innov (이상훈)

gcccompil3r@gmail.com

학생 - 이유성

dbtjd1102@naver.com

이진트리 → AVL트리

만약 이진트리가 한 쪽 방향에만 있는 구도라면 맨 끝의 데이터를 검색하는데 많은 시간이

들어이진트리의 장점이 없어짐

사용 이유 : 검색을 빨리 하기 위해서

(완전한 이진트리를 구성)

특징,

왼쪽과 오른쪽의 레벨(높이)차가 2이상일 경우 변환한다,(균형)

P 35/0/62 42/21

LL



LR



RL



RR

