

Xilinx Zynq FPGA, TI DSP MCU 기반의

프로그래밍 및 회로 설계
전문가

강사 이상훈
(Innova Lee)

Gcccompil3r@gmail.com

학생 김민호

minking12@naver.com

Firmware: OS 없는 상태에서 구동하는 sw

스케줄링: 없으면 펌웨어 작동불가

캐쉬의 동작: 메모리 접근x(적중시:예측한 값이 캐쉬에 들어있다.)
메모리 접근o(적중x)

Boot loader: 하드웨어 초기화기능,가상메모리 레이아웃도 잡음

Root file system

zimage: systemcall , os의 5개 ...

디바이스 드라이버: 장치가 무엇인지 판별, 구동시키기 위한 sw가 돌아간다.

RTOS: 우선순위가 고정되어있음.

arch(하드웨어) : cpu 모델마다 바뀌어야 하는 코드

blackfin: 오디오

openrise: cpu 설계

x86: intel

c6x: Ti사의 DSP

micro blaze: FPGA

sparc: 슈퍼 컴퓨터

arm: 하위호환x

power pc: 자동차

nios2: 인텔에 인수 R tera

exynos: 삼성

omap: Ti

zynq: 자이닉스

s3c24xx: 삼성

keystone: Ti

ipc18xx,ipc32xx:자동차

bcm: 라즈베리파이

davinci: Ti 블박 , 비디오시장 no 1

stm32: coretex -R 전용

tegra: nvidia

.s: 어셈블리

ELF: 리눅스 실행파일 포맷 ,윈도우는 PE

DWARF: 디버깅 파일 포맷