

**Xilinx Zynq FPGA, TI DSP, MCU 기반의
프로그래밍 및 회로 설계 전문가 과정
#13**

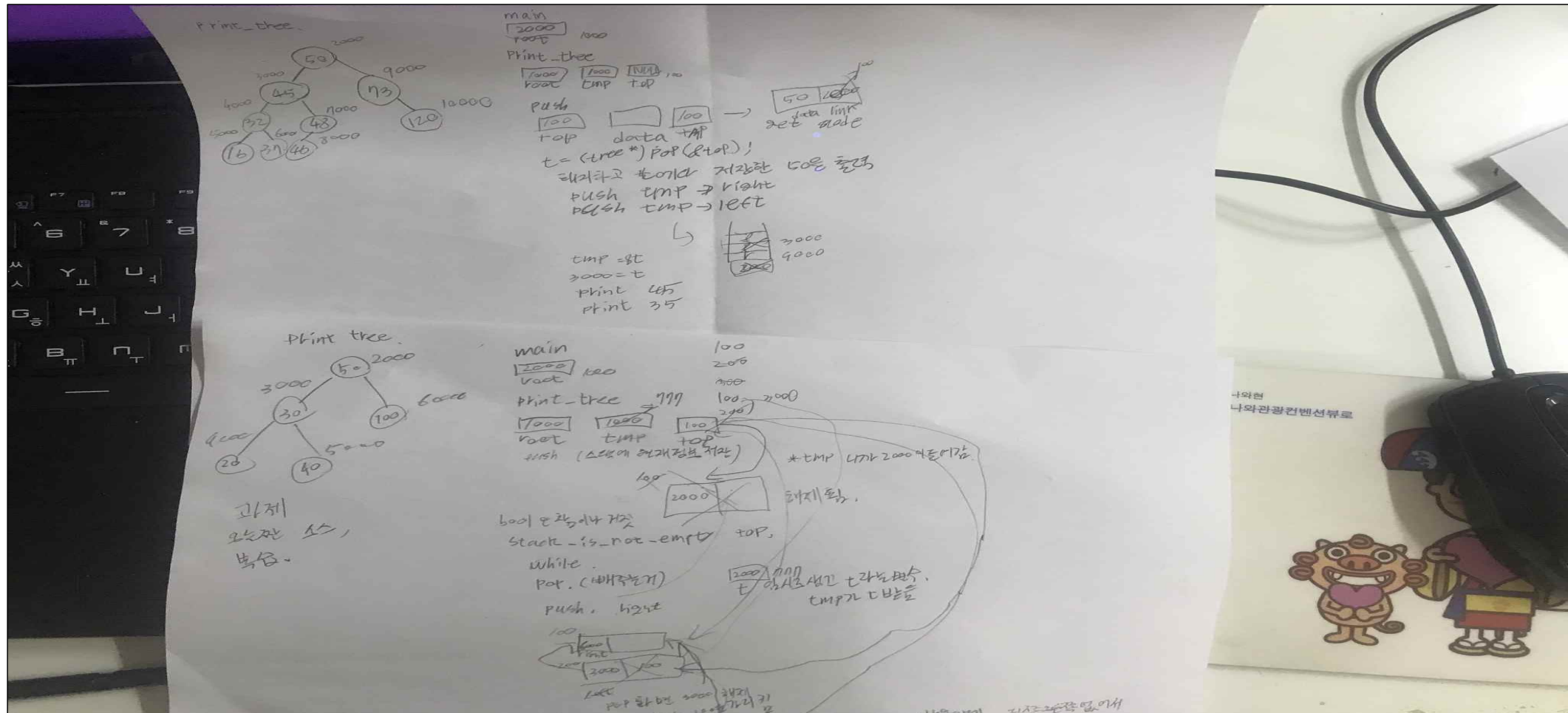
강사 : Innova Lee(이 상훈)

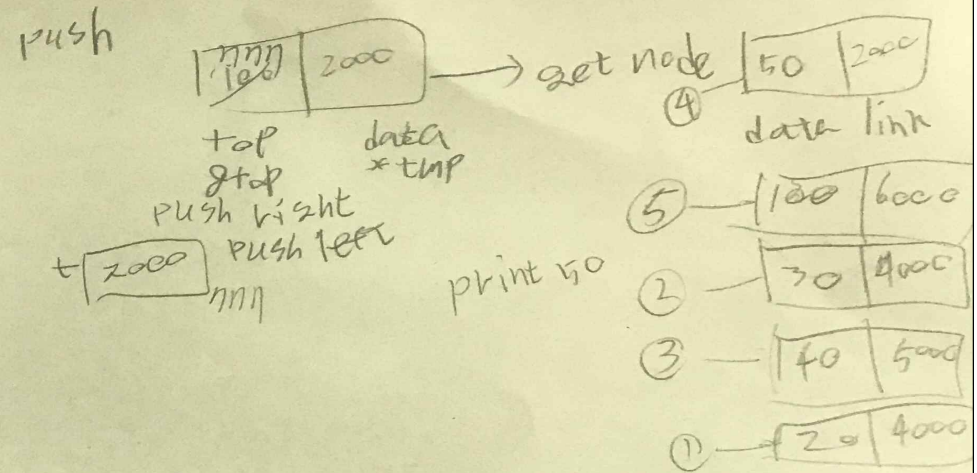
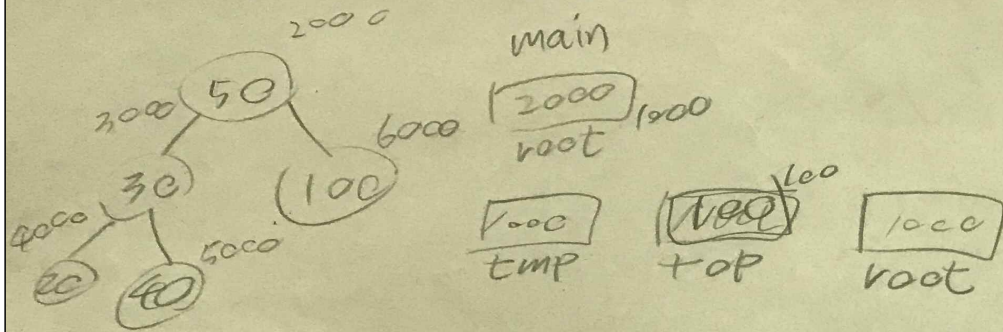
학생 : 김 시윤

1. 배운내용 복습

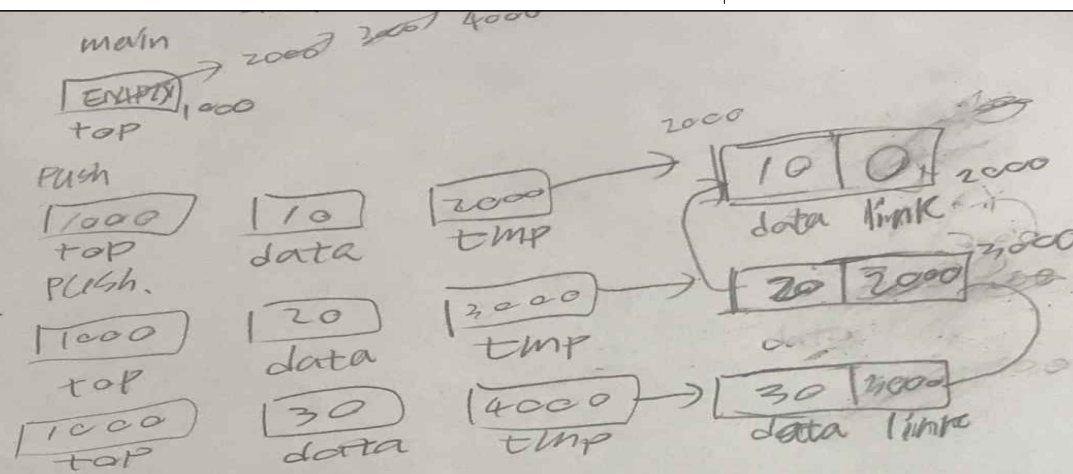
비재귀 tree print 함수

다른 함수들은 재귀함수를 썼을때랑
동작이 같았지만 프린트 함수만 달랐다





Stack 복습



POP (&top);

1000	4000	30
top	tmp	num

free(tmp)

POP (&top)

1000	3000	20
top		num

free(&tmp)

1000	2000	10
top	tmp	num

free(&tmp)

1000	1000	NULL
top	tmp	num

오늘 학원에 남아서 하느라 시간이 부족했다..

핑계일수도 있지만 집이 멀어 오가는시간을 빼고 포인터에대해
이해를 해보려했지만 실패했다.