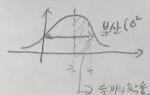
Xilinx Zynq FPGA, TI DSP, MCU 기반의 프로그래밍 및 회로 설계 전 문가 과정

#62

강사:Innova Lee(이 상훈) 학생: 김시윤

Too = 50 ent not It



관체 면접은 10kt

直接思元司管 计制作录化 工刊的自己 到到与我们是可以图的(7起见到)

(a) = 51 [- Ratur)] x-1 du

t=-1u(u); du=-e-tdt

T(2+1) = Sare-tralt =[-e-tz] = -5=-e-tztz-1t

*OT 中处 对意动于=1

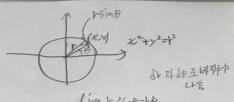
=x[(x)

「(1)= 四至时至 站个의 일반화, 见初芒王

5-00 e-ax by Exer 25 7/21/26

5-20 5-20 6-0(5+2-) ORBY = 5 記字性大学 x3+y2=13

500500 e-ar2 dredy = 52 122, year 512年 马生是 的多次



dim v sino +t dxdy=rdvdo.

यम्रीप भामकंधप

Son Son e-arz vdrda = 52 지리저블리드웨어나 $dr = \frac{dt}{2ar}$ dt = 2ar 이러가 $dr = \frac{dt}{2ar}$

52 500 et 20 dedo 52 - - = = t odf.

52R 1 db $=\frac{\pi}{a}.=5^{2}.$ - S= VE

 $45 = 8 = 3 = \sqrt{\pi}$

정규본포는 모든구간더라면 1이므로

Y= Jae-ax2

户仕

62 = 5 (x-m)2. ydx

正起一〇 受地的四十 ととを変えれ

*여기사 M=耳点 7440世年1120 =5のなり葉色ーなっしゃ

 $= \sqrt{\frac{\alpha}{\pi}} \int_{-\infty}^{\infty} \chi \cdot \chi e^{-\alpha \chi^2} |\chi$ $Y = | \int_{-\infty}^{\infty} -\frac{1}{2\alpha} e^{-\alpha \chi^2}$ $x = \chi = \frac{1}{2\alpha} e^{-\alpha \chi^2}$

[-zae-se] 0 -50 - 7a e-actor

 $t = ax^{2} dx^{2} \frac{1}{2ax} dx$ dx = 2ax dx $\frac{1}{2a} \int_{-\infty}^{\infty} e^{-t} \frac{1}{2ax} dx$ $\left[-\frac{1}{2a} e^{-ax^{2}} \right]_{-\infty}^{\infty} - \int_{-\infty}^{\infty} \frac{1}{2a} e^{-ax^{2}} dx$ $= \sqrt{\frac{1}{2a}} \cdot \frac{1}{2a} \cdot \sqrt{\frac{1}{4a}} = \frac{1}{2a}$ $\Rightarrow 2a = \frac{1}{2a^{2}}$ $\therefore a = \frac{1}{2a^{2}}$ $\Rightarrow -\sqrt{\frac{1}{2a}} e^{-\frac{2a^{2}}{2a^{2}}}$ $\Rightarrow -\sqrt{\frac{1}{2a}} e^{-\frac{2a^$

