

# Xilinx FPGA, TI DSP·MCU

## 기반의 회로 설계 및 임베디드 전문가 과정

최준호  
계획/성과  
5주차

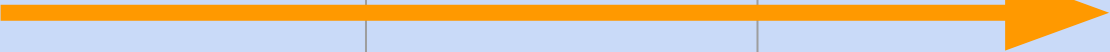

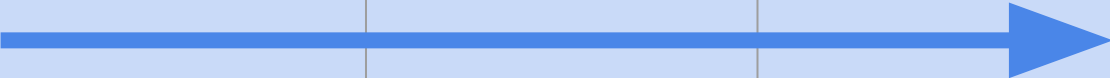
# 목차

- 내 역할
- 전체 일정
- FPGA 일정
  - FPGA 다음 주 목표
- ~~● DSP 일정~~
  - ~~○ DSP 다음 주 목표~~
- 지난 주 성과

# 내 역할

- ~~DSP Linux Device Driver 개발 및 각 장치 구현~~
- FPGA Linux Porting 및 Linux Device Driver 개발 및 장치 개발 및 PL 구현


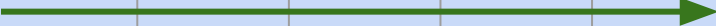
# 전체 일정

구분	파트	05月	06月	07月
FPGA	Firmware			
DSP	Firmware			
	LDD			

\*LDD : Linux Device Driver

# FPGA 다음 주 목표

5월 5주차

파트 \ 일	29	30	31	01	02	03	04
FPGA Labs							
I2C 개발							

지난 주 성과

# FPGA 지난 주 목표/성과

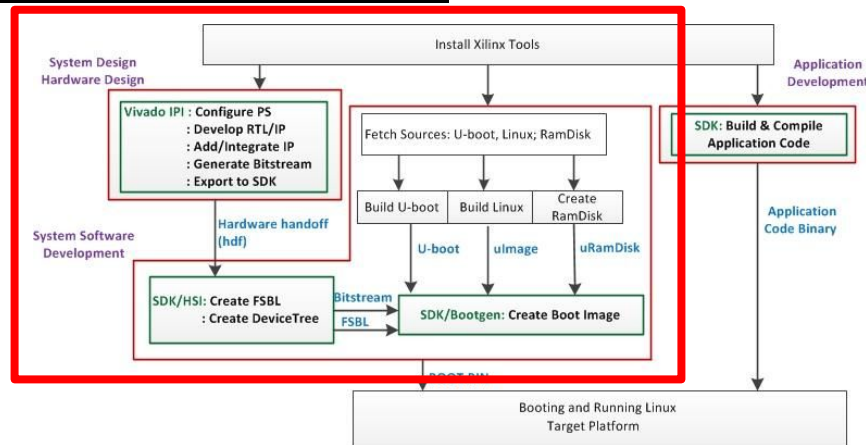
22일	23일	24일	25일	26일	27일	28일
리눅스 포팅 실습 3/4	리눅스 포팅 실습 4/4	FPGA Linux Porting 1/2	FPGA Linux Porting 2/2	Zynq PL 조사 및 PL Control 1/3	Zynq PL 조사 및 PL Control 2/3	Zynq PL 조사 및 PL Control 3/3

FPGA Linux



DSP Linux

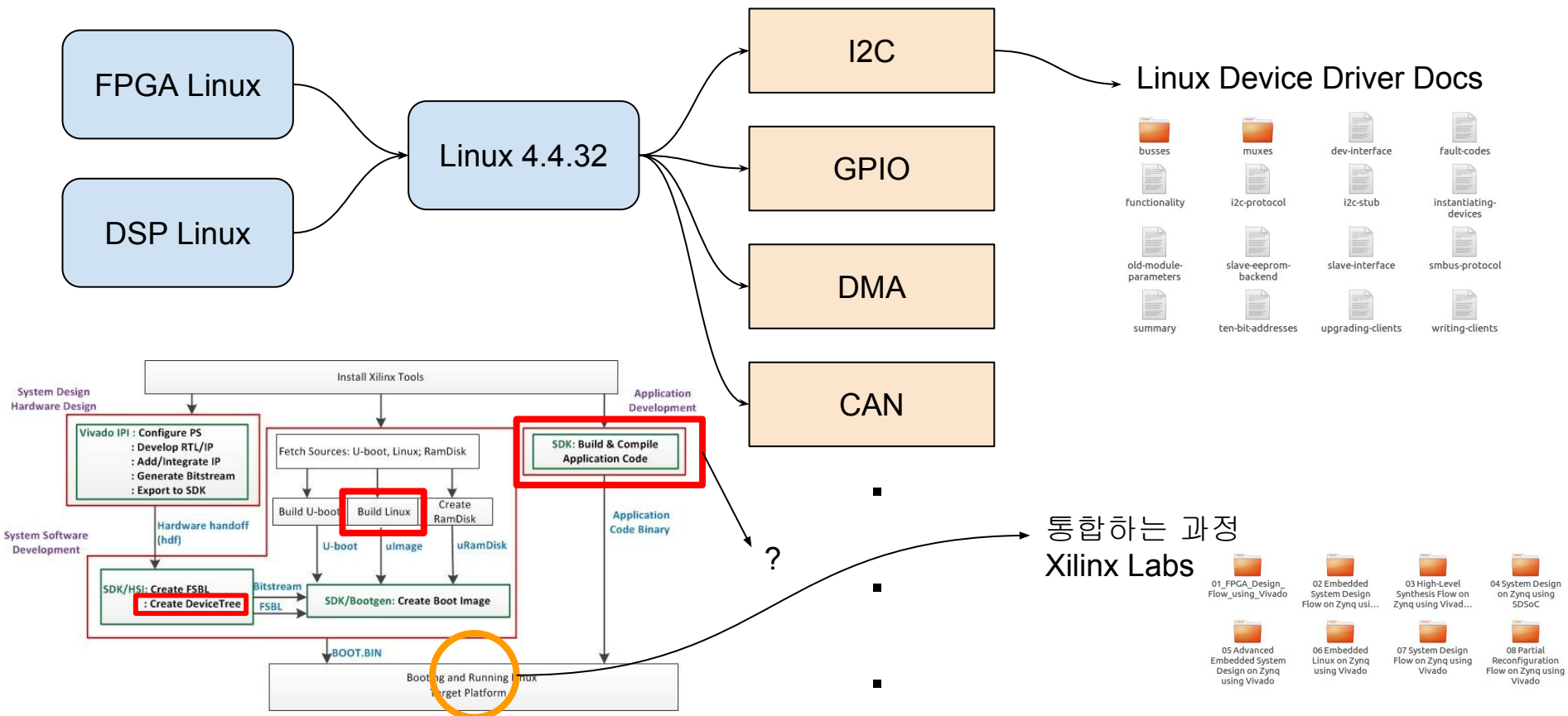
- Subject : Zybo Linux Porting 14 Steps
- Created date : 2017. 05. 27



다음 주 목표



# FPGA 이번, 다음 주 목표



감사합니다