SISTEME SECVENŢIALE SINCRONE



5.6.1. Structura sistemelor secvenţiale sincrone

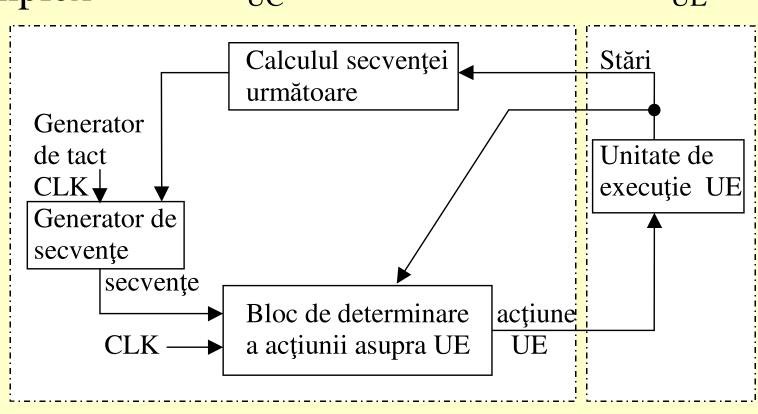
- Sisteme secvenţiale sincrone = Circuite logice secvenţiale sincrone cu număr mare de variabile de intrare şi de stare
- Sinteza folosește o organigramă funcțională
- Se pun în evidență, pentru modificarea unei singure variabile de intrare:
 - Stările interne
 - Tranziţiile

5.6.1. Structura sistemelor secvenţiale sincrone

- Structura evidenţiază 2 blocuri funcţionale:
- 1. Unitatea de execuție UE
 - Realizată cu registre, numărătoare, bistabile, CLC
- 2. Unitatea de comandă (generator de secvențe)
 UC
 - Este un secvenţiator de comenzi care operează asupra UE
 - Asigură:
 - Trecerea din starea S_i în starea S_{i+1}
 - Întreruperi de secvențe prin salt
 - Bucle de aşteptare

5.6.1. Structura sistemelor secvenţiale sincrone

Schema bloc a unui sistem secvenţial sincron complex



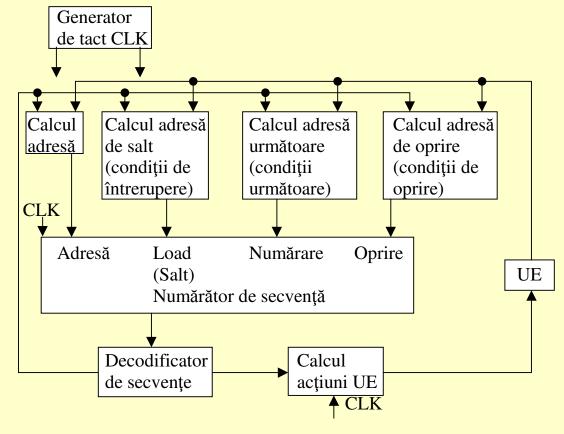


5.6.2. Proiectarea UC

- UC pot fi proiectate prin 2 metode:
 - Cablat (cu metodele studiate)
 - Microprogramat
- UC cablate se pot realiza în 2 moduri:
 - a. Generatorul de secvenţe este realizat cu un numărător programabil
 - Numărătorul: numără; memorează (stă!); se încarcă paralel cu altă valoare
 - Ieşirile numărătorului decodificate cu un decodificator de secvențe
 - Secvențele validează acțiunile asupra UE

5.6.2. Proiectarea UC

a. Generatorul de secvenţe este realizat cu un numărător programabil





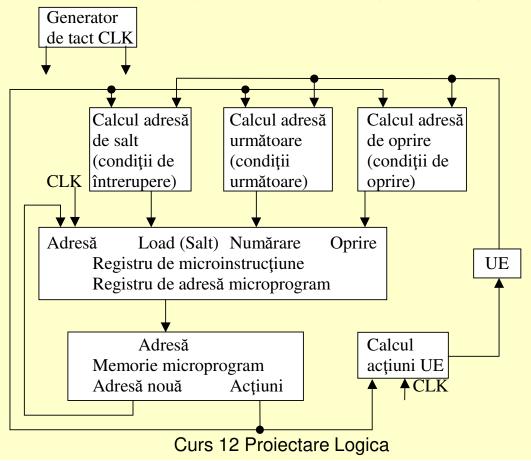
- UC cablate se pot realiza în 2 moduri:
 - b. Generatorul de secvențe este realizat cu un registru de deplasare - circulă un bit de 1
 - Fiecare stare are o poziție în registrul de deplasare
 - Poziția valorii de 1 semnalizează o anumită secvență de comandă pentru acțiuni asupra UE
 - Pentru a obţine starea următoare registrul este deplasat cu o poziţie sau este încărcat paralel în cazul unui salt
 - În fiecare secvență se realizează o acțiune sau un grup de acțiuni, sub controlul semnalului de tact
 - O acțiune poate necesita mai multe etape

5.6.2. Proiectarea UC

UC microprogramate

Generatorul de secvențe are aceleași funcții ca și la UC

cablate





- Generatorul de tact
 - Semnal de tact de bază provine de la un oscilator (cuarţ)
 - Semnal periodic de durată (perioadă) constantă
- Semnalele de comandă se generează cu ajutorul semnalului de tact
- Tact se poate diviza:
 - Suprapunere
 - Adiacență
 - Neadiacență



5.6.3. Principii de comandă

- Comanda sistemelor secvenţiale sincrone se face cu funcţii de comandă
- Funcțiile de comandă conțin:
 - Unul dintre semnalele de tact
 - O stare a circuitului
 - Un semnal extern
- Funcțiile de comandă se grupează în tabel de excitație



5.6.4. Hazard în sisteme secvenţiale sincrone

- Hazard = apariţia unei modificări neprevăzute şi nedorite a unei stări a sistemului secvenţial sincron
- Hazard:
 - Static
 - Datorat propagărilor pe căi diferite ale semnalelor
 - Se manifestă prin comutări fără semnificație logică
 - Dinamic
 - Datorat proceselor asincrone pe intrări
 - Se manifestă prin comutări fără semnificație logică

5.6.4. Hazard în sisteme secvenţiale sincrone

Cauze:

- Semnale parazite la funcțiile de excitație (comandă)
- Nerespectarea parametrilor dinamici
- Durată insuficientă a impulsului de comandă
- Situații și metode de evitare a hazardului
 - Intrări asincrone sincronizare
 - Automodificarea unui circuit secvențial sincronizare
 - Defazarea tactului datorită întârzierilor (clock skew sau fire 5-6 ns/m) tact suplimentar
 - Frecvenţa maximă a tactului reducere număr nivele CLC pipelining
 - Iniţializare şi blocare autoiniţializare şi autocorecţie

5.6.5. Perturbaţii datorate structurii electrice

- Perturbaţii datorate mediului înconjurător
 - Câmpuri electrice şi magnetice ecranare
 - Câmp electromagnetic filtre de rețea
- Diafonia fenomene de cuplaj electromagnetic între semnalele de pe liniile de legătură
 - O bucată de conductor poate deveni o antenă de recepţie pentru zgomote
 - Transmisie radio în care un conductor emite şi altul recepţionează
 - Eliminare prin trasee de masă între linii

5.6.5. Perturbaţii datorate structurii electrice

- Sursa de alimentare
 - O poartă logică se asimilează cu un generator de tensiune cu rezistență internă, cu ieșirea având un salt de tensiune (de exemplu de la 0V la 5V) care determină un curent pe linia de conexiune și prin linia de masă
 - Pot să apară curenți falși care determină răspunsuri false la ieșirile circuitelor logice
 - Apar variații de curent continuu la trecerea dintr-o stare logică în alta
 - Pentru evitare se folosesc condensatoare de înaltă şi joasă frecvență şi inductanțe cât mai aproape de circuitul logic



5.6.5. Perturbaţii datorate structurii electrice

- Propagarea şi reflexiile pe liniile de transmisie
 - Liniile de transmisie au impedanță caracteristică (raportul dintre tensiunea şi curentul semnalelor de înaltă frecvență)
 - Neechilibrarea liniei produce reflexii peste semnalul iniţial
 - Pentru eliminare se folosesc terminatori (rezistențe)