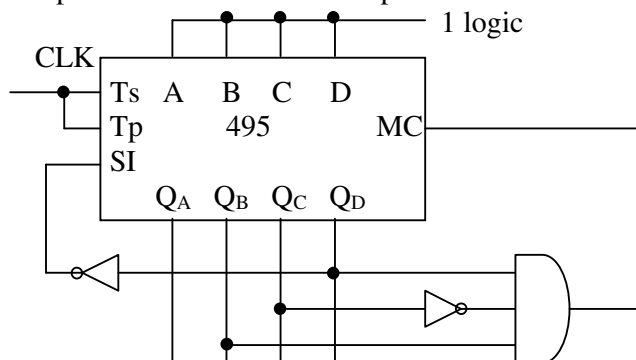


Probleme 5 Proiectare Logică

Registre, sinteza CLS sincrone

Registre

1. Realizați numai cu registre 495 un registru de deplasare de 8 biți, care să deplaseze comandat spre stânga și spre dreapta.
2. Să se deducă graficul de tranziții pentru circuitul numeric din figură. Să se identifice funcția circuitului și să se reproiecteze cu bistabili de tip JK.



Sinteza CLS sincrone

1. Se dă un sistem secvențial sincron care realizează recepția serială a unor cuvinte de 8 biți. Cuvintele sunt precedate de un semnal de START și urmate de un semnal de STOP. Un numărător inițializat prin semnalul INIT numără biții recepționați. La recepția unui bit se generează semnalul DEPLASARE, pentru registrul de deplasare care primește informația serială și pentru numărătorul de biții recepționați. Când s-au recepționat 8 biți se primește de la numărător semnalul N8. Sistemul generează apoi semnalul TRANS, de transfer al informației organizată pe 8 biți. Să se determine schema bloc și organigrama de funcționare a sistemului.