

システムソフトウェア特論 試験予想問題

■ 並列 OS

(1) マルチプロセッサのアーキテクチャとメモリアーキテクチャの観点から分類し、その各々について、OS が考慮しなければならない問題を述べよ。

・ UMA 型

どのプロセッサにどのプロセスを割り合えるかというスケジューリングの問題がある。また、各プロセッサが共有しているデータの一致性を壊さないようにするという問題がある。

・ NUMA 型 (グローバルメモリあり)

上記の UMA 型の問題に加え、ローカルメモリ間のデータの移動の問題がある。

・ NUMA 型 (グローバルメモリなし)

上記の問題に加え、グローバルメモリが存在しないため、各プロセッサの共有データをどのメモリに配置するかという問題や、OS 本体をどのメモリに配置するかといった問題がある。

・ NORMA 型

上記の UMA 型、NUMA 型の問題に加え、他のプロセッサと通えないと読めるデータの処理をどのようにするかという問題がある。

(2) カーネルデータ構造の統一性について、下記の問題に答えよ。対象マシンは、単一プロセッサシステムとする。

1) どのような場合に、統一性が壊れる可能性があるか。

スケジューリングによるコンテキストスイッチや割り込みによる強制的なプロセッサ放棄や入出力要求を出した場合など自発的なプロセッサ放棄といった、プロセッサを放棄した場合に統一性が壊れる可能性がある。

2) また、その契機を分類し、各々の場合への対処方法を示せ。

・ スケジューリングによるコンテキストスイッチ

ユーザ走行モードではコンテキストの保存で対応し、カーネル走行モードでは、コンテキストスイッチを禁止する。

・ 割込み

割込みハンドラへのデータはベースレベルカーネルコードがアクセスし、ベースレベルカーネルコード実行中には、割込み禁止にする。

・ 自発的放棄

ファイルアクセスの排他制御を行う。

(3) 共有メモリ型マルチプロセッサでのOSの実装方法を分類し、各々の方式について、実現、性能の観点から利点、欠点を述べよ。

・ 固定マスタスレーブ方式

単一プロセッサ用の論理が適用できるため実装が容易であるという利点があるが、性能面でMPがボトルネックになるという欠点が存在する。

・ 浮動マスタスレーブ方式

ユーザ/カーネル間のプロセッサ間移動がないという利点があるが、モードが切り替わる時、キャッシュが破壊されるため、キャッシュを活用できないという欠点がある。

・ 機能コードロック方式

OSの要素を機能分割し、並列に実行することができ、デッドロックが発生する可能性があり、きちんとその対策をしなければならぬという欠点がある。

・ データロック方式

データ構造にロックをかける方式で、並列実行できる可能性は大きいという利点があるが、データ抽象型、オブジェクト指向設計であり、既存OSの再構築が必要となるため、実装が比較的困難であるという欠点がある。

問題 プロセス管理とスケジューリング

(1) 共有メモリ型マルチプロセッサにおいて、(初期の)UNIXを実装したとする。本UNIXでは、1つの仮想アドレス空間と1つのコンテキストを一体化させたUNIXプロセスのみをユーザに提供しているとする。この環境において、並列処理の軽土の観点から、問題点を述べよ。また、軽い並列処理環境を提案し、その利点、欠点を述べよ。

並列処理において、並列処理させたりプロセスどうしてデータを共有させたり場合がある。しかしながらUNIXプロセスでは、1つの仮想アドレス空間しか持たないため、プロセス間通信を用いることで、データを共有することになるが、このプロセス間通信の処理は、重たい。そのため、並列処理よりもデータ共有に時間を要してしまうという問題がある。ここでスレッドという、1つの仮想アドレスを他のスレッドと共有し、固有のコンテキストを持つものを考える。スレッドは仮想アドレス空間を共有しているため、スレッド間通信は高速で行うことができ、軽い並列処理が実現できるという利点がある。しかしながら、スレッドの提供方法により、実装の困難性や性能が左右されるという欠点がある。

(2) スレッドモデルを3つあげ、説明せよ。また、各々のモデルの利点、欠点を述べよ。

・カーネルレベルスレッドモデル

OSのカーネルがスレッドを提供するモデルである。仮想プロセッサがスレッドとなる。ユーザアプリケーションの挙動が把握しやすいという利点があるが、以下の3つの欠点が存在する。1つ目は、アプリケーションの操作がシステムコールであるため、高い性能を引き出せないという点。2つ目は、柔軟性に欠けるという点。3つ目は、より多くのスレッドモデルを包含しているため、オーバーヘッドに陥りやすいという点である。

・ユーザレベルスレッドモデル

ユーザ空間でスレッド生成や消滅などの管理を行うモデルである。ユーザ空間で実現しているため、スレッド操作と関数呼び出し程度の速度で行うことができ、速いという利点がある。しかしながら、仮想プロセッサのマッピング状況が把握できず、仮想プロセッサのブロックが発生するといった欠点が存在する。また、仮想プロセッサの権取りによる弊害により、実行可能スレッドが実行できない、スレッドの同時実行が保証できないという問題が発生する欠点がある。

■ 同期機構

- (1) キャッシュが装備されている共有メモリ型において、単にテストアンドセット命令を用いたスピンロックでは、スピードの観点から効率が悪い。なぜか？ その理由を述べよ。

プロセッサがテストアンドセット命令を実行したとき、変数lockへの書き込みが行われ、他のプロセッサのキャッシュから書き戻しを行った後にキャッシュを行い、さらに無効化の信号がバスを流れるというビーンボーン現象が起る。これによってバストラフィックが増加し、処理のスピードがおさるため、効率が悪い。

- (2) 共有メモリ型マルチプロセッサにおいて、スピンロックを用いたアルゴリズムを3つあげ、説明せよ。また、各々のアルゴリズムの利点、欠点を述べよ。

・スヌーピングロック方式

ロック変数のリードのみを行い、ロック獲得の可能性があるとまのみテストアンドロック命令を行う方式である。書き込みがないため、コヒーレンス制御の必要がない。バストラフィックの無駄な増加は起らないという利点がある。しかし、ロック解除時に、待っていたプロセッサによる、バースト的なテストアンドロック命令のアクセスが発生してしまうという欠点を持つ。

・衝突回避ロック方式

上記のスヌーピングロック方式において、ロック解除時のバースト的アクセスを回避するため、ロック解除後のテストアンドセット命令までに遅延を挿入する方式である。スヌーピングロック方式の利点はそのままだが、スヌーピングロック方式の欠点を持っていないという利点がある。

・トーナメントロック方式

上記のスヌーピングロック方式において、ロック獲得の順序をトーナメント方式であるが決め決めておく方式である。これも、スヌーピングロック方式における、バースト的アクセスを避けることができるという利点がある。

(3) バリア同期において、次の問いに答えよ。

1) 別紙に示すアルゴリズムTは正しいか、正しくないか証明せよ。このとき、バリア同期は次の2つを満たさなければならぬとする。

- ・ バリア同期の働きをする(足並みをそろえる)
- ・ 再初期化問題に対処している。

また、プロセッサ数に関して何の制限もなすとする。アルゴリズムT内の各ブロックは必ず、クリティカルセクションである。

カウンタの初期化の際に、プロセッサの獲得順番で count が 0 にされない。別のプロセッサが再び、バリア同期の部分に到達してしまうと、count = N のままなので、バリア同期を素通りしてしまい、バリア同期の働きをしない。よってこのアルゴリズムTは正しくない。

2) バリア同期を求むる具体例を示せ。

配列の計算で

$$B[i] = A[i+1] + A[i-1]$$

$$C[i] = B[i+1] + B[i-1]$$

をプロセッサ 1, 2, 3 がそれぞれ、0~29, 30~59, 60~89 の要素の計算を行うとする。

このとき、Cの計算を行う前にBの計算がすべて終了していないといけないので、

BとCの計算の間にバリア同期を用いる。

(4) 共有メモリ型マルチプロセッサにおいて、バリア同期のアルゴリズムを3つあげ、説明せよ。また各々のアルゴリズムの利点、欠点を述べよ。

(4) マルチプロセッサのスケジューリングについて、考慮すべき問題点を述べよ。

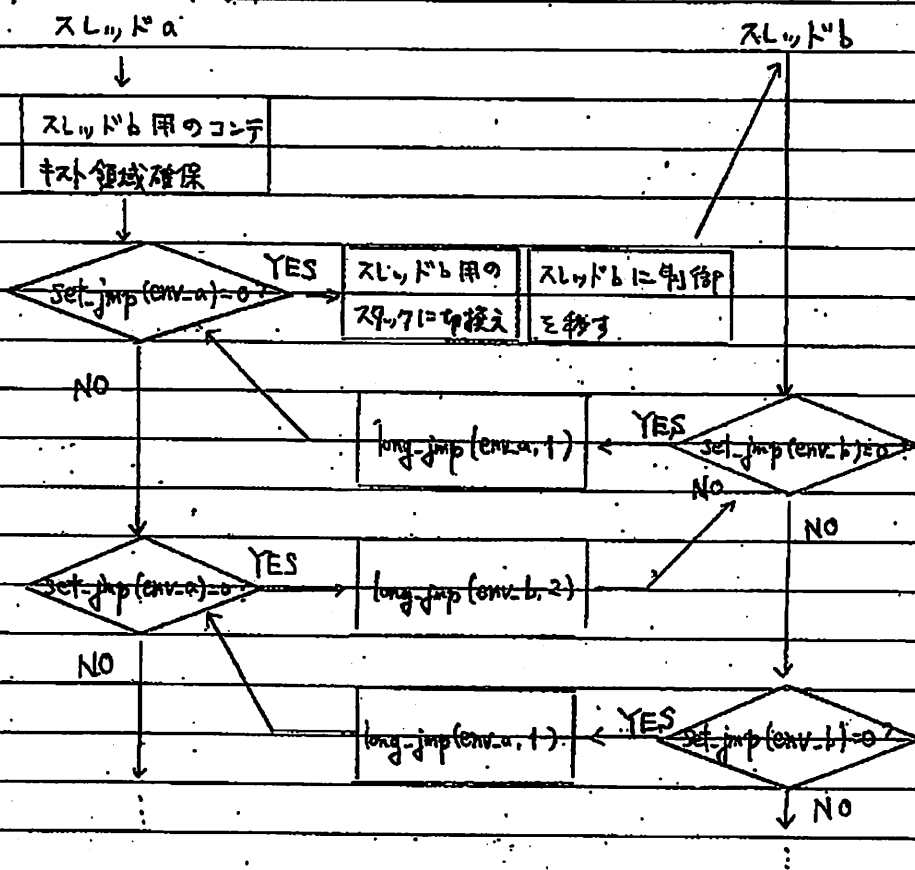
マルチプロセッサであるが、プロセス間の同期に伴うオーバーヘッドとコンテキストスイッチのオーバーヘッドを考慮しなければならない。また、NUMA型アーキテクチャの場合は、メモリアクセスのオーバーヘッドも考慮しなければならない。単一プロセッサでは考慮していなかったプロセス(スレッド)の協調動作を考慮しなければならない。

(5) コスケジューリング(Coscheduling)を説明し、実現方法を示せ。

協調型ユーザレベルスレッドモデル

ユーザレベルスレッドモデルにおいて、カーネルに仮想プロセッサのマッピング状況をユーザ空間に通知するシステムコールを追加したモデルである。カーネルレベルスレッドモデルの機能性とユーザレベルスレッドモデルの柔軟性の2つの長所をもつという利点があるが、カーネルの再構築に多大な労力がかかるという欠点がある。

(3) `set-jmp` 関数, `long-jmp` 関数を用いて、コールチェーンを実現する概略フローチャートを示せ。



リアルタイムスケジューリング

- (1) 優先度固定のスケジューリングの中で、レートモニタリングスケジューリング (Rate Monotonic Scheduling) は最適なスケジューリングである。その根拠を示せ。

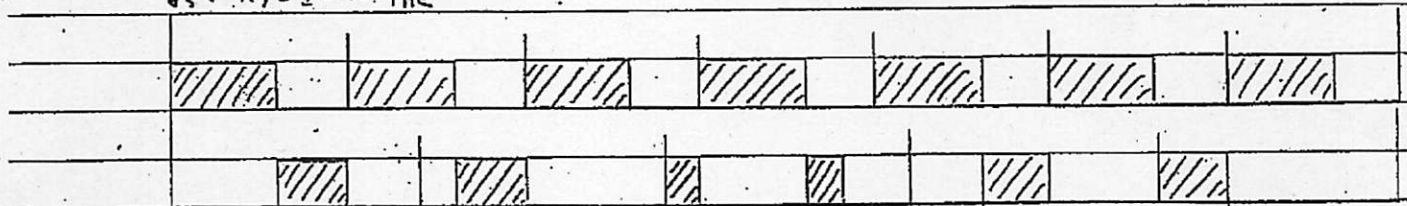
「同期の長いタスクの優先度を高くしてスケジューリングしたものがスケジューリング可能であれば、レートモニタリングスケジューリングでも必ずスケジューリング可能である」ということが証明できる。

- (2) 2つの同期タスク P1, P2 のタスクセットを考える。ここで、 $P1 = (3, 5)$, $P2 = (2, 7)$ とする。但し、(実行時間, 周期)。このとき、このタスクセットに関して、次のリアルタイムスケジューリングでスケジュール可能か否かを判定せよ。また、スケジュールの時間的推移を示せ。

1) レートモニタリングスケジューリング

$$U = \frac{3}{5} + \frac{2}{7} = \frac{25}{35} = \frac{5}{7} \approx 0.714 < 0.83$$

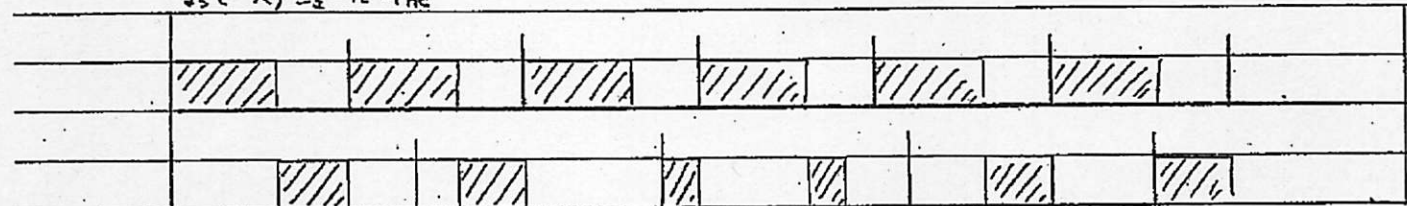
よってスケジュール可能



2) EDFスケジューリング (Earliest Deadline First Scheduling)

$$U = \frac{3}{5} + \frac{2}{7} = \frac{25}{35} < 1$$

よってスケジュール可能



■ メモリ管理

(1) キャッシュを装備している共有メモリ型マルチプロセッサにおいて、次の問いに答えよ。

1) キャッシュコヒーレンス問題とは何か？

各プロセッサのキャッシュと共有メモリ間でデータの一意性が壊れてしまう可能性があるという問題

2) キャッシュコヒーレンス問題を解決する方法を分類して、その方法を列挙し、各々の方式の利点、欠点を述べよ。

周期の短いタスクに、高い優先度をつける

Date No.

(1) レートモット ネットスケジューリング

$$U = \sum_{i=1}^n c_i / T_i \leq m(2^{1/m} - 1)$$

m : 927 核

U : プロセッサ利用率

c_i : 927 本の実行時間

T_i : 927 本の周期

927 核でのシステム上、レートモット

ネットスケジューリングで実行可能な十分

条件は

$$P1 = (c_1, T_1) = (3, 5)$$

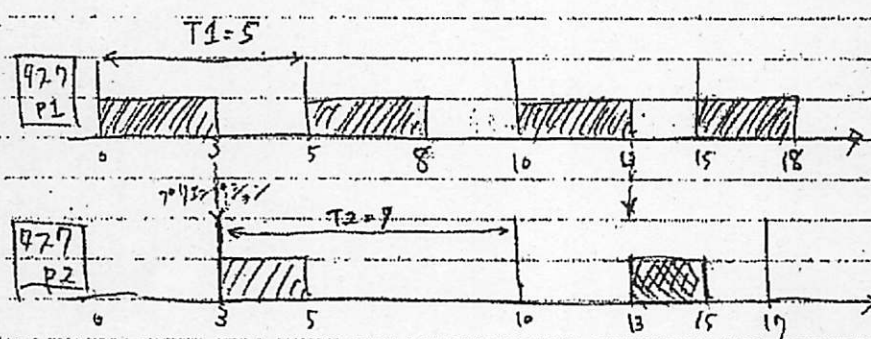
$$P2 = (2, 7)$$

$$n = 5, (927 \text{ 核 } m = 2)$$

$$U = \frac{3}{5} + \frac{2}{7} = \frac{31}{35} = 0.8857 \dots$$

$$m(2^{1/m} - 1) = \frac{1}{2}(\sqrt{2} - 1) = \frac{0.414}{2} = 0.207 \dots$$

$$U > m(2^{1/m} - 1) \text{ となるので、スケジューリング不可能?}$$



上記の様に、スケジューリングできる

不等式は、十分条件である (必要十分条件ではない)

(2) EDPス

必要十分条件: 任意のクリパス時刻を持つパスの故のシステムが、
EDFスケジューリングで実行

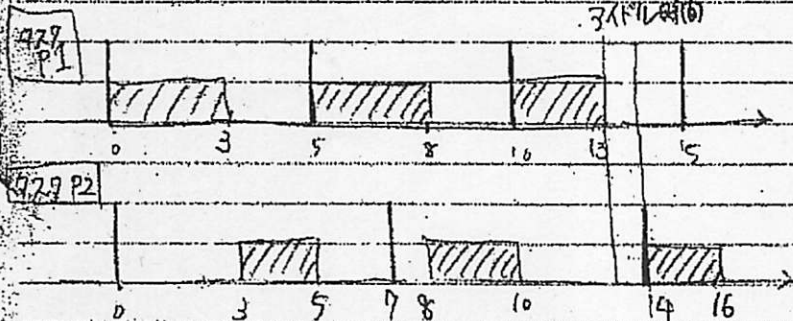
$$\Leftrightarrow \sum_{i=1}^n \frac{C_i}{T_i} \leq 1$$

たのて

$$U = \frac{3}{5} + \frac{2}{5} = 0.8857 \dots \leq 1$$

スケジューリングが可能

実行時間



よくわかりませんでして。
この解答を信用していいようにね

$$\frac{2}{35} + \frac{10}{35} = \frac{3}{5}$$

■ 組み込みシステムの概論

(1) 組み込みシステムを、自分なりに分類軸を考えて、分類せよ。

一般 利用		・携帯電話
	・家電機器	・カーナビ
	・テレビDVD	・教育・娯楽機器
		・個人用情報機器
	・設備機器	・コンピュータ周辺・OA機器
		交換機、基地局
		・医療機器
	・運輸・建設機器	
産業 利用	・工業制御・FA機器・産業機器	
	・自動車用ソフトウェア (エンジン制御)	
	制御中心	情報処理中心

(2) リアルタイムシステムにおいて、タスクがデッドラインを守れなかった場合に当該システムにどのような影響があるかの観点から、リアルタイムシステムを分類し、各々の例を示せ。

・システムへの致命的な影響のないもの

携帯電話, 携帯DVDビデオカメラ

・システムへ致命的な影響のあるもの

工業制御

・システムへの致命的な影響がその人命に影響のあるもの

自動車用ソフトウェア

医療機器