**南 京 工 程 学 院**

**毕业设计(论文)学生中期自查表**

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| 姓 名 | 胡一浪 | | 学 号 | 215140813 | 指导教师 | 赵伟军 |
| 专 业 | 交通设备与控制工程 | | 院（中心） | 汽车与轨道交通学院 | | |
| 毕业设计(论文)题目 | | 基于FPGA的道路标识识别图像处理系统设计 | | | | |
| 课题性质 | | 工程设计、工程技术研究、软件工程、计算机辅助设计、管理论文、文献综述、其他 | | | | |
| 课题有无变化 | | ☑无 □有 变化原因： | | | | |
| 毕业设计（论文）的进度计划：   1. 查阅文献资料、熟悉毕业设计内容,写出开题报告; 2. 分析设计任务，确定设计方案，设计系统功能框图; 3. 熟悉Verilog语言和Matlab编程，完成编程能力准备; 4. 完成系统软件设计，并进行初步模拟测试; 5. 完成硬件电路设计并制作出PCB板，完成相关的功能检测; 6. 毕业论文撰写、准备答辩。 | | | | | | |
| 毕业设计（论文）已经完成的内容：   1. 开题报告，文献综述，外文翻译； 2. 系统功能设计，实现方案； 3. FPGA进行图像的输入输出； 4. MATLAB图像处理软件； 5. 图像识别基本测试； | | | | | | |
| 下一步工作计划：   1. 优化FPGA图像接收上位机与MATLAB图像处理程序等； 2. 完成PCB图； 3. 完成论文； | | | | | | |
| 存在的困难、意见与建议：   1. FPAG上位机程序接收数据不稳定，导致图像失真； 2. 图像处理速度较慢； 3. 图像识别精度不够。 | | | | | | |
| 指导教师意见：  指导教师签字：    年 月 日 | | | | | | |