**深 圳 大 学 实 验 报 告**

**课 程 名 称： 计算机系统(3)**

**实验项目名称： MIPS64乘法器模拟实验**

**学 院： 计算机与软件学院**

**专 业： 计算机科学与技术/软件工程**

**指 导 教 师： 王 毅**

**报告人： 黄亮铭 学号： 2022155028 班级： 腾班**

**实 验 时 间： 2024年10月11日**

**实验报告提交时间： 2024年10月25日**

**教务处制**

**一、 实验目标：**

1. 实际运用WinMIPS64进行实验，以期更了解WinMIPS64的操作；
2. 更加深入地了解MIPS程序的语法；
3. 深入地了解在计算机中乘法的实现以及加法与乘法之间的关系。

**二、实验内容**

按照下面的实验步骤及说明，完成相关操作记录实验过程的截图：

首先，我们使用加法操作设计一个不检测溢出的乘法操作；完成后，我们对此进行优化，以期获得一个可以对溢出进行检测的乘法操作。（100分）

**三、实验环境**

硬件：桌面PC

软件：Windows，WinMIPS64仿真器

**四、****实验步骤及说明**

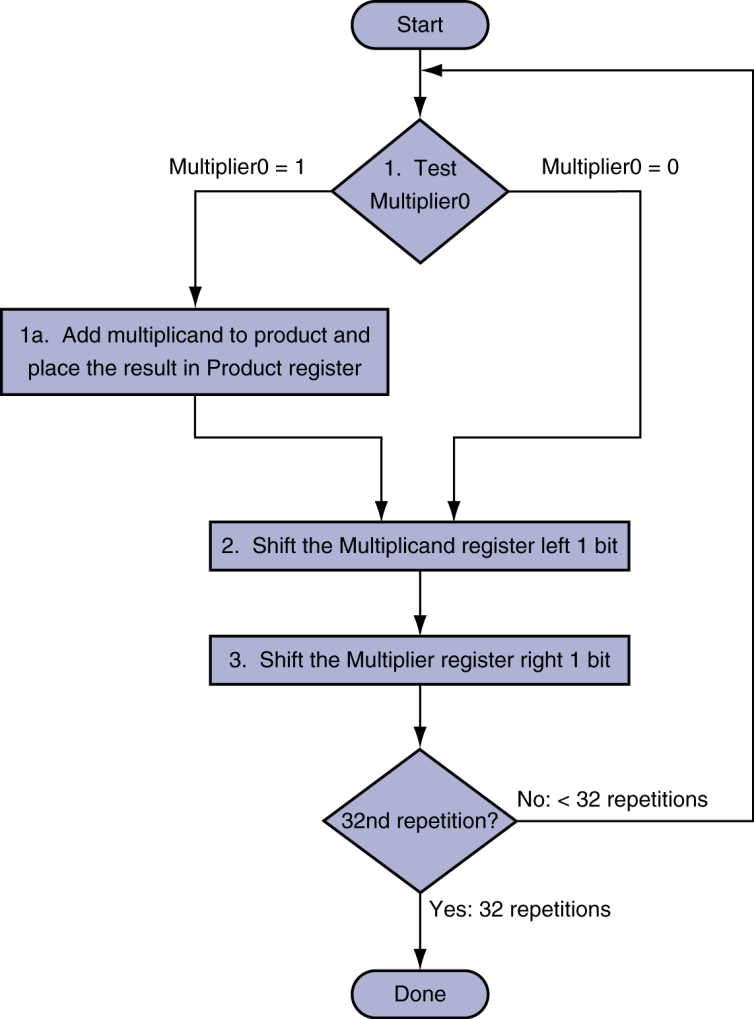
本次试验分为两个部分：第一部分、用加法器设计一个不考虑溢出的乘法器；第二部分、用加法器设计一个考虑溢出的乘法器（编程熟练的同学，也可以用除法器、浮点加法器等替代）。

1、忽略溢出的乘法器

首先，我们得了解乘法器如何由加法器设计得到，此处，我们以32位乘法为例。

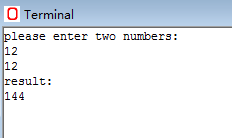
总共分为4步：

1. 测试乘数最低位是否为1，是则给乘积加上被乘数，将结果写入乘积寄存器；
2. 被乘数寄存器左移1位；
3. 乘数寄存器右移一位；
4. 判断是否循环了32次，如果是，则结束，否则返回步骤1。

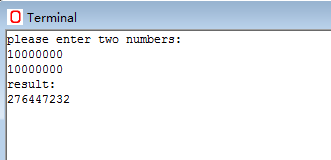


运行显示运行结果的例子如下，由于我们这里展示的是忽略了溢出的乘法，所以结果有两种：1、小于32位；2、大于32位。

第一种情况截图：



第二种情况截图：



根据上面的程序代码和截图，我们可以很清楚的看出，当结果小于32位时，结果正常；当结果大于32位时，结果只截取了低32位的结果，而高32位的结果直接忽略掉了。

### 1.1设置初始信息

首先设置数据交互和控制信息在内存的位置，然后在内存开辟两个字的大小，用于存储用户输入的两个乘数，再设置栈的大小以及栈指针，最后设置提示语句。具体代码如下图所示。

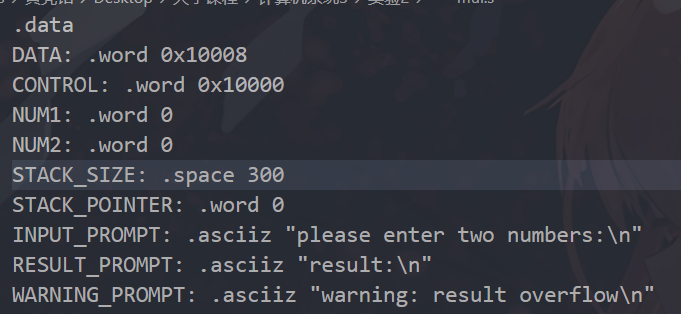


图1：初始信息

### 1.2输出函数

输出函数一共有两个，一个负责输出字符串，另一个负责输出整数，两者分别命名为writeString和writeInt。

#### 1.2.1writeString

实现的步骤如下所示。

1. 将寄存器中的内容保存到栈帧。
2. 将a0寄存器中相应字符串的地址传送到内存中数据交互的位置。
3. 设置控制信息为输出字符串。
4. 将栈帧中保存的内容恢复到寄存器。

具体代码如图2所示。

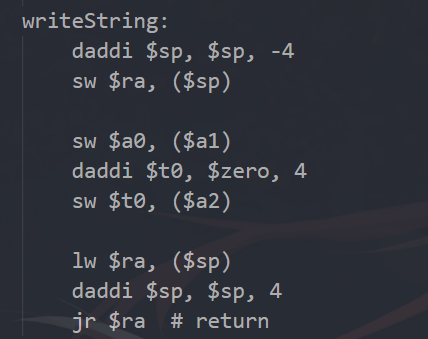


图2：writeString函数

#### 1.2.2writeInt

该函数的实现步骤与writeString函数的实现步骤类似。主要的区别为步骤2时会将需要输出的整数直接传送到数据交互的位置，而非传送地址。另一个不同之处为步骤3的控制信息更改为输出一个字。具体实现代码如图3所示。

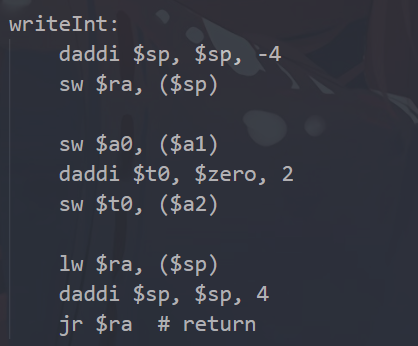


图3：writeInt函数

### 1.3输入函数

输入函数只有一个，负责读入整数到设置初始信息中开辟的存放乘数的位置。此函数命名为readInt。

#### 1.3.1readInt

实现的步骤如下。

1. 将寄存器中的内容保存到栈帧中。
2. 设置控制信息为读入一个字。
3. 获取数据交互位置的内容。
4. 将步骤3获取到的内容存储到相应的位置。
5. 将栈帧中保存的内容恢复到寄存器中。

具体实现代码如图4所示。

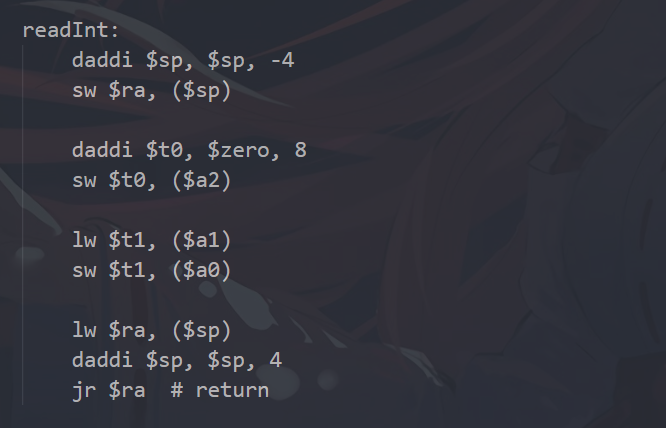


图4：readInt函数

### 1.4主函数main

代码实现的具体步骤如下所示。

1. 初始化：将数据交互和控制信息在内存中的地址存储到寄存器中，同时初始化栈指针sp。
2. 输出提示词，提示用户输入两个乘数。
3. 读取用户输入的乘数。
4. 从内存中加载用户输入的乘数到临时寄存器中。
5. 根据实验报告给出的乘法器实现步骤实现两个数相乘。
6. 输出提示词同时输出结果。
7. 中断程序。

具体实现代码如下图所示。



图5：main函数

### 1.5结果展示

第一种情况：结果小于32位的截图。

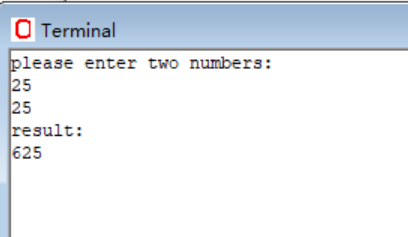


图6：没有溢出

第二种情况：结果大于32位的截图。可以看到，程序只显示了结果的低32位，高32位直接被舍弃。

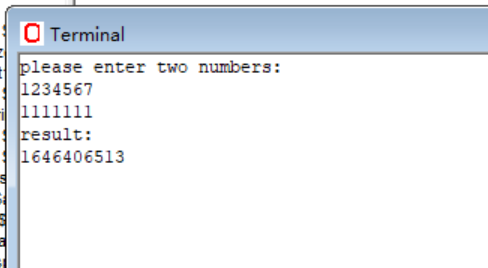


图7：存在溢出

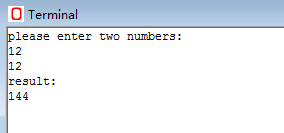
2、溢出提示的乘法器

上述的程序，用加法实现了32位乘法，但是，其中，对溢出情况没有进行考虑是其中的弊端。这里，我们来完善上述的乘法器，使得该乘法器会在结果溢出时候提示。

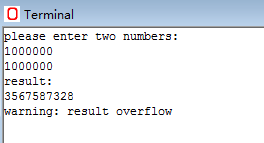
其实，这个小优化是十分简单的，只需要对64位的寄存器中的高32位进行检测即可。当高32位为0时，说明结果没有溢出，否则，结果溢出。

上述代码运行结果也有两个，一个是没有溢出的情况下的结果，一个是溢出了的情况下的结果。

首先，我们看没有溢出的情况结果：



结果正确，其次，我们看溢出的情况结果如何：



可以看到，当结果溢出时，程序会给出提示“warning：result overflow”。

### 2.1设置初始信息

首先设置数据交互和控制信息在内存的位置，然后在内存开辟两个字的大小，用于存储用户输入的两个乘数，再设置栈的大小以及栈指针，最后设置提示语句。具体代码如下图所示。

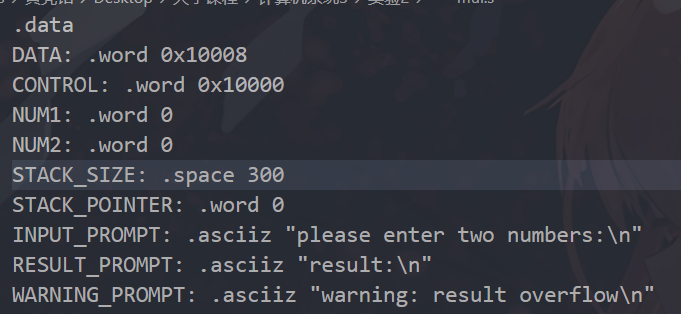


图8：初始信息

### 2.2输出函数

输出函数一共有两个，一个负责输出字符串，另一个负责输出整数，两者分别命名为writeString和writeInt。

#### 2.2.1writeString

实现的步骤如下所示。

1. 将寄存器中的内容保存到栈帧。
2. 将a0寄存器中相应字符串的地址传送到内存中数据交互的位置。
3. 设置控制信息为输出字符串。
4. 将栈帧中保存的内容恢复到寄存器。

具体代码如图9所示。

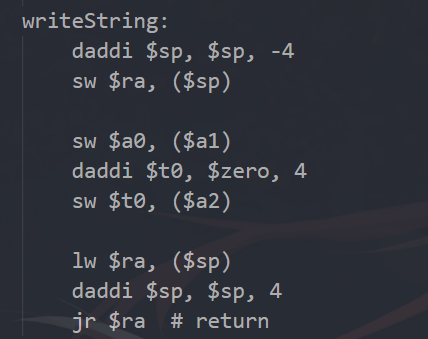


图9：writeString函数

#### 2.2.2writeInt

该函数的实现步骤与writeString函数的实现步骤类似。主要的区别为步骤2时会将需要输出的整数直接传送到数据交互的位置，而非传送地址。另一个不同之处为步骤3的控制信息更改为输出一个字。具体实现代码如图10所示。

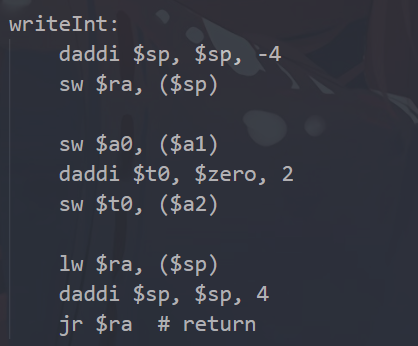


图10：writeInt函数

### 2.3输入函数

输入函数只有一个，负责读入整数到设置初始信息中开辟的存放乘数的位置。此函数命名为readInt。

#### 2.3.1readInt

实现的步骤如下。

1. 将寄存器中的内容保存到栈帧中。
2. 设置控制信息为读入一个字。
3. 获取数据交互位置的内容。
4. 将步骤3获取到的内容存储到相应的位置。
5. 将栈帧中保存的内容恢复到寄存器中。

具体实现代码如图11所示。

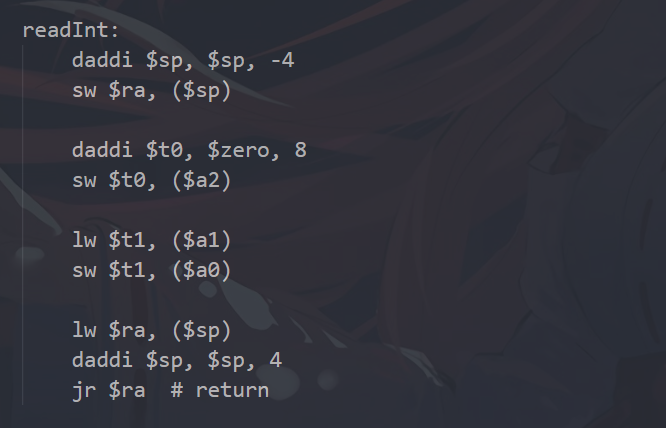


图11：readInt函数

### 2.4主函数main

代码实现的具体步骤如下所示。

1. 初始化：将数据交互和控制信息在内存中的地址存储到寄存器中，同时初始化栈指针sp。

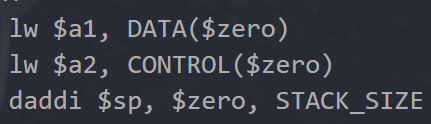


图12：初始化

1. 输出提示词，提示用户输入两个乘数。

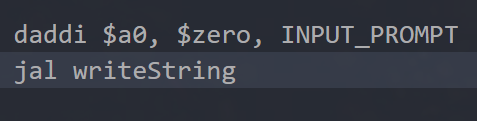


图13：提示词输出

1. 读取用户输入的乘数。

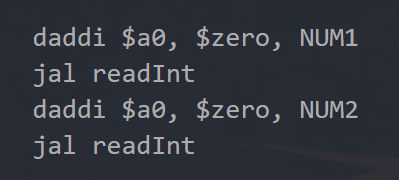


图14：读取数据

1. 从内存中加载用户输入的乘数到临时寄存器中。

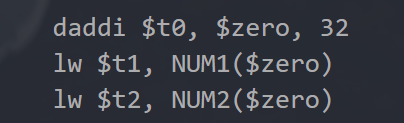


图15：加载数据

1. 根据实验报告给出的乘法器实现步骤实现两个数相乘。

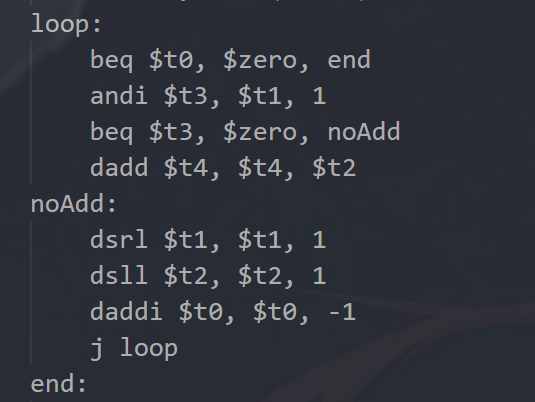


图16：乘法器实现

1. 输出提示词同时输出结果。

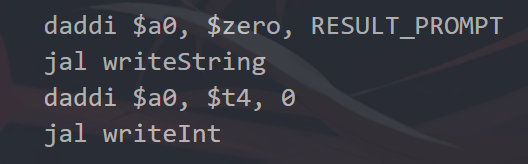


图17：提示词输出

1. 将结果右移32位，检查结果是否为0，如不为0，则发生溢出；如为0，则没有溢出。

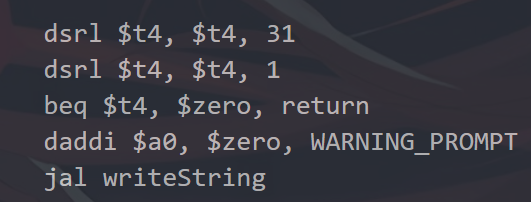


图18：检查溢出

1. 中断程序。

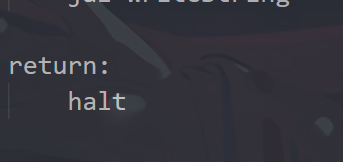


图19：中断程序

### 2.5结果展示

第一种情况：结果小于32位的截图。

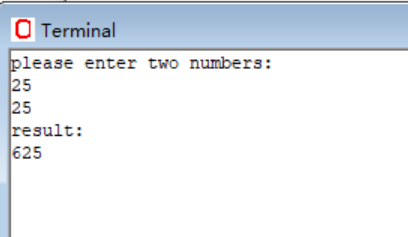


图20：没有溢出

第二种情况：结果大于32位的截图。可以看到，程序只显示了结果的低32位，高32位直接被舍弃，但是会给出提示，提醒用户存在数据溢出情况。

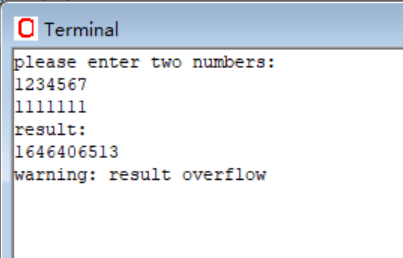


图21：存在溢出

4 结束语

本实验介绍了通过加法器来设计乘法器的原理，并且在编写该实验程序的时候，我们更加了解了：1、计算机乘法器工作原理的内容；2、进一步熟练MIPS的编程方法；3、WinMIPS64的使用方法。当然，如果想要更加深入的学习，我们也可以课外继续编写对除法的模拟。

**五、实验结果**

### 5.1没有溢出处理的乘法器的运行结果

第一种情况：结果小于32位的截图。

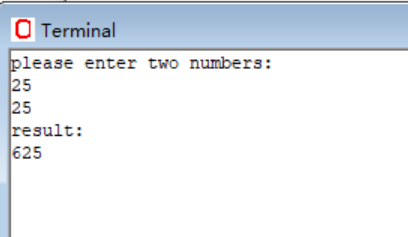


图22：没有溢出

第二种情况：结果大于32位的截图。可以看到，程序只显示了结果的低32位，高32位直接被舍弃。

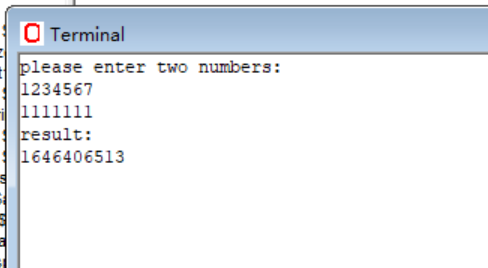


图23：存在溢出

### 5.2拥有溢出处理的乘法器的运行结果

第一种情况：结果小于32位的截图。

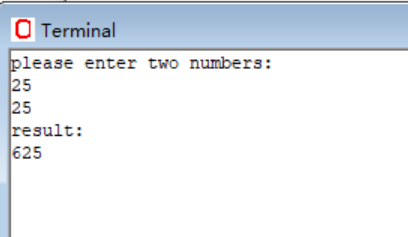


图24：没有溢出

第二种情况：结果大于32位的截图。可以看到，程序只显示了结果的低32位，高32位直接被舍弃，但是会给出提示，提醒用户存在数据溢出情况。

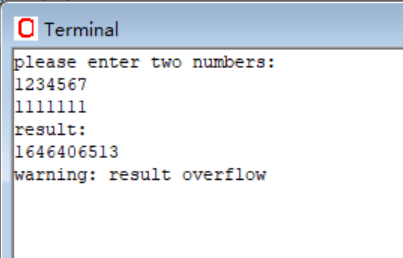


图25：存在溢出

**六、实验总结与体会**

1. 本次实验的主要内容为在WinMIPS64上使用加法模拟乘法，实现两种乘法器，一种为不检查溢出，另一种为检查溢出。检查溢出的乘法器能让用户更加容易排查溢出导致的无法达到预期结果的问题。
2. 通过本次MIPS64乘法器模拟实验，我对计算机中乘法的实现有了更深入的理解。
3. 本次实验我实现了一个32位乘法器。这一过程不仅加深了我对MIPS程序语法的理解，也让我对计算机硬件中的乘法器工作原理有了更加直观的认识。
4. 在实验过程中，我遇到了一些bug，通过排查，发现都是一些很小的错误，例如daddi少写了一个i，导致程序报错。这些错误让我更加意识到了细节在编程中的重要性。

|  |
| --- |
| **指导教师批阅意见：**  **成绩评定：**  指导教师签字： 王毅  2024年 11 月 1 日 |
| 备注： |