**深 圳 大 学 实 验 报 告**

**课 程 名 称： 计算机系统(3)**

**实验项目名称： 处理器结构实验二**

**学 院： 计算机与软件学院**

**专 业： 软件工程（腾班）**

**指 导 教 师： 王 毅**

**报告人： 黄亮铭 学号： 2022155028 班级： 腾班**

**实 验 时 间： 2024年11月22日**

**实验报告提交时间： 2024年12月06日**

**教务处制**

## 一、实验目的

1. 了解控制冒险分支预测的概念
2. 了解多种分支预测的方法，动态分支预测更要深入了解
3. 理解什么是BTB（Branch Target Buffer），并且学会用BTB来优化所给程序
4. 利用BTB的特点，设计并了解在哪种状态下BTB无效
5. 了解循环展开，并于BTB功能进行对比
6. 对WinMIPS64的各个窗口和操作更加熟悉

## 二、实验内容

按照下面的实验步骤及说明，完成相关操作记录实验过程的截图：

首先，给出一段矩阵乘法的代码，通过开启BTB功能对其进行优化，并且观察流水线的细节，解释BTB在其中所起的作用；

其次，自行设计一段使得即使开启了BTB也无效的代码。

第三，使用循环展开的方法，观察流水因分支停顿的次数减少的现象，并对比采用BTB结构时流水因分支而停顿的次数。

（选做：在x86系统上编写C语言的矩阵乘法代码，用perf观察分支预测失败次数，分析其次数是否与你所学知识吻合。再编写前面第二部使用的令分支预测失败的代码，验证x86是否能正确预测，并尝试做解释）

## 三、实验环境

硬件：桌面PC

软件：Windows

## 四、实验步骤及说明

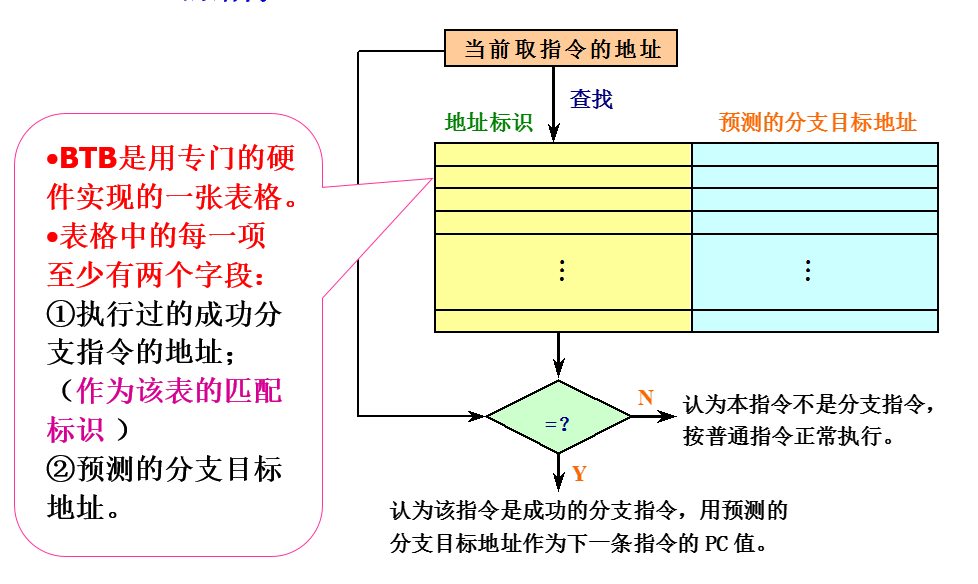
背景知识

在遇到跳转语句的时候，我们往往需要等到MEM阶段才能确定这条指令是否跳转（通过硬件的优化，可以极大的缩短分支的延迟，将分支执行提前到ID阶段，这样就能够将分支预测错误代价减小到只有一条指令），这种为了确保预取正确指令而导致的延迟叫控制冒险（分支冒险）。

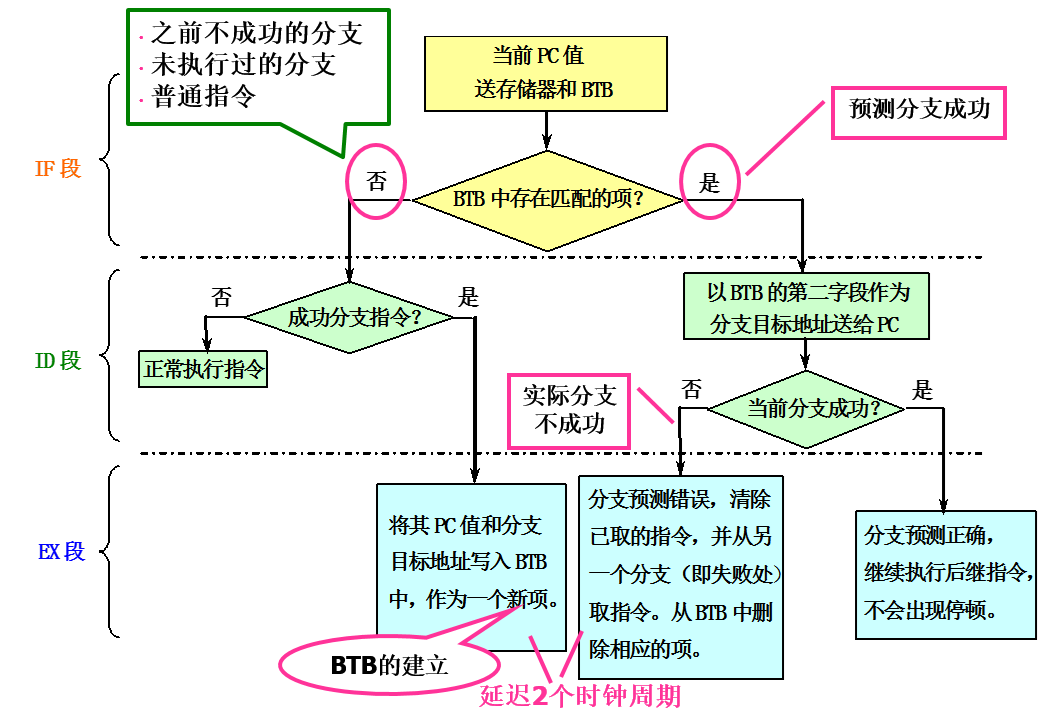
为了降低控制冒险所带来的性能损失，一般采用分支预测技术。分支预测技术包含编译时进行的静态分支预测，和执行时进行的动态分支预测。这里，我们着重介绍动态分支预测中的BTB（Branch Target Buffer）技术。

BTB即为分支目标缓冲器，它将分支指令（对应的指令地址）放到一个缓冲区中保存起来，当下次再遇到相同的指令（跳转判定）时，它将执行和上次一样的跳转（分支或不分支）预测。

一种可行的BTB结构示意图如下：



在采用了BTB之后，在流水线各个阶段所进行的相关操作如下：



注意，为了填写BTB，需要额外一个周期。

1. 矩阵乘法及优化

在这一阶段，我们首先给出矩阵乘法的例子，接着将流水线设置为不带BTB功能（configure->enable branch target buffer）直接运行，观察结果进行记录；然后，再开启BTB功能再次运行，观察实验结果。将两次的实验结果进行对比，观察BTB是否起作用，如果有效果则进一步观察流水线执行细节并且解释BTB起作用原因。

矩阵乘法的代码如下：

|  |
| --- |
| .data  str: .asciiz "the data of matrix 3:\n"  mx1: .space 512  mx2: .space 512  mx3: .space 512  .text  initial: daddi r22,r0,mx1 #这个initial模块是给三个矩阵赋初值  daddi r23,r0,mx2  daddi r21,r0,mx3  input: daddi r9,r0,64  daddi r8,r0,0  loop1: dsll r11,r8,3 #将矩阵mx1初始化为2，4，6…16，mx2初始化为3，6，9…24  dadd r10,r11,r22  dadd r11,r11,r23  daddi r12,r0,2  daddi r13,r0,3  sd r12,0(r10)  sd r13,0(r11)  daddi r8,r8,1  slt r10,r8,r9  bne r10,r0,loop1  mul: daddi r16,r0,8  daddi r17,r0,0 # r17：I r18：j r19：k  loop2: daddi r18,r0,0 #这个循环是执行for(int i = 0, i < 8; i++)的内容  loop3: daddi r19,r0,0 #这个循环是执行for(int j = 0, j < 8; j++)的内容  daddi r20,r0,0 #r20存储在计算result[i][j]过程中每个乘法结果的叠加值  loop4: dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  slt r8,r19,r16  bne r8,r0,loop4  dsll r8,r17,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r21 #计算result[i][j]的位置  sd r20,0(r8) #将结果存入result[i][j]中  daddi r18,r18,1  slt r8,r18,r16  bne r8,r0,loop3  daddi r17,r17,1  slt r8,r17,r16  bne r8,r0,loop2  halt |

不设置BTB功能，运行该程序，观察Statistics窗口的结果截屏并记录下来。

1. 首先将上述代码存储到martix-multiply.s文件中，然后使用asm.exe验证代码是否存在错误，得到结果如下所示，说明代码没有错误。

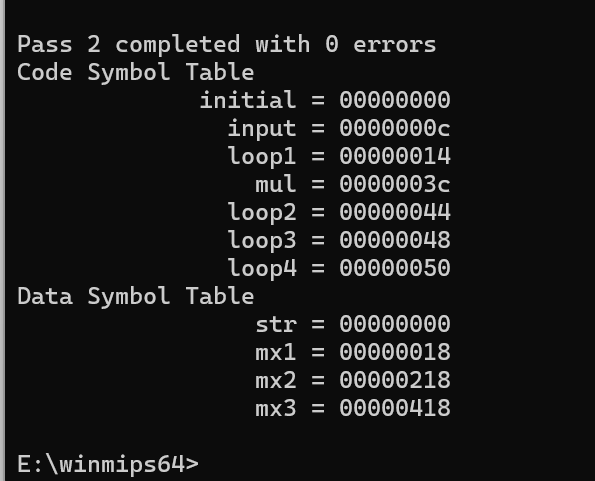


图1 asm验证结果

1. 将martix-multiply.s文件导入到winmips64中，注意要在菜单栏的Configure项取消勾选Enable Branch Target Buffer。

|  |  |
| --- | --- |
|  |  |
| 图2a导入的文件（部分） | 图2b取消勾选 |

1. 按F4执行代码，结果如下图所示，一共发生了574次Branch Taken Stalls。

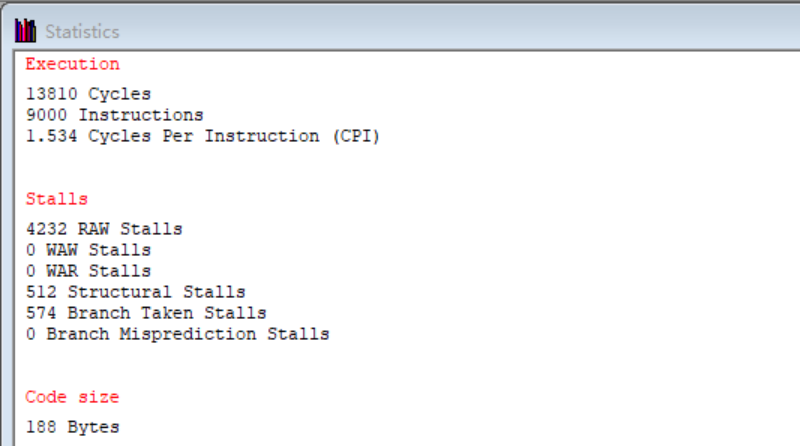


图3代码执行结果

接着，设置BTB功能（在菜单栏处选择Configure项，然后在下拉菜单中为Enable Branch Target Buffer选项划上钩）。并在此运行程序，观察Statistics窗口的结果并截屏记录下来。

1. 重新载入上述文件，在菜单栏的Configure项中勾选Enable Branch Target Buffer。

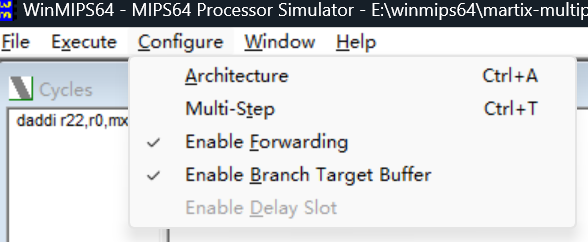


图4勾选相应选项

1. 按F4执行代码，结果如下图所示，发生了148次Branch Taken Stalls和148次Branch Misprediction Stalls。

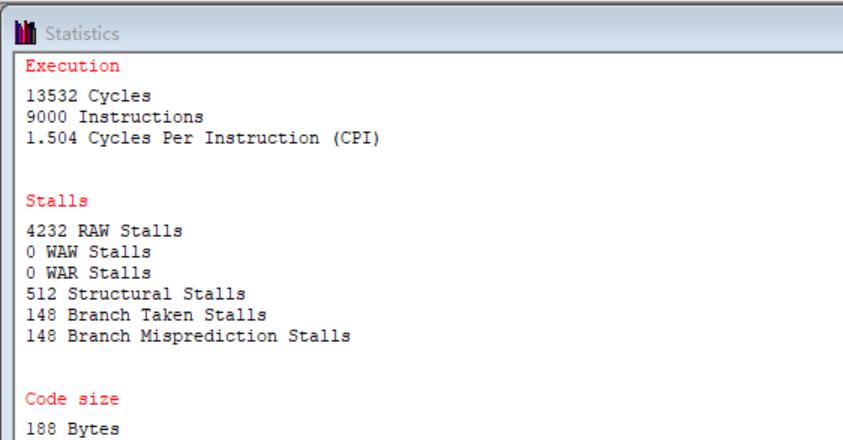


图5代码执行结果

在这里，我们仅仅观察比较Stalls中的最后两项------Branch Taken Stalls（后称BTS）和Branch Misprediction Stalls（后称BMS）。

|  |  |
| --- | --- |
|  |  |
| 图6a未勾选 | 图6b已勾选 |

接下来，对比其结果。我们就结合流水线执行细节分析造成这种情况发生的原因。

对于未勾选的情况：winmips64默认预测不跳转。

1. Init部分：给三个8\*8的矩阵赋值，一共循环64次，只有最后一次不跳转，所以发生8\*8-1=63次BTS。
2. Mul部分：与init部分一样，每一重循环仅有最后一次预测正确，因此第一重循环发生7次BTS，第二重循环发生8\*7=56次BTS，第三重循环发生8\*8\*7=448次BTS。
3. 两部分一共发生63+7+56+448=574次BTS。

对于勾选的情况：开始时发生1次BTS，分支预测结果被写入BTB中；结束时发生1次BMS，并删除BTB中的预测结果。综上所述，BTS的次数=BMS的次数。

1. Init部分：循环开始和结束时各发生1次BTS和1次BMS。
2. Mul部分：第一重循环会被执行1次，发生1次BTS和1次BMS；第二重循环会被执行8次，发生8次BTS和8次BMS；第三重循环会被执行64次，发生64次BTS和64次BMS。
3. 两部分的总次数=(1+1+8+64)\*2=148次。

（二）设计使BTB无效的代码

在这个部分，我们要设计一段代码，这段代码包含了一个循环。根据BTB的特性，我们设计的这个代码将使得BTB的开启起不到相应的优化作用，反而会是的性能大大降低。

提示：一定要利用BTB的特性，即它的跳转判定是根据之前跳转成功与否来决定的。

给出所用代码以及设计思路，给出运行结果的截屏证明代码实现了目标。

**设计思路**：根据第一部分的分析，我知道了BTS主要发生在mul部分。此外，由BTB特性，我需要设计循环，让循环第一次跳转成功，第二次跳转失败。所以我需要设计一个双重循环计算矩阵乘法，且矩阵的大小为2\*2。除了上述的mul部分，我还需要考虑init部分。一个解决办法为将单重循环初始化改为双重循环初始化。简单起见，我将init部分直接删除。

**所用代码**：如图下所示。

|  |
| --- |
| .data  str: .asciiz "the data of matrix 3:\n"  mx1: .space 32  mx2: .space 32  mx3: .space 32  .text  initial: daddi r22,r0,mx1 #这个initial模块是给三个矩阵赋初值  daddi r23,r0,mx2  daddi r21,r0,mx3  input: daddi r9,r0,16  daddi r8,r0,0  mul: daddi r16,r0,2  daddi r17,r0,0 # r17：I r18：j r19：k  loop2: daddi r18,r0,0 #这个循环是执行for(int i = 0, i < 8; i++)的内容  loop3: daddi r19,r0,0 #这个循环是执行for(int j = 0, j < 8; j++)的内容  daddi r20,r0,0 #r20存储在计算result[i][j]过程中每个乘法结果的叠加值  loop4: dsll r8,r17,4 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,4  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  slt r8,r19,r16  bne r8,r0,loop4  dsll r8,r17,4  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r21 #计算result[i][j]的位置  sd r20,0(r8) #将结果存入result[i][j]中  daddi r18,r18,1  slt r8,r18,r16  bne r8,r0,loop3  daddi r17,r17,1  slt r8,r17,r16  bne r8,r0,loop2  halt |

图7设计的代码

1. 首先将上述代码存储到martix-multiply-2.s文件中，然后使用asm.exe验证代码是否存在错误。结果如下图所示，说明代码没有错误。

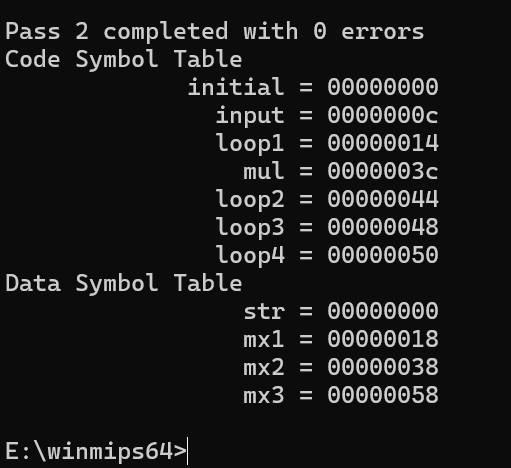


图8 asm验证结果

1. 将上述文件载入winmips64中，不开启BTB功能，运行结果如下图所示，结果显示有7次BTS。

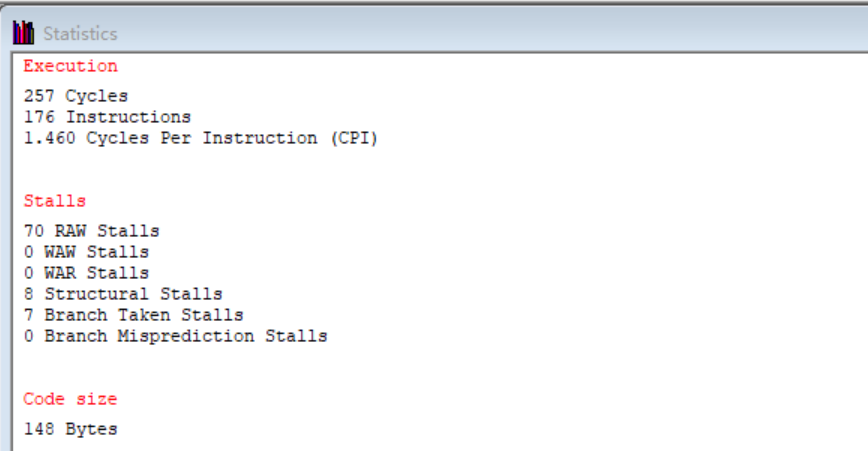


图9不开启BTB运行结果

1. 将文件重新载入winmips64，开启BTB功能，运行结果如下图所示，结果显示有14次BTS。

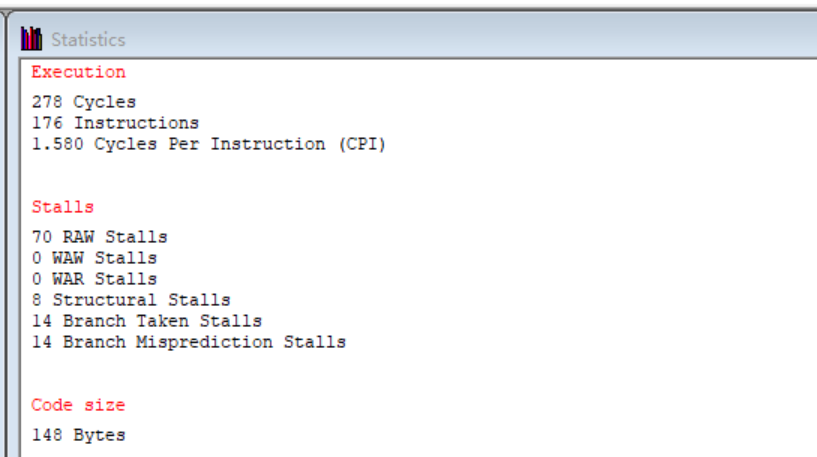


图10开启BTB运行结果

1. 不开启BTB有7次BTS，开启BTB有14次BTS。实验结果表明，开启BTB不一定能提高性能，还有可能导致程序性能下降，这与程序的具体实现有关。例如，上述程序实现不开启BTB比开启BTB的性能强大一倍。

（三）循环展开与BTB的效果比对

首先，我们需要对循环展开这个概念有一定的了解。

什么是循环展开呢？所谓循环展开就是通过在每次迭代中执行更多的数据操作来减小循环开销的影响。其基本思想是设法把操作对象线性化，并且在一次迭代中访问线性数据中的一个小组而非单独的某个。这样得到的程序将执行更少的迭代次数，于是循环开销就被有效地降低了。

接下来，我们就按照这种思想对上述的矩阵乘法程序进行循环展开。要求将上述的代码通过循环展开将最里面的一个执行迭代8次的循环整个展开了，也就是说，我们将矩阵相乘的三个循环通过代码的增加，减少到了两个循环。

**展开思路**：循环展开实际上是将最里层循环（第三层循环）循环体里的内容重复8次，即复制粘贴7次。通过上述方法就可以实现循环展开。

**循环展开代码**：如下图所示。

|  |
| --- |
| .data  str: .asciiz "the data of matrix 3:\n"  mx1: .space 512  mx2: .space 512  mx3: .space 512  .text  initial: daddi r22,r0,mx1 #这个initial模块是给三个矩阵赋初值  daddi r23,r0,mx2  daddi r21,r0,mx3  input: daddi r9,r0,64  daddi r8,r0,0  loop1: dsll r11,r8,3 #将矩阵mx1初始化为2，4，6…16，mx2初始化为3，6，9…24  dadd r10,r11,r22  dadd r11,r11,r23  daddi r12,r0,2  daddi r13,r0,3  sd r12,0(r10)  sd r13,0(r11)  daddi r8,r8,1  slt r10,r8,r9  bne r10,r0,loop1  mul: daddi r16,r0,8  daddi r17,r0,0 # r17：I r18：j r19：k  loop2: daddi r18,r0,0 #这个循环是执行for(int i = 0, i < 8; i++)的内容  loop3: daddi r19,r0,0 #这个循环是执行for(int j = 0, j < 8; j++)的内容  daddi r20,r0,0 #r20存储在计算result[i][j]过程中每个乘法结果的叠加值  loop4:  # k=0  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  # k=1  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  # k=2  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  # k=3  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  # k=4  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  # k=5  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  # k=6  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  # k=7  dsll r8,r17,6 #这个循环的执行计算每个result[i][j]  dsll r9,r19,3  dadd r8,r8,r9  dadd r8,r8,r22  ld r10,0(r8) #取mx1[i][k]的值  dsll r8,r19,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r23  ld r11,0(r8) #取mx2[k][j]的值  dmul r13,r10,r11 #mx1[i][k]与mx2[k][j]相乘  dadd r20,r20,r13 #中间结果累加  daddi r19,r19,1  dsll r8,r17,6  dsll r9,r18,3  dadd r8,r8,r9  dadd r8,r8,r21 #计算result[i][j]的位置  sd r20,0(r8) #将结果存入result[i][j]中  daddi r18,r18,1  slt r8,r18,r16  bne r8,r0,loop3  daddi r17,r17,1  slt r8,r17,r16  bne r8,r0,loop2  halt |

图11矩阵乘法循环展开代码

比较，通过对比循环展开（未启用BTB）、使用BTB（未进行循环展开）以及未使用BTB且未作循环展开的运行结果。比较他们的Branch Tanken Stalls和Branch Misprediction Stalls的数量，并尝试给出评判。

|  |  |  |
| --- | --- | --- |
|  |  |  |
| 图12a循环展开（不启用BTB） | 图12b未循环展开（启用BTB） | 图12c未循环展开（不启用BTB） |

循环展开（不启用BTS）时发生了126次BTS；未循环展开（启用BTS）时发生了148次BTS；未循环展开（不启用BTS）时发生了574次BTS。

对比循环展开（不启用BTS）和未循环展开（不启用BTS），前者相较于后者减少了8\*8\*7=448次BTS，恰好为矩阵乘法第三重循环发生的BTS次数。

综合上述分析，循环次数较多时开启BTB可以提高程序性能；但是循环重数过多时，越内层的循环发生的BTS次数越多，开启BTB会导致性能下降，此时可以将内层中循环次数较少的循环进行展开操作，减少分支预测错误造成的性能损失，提高程序性能。

## 五、实验结果

1. **矩阵乘法及优化**

对于不启用BTB的情况：winmips64默认预测不跳转。

1. Init部分：给三个8\*8的矩阵赋值，一共循环64次，只有最后一次不跳转，所以发生8\*8-1=63次BTS。
2. Mul部分：与init部分一样，每一重循环仅有最后一次预测正确，因此第一重循环发生7次BTS，第二重循环发生8\*7=56次BTS，第三重循环发生8\*8\*7=448次BTS。
3. 两部分一共发生63+7+56+448=574次BTS。

对于启用BTB的情况：开始时发生1次BTS，分支预测结果被写入BTB中；结束时发生1次BMS，并删除BTB中的预测结果。综上所述，BTS的次数=BMS的次数。

1. Init部分：循环开始和结束时各发生1次BTS和1次BMS。
2. Mul部分：第一重循环会被执行1次，发生1次BTS和1次BMS；第二重循环会被执行8次，发生8次BTS和8次BMS；第三重循环会被执行64次，发生64次BTS和64次BMS。
3. 两部分的总次数=(1+1+8+64)\*2=148次。

|  |  |
| --- | --- |
|  |  |
| 图13a关闭BTB | 图13b开启BTB |

1. **设计使BTB无效的代码**

实验结果表明，开启BTB不一定能提高性能，还有可能导致程序性能下降，这与程序的具体实现有关。例如，第二部分的程序实现不开启BTB比开启BTB的性能强大一倍。

|  |  |
| --- | --- |
|  |  |
| 图14a关闭BTB | 图14b开启BTB |

1. **循环展开与BTB的效果比对**

循环次数较多时开启BTB可以提高程序性能；但是循环重数过多时，越内层的循环发生的BTS次数越多，开启BTB会导致性能下降，此时可以将内层中循环次数较少的循环进行展开操作，减少分支预测错误造成的性能损失，提高程序性能。

|  |  |  |
| --- | --- | --- |
|  |  |  |
| 图15a循环展开（不启用BTB） | 图15b未循环展开（启用BTB） | 图15c未循环展开（不启用BTB） |

## 六、实验总结与体会

1. 通过本次实验，我对控制冒险、分支预测技术以及BTB技术有了更深入的理解。
2. 在进行实验的第一部分中，我明白了BTB是通过动态预测分支是否跳转成功从而对程序进行加速的。
3. 在进行实验的第二部分中，我了解到BTB不是总是能提高程序性能的，在某些情况下反而会导致程序性能急剧下降。
4. 在进行实验的第三部分中，我明白了BTB在循环次数较多时可以提高程序性能，在循环重数过多时会导致程序性能下降，解决办法为将内层循环进行循环展开操作。
5. 这次实验不仅加深了我对处理器结构和优化技术的理解，也提高了我的实践操作能力和问题解决能力。
6. 性能优化是一个复杂的过程，没有单一技术或者手段能适用于所有情况，需要根据程序的代码实现的特点选择合适的优化策略才能真正提高程序的性能。

|  |
| --- |
| **指导教师批阅意见：**  **成绩评定：**  指导教师签字： 王毅  2024年 12 月 22 日 |
| 备注： |