P23-LRT2022-3 Reporte #6

Circuitos digitales básicos

Erick Gonzalez Parada ID: 178145 & Omar Martínez López ID: 177465 Depto. Computación Electrónica y Mecatrónica. Docente: Dr. Juan Carlos Moreno Rodríguez

March 12, 2023

Abstract

Se programo un display de 7 segmentos en una tarjeta de desarrollo FPGADE10 para que nos mostrase los números decimales siendo los inputs (entradas) los switches que se tienen en la tarjeta de tal manera que representen los numeros binarios y la traducción de estos queden plasmados en el display de 7 segmentos.

Keywords: diseño de hardware, display de siete segmentos

1 Objetivo

El estudiante desarrolla los circuitos combinacionales necesarios para decodificar un dígito BCD al encendido de un display de 7 segmentos.



Figura 1: reloj digital

2 Introducción

En la actualidad muchos de los aparatos electrónicos con los convivimos día con día funcionan gracias a que en su interior se encuentran las instrucciones de los procesos que estos deben realizar dependiendo de cada dispositivo por su hardware y propósito, y es así que son programados para que cumplan sus funciones. Ejemplo de esto y lo que llevaremos en practica es la implementación de un display de 7 segmentos, todos esto desde el punto más básico buscando las funciones necesarias para cada uno de los números que son mostrados en el display, para después implementarlos en un código para así implementarlo en BCD y así el display puede enseñar el numero deseado.

3 Análisis Teórico

los displays de 7 segmentos han estado en la vida cotidiana de muchas personas, desde haciendo relojes digitales, relojes de ajedrez, cronómetros, entre otros.

P23-LRT2022-3 Reporte #6



Figura 2: reloj de ajedrez

Es importante mencionar que estas luces no están forzadas a tomar la forma de un número, el diseño de hardware nos permite darle muchas más funcionalidades como por ejemplo mostrar diferentes símbolos que nos ayuden a representar algo.

4 Procedimiento

Primero debemos de tener nuestro programa en VHDL que nos permita escribir la lógica que nos permita representar los números binarios del 0 a 9 con los switches y estos son tratados entonces como las entradas de nuestro programa (valores booleanos).

Después ya con nuestro código en VHDL, podemos ingresar al programa quartus para hacer la vinculación real entre las entradas y salidas de nuestro programa, las salidas en este caso son todas las funciones booleanas que encienden en el momento adecuado para formar al número decimal, por ultimo especificamos que precisamente queremos que nuestro código ya haga las modificaciones de hardware necesarias para ver resultados plasmados en el display de siete segmentos donde se tendrá que ver correctamente el número.

5 Resultados esperados

Los resultados esperados son simples y directos

Binario	Decimal	res. esperado
0001	1	1
0010	2	2
0011	3	3
0100	4	4
0101	5	5
0110	6	6
0111	7	7
1000	8	8
1001	9	9
1010	10-15	"-" Error

Tabla 1: tabla de resultados esperados

Como podemos observar en la tabla 1 de resultados esperados, cada representación binaria va con su representación decimal hasta que superamos al nueve donde mostraremos un símbolo que por esta ocasión la tratamos como "error".

6 Resultados obtenidos

Como se podrán observar en las siguientes imágenes la secuencia binaria se encuentra en los switches leídos de forma normal y natural, es decir, no ocupamos lógica inversa y asignamos de manera ordenada las entradas para que se coordinen bien con las salidas



Figura 3: 0



Figura 4: 1

P23-LRT2022-3 Reporte #6



Figura 5: 2



Figura 9: 6



Figura 6: 3



Figura 10: 7



Figura 7: 4



Figura 11: 8



Figura 8: 5



Figura 12: 9

P23-LRT2022-3 Reporte #6



Figura 13: error

7 Conclusiones

Como se pudo observar se cumplió el objetivo, los resultados esperados fueron nuestros resultados finales

sin mayor complicación. El resultado de esta practica es el reflejo de los aprendizajes aprendidos anteriormente, y ahora son mostrados con unos resultados más fáciles de percibir en nuestro día a día, además de que esto también nos abre las puertas a hacer proyectos mas complejos implementando este display de 7 segmento para mostrar procedimientos o funciones que nos resulten más útiles para implementar en aparatos con funciones específicas. Por esto es que, aunque parezca un logro sencillo, es algo muy importante que es una base fundamental de dispositivos electrónicos que utilizamos día con día.

Referencias

No hubo usos de referencias para este trabajo