1. 设备具有4路DA，4路AD。
2. DA采样率4GHz，AD采样率5GHz。
3. DA垂直量化精度14bit，AD垂直量化精度14bit。
4. 支持10MHz外部参考时钟输入。
5. 支持外部触发信号输入。
6. 支持生成内部触发信号。
7. DA输出信号采用DDS实时生成：由FPGA内部DDS模块生成输出信号，可自由设置生成信号的频率，初相，幅度和时长。频率精度0.931Hz，相位精度8\*10e-8角度。信号最大功率-1dBm。由于为DDS实时生成信号，故信号长度可以无限。
8. 每通道AD采集波形最大长度为131072样点(5GHz采样率下即为26.2144us)。支持多次采集求平均值。
9. 设备支持硬件解模：可自由设置解模频率，初相和长度，直接在FPGA中完成解模运算生成IQ解模结果。
10. 通道同步：可自由调整AD通道和DA通道的触发延迟以保证同步，触发延迟调节精度为AD：200ps；DA：250ps。
11. 设备内置一台x86计算机，操作系统为win10。在内置计算机上运行设备驱动程序服务端，在用户计算机运行设备驱动程序客户端，两者使用千兆网连接。可自由更改设备内置计算机网卡IP地址。
12. 客户端驱动程序支持python版本和matlab版本。
13. matlab版本驱动可实时解模并更新IQ数据和相位值，如下图：

