

คำตอบเร

๔

,

อง

แนวค

๑

ดว

๑

ศวกรรมซอฟต์แวร์

๔

แวร์

๔

วงจรการพ

๑

ตมนาซอฟต์แวร์

๔

แวร์

๔

(SDLC)

เป

๕

นกระบวนการท

๑

,

ม

๒

ความสำคัญ

๒

ญในการพ

๒

ตนาซอฟต์แวร์

๔

แวร์

๔

เร

๒

,

มจากการว

๒

เคราะห์

๔

ความต

๒

องการท

๒

,

ต

๒

องทำอย

,

างละเอ

๙

ยด

เพ

๙

,

อไห

๙

เข

๙

าใจป

๙

ญหาและความต

๙

องการของผ

๙

๙

ไซ

๙

อย

,

างถ

,

องแท

๙

ในข

๖

๗

ขั้นตอนการออกแบบ

เราด

๗

องค์ำน

๘

งถ

๘

งท

๖

๗

งสถาป

๖

ตยกรรมระบบและการออกแบบในระด

๖

บละเอ

๘

ยด

ชช

๘

.

งจะส

,

งผลต

,

อความย

๔

ดหย

๑

,

นและการบําร

๑

งร

๖

กษาระบบในอนาคต

การออกแบบท

๔

,

ด

๔

จะช

,

วยลตป

๖

ญหาในการพ

๖

ฒนาและการแก

๖

ไชรระบบ

การพ

๒

ฒนาต

๒

องย

๔

ดตามแบบท

๔

.

ได

๒

ออกแบบไว

๒

และม

๔

การทำ

Code

Review

เพ

๔

.

อไห

๒

แน

.

ใจ

,

าโค

๒

คม

๗

ค

๑

ณภาพ

การทดสอบต

๒

องทำอย

,

างครอบคลุม

๑

มท

๗

๒

ง Unit Testing, Integration Testing และ System Testing

แนวค

๗

ดแบบอใจล

๔

ช

,

วยไ

๒

ท

๓

มพ

๔

ฒนาซอฟต์แวร์

๕

แวร์

๖

ไ

๗

อย

๘

างม

๙

ประส

๑๐

ทธ

๑๑

ภาพ

โดยเน

๑๒

นการทำงานเป

๑๓

น



และม

๔

การ

Review

ก

๖

บล

๗

กค

๘

อายุ

,

างสม

,

ำเสมอ

ทำให้

๙

สามารถปร

๑

บแปล

๒

,

ยนตามความต

๓

องการท

๔

,

เปล

๙

.

ยนแปลงได

๙

ท

๙

นท

๙