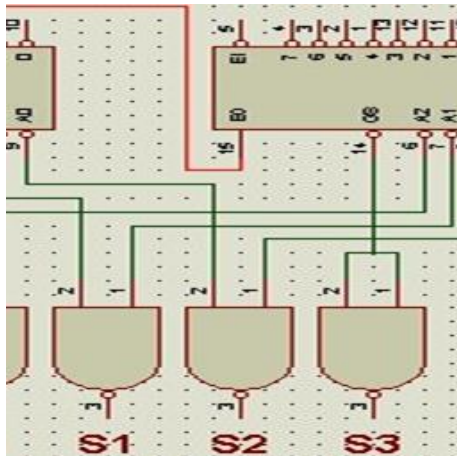


EJERCICIOS Tema 04

EJERCICIO_03



LÓGICA DIGITAL Y MICROPROGRAMABLE

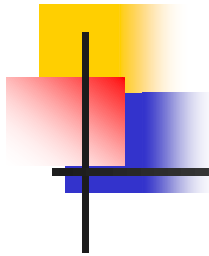
Salus Nieves



EJERCICIO 3

Diseña el esquema de puertas lógicas del circuito combinacional a partir de la expresión maxterm que resuelva la siguiente tabla de verdad.

a	b	c	S_1	S_0
0	0	0	0	1
0	0	1	1	1
0	1	0	1	0
0	1	1	1	1
1	0	0	1	1
1	0	1	1	0
1	1	0	1	0
1	1	1	0	1



1. Tabla de verdad.

ENTRADAS				SALIDAS	
				S0	S1



EJERCICIO 2

2.- Expresa las funciones $S0$ y $S1$ mediante términos canónicos minterm.

$$S0 = \sum_4 (\quad).$$

$$S1 = \sum_4 (\quad).$$

Dibuja el mapa de Karnaugh y simplifica la función $S0$

F=



EJERCICIO 2

3.- Representa el circuito lógico correspondiente a $S0$ mediante puertas NAND (En el programa ISIS. Además debe verificar su correcto funcionamiento)



EJERCICIO 2

4.- Expresa las funciones S_0 y S_1 mediante términos canónicos maxterm.

$$S_0 = \prod_4(\quad).$$

$$S_1 = \prod_4(\quad).$$

Dibuja el mapa de Karnaugh y simplifica la función S_1 mediante Maxterm

$F=$



EJERCICIO 2

5.- Representa el circuito lógico correspondiente a S1 mediante puertas NOR (en el programa ISIS. Además debe verificar su correcto funcionamiento)