

KHOA CÔNG NGHỆ THÔNG TIN TRƯỜNG ĐAI HOC KHOA HOC TƯ NHIÊN

227 Nguyễn Văn Cừ, Phường 4, Quận 5, TP.HCM Điện thoại: (08) 38.354.266 – Fax: (08) 38.350.096

Bài tập 1: Một hệ thống máy tính sử dụng bộ nhớ ảo với cơ chế phân trang, cấu hình như sau: địa chỉ logic 32 bits, 512MB RAM; kích thước trang là 4096 byte.

Trong hệ thống trên, xét các tiến trình P1, P2, P3 với các bảng trang tương ứng:

| | Frame | Valid bit |
|---|-------|-----------|
| 0 | #300 | V |
| 1 | | I |
| 2 | #301 | V |
| 3 | | I |

| | Frame | Valid bit | | |
|-------------------|-------|-----------|--|--|
| 0 | #300 | V | | |
| 1 | | I | | |
| 2 | #302 | V | | |
| 3 | #400 | V | | |
| Pána trona sús D2 | | | | |

| | Frame | Valid bit |
|---|-------|-----------|
| 0 | | I |
| 1 | | Ι |
| 2 | | I |
| 3 | | _ |

Bảng trang của P1

Bảng trang của P2

Bảng trang của P3

- 1. Cho biết hệ thống có bao nhiều khung trang? Số lượng trang trong không gian địa chỉ của một tiến trình?
- 2. Diễn giải cách thức hệ thống thực hiện tuần tự các truy xuất bộ nhớ đến những địa chỉ sau
 - a. P2 truy cập đến địa chỉ 13000.
 - b. P1 truy cập đến địa chỉ 13000.
 - c. P1 truy câp đến địa chỉ 16383.
 - d. P3 truy cập đến địa chỉ 4096.
 - e. P3 truy cập đến địa chỉ 13000.
 - f. P2 truy cập đến địa chỉ 16383.
 - g. Cho biết tại sao có hai tiến trình cùng được cấp phát khung trang #300?

Biết rằng

- Hiện tại hệ thống chỉ có một khung trang tự do là #0.
- Giả sử hệ thống đang chỉ có thể làm việc với các frame #0, #300, #301, #302, #400
- Nhằm đảo bảo tính hiệu quả, HĐH neo một số trang trong bộ nhớ (không được phép swap out các trang này), bao gồm: page 0, page 2 của P1; page 0, page 2 của P2
- Khi có lỗi trang, sử dung thuật toán thay thế LRU (Least Recently Used).

Bài tập 2: Một hệ thống máy tính sử dụng bộ nhớ ảo với cơ chế phân trang, cấu hình như sau: địa chỉ logic dùng 13 bit. RAM: 4KB. Kích thước mỗi trang ảo (page) là 1024 byte.

- 1. Cho biết hệ thống có bao nhiều khung trang (frame)?
- 2. Số lượng trang ảo tối đa cho một tiến trình?
- Giả sử có 2 tiến trình P1 và P2 vừa được nạp vào (nghĩa là chưa cấp pháp khung trang nào cho tiến trình). Quá trình truy xuất bộ nhớ của hai tiến trình lần lượt là: P1.1024, P1. 2048, P2. 2050, P1. 5120, P2. 1000, P1.1030, P2. 2050, P1.5120, P2.0
 - a. Viết chuỗi truy xuất trang.
 - b. Diễn giải quá trình cấp phát trang của hệ thống biết chiến lược sử dụng là chiến lược LRU. Chiến lược LRU: trang ít sử dụng gần đây nhất. Cho biết số lỗi trang.