IT012-LAB01

1. Yêu cầu đối với file thực hành.
   1. Phải theo mẫu đã cho( giảng viên sẽ hướng dẫn chi tiết trong buổi học).
   2. Sinh viên làm hết phần thực hành và bài tập, chụp hình và dán vào báo cáo.
   3. Đối với cổng mô phỏng cổng logic phải có bảng sự thật.
2. Bài tập Bổ sung
   1. *Trình bày ngắn gọn chức năng và nguyên lý hoạt động D-Flipflop, Thanh ghi.*
   2. *Phân biệt sự khác nhau giữa mạch tổ hợp và mạch tuần tự.*
   3. *Clock( xung nhịp) CPU là gì, các trạng thái của clock.*
   4. Sử dụng phần mềm logi-sim mô phỏng mạch sau và viết bảng sự thật của mạch.
      * 1. (ABC+AC+AB+BC)C
        2. (AD+ABC+ABD+ACD) (¬*A*) + (¬*A*)B + (¬*C*)D
   5. Thiết kế lại thanh ghi ở bài tập 3.2 với 16 bit dữ liệu ( dùng 4 thanh ghi 4 bit).

* LAB01 sẽ là phần 1 trong file báo cáo cuối kỳ. Mọi vấn đề liên quan đến bài học các bạn có thể phản hồi về email: [17520355@gm.uit.edu.vn](mailto:17520355@gm.uit.edu.vn)
* Group facebook để các bạn trao đổi về kiến thức môn học: <https://www.facebook.com/groups/EmAnhDuong>
* Lưu ý khi đặt câu hỏi trong group các bạn nhớ **hashtag** **mã môn học** để mọi người có thể dễ tìm kiếm hoặc hỗ trợ. Đây là group có cả thầy cô giảng viên nên các bạn chú ý vấn đề đặt câu hỏi sao cho **lịch sự** nhé.