IT012-LAB02

1. Yêu cầu đối với file thực hành.
   1. Phải theo mẫu đã cho( giảng viên sẽ hướng dẫn chi tiết trong buổi học).
   2. Sinh viên làm hết phần thực hành và bài tập, chụp hình và dán vào báo cáo.
   3. Đối với cổng mô phỏng cổng logic phải có bảng sự thật.
   4. Sinh viên tìm hiểu các cổng/mạch/thành phần có liên quan đến bài thực hành và trình bày vào báo cáo.
2. Bài tập Bổ sung
   1. Phân biết Mux và Decode? Thiết kế mux 4to1 và decode 2to4 bằng các cổng luận lý.

Mux lồ

* 1. Thiết kế lại bộ cộng có chức năng cộng 2 số 8 bit.
  2. Sinh viên thiết kế mạch có chức năng so sánh hai input 4 bit có bằng nhau hay không? Trường hợp bằng nhau, output bằng 1 ngược lại output bằng 0.
* LAB02 sẽ là phần chương 2 trong file báo cáo cuối kỳ. Mọi vấn đề liên quan đến bài học các bạn có thể phản hồi về email: [17520355@gm.uit.edu.vn](mailto:17520355@gm.uit.edu.vn)
* Group facebook để các bạn trao đổi về kiến thức môn học: <https://www.facebook.com/groups/EmAnhDuong>
* Lưu ý khi đặt câu hỏi trong group các bạn nhớ **hashtag** **mã môn học** để mọi người có thể dễ tìm kiếm hoặc hỗ trợ. Đây là group có cả thầy cô giảng viên nên các bạn chú ý vấn đề đặt câu hỏi sao cho **lịch sự** nhé.