Điểm	Đề thi —	NH: 2017-2018	C	hữ ký giám thị
	<u>Môn:</u> Vi xử l			
	Ngày thi: 30/05/2018	– Thời gian làm bài: 110 p	hút	
	Đề có 6 trang + 2 trang ph	nụ lục và SV làm trực tiếp t	erên đề.	
	(SV không được dùng tài liệu			
	SV KHÔNG được dùng ĐT	DĐ, PC, Laptop, iPad và P	C Tablet)	
Họ và	tên SV:	MSSV:	Nhóm:	<del></del>

## (Các câu hỏi 3, 4, 5, 6 phải viết bằng hợp ngữ)

	(1) Beginning	(2) Developing	(3) Accomplished	(4) Exemplary
<u>Câu 1 (1.0đ)</u>				
<u>Câu 2 (2.0đ)</u>				
<u>Câu 3 (2.0đ)</u>				
<u>Câu 4 (2.0đ)</u>				
<u>Câu 5 (1.5đ)</u>				
<u>Câu 6 (1.5đ)</u>				
Tổng cộng (10đ)				
	•			
<b>Câu 1:</b> (2.0 đ)				

a. Hãy giải thích chức năng của giải mã lệnh trong CPU ..... ..... ..... b. Nếu một CPU có 16 đường địa chỉ, thì dung lượng tối đa của bộ nhớ nó có thể truy cập là \_\_\_\_\_\_ c. Trong VĐK 8051, thanh ghi PC (program counter) có bit d. Câu lệnh "MOV A, #44H" là câu lênh \_\_\_\_\_-byte e. Thanh ghi chứa các cờ báo trong 8051 được gọi là f. Tìm giá trị cờ nhớ CY và AC cho đoạn code sau: MOV A, #0FFH ADD A, #01 ..... g. Băng thanh ghi nào sẽ được sử dụng nếu thay đổi giá trị RS0 và RS1 của thanh ghi PSW qua hai câu lênh sau: SETB PSW.3 SETB PSW.4 h. Đia chỉ của bit P1.5: i. Địa chỉ của thanh ghi R3 của băng thanh ghi 3: \_\_\_\_\_ j. Cho biết chân /EA có ý nghĩa gì?

## **Câu 2:** (1.0 đ) VXL tổng quát

Hãy điền vào chỗ trống trong hình sau cho thấy hiệu ứng của các cách định địa chỉ:

Chú ý:								Địa chỉ	Bộ nhớ	
Rx là th	nanh ghi chỉ số							320	Nạp vào AC	Cách
Với các	h định địa chỉ	gián tiếp qua thanh g	hi thì trong ph	ần "địa c	hỉ" bằng		PC = 320	321	Địa chỉ = 3	50
	o <b>350 chỉ t</b> ơ	oán hạng là RO						322	Lệnh kế	
	o <b>500 chỉ tơ</b>	oán hạng là R1					R0 = 351			
							R1 = 505	349	400	
								350	500	
							Rx = 100	351	600	
							AC			
								500	600	
Cách đ	tịnh địa chỉ	Địa chỉ thật					Nội dung của AC			
Tr	ực tiếp		/* AC	<-	(	) */				
Τú	ức thời		/* AC	<-		*/		670	499	
Gi	án tiếp		/* AC	<-	((	)) */		671	550	
Tươ	ơng đối		/* AC	<-	(PC +	) */		672	907	
								700	325	

### **Câu 3:** (2.0 đ)

a)	Cho 2 số nhị phân không dấu 16 bit M (chứa trong 2 thanh ghi R7:R6) và N (chứa trong 2 thanh ghi
	R5:R4). Hãy viết chương trình con SOSANH so sánh 2 số M và N. Kết quả cất vào cờ F0 (= 1 nếu
	$M \ge N$ ; = 0 nếu $M < N$ ).


b) Cho một chuỗi số gồm 10 số nhị phân không dấu 16 bit chứa trong RAM nội bắt đầu từ ô nhớ 40H (byte thấp chứa trong ô nhớ có địa chỉ thấp, byte cao chứa trong ô nhớ có địa chỉ cao). Xem như có sẵn chương trình con SOSANH của câu a (không cần viết nội dung), hãy viết chương trình để tìm số lớn nhất trong chuỗi số này và cất kết quả vào 2 ô nhớ 31H (byte cao) và 30H (byte thấp).

(2.0 d)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nổi tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit D, ra cổng nổi tiếp với baudrate 19200		
(2.0 đ)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 d)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 d)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 d)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 d)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ)  Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ) Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz: Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2 Nhận bit D từ chân P2.4 Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ) Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ) Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
(2.0 đ) Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:  Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2  Nhận bit D từ chân P2.4  Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit		
<ul> <li>(2.0 đ)</li> <li>Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:</li> <li>Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2</li> <li>Nhận bit D từ chân P2.4</li> <li>Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit</li> </ul>		
<ul> <li>(2.0 đ)</li> <li>Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:</li> <li>Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2</li> <li>Nhận bit D từ chân P2.4</li> <li>Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit</li> </ul>		
<ul> <li>Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:</li> <li>Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2</li> <li>Nhận bit D từ chân P2.4</li> <li>Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit</li> </ul>		
<ul> <li>Viết chương trình thực hiện tuần tự các công việc sau và lặp lại, biết rằng 8051 sử dụng thạch anh 11,0592 MHz:</li> <li>Nhận số nhị phân không dấu 4 bit X từ 4 bit thấp của Port 1 và số nhị phân không dấu 4 bit Y từ 4 bit thấp của Port 2</li> <li>Nhận bit D từ chân P2.4</li> <li>Phát nối tiếp data 9 bit, bao gồm D7 – D4 là số X (4 bit), D3 – D0 là số Y (4 bit), bit thứ 9 là bit</li> </ul>	(2.0 đ)	
	<ul> <li>Nhận số nhị phân không dấu 4 bit X từ 4</li> <li>4 bit thấp của Port 2</li> <li>Nhận bit D từ chân P2.4</li> </ul>	
		+ 1a so A (+ oit), D3 - D0 1a so 1 (+ oit), oit thu 7 ia oit

Câu 4:

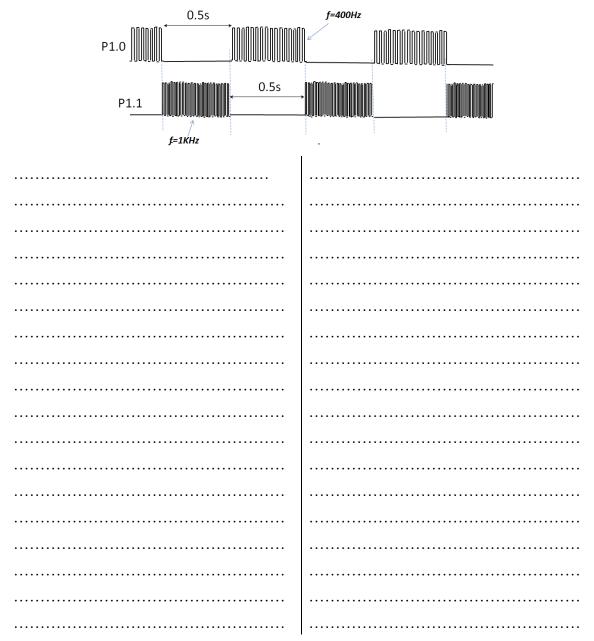
a.

<ul> <li>Xuất kết quả ra Port 1</li> </ul>	
(1.5 đ)	
(1.5 d)	
Viết chương trình tạo vụng tần cố 400E	Iz å ngō ra P1 0. Cho YTAI =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
. Viết chương trình tạo xung tần số 400F	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)
	Hz ở ngõ ra P1.0. Cho XTAL =12MHz. (0.5đ)

b. Viết chương trình thực hiện tuần tự các công việc sau và lặp lại cho một vi điều khiển 8051 khác

(sử dụng thạch anh 11,0592 MHz) để thu data nối tiếp từ vi điều khiển 8051 ở câu a:

b. Viết chương trình tạo 2 sóng ra đồng thời ở chân P1.0 và P1.1 theo hình vẽ dưới đây, dùng ngắt timer. Lưu ý là tần số ở mỗi chân khác nhau. (1.0 đ)



#### **Câu 6:** (1.5 đ)

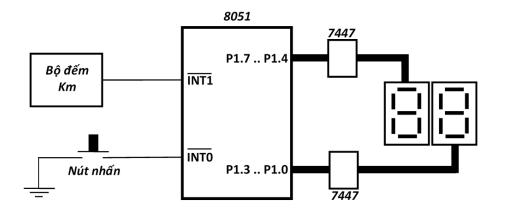
Mạch tính cước taxi là hệ thống vi điều khiển 8051 gồm:

- Nút nhấn: khi nhấn tạo 1 xung cạnh xuống; nối vào vào chân /INTO
- Bộ đếm km: tạo ra 1 xung cạnh xuống khi xe chạy được 1 km; nối vào chân /INT1
- LED 7 đoạn: hiển thị giá tiền tính theo đơn vị Ngàn đồng; có 2 chữ số, nối với Port 1 qua 2 IC giải mã BCD sang LED 7 đoạn 7447

Hoạt động của mạch:

- Ban đầu chưa có khách thì hiến thị giá trị 00
- Khi khách lên xe thì nhấn nút lần 1, xe chạy và tính tiền theo giá 1km là 3 Ngàn đồng (giả sử là giá tiền không vượt quá 99 Ngàn đồng). Chú ý bắt đầu chở khách là đồng hồ nhảy 3 Ngàn đồng, và cứ mỗi 1km thì thêm 3 Ngàn đồng.
- Tới nơi đến, thì nhấn nút lần 2 để chốt giá tiền hiển thị cho khách
- Khách trả tiền xuống xe thì tài xế nhấn nút lần 3 thì trở lại trạng thái ban đầu

Hãy viết chương trình mô tả hoạt động trên (Gợi ý: phần hiển thị giá tiền nên viết trong chương trình chính)




# Kết thúc bài thi HK