



VYSOKÉ UČENÍ TECHNICKÉ V BRNĚ

BRNO UNIVERSITY OF TECHNOLOGY



FAKULTA ELEKTROTECHNIKY A KOMUNIKAČNÍCH
TECHNOLOGIÍ

ÚSTAV MIKROELEKTRONIKY

FACULTY OF ELECTRICAL ENGINEERING AND COMMUNICATION
DEPARTMENT OF MICROELECTRONICS

SEKVENČNÍ OSAZOVÁNÍ POVRCHOVĚ MONTOVANÝCH SOUČÁSTEK

SEQUENTIAL PLACEMENT OF SURFACE MOUNTED DEVIDES

DIPLOMOVÁ PRÁCE

MASTER'S THESIS

AUTOR PRÁCE

AUTHOR

Bc. HYNEK ŠTĚTINA

VEDOUCÍ PRÁCE

SUPERVISOR

Ing. JIŘÍ STARÝ, Ph.D.

BRNO 2015