

DU SYSTEME A LA FONCTION TP N°3: LES SYSTEMES LINEAIRES EN REGIME SINUSOÏDAL

FSE – L1 Mars 2014 <u>D. Achvar</u> <u>Mise à</u> <u>jour</u> <u>A.Khellaf</u>

Il s'agit d'étudier la réponse des circuits linéaires (suite du TP1) en fonction de la fréquence d'une entrée sinusoïdale et de mettre en évidence leur application dans le domaine du filtrage. La réponse en fréquence de chaque système sera commentée et comparée à sa réponse temporelle.

Les questions marquées d'un * doivent être préparées pour le bon déroulement du TP. Pendant la séance, il faut consigner un Compte-rendu de la séance ; afin de vous préparer à l'examen de TP.

Aucun rapport ne vous sera demandé en fin de séance.

. ETUDE DES SYSTEMES DU PREMIER ORDRE

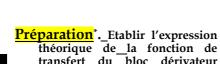
LE POINT DE DEPART

Les systèmes du premier ordre sont les systèmes dont l'évolution dans le temps obéît à une équation différentielle du premier ordre. Par conséquent, nous orientions la première partie de cette étude au système le plus élémentaire, celui qui réalise une simple dérivation dans le temps : le dérivateur (fig.1).

Une petite variation dans le temps L'opérateur « d/dt » trouve immédiatement son sens physique à travers les grandeurs électriques associées à une bobine ou à un condensateur puisque nous avons toujours :

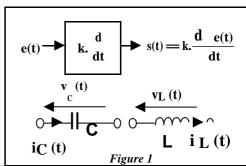
$$v_{L}(t) = L \cdot \frac{d \quad i_{L}(t)}{dt}$$

$$d \quad v_{C}(t)$$





- theorique de_la fonction de transfert du bloc dérivateur (fig.1).
- Q1. Saisir le bloc fonctionnel d'un dérivateur et relever sa réponse dans les plans de Bode au moyen de l'instrument Bode Plotter.
- Commenter l'allure des courbes obtenues et cerner l'influence de la constante de temps k.
- Mêmes expériences pour un intégrateur.
- Vérification : Q0, Q1.



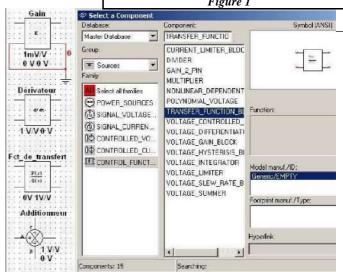


Figure 2 : Saisie de blocs fonctionnels sous MULTISIM12.

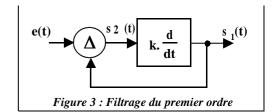
Et l'intégrateur?

FILTRAGE : MODELE THORIQUE

Q*2.De la fonction au système (suite TP1)

Les filtres du 1^{er} ordre peuvent être modélisés par une contre réaction autour de la cellule élémentaire d/dt (fig. 3). Pour modifier la réponse d'un dérivateur d/dt de manière à l'opposer à son entrée. C'est ainsi que nous espérons obtenir un filtrage particulier en retranchant à un signal ses propres «variations» (hautes fréquences) ... puisque nous avons toujours:

$$\forall t$$
 $s_2(t) = e(t) - s_1(t)$ et $s_1(t) = k \cdot \frac{d}{dt} \cdot \frac{s_2(t)}{dt}$



Réponse harmonique

- Quelle est l'expression théorique de la fonction de transfert: G2=S1M/EM?
- Quelle est l'expression de la fréquence de coupure f_c du filtre ?
- Quelle est le filtrage réalisé sur la sortie s2(t)?

Pour cela il faut utiliser la notation complexe $e^{j\alpha}$

- Q3. Saisir les blocs fonctionnels nécessaires à la synthèse de cette opération de filtrage avec k=159. 10-6s.
- Relever les courbes de réponses du filtre dans les plans de Bode en optimisant les axes comme cela est indiqué dans le tableau ci-contre. Justifier les comportements asymptotiques.
- Commenter l'allure des courbes obtenues et cerner l'influence de la constante de temps k.

	Left axis		ax
	G	ф	G _{dB} / φ
Min	-60	-90	1
Max	0	90	10^{6}
Total ticks	12	6	9
Minor	2	3	9
Precision	0	0	0

Réponse

temporelle

Q4. Relever le chronogramme de la sortie s2(t) du filtre pour une entrée carrée d'amplitude 1V et de fréquence f=f_c/10. Effectuer la même expérience pour f=10.f_c. Commentaires : Vérification Q2, Q3 et Q4.

Le filtrage complémentaire

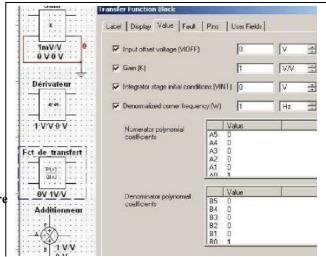
Q5.Remarque. Nous pouvons réaliser le filtrage complémentaire en prélevant la sortie s₁ du filtre. Reproduire alors toutes les études conduites de Q2 à Q3. On notera G₁=S_{1M}/E_M la nouvelle fonction de transfert.

FONCTION DE TRANSFERT

Q6. L'opération de filtrage peut aussi être programmée par la simple saisie d'une fonction de transfert dans MULTISIM10. Il suffit alors d'entrer les coefficients de deux polynômes A(jω) et B(jω) de la variable (j ω ou s) tels que :

$$G(j\omega) = \frac{A(j\omega)}{B(j\omega)}$$

· Programmer la fonction de transfert du filtre passe-haut du premier ordre et relever sa réponse dans les plans de Bode.



LES CIRCUITS **ANALOGIQUES**

Comparer avec Q3 ?

La synthèse du filtre de la figure 3 impose l'implémentation de trois fonctions: • La première étant la dérivation.

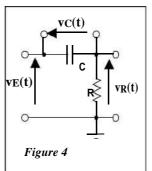
- La seconde \triangle réalisant une différence : $s_2(t) = e(t) s_1(t)$
- La troisième : la conversion (associée au facteur de conversion k) des E/S des différents blocs en grandeurs de même nature (ex : CVI, CIV) dans le cas où ces E/S ne seraient pas de même nature.

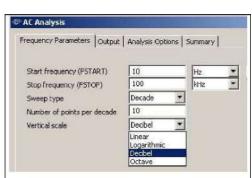
Le circuit de la figure 4 illustre la façon la plus simple de réaliser un filtrage du premier ordre. Dans ce circuit les grandeurs d'E/S sont des tensions et les trois fonctions citées plus haut sont réalisées de la manière suivante :

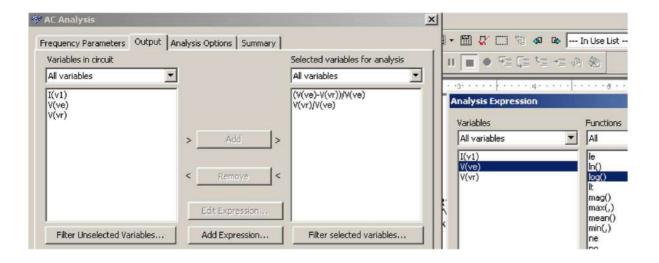
- Le câblage lui-même réalise la fonction de différence puisque : $v_C(t) = v_E(t) v_R(t)$.
- Le condensateur réalise la fonction du dérivateur puisque le courant dans le circuit s'écrit : i(t)=C.dv_C(t)/dt.
- La résistance réalise la fonction d'un CIV puisque vR(t)=R.i(t).

Identifier les deux filtrages réalisés par ce circuit (fig.4).

- Saisir ce filtre avec R=1k Ω et C=159nF.
- Relever les réponses du circuit (VR et VC) après avoir paramétré une Analyse Harmonique (AC Analysis: cf copies d'écrans).







II. ETUDE DES SYSTEMES DU SECOND ORDRE

Préparation*. Etude d'un circuit du II° ordre.

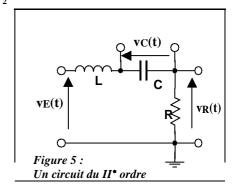
Son modèle fait donc appel à deux éléments (L et C) dont les impédances dépendent des fréquences différemment. Donner les impédances de L et C et en déduire l'impédance Globale du circuit R-L-C : Z

Donner la variation de Z en fonction de la fréquence (ou de ω). Oue remarquez-vous ?

Du circuit à la fonction Contrairement à l'exercice précédent, considérons donc le circuit de la figure 5 ci-contre qui ne diffère du premier que par la présence d'une inductance et partons du circuit pour remonter au modèle du système (sa fonction).

Régime harmonique

Q8.Donner l'expression de VR(t) en fonction de VE(t) : en déduire le coefficient (ou gain) de tension k (ω) = VR(t) /VE(t) Montrer que ce circuit réalise donc un filtrage passe-bande. (La nature du filtrage réalisée par ce circuit est évidente puisque l'amplitude du courant prend sa valeur maximale pour une valeur particulière de la fréquence du signal d'entrée voir la préparation. Par conséquent, ce circuit présente une réponse préférentielle en courant pour ω_0 =(LC)^{-1/2})



2

De la même manière, vers les limites en BF et en HF, l'impédance Z tendant vers l'infinie et le courant tend vers <u>zéro</u> Q9. Saisir le filtre de la figure 5 sous MULTISIM avec C=0,8PF, L=32mH et R=10 Ω .

- Relever les réponses du circuit (VR et VC) après avoir paramétré une Analyse Harmonique (AC analysis). Que remarquez-vous ?
- Comparer avec l'expression théorique : conclusion.
- Mettre la bobine L en parallèle avec le condensateur C.
- Faire une analyse harmonique pour juste VR
- comparer avec la question précédente : conclusion. Vérification
- Mesurer graphiquement la fréquence centrale f₀ de cette réponse ainsi que la pente correspondant à ses asymptotes en BF et en HF. Justifier ces résultats numériques. Commentaires.
- Manipuler la valeur de R de manière à cerner son influence sur la sélectivité du circuit (largeur de la bande passante).

Q10. Générer un signal carré d'amplitude 1V et de fréquence 1kHz à l'entrée du filtre.

- Relever le chronogramme du signal de sortie. Mesurer graphiquement sa fréquence et son amplitude.
- Réaliser les mêmes mesures à 333Hz, puis à 200Hz.
- Commenter ces résultats en considérant la composition spectrale du signal carré.

f Bonus. Synthétiser le même filtre au moyen de deux blocs dérivateur et d'un soustracteur. Manipuler les facteurs k_1 et k_2 de manière à respecter le cahier des charges suivant :

- Bande passante : [100Hz, 15kHz]
- Comportement asymptotique en dehors de la bande passante (+/-20dB/dec).





MODELISATION

DES FILTRES

REPONSE