

# INEL 4215: Proyecto

## Fase 4: Demonstración de Operación del Microprocesador

### Tarea:

En esta fase demostrarán la operación del microprocesador mediante una simulación en Verilog del microprocesador ejecutando tres programas de prueba en código ARM compatible con las especificaciones arquitecturales.

### Entrega:

- Subir a NEO un archivo comprimido con lo siguiente:
  1. Una portada identificando los/las integrantes del grupo (pdf).
  2. Versión final del diagrama de bloque del microprocesador (pdf).
  3. Versión final del diagrama de circuito del microprocesador (pdf).
  4. Versión final de la tabla de señales de control (pdf).
  5. Código final de la implementación del circuito y su correspondiente módulo de prueba en Verilog
- Demostrar ejecución de tres programas de prueba mediante módulo de prueba en Verilog. Cada integrante del grupo debe conocer la organización y operación del microprocesador en detalle de manera que pueda ser capaz de contestar cualquier pregunta relacionada sobre el mismo.
- De manera individual, cada miembro del grupo debe entregar una evaluación de su contribución al proyecto y de la contribución de cada uno de sus compañeros(as). **Sugiera una calificación para cada uno de ellos(as).** Estas evaluaciones deben ser sometidas individualmente.

### Rúbrica:

- Se adjudicarán 28 puntos si se demuestra una operación correcta del primer programa de prueba.
- Se agregarán 3.5 puntos si se demuestra una operación correcta del segundo programa de prueba, siempre, y cuando el primer programa de prueba haya ejecutado correctamente.
- Se agregarán 3.5 puntos si se demuestra una operación correcta del tercer programa de prueba, cuando el primer y el segundo programa de prueba hayan ejecutado correctamente.
- Se podrían adjudicar puntos parciales en caso de que ninguno de los programas corra correctamente dependiendo del nivel de desarrollo del programa de la simulación.