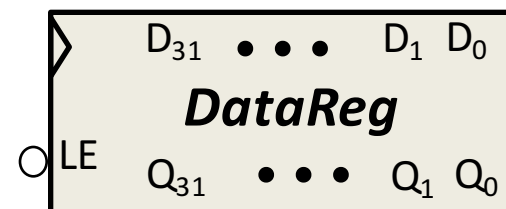
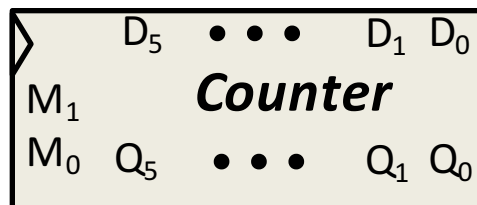


# Diagramas de Bloque y Diagramas de Circuito

# Diagramas de Circuito

- Los diferentes componentes se representan como cajitas rectangulares con todas sus entradas y salidas debidamente identificadas **internamente** de manera alfanumérica.
- En la identificación interna de señales se pueden utilizar nombres de señales que han sido utilizadas internamente en otros componentes.
- En ocasiones cuando las salidas o entradas representan un código o un número se pueden listar solo los dos bits mas significativos y el mas significativo separados con tres bullets.

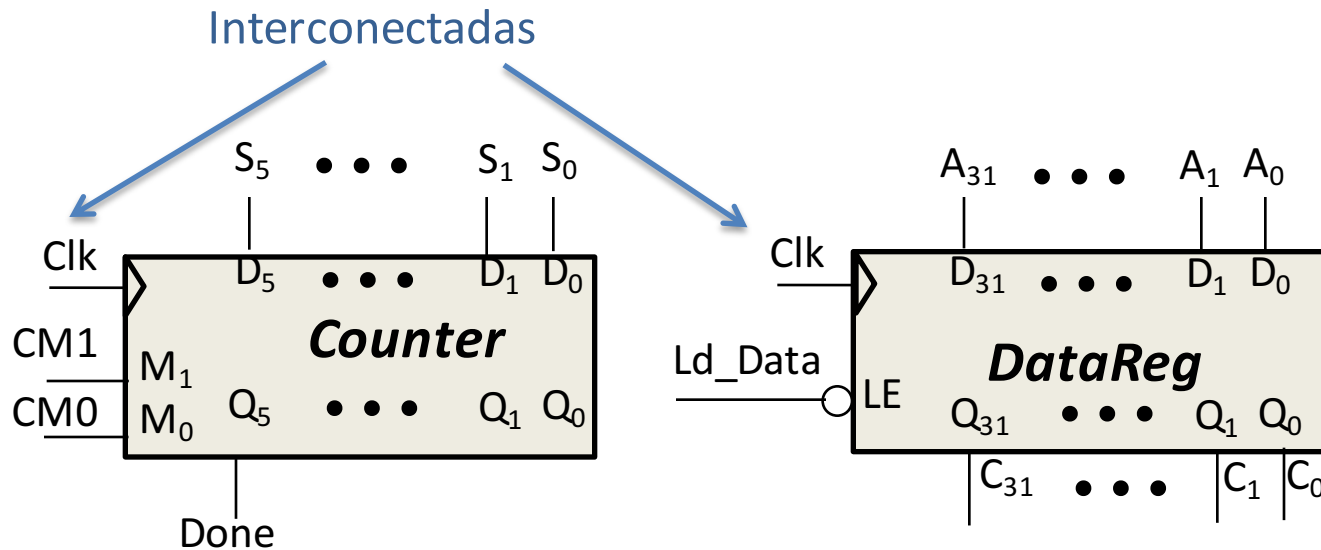
Ejemplos:



# Diagramas de Circuito

- Todas las señales de interconexión externas a los componentes deben ser identificadas de manera alfanumérica (Z, T5, D23, Count, Shift\_Ld, etc.).
- Dos señales externas con la misma identificación alfanumérica se consideran conectadas.

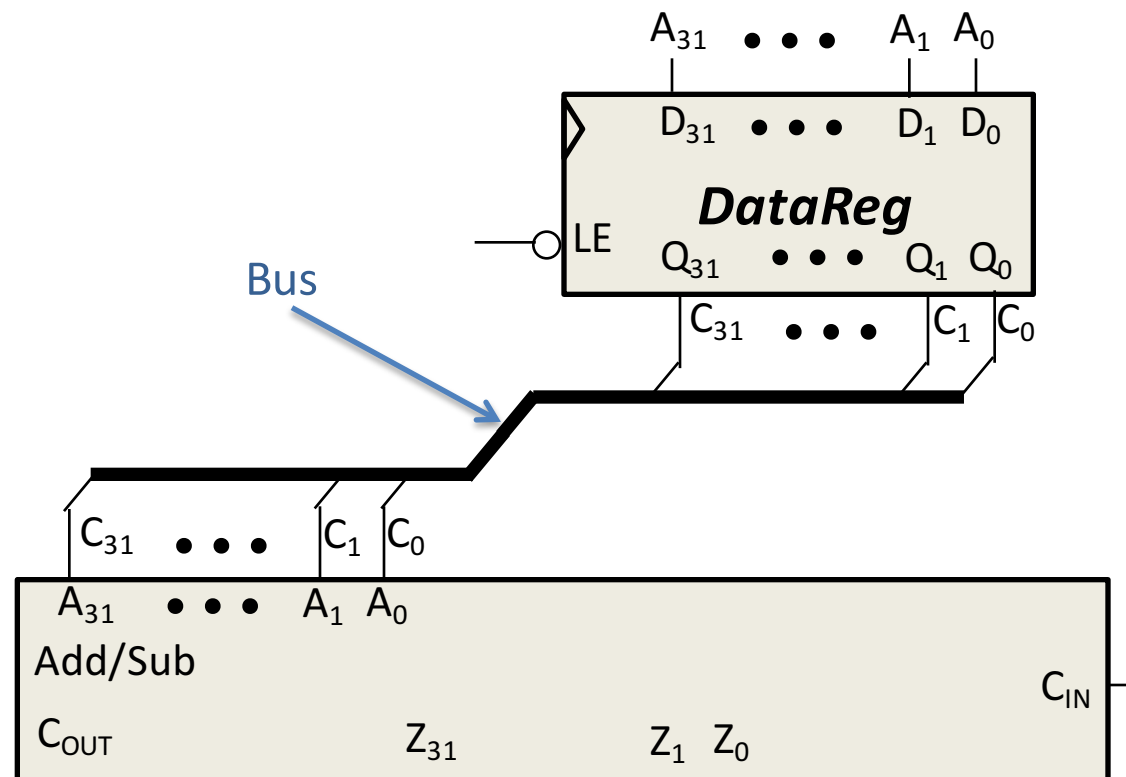
Ejemplos:



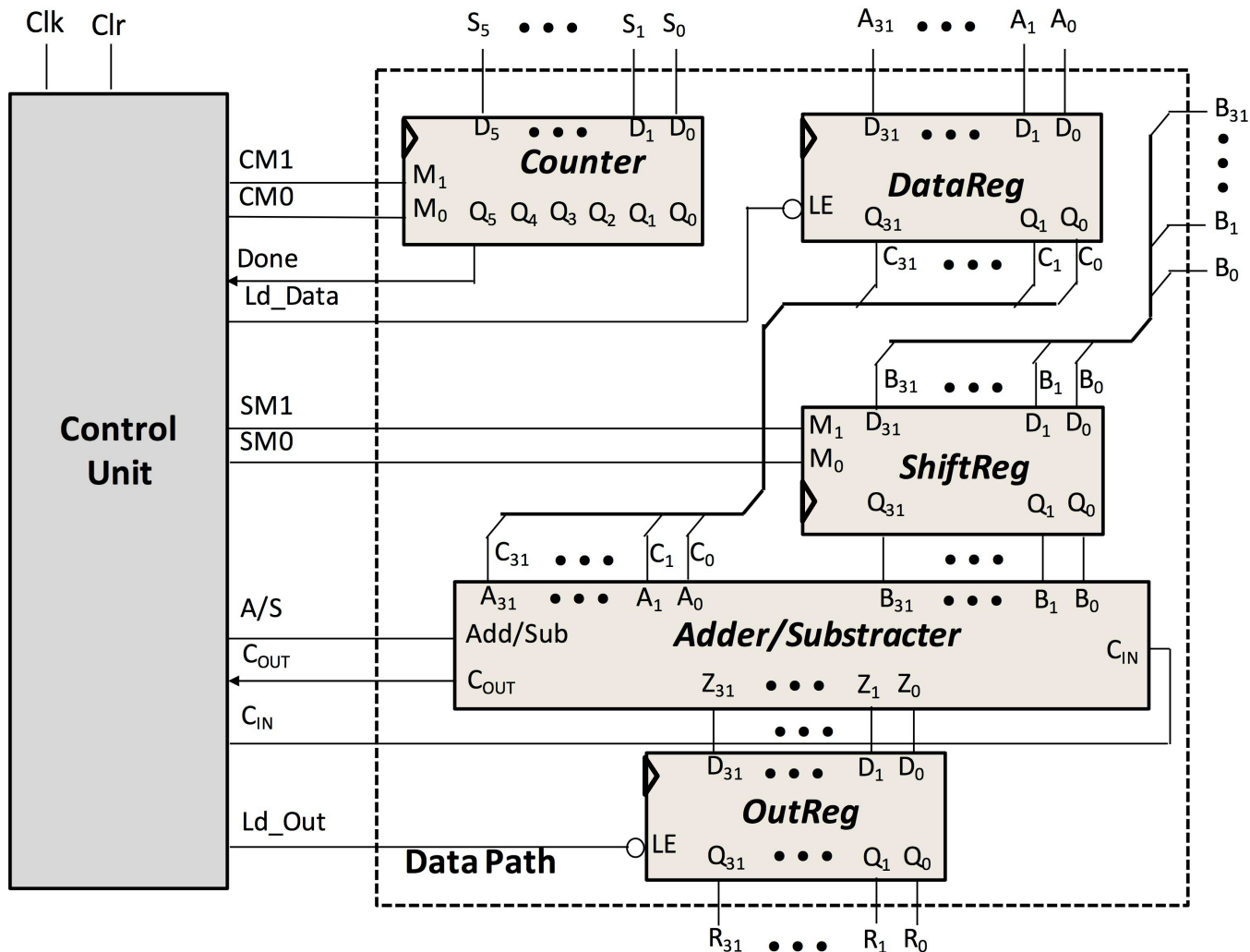
# Diagramas de Circuito

- Grupos de señales relacionadas se pueden representar como un bus (una línea gruesa) siempre y cuando las señales sean identificadas en su origen y destino.

Ejemplo:



# Ejemplo Diagrama de Circuito



# Diagramas de Bloques

- Los diferentes componentes se representan como cajitas rectangulares con las señales de entrada y salida apropiadamente identificadas
- Las señales no hay que identificarlas a nivel de bit. Una señal identificada como A puede representar un grupo de 32 bits ( $A_{31}$ -  $A_0$ ).
- Los buses se representan como franjas gruesas con punta de flecha indicando dirección de la transmisión de la data.

# Ejemplo Diagrama de Bloque

