

54/74247

4线——七段译码器/驱动器(BCD输入, OC,15V)

简要说明:

247 为集电极开路输出的 BCD——七段译码器/驱动器,共有 54/74247 和 54/74LS247 两种线路结构型式。其主要电特性的典型值如下(不同厂家具体值有差别):

型号	I_{OL}	V _{O(OFF)}	P_D
54247/74247	40mA	15V	320mW
54LS247	12mA	15V	35mW
74LS247	24mA	15V	35mW

输出端(a~g)为低电平有效,可直接驱动指示灯或共阳极 LED。

当要求输入 0~15 时,消隐输入(/BI)应为高电平或开路,对于输出 0 时还要求脉冲消隐输入(/RBI)为高电平或开路。

当 BI 为低电电平,不管其它输入端状态如何,a~g均为截止态。

当/RBI 和地址端(A~D)均为低电平,并且灯测试(/LT)为高电平时,a~g均为截止态,脉冲消隐输出(/RBO)为低电平。

当 BI 为高电平开路时,/L T 的低电平可使 $a \sim g$ 为低电平。

引出段符号:

A.B.C.D 译码地址输入端

/BI, /RBO 消隐输入(低电平有效)

脉冲消隐输出(低电平有效)

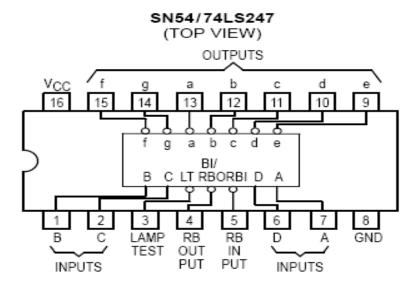
/LT 灯测试输入端(低电平有效)

/RBI 脉冲消隐输入端(低电平有效)

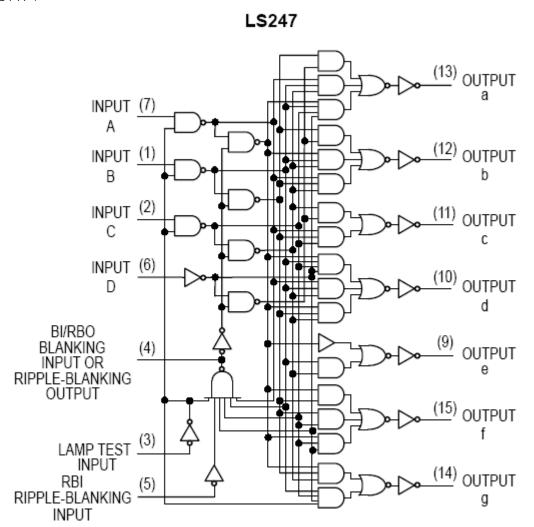
a~g 段输出(低电平有效)

外引线排列:





逻辑图:





极限值:

电源电压 7V 输入电压 54/74247 5.5V 54/74LS247 7V 截止态时流入输出端电流 1mA 工作环境温度 54XXX -55~125℃ 74XXX 0~70℃ 存储温度 -65~150℃

功能表:

DECIMAL OR			INP	UTS			BI/RBO [†]			C	UTPUT	s			NOTE	
FUNCTION	LT	RBI	D	С	В	Α	BI/RBO	a	b	С	d	е	f	g	NOTE	
0 1 2 3	HHHH	H X X		L L L	L H H	LHH	H H H H	ON OFF ON ON	ON ON ON	ON ON OFF ON	ON OFF ON ON	ON OFF ON OFF	ON OFF OFF	OFF OFF ON ON		
4 5 6 7	H H H	X X X	L L L	H H H	L H H	ILIL	H H H	OFF ON ON ON	ON OFF OFF ON	ON ON ON	OFF ON ON OFF	OFF OFF ON OFF	ON ON ON OFF	ON ON OFF	1	
8 9 10 11	H H H	X X X	H H H H	L L L	L H H	L H	H H H	ON ON OFF OFF	ON ON OFF OFF	ON ON OFF ON	ON ON ON	ON OFF ON OFF	ON ON OFF OFF	ON ON		
12 13 14 15	H H H	X X X	H H H H	H H H	L H H	HLHL	H H H H	OFF ON OFF OFF	ON OFF OFF	OFF OFF OFF	OFF ON ON OFF	OFF OFF ON OFF	ON ON ON OFF	ON ON OFF		
BI RBI LT	X H L	X L X	X L X	X L X	X L X	X L X	L L H	OFF OFF ON	OFF OFF ON	OFF OFF ON	OFF OFF ON	OFF OFF ON	OFF OFF ON	OFF OFF ON	2 3 4	

推荐工作条件:

			54247/7424	47	54LS	单位		
		最小	额定	最大	最小	额定	最大	半世
电源电压 Vcc	54	4.5	5	5.5	4.5	5	5.5	V
电源电压 VCC	74	4.75	5	5.25	4.75	5	5.25	V
输入高电平电	输入高电平电V _{iH}				2			V
输入低电平电压	54			0.8			0.7	V
V_{iL}	74			0.8			0.8	V
输出截止电压	0.0			15			15	V
$V_{O(OFF)}$	a~g			13			13	V
输出高电平电流	/BI(/RBO)			-200			-50	mA
I_{OH}	/BI(/KBO)			-200			-30	IIIA



	00	54		40		12	
输出低电平电流	a~g	74		40		24	m A
I_{OL}	BI/R	54		8		1.6	mA
	ВО	74		8		3.2	

动态特性(T_A=25℃)

参	数【2】	测试条件	247	LS247	单位
少	奴	例	最大	最大	中世.
$t_{\rm PLH}$	A~D 到任一 a~g	Vcc =5V	100	100	ns
t_{PHL}	A~D 到工 a~g	$C_L=15pF$	100	100	ns
$t_{\rm PLH}$		$R_L=120 \Omega$	100	100	ns
t _{PHL}	/RBI 到任一 a~g	(LS247 为 665 Ω)	100	100	ns

【2】 t_{PLH}输出由低到高传输延迟时间 t_{PHL}输出由高到低传输延迟时间 静态特性(TA 为工作环境温度范围)

参	 数		测试条件[1]					S247		247	苗台	
少	发 义						最小	最大	最小	最大	单位	
V 输 λ 嵌/	V _{IK} 输入嵌位电压			Vcc=最小				-1.5			V	
V IK 1 m / V h /	<u>, , , , , , , , , , , , , , , , , , , </u>				11	=-18mA				-1.5		
I _{O(OFF)} 输出截 态电流	止 a~;	5	Vcc=最小,V _{IL} =最大, V _{IH} =2V,Vo=15V					250		250	uA	
V _{OH} 输出高 电平电压	BI/RB)	Vcc=最小,V _{IL} = V _{IH} =2V,I _{OH} =				2.4		2.4		V	
V 松山低山	и фиинан			小, V _{IL} =	=最	54		0.4		0.4	V	
VoL輸出低电平电压		大	C,V _{IH} =2V,I _{OL} =最大			74		0.4		0.5	V	
I _I 最大输入电	I _I 最大输入电压时输		除	除 Vcc=最大		V _I =5.5V		1			1	
入电流	Ĺ	BL	$BI/RBO \mid Vcc =$		Vcc-取入 V _I =7V			0.		0.1	mA	
I _{II} 输入高电	ß	È	Vcc	=最大,		$V_{IH}=2.4V$		40			uA	
平电流	BI/F	BO	V_{II}	=2.7V		$V_{IH}=2.7V$				20	uA	
ILL输入低电	BI/F			Vcc	=最大	₹,		-1.6		-0.4	mA	
平电流	BI/F	ВО		V_{IL}	$_{\rm IL}$ =0.4V			-4		-1.2	IIIA	
I _{OS} 输出短路 电流	BI/F	ВО	Vcc=最			<u> </u>		-4	-0.2	-2	mA	
Icc 电》	原电流			Vcc 所有输	=最力 入接。	•		103		13	mA	



[1]: 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。