

# 54/7438

四2输入与非缓冲器(OC)

#### 简要说明

38 为集电极开路输出的四组 2 输入端与非缓冲器(正逻辑),共有 54/7438、54/74S38、54/74LS38 三种线路结构型式,其主要电特性的典型值如下:

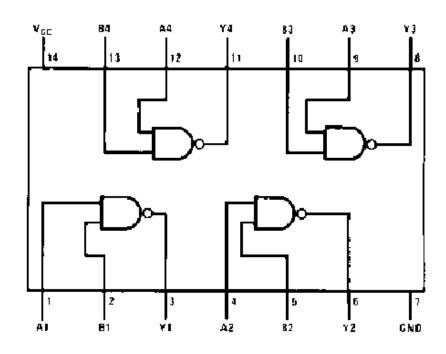
型号	t <sub>PLH</sub>	$t_{phl}$	$P_{\mathrm{D}}$
54/7438	14ns	11ns	98mW
54/74S38	6.5ns	6.5ns	165mW
54/74LS38	20ns	18ns	17mW

### 引出端符号

1A-4A 输入端 1B-4B 输入端

1Y-4Y 输出端

### 逻辑图



双列直插封装

# 极限值 电源电压 7V 输入电压 54/7438、54/74S38. 5.5V 54/74LS38 7V A-B 间电压

三毛电子世界 www.mculib.com



54/7438、54/74S38	.5.5V
输出截止态电压	7V
工作环境温度	
54XXX	55~125℃
74XXX	. 0~70℃
存储温度	

功能表:

### $Y = \overline{AB}$

Inputs		Output
Α	В	Y
L	L	Н
L	Н	Н
H	L	Н
Н	Н	L

### 推荐工作条件:

4-11 - 11 4-11 -											
		5	5438/7438		54S38/74S38		54LS38/74LS38			单位	
		最小	额定	最大	最小	额定	最大	最小	额定	最大	
电源电压 VCC	54	4.5	5	5.5	4.5	5	5.5	4.5	5	5.5	V
	74	4.75	5	5.25	4.75	5	5.25	4.75	5	5.25	
输入高电平电压V	7 <sub>iH</sub>	2			2			2			V
输入低电平电	54			0.8			0.8			0.7	V
压V <sub>iL</sub>	74			0.8			0.8			0.8	
输出截止态电压V	/ <sub>O(OFF)</sub>			5.5			5.5			5.5	V
输出低电平电	54			48			60			12	mA
流I <sub>OL</sub>	74			48			60			24	

# 静态特性(TA 为工作环境温度范围)

S的								
参数	测试条件[1]			<b>'</b> 38	'S38	'LS38	单位	
参数	侧瓜	侧瓜条件			最大	最大		
Vik输入嵌位电压	Vcc=最小	$I_{ik}=-1$	$I_{ik}=-12mA$				V	
VIK制八跃世上上	VCC=取力・	$I_{ik}=-1$	$I_{ik}=-18mA$		-1.2	-1.5		
I <sub>O(OFF)</sub> 输出截止态电流	Vcc=最小V <sub>IL</sub> =最大, V <sub>O</sub> =5.5V			250	250	250	$\mu$ A	
77 松山瓜由亚由正	Vcc=最小,V <sub>IH</sub> =2V,I <sub>OL</sub> = 54		0.4	0.5	0.4	V		
V <sub>OL</sub> 输出低电平电压	最大		74	0.4	0.5	0.5		
I <sub>t</sub> 最大输入电压时输入电流	Vcc=最大	$V_{I} = 5.5$	$V_{\rm I}=5.5{\rm V}$		1		mA	
II取入相八电压时相八电机	VCC一取入	$V_{I}=7V$	V <sub>I</sub> =7V			0.1		
I <sub>II</sub> 输入高电平电流	Vcc=最大	$V_{IH}=2.$	$V_{IH}=2.4V$				$\mu$ A	
珊柳八同屯「屯抓	*に一取八	$V_{IH}=2$ .	$V_{IH}=2.7V$		100	20		
I <sub>IL</sub> 输入低电平电流	Vcc=最大	$V_{IL}=0.4$	$V_{IL}=0.4V$			-0.4	mA	
	VCC一取入	$V_{IL}=0.1$	$V_{\rm IL}=0.5V$		-4			
I <sub>CCH</sub> 输出高电平时电源电流		Vcc=最	大	8.5	36	2	mA	
I <sub>CCL</sub> 输出低电平时电源电流		Vcc=最	Vcc=最大		80	12	mA	

[1]: 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。



## 动态特性(T<sub>A</sub>=25℃)

1410.11 1T(14 TO 0)					
参数	测 试 条 件	<b>'</b> 38	'S38	'LS38	单位
		最大	最大	最大	
t <sub>PLH</sub> 输出由低到高传输延迟时间	Vcc =5V,C <sub>L</sub> =45Pf('S38 为	20	10	32	ns
t <sub>PHL</sub> 输出由高到低传输延迟时间	50Pf),R <sub>L</sub> =133Ω('S38 为 93Ω,'LS38 为 667Ω)	18	10	28	ns

三毛电子世界 www.mculib.com