# 附录 C 计算机组成原理研究生入学统考大纲 I 考查目标

计算机学科专业基础综合考试涵盖数据结构、计算机组成原理、操作系统和计算机网络等学 科专业基础课程。要求考生比较系统地掌握上述专业基础课程的概念、基本原理和方法,能 够运用所学的基本原理和基本方法分析、判断和解决有关理论问题和实际问题。

## II 考试形式和试卷结构

- 一、 试卷满分及考试时间 本试卷满分为 150 分, 考试时间为 180 分钟
- 二、 答题方式 答题方式为闭卷、笔试
- 三、 试卷内容结构

数据结构 45 分 计算机组成原理 45 分 操作系统 35 分 计算机网络 25 分

四、 试卷题型结构

单项选择题 80 分(40 小题, 没小题 2 分) 综合应用题 70 分

## Ⅲ 计算机组成原理考查范围

#### [考査目标]

- 1.理解单处理器计算机系统中各部件的内部工作原理、组成结构以及相互连接方式。具有完整的计算机系统的整体概念.
  - 2.理解计算机系统层次化结构概念,熟悉硬件与软件之间的界面,掌握指令集体系结构的基本知识和基本实现方法。
- 3.能够运用计算机组成的基本原理和基本方法,对有关计算机硬件系统中的理论和实际问题进行计算、分析,并能对一些基本部件进行简单设计.

#### 一、计算机系统概述

- (一) 计算机发展历程
- (二) 计算机系统层次结构
- 1. 计算机硬件的基本组成
- 2. 计算机软件的分类
- 3. 计算机的工作过程
- (三) 计算机性能指标

吞吐量、响应时间; CPU 时钟周期、 主频、CPI、CPU 执行时间:

MIPS, MFLOPS.

- 二、数据的表示和运算
- (一) 数制与编码
- 1.进位计数制及其相互转换
- 2.真值和机器数
- 3.BCD 码
- 4.字符与字符串
- 5.校验码
- (二) 定点数的表示和运算
- 1.定点数的表示

无符号数的表示: 有符号数的表示

#### 2.定点数的运算

定点数的位移运算;原码定点数的加/减运算;

补码定点数的加/减运算;定点数的乘/除运算;溢出概念和判别方法。

- (三) 浮点数的表示和运算
- 1. 浮点数的表示范围; IEEE754 标准
- 2. 浮点数的加/减运算
- (四) 算术逻辑单元 ALU
- 1.串行加法器和并行加法器
- 2.算术逻辑单元 ALU 的功能和机构
- 三、存储器层次结构
- (一) 存储器的分类
- (二) 存储器的层次结构
- (三) 半导体随机存取存储器
  - 1.SRAM 存储器的工作原理
  - 2.DRAM 存储器的工作原理
- (四) 只读存储器
- (五) 主存储器与 CPU 的连接
- (六)双口 RAM 和多模块存储器

- (七) 高速缓冲存储器 (Cache)
- 1.程序访问的局部性
- 2. Cache 的基本工作原理
- 3. Cache 和主存之间的映射方式
- 4. Cache 中主存块的替换算法
- 5. Cache 写策略
- (八) 虚拟存储器
- 1. 虚拟存储器的基本概念
- 2.页式虚拟存储器
- 3.段式虚拟存储器
- 4. 段页式虚拟存储器
- 5.TLB(快表)
- 四、指令系统
- (一) 指令格式
- 1. 指令的基本格式
- 2.定长操作码指令格式
- 3.扩展操作码指令格式
- (二)指令的寻址方式
- 1.有效地址的概念
- 2.数据寻址和指令寻址
- 3.常见寻址方式
- (三) CISC 和 RISC 的基本概念
- 五、中央处理器 (CPU)
- (一) CPU 的功能和基本结构
- (二) 指令执行过程
- (三)数据通路的功能和基本结构
- (四) 控制器的功能和工作原理
- 1.硬布线控制器
- 微程序控制器 微程序、微指令和微命令; 微指令的编码方式: 微地址的形
- 成方式 (五)指令流水线
- 1. 指令流水线的基本概念

### 2.超标量和动态流水线的基本概念 六、总线

- (一) 总线概述
- 1. 总线的基本概念
- 2. 总线的分类
- 3. 总线的组成及性能指标
- (二) 总线仲裁
- 1.集中仲裁方式
- 2.分布仲裁方式
- (三) 总线操作和定时
- 1.同步定时方式
- 2.异步定时方式
- (四) 总线标准

#### 七、输入输出(1/0)系统

- (一) 1/0 系统基本概念
- (二) 外部设备
- 1. 输入设备: 键盘、鼠标
- 2. 输出设备:显示器、打印机
- 3.外存储器: 硬盘存储器、磁盘阵 列、光盘存储器
- (三) 1/0接口(1/0控制器)
- 1. 1/0 接口的功能和基本结构
- 2. 1/0 端口及其编址
- (四) 1/0 方式
- 1.程序查询方式
- 2. 程序中断方式

中断的基本概念;中断响应过程;中断处理过程;多重中断和中断屏蔽的概念

3.DMA 方式

DMA 控制器的组成; DMA 传送过程。

4.通道方式。

(说明:本大纲来自教育部考试中心、中国学位与研究生教育学会工科工作委员会)

计算机组成原理国家级精品课程网址:

http://www.cs bupt.cn/eschool