

## 54/74280

9位奇偶产生器/校验器

简要说明:

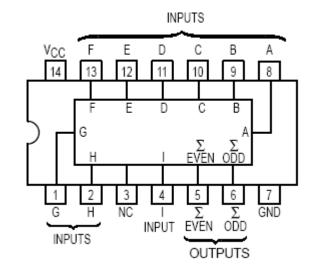
280 为 9 位奇偶产生器/校验器, 共有 54/74S280 和 54/74LS280 两种线路结构型式,其主要电器特性的典型值如下(不同厂家具体值有差别):

型号	$t_{\mathrm{PD}}$	$P_D$
54S280/74S280	13ns	335mW
54LS280/74LS280	31ns	80mW

280有9个数据位(A~I)及奇、偶输出 $\Sigma$ EVEN,  $\Sigma$ ODD。通过级联可扩展子长。引出端符号:

 $A \sim I$  数据输入端  $\Sigma$  EVEN 偶输出端  $\Sigma$  ODD 奇输出端

#### 外部管腿图:



#### 功能表:

NUMBER OF INPUTS A	OUTPUTS			
THRU 1 THAT ARE HIGH	ΣEVEN	$\Sigma ODD$		
0, 2, 4, 6, 8 1, 3, 5, 7, 9	H L	L		

H = HIGH Level, L = LOW Level

#### 极限值:

电源电压		7V
输入电压		
54/749	3280	5 5V

三毛电子世界 www.mculib.com



 54/74LS280
 7V

 截止态时流入输出端电流
 1mA

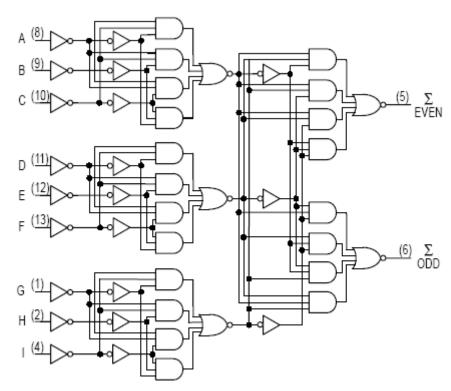
工作环境温度

 54XXX
 -55~125℃

 54XXX
 0~70℃

 存储温度
 -65~150℃

### 逻辑图:



#### 推荐工作条件:

1E.I1 T. IL W. II •								
		54S280/74S280			54LS280/74LS280			出 /-:
		最小	额定	最大	最小	额定	最大	单位
电源电压 Vcc	54	4.5	5	5.5	4.5	5	5.5	V
电你电压 VCC	74	4.75	5	5.25	4.75	5	5.25	V
输入高电平电压V <sub>iH</sub>		2			2			V
输入低电平电压V <sub>iL</sub>	54			0.8			0.7	V
和八瓜电丁电压 ViL	74			0.8			0.8	v
输出高电平电流I <sub>OH</sub>				-1000			-400	uA
输出低电平电流IoL	54			20			4	m A
	74			20			8	mA

静态特性(TA为工作环境温度范围)

三毛电子世界 www.mculib.com



参数	测试条件[1]		S280		LS280		苗島	
参	例 瓜 宋 什			最小	最大	最小	最大	単位
V <sub>IK</sub> 输入嵌位电压	Vcc=最小,I <sub>ik</sub> =-18mA				-1.2		-1.5	V
V <sub>OH</sub> 输出高电平电压	Vcc=最小,V <sub>IL</sub> =最力	Ξ,	54	2.5		2.5		V
VOH和山向电干电压	V <sub>IH</sub> =2V,I <sub>OH</sub> =最大   74		74	2.7		2.7		V
Vor輸出低电平电压	Vcc=最小,V <sub>IL</sub> =最大	.,	54		0.5		0.4	V
VoL棚出版电干电压	V <sub>IH</sub> =2V,I <sub>OL</sub> =最大		74		0.5		0.5	V
I <sub>I</sub> 最大输入电压时输入	Vcc=最大	V <sub>I</sub> =	5.5V		1			- m A
电流	VCC一取入	V <sub>I</sub> =	=7V				0.1	mA
Im输入低电平电流	K电平电流 Vcc=最大 V <sub>IL</sub> =0.4V				-0.4	mA		
THAM/YIK 电十电机		V <sub>IL</sub> =	=0.5V		-2			1117-1
ILL输入高电平电流	Vcc=最大,V <sub>IH</sub> =2.7V				50		20	uA
Icc 电源电流	Vcc=最大 所有输入接地		54		99		27	m A
ICC 电源电视			74		105		27	mA
Ios输出短路电流	Vcc=最大		-40	-100	-20	-100	mA	

# [1]: 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。 动态特性( $T_A=25$ $^{\circ}$ C)

参	数[2]	测试条件	S280	LS280	单位	
少	奴	例 低 条 件	最大	最大	半世	
$t_{PLH}$	A~I 到∑EVEN	$C_L=15pF$	21	50	n.a	
$t_{ m PHL}$	A~I 到 Z E V E N	Vcc = 5V	18	45	ns	
$t_{PLH}$	A~I 到∑ODD	R <sub>L</sub> =280Ω (LS280 为 2k Ω)	21	35	ne	
$t_{ m PHL}$	A~I 刘 Z UDD		18	50	ns	

[2] t<sub>PLH</sub>输出由低到高传输延迟时间 t<sub>PHL</sub>输出由高到低传输延迟时间

三毛电子世界 www.mculib.com