

54/7454

四路输入与或非门

简要说明

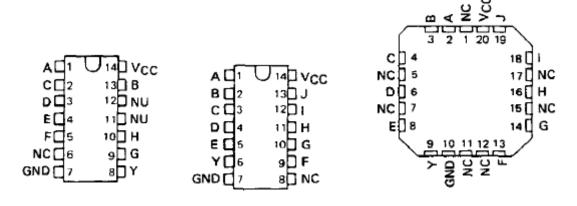
54 为与或非门(正逻辑),其中 54/7454 是 2-2-2-2 输入端,54/74H54 是 2-2-3-2 输入端,54/74LS54 是 2-3-3-2 输入端,其主要电特性的典型值如下:

型号	t_{PLH}	$t_{ m PHL}$	P_{D}
54/7454	13ns	8ns	23mW
54/74LS54	12ns	12.5ns	5mW

引出端符号

A-H('H54 为 I, 'LS 为 J) 输入端 Y 输出端

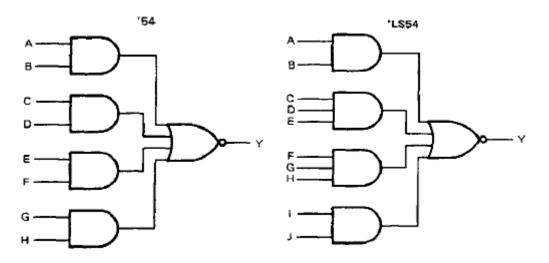
逻辑图



54/7454 双列直插封装

'LS54 双列直插封装

'LS54PLCC 封装



三毛电子世界 www.mculib.com



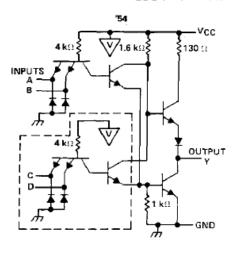
极限值

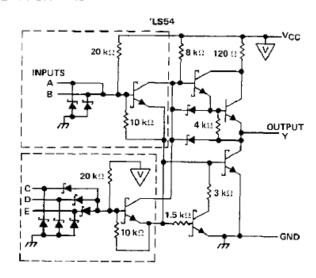
电源电压	7V
输入电压	
54/7454	5.5V
54/74LS54	7V
A-B,C-D,E-F,G-H 间电压	
54/7454	5.5V
工作环境温度	
54XXX	55~545℃
74XXX	. 0~70℃
存储温度	-65~150°C

原理图:

'54 Y =
$$\overline{AB + CD + EF + GH}$$

LS54 Y = $\overline{AB + CDE + FGH + IJ}$





推荐工作条件:

		5454/7454		54LS54/74LS54			单位	
		最小	额定	最大	最小	额定	最大	
电源电压V _{CC}	54	4.5	5	5.5	4.5	5	5.5	V
	74	4.75	5	5.25	4.75	5	5.25	
输入高电平电压VIII		2			2			V
输入低电平电压VⅡ	54			0.8			0.7	V
	74			0.8			0.8	
输出高电平电流I _{OH}				-400			-400	uA
输出低电平电流I _{OL}	54			16			4	mA
	74			16			8	

三毛电子世界 www.mculib.com



静态特性(TA 为工作环境温度范围)

参数	测试条件口		' 54		'LS54		单位	
多 剱			最小	最大	最小	最大		
Vik输入嵌位电压	Vcc=最小	I _{ik} =-12mA			-1.5			V
VIK棚八跃位电压	VCC=取力	I_{ik} =-18mA					-1.5	
V _{OH} 输出高电平电压	Vcc = 最小 V _{IL} =最大		2.4		2.5		V	
	I _{OH} =最大		74	2.4		2.7		
VoL输出低电平电压	Vcc=最小,V _{IH} =2V, 54			0.4		0.4	V	
	I _{OL} =最大		74		0.4		0.5	
I ₁ 最大输入电压时输入电流	Vcc=最大	$V_{I}=$	5.5V		1			mA
II取入相入电压时相入电机	VCC一取入	V_{I}	=7V				0.1	
Im输入高电平电流	Vcc=最大	V_{IH}	=2.4V		40			uA
1111個八同七十七机	VCC一取入	V_{IH}	=2.7V				20	
IⅢ输入低电平电流	Vcc=最大,V _{IL} =0.4V			-1.6		-0.4	mA	
Ios输出短路电流	Vcc=最大		54	-20	-55	-20	-100	mA
	₩ ₩ ₩ ₩ ₩		74	-18	-55	-20	-100	
I _{CCH} 输出高电平时电源电流		Vcc=	最大		8		1.6	mA
I _{CCL} 输出低电平时电源电流		Vcc=	最大		9.5		2	mA

[1]: 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。

动态特性(T_A=25℃)

参数	测试条件	' 54	LS54	单位
		最大	最大	
t _{PLH} 输出由低到高传输延迟时间	$Vcc = 5V, C_L = 15Pf, R_L = 400 \Omega$	22	20	ns
t _{PHL} 输出由高到低传输延迟时间	('LS54 为 2K Ω)	15	20	ns

三毛电子世界 www.mculib.com