

54/74368

六反相总线驱动器(3S,两组控制) 简要说明:

368 为三态输出的六组反相总线驱动器,共有 54/74368 和 54/74LS368 两种线路结构型式,其主要电器特性的典型值如下(不同厂家具体值有差别):

型号	$t_{\rm PLH}$	$t_{ m phl}$	P_D
54368/74368	17ns	16ns	265mW
54LS368/74LS368	7ns	12ns	60mW

368 和 366 的差别在三态允许控制,366 为公共控制,368 为分别控制。引出端符号:

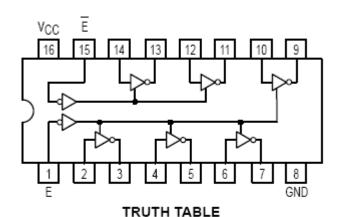
D 输入端

E 三态允许端(低电平有效)

Y 输出端

外部管腿图和真值表:

SN54/74LS368A HEX 3-STATE INVERTER BUFFER SEPARATE 2-BIT AND 4-BIT SECTIONS



极限值:

电源电压 7V 输入电压 54/74368..... 5.5V

三毛电子世界 www.mculib.com



54/74LS368.....7V输出高阻态时高电平电压5.5V

工作环境温度

 54XXX
 -55~125℃

 74XXX
 0~70℃

 存储温度
 -65~150℃

推荐工作条件:

			54/74368		5-	角层			
		最小	额定	最大	最小	额定	最大	单位	
电源电压 Vcc	54	4.5	5	5.5	4.5	5	5.5	V	
电你电压 VCC	74	4.75	5	5.25	4.75	5	5.25	V	
输入高电平电压V _{iH}		2			2			V	
输入低电平电压V _{iL}	54			0.8			0.7	V	
柳八阪电↑电压▼正	74			0.8			0.8		
输出高电平电流I _{OH}	54			-2			-1	mA	
	74			-5.2			-2.6		
输出低电平电流IoL	54			32			12	m A	
	74			32			24	mA	

静态特性(TA为工作环境温度范围)

参数		测试条件[1]			368		LS368		出户	
					最小	最大	最小	最大	单位	
V _{IK} 输入嵌位电压		Vcc=最小	I_{ik} =-12mA			-1.5			V	
VIKAM/VAX DE A	<u> </u>	VCC-4X/1	I_{ik} =-18mA					-1.5	v	
V _{OH} 输出高电平电压		Vcc=最小,V _{IL} =最大, I _{OH} =最 大		2.4		2.4		V		
v 松山优市立	45	Vcc=最小,V _{IL} =最大 54			0.4		0.4	3.7		
V _{OL} 输出低电平电压		V _{IH} =2V,I _{OL} =最大 74			0.4		0.5	V		
I _I 最大输入电压印	I _I 最大输入电压时输入		Vcc=最大		5.5V		1			1
电流		VCC一取入		V_{I}	=7V				0.1	mA
L输λ高由平	Im输入高电平电流			V _{IH} :	=2.4V		40			uA
IH和八向七十	11.01L	Vcc=最大,		$V_{IH}=2.7V$					20	uA
I _{IL} 输入低电平 电流 E	D		Ea或Eb接 2V, V _{IL} =0.5V			-40		-20		
	Vc Vc	Vcc=最大	Ea或Eb接 0.4V,V _{II} =0.4V			-1.6		-0.4	mA	
	Е		V _{IL} =0.4V			-1.6		-0.4	-	
I _{OZH} 输出高阻态时高 电平电流		Vcc=最大,V _{II}	$_{1}=2V$, $V_{0}=2.4V$			40		20	uA	

三毛电子世界 www.mculib.com



I _{OZL} 输出高阻态时低 电平电流	Vcc=最大,V _{IH} =2V ,V ₀ = 0.4V,V _{IL} =最大		-40		-20	uA
Ios输出短路电流	Vcc=最大	-40	-130	-40	-225	mA
Icc 电源电流	Vcc=最大,Ea、Eb 接 4.5V,I 均 接地		77		21	mA

[1]: 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。

动态特性(T_A=25℃)

参	数[2]	测试条件	368	LS368	单位	
少		侧以来什	最大	最大	平位	
	t_{PLH}	Vcc =5V	17	15	ne	
$t_{ m PHL}$		R _L =400 Ω (LS368 为 667	16	18	ns	
	t_{PZH}	Ω)	35	35		
	t_{PZL}	C _L =50pF(LS368 为 45pF)	37	45	ns	
	t_{PHZ}	Vcc =5V	11	32		
	$t_{\rm PLZ}$	R _L =400 Ω (LS368 为 667			ns	
		Ω)	27	35	113	
		$C_L=5pF$				

[2] t_{PLH}输出由低到高传输延迟时间 t_{PHL}输出由高到低传输延迟时间 t_{PZH}输出由高阻态到高允许时间 t_{PZL}输出由高阻态到低允许时间 t_{PHZ}输出由高到高阻态禁止时间 t_{PLZ}输出由低到高阻态禁止时间

三毛电子世界 www.mculib.com