

# 54/74377

双2位D触发器

简要说明:

54/74LS377 为八 D 边沿触发器,其主要电特性的典型值如下(具体厂家有可能不是完全一至):

型号	$f_{m}$	$P_D$
54/74LS377	40MHz	85mW

当允许控制端/E 为低电平时,时钟端(CP)脉冲上升沿作用下,输出端 Q 与数据端 D 相一致。当 CP 为高电平或者低电平时,D 对 Q 没影响。

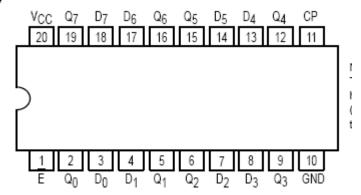
引出端符号:

/E 允许控制端(低电平有效)

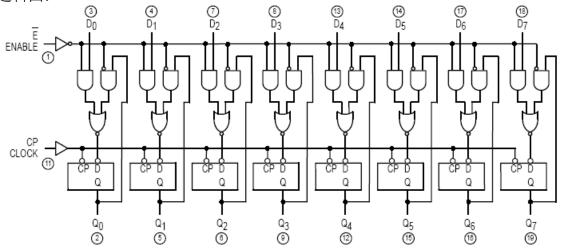
D0~D7数据输入端Q0~Q7数据输出端

CP 时钟输入端(上升沿有效)

#### 外接管腿;



#### 逻辑图:



三毛电子世界 www.mculib.com



#### 功能表:

Ē	CP	Dn	Qn	Qn
Н	\	Х	No Change	No Change
L	\	Н	Н	L
L	[	L	L	Н

L = LOW Voltage Level

H = HIGH Voltage Level

X = Immaterial

## 极限值:

电源电压		7V
输入电压		7V
工作环境温	度	
54LS	377	-55~125℃
74LS	377	0~70℃
存储温度		-65~150°C

## 推荐工作条件:

<u> </u>						
				54/74LS377		
			最小	额定	最大	单位
电源电压	Voc	54	4.5	5	5.5	V
电你电压	VCC	74	4.75	5	5.25	V
输入高电-	平电压V <sub>iH</sub>		2			V
输入低电平	<b>中区77</b>	54			0.7	V
柳八瓜电丁	也止V <sub>iL</sub>	74			0.8	V
输出高电平电流I <sub>OH</sub>				-400	uA	
绘山低由亚	输出低电平电流I <sub>OL</sub> 54				4	mA
柳山以电门	七 <i>小</i> 匠IOL	74			8	IIIA
时钟频	草率 fcp		0		30	MHz
脉冲宽度tw	脉冲宽度t <sub>w</sub> CP		20			ns
	D0~D7	D0~D7				
保持时间t <sub>H</sub>	/E 有效态		25 ↑			ns
	/E 无效态		10 ↑			
建立时间t <sub>set</sub>	D0~D7,/E		5 ↑	_		ns

### 静态特性(TA为工作环境温度范围)

参数	测试多件[1]	LS377		单位
	测试条件***	最小	最大	早位
V <sub>IK</sub> 输入嵌位电压	Vcc=最小,I <sub>ik</sub> =-18mA		-1.5	V

三毛电子世界 www.mculib.com



V <sub>OH</sub> 输出高电平电压	Vcc=最小,V <sub>IL</sub> =最大, I <sub>OH</sub> =400uA,V <sub>IH</sub> =2V	54 74	2.5 2.7		V
V <sub>OL</sub> 输出低电平电压	Vcc=最小,V <sub>IL</sub> =最大, I <sub>OL</sub> =最 大,V <sub>IH</sub> =2V	54 74		0.4	V
I <sub>I</sub> 最大输入电压时输入电流	Vcc=最大,V <sub>IH</sub> =7V			0.1	mA
I <sub>II</sub> 输入高电平电流	Vcc=最大,V <sub>IH</sub> =2.7V			20	uA
I <sub>IL</sub> 输入低电平电流	Vcc=最大,V <sub>IL</sub> =0.4V			-0.4	mA
Ios输出短路电流	Vcc=最大		-20	-100	mA
Icc 电源电流	Vcc=最大,CP瞬间接地后接 4.5V,其余所有输入接地			28	mA

[1]: 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。

### 动态特性(T<sub>A</sub>=25℃)

参	数【2】	测计友州	LS.	单位		
	数 21		最小	最大	半世	
$f_1$	nax	Vcc =5V	30		MHz	
$t_{\rm PLH}$	CP 到	$R_L=2K \Omega$		27	***	
$t_{PHL}$	Q0~Q7	$C_L=15pF$		27	ns	

[2] t<sub>PLH</sub>输出由低到高传输延迟时间 t<sub>PHL</sub>输出由高到低传输延迟时间

三毛电子世界 www.mculib.com