

54/74261

2位 x4位并行二进制乘法器(锁存器输出)

简要说明:

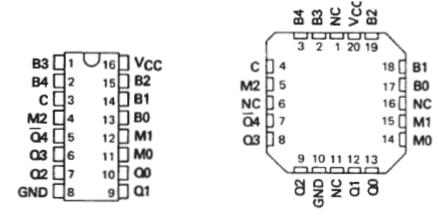
54/74LS261 为 2 位 x4 位并行二进制乘法器,其主要电特性的典型值如下(具体厂家有可能不是完全一至):

型号	t _{PLH} (B到Q)	P_D
54LS261/74LS261	27ns	108mW

该器件以补码形式执行两位一乘操作,输出部分积以反码表示。 引出端符号:

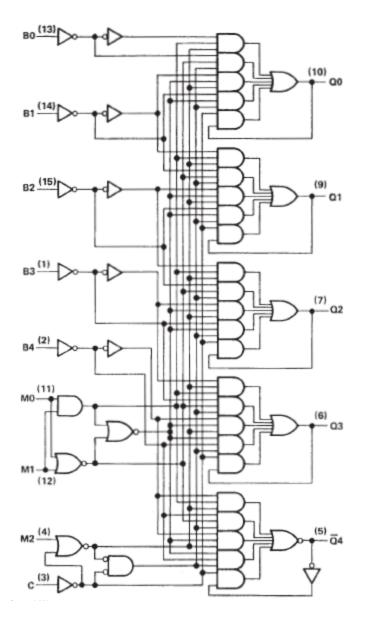
$M0\sim M2$	乘数输入端
B0~B4	被乘数输入端
/Q4,Q3~Q0	部分积输出端
E	锁存控制端

外接端口:



逻辑图:





真值表:

INPUTS			OUTPUTS					
LATCH	MULTIPLIER		Q4	Q3	Q2	01	QO	
C	M2	M1	МО	4	u3	uz	Q1	40
L	×	×	×	Q4 ₀	030	Q2 ₀	Q1 ₀	ao_0
н	L	L	L	н	L	L	L	L.
н	L	L	н	B4	B4	83	B2	B1
н	TL.	н	L	B4	B4	вз	B2	B1
н	L	н	н	B4	вз	B2	B1	во
н	н	L	L	В4	B3	B2	B1	BO
н	н	L	н	В4	B4	B3	B 2	B ₁
н	н	н	L	84	B 4	B3	<u>B</u> 2	B1
н	н	н	н	н	L	L	L	L

极限值:



ns

ns

ns

电源电压	7V
输入电压	7V
工作环境温度	
54S261	-55~125℃
74S261	0~70℃
存储温度	-65~150°C
推荐工作条件:	

54S261/74S261 单位 最小 最大 额定 54 4.5 5 5.5 电源电压 Vcc V 74 4.75 5 5.25 输入高电平电压ViH V 54 0.7 输入低电平电压ViL V 74 0.8 输出高电平电流IOH -400 mA 54 4 输出低电平电流IoL mA74

25

17 1

15 1

0 1

0 1

Е

M0~M2

B0~B4

M0~M2

B0~B4

动态特性:

参	数 [2]	测试条件	LS261	单位
多	女人 女人	例 从 宋 什	最大	半世
t_{PLH}	E 到任一 Q		35	ns
$t_{ m PHL}$		$Vcc = 5V$ $R_L = 2k \Omega$ $C_L = 15pF$	30	
t_{PLH}	任一M到任一Q		40	ns
t_{PHL}			35	
t_{PLH}	任一B到任一Q		42	200
$t_{ m PHL}$	在 B 到在 Q		37	ns

t_{PLH}输出由低到高传输延迟时间 t_{PHL}输出由高到低传输延迟时间

静态特性(TA为工作环境温度范围)

脉冲宽度tw

建立时间tset

保持时间tH



参数	测试条件[1]		LS261		单位	
少	侧瓜余件			最小	最大	
V _{IK} 输入嵌位电压	Vcc=最小,I _{ik} =-18mA				-1.5	V
VoH输出高电平电压	Vcc=最小,V _{IL} =最大,I _{OH} 54			2.4		V
VOH側山同电「电压	$=-400 \text{uA}, V_{\text{IH}}=2V$ 74			2.7		
Vor輸出低电平电压	Vcc=最小, V _{IL} =最大, 54		54		0.4	V
VOL制山队电干电压	V _{IH} =2V, I _{OH} =最大 74				0.5	
I _I 最大输入电压时输	Vcc=最大V ₁₁₁ -7V),M1		0.2	mA
入电流			注输入		0.1	ША
Im输入高电平电流	Vcc=最大,V _{IH} =2.7V M),M1		40	uA
III·他/八向电 电视	VCC一取入,V _{IH} =2.7V 其	其余	注输入		20	uA
I⊥输入低电平电流	Vcc=最大 V _n =0.4V ──	MO),M1		-0.8	mA
		其余	注输入	-0.4		ША
Ios输出短路电流	Vcc=最大			-20	-100	mA
Icc 电源电流	Vcc=最大,所有输出尽可能		54		38	A
	接地		74		40	mA

[1]: 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。