

# 54/74240

八三态反相缓冲器/线驱动器/线接收器(3S,两组控制)

#### 简要说明:

240 为三态输出的八组反相缓冲器和总线驱动器,共有 54/74S240 和 54/74LS240 两种线路结构型式,其主要电器特性的典型值如下(不同厂家具体值有差别):

型号	$t_{\rm PLH}$	$t_{ m phl}$	$P_{D}$
54S240/74S240	4.5ns	4.5ns	450mW
54LS240/74LS240	9ns	12ns	108mW

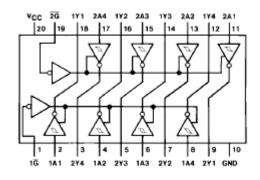
#### 引出端符号:

1A, 2A 输入端

/1G,/2G 三态允许端(低电平有效)

1Y~8Y 输出端

#### 逻辑图:



双列直插封装

#### 极限值:

<b></b>	
电源电压	7V
输入电压	5.5V
输出高阻态时高电平电压	5.5V
工作环境温度	
54XXX	55~125℃
74XXX	0~70℃
存储温度	65~150°C

#### 功能表:

三毛电子世界 www.mculib.com



#### LS240

Inp	uts	Output		
G A		Y		
L	L	Н		
L	н	L		
Ι	X	Z		

### 推荐工作条件:

		54S240/74S240			54L	单位		
		最小	额定	最大	最小	额定	最大	半世.
电源电压 Vcc	54	4.5	5	5.5	4.5	5	5.5	V
电源电压 VCC	74	4.75	5	5.5	4.75	5	5.25	V
输入高电平电Vil	Н	2			2			V
输入低电平电V <sub>iL</sub>	54			0.8			0.7	V
柳/似电子电ViL	74			0.8			0.8	
输出高电平电流	54			-12			-12	A
$I_{OH}$	74			-15			-15	mA
输出低电平电流	54			48			12	A
$I_{OL}$	74			64		_	24	mA

### 动态特性(T<sub>A</sub>=25℃)

参数	测试条件	S240	LS240	单位
<b>少</b>	例 瓜 余 仟	最大	最小	半世
t <sub>PLH</sub> 输出由低到高传输延迟时间	Vcc =5V	7	14	ns
t <sub>PHL</sub> 输出由高到低传输延迟时间	C <sub>L</sub> =50Pf(LS240 为 45Pf)	7	14	ns
t <sub>PZH</sub> 输出由高阻态到高允许时间	$R_L=90 \Omega$	10	23	ns
t <sub>PZL</sub> 输出由高阻态到低允许时间		15	30	ns
t <sub>PHZ</sub> 输出由高到高阻态禁止时间	$Vcc=5V C_L=5Pf$	9	18	ns
t <sub>PLZ</sub> 输出由低到高阻态禁止时间	R <sub>L</sub> =90 (LS240 为 667 Ω)	15	25	ns

## 静态特性(TA为工作环境温度范围)

参数	测试条件们	S240		LS240		单位	
多	测试条件		最小	最大	最小	最大	半世   
V <sub>IK</sub> 输入嵌位电压	Vcc=最小,I <sub>ik</sub> =-18		-1.2		-1.5	V	
△VT滯后电压	Vcc=最小	0.2		0.2		V	
VoH输出高电平电压	Vcc=最小,V <sub>IL</sub> =	2.4		2.4		V	
V()11制山间电   电压	$I_{OH} = -3mA$						
│ │ V <sub>OL</sub> 输出低电平电压	Vcc=最小,V <sub>IL</sub> =最	54		0.55		0.4	17
VOL棚山似电下电压	大,V <sub>IH</sub> =2V,I <sub>OL</sub> =最大	74		0.55		0.5	V

三毛电子世界 www.mculib.com



I <sub>I</sub> 最大输入电		Vcc=±	<b></b> 最大	V <sub>I</sub> =5.5V			1			mA		
出电流	Ĺ	400 40八		V <sub>I</sub> =7V					0.1	1111 1		
I <sub>II</sub> 输入高电	平电流	V	cc=最大,	$V_{IH}=2.7V$			50		20	uA		
	1A,2A					V <sub>IL</sub> =0.5V			-0.4			
ILL输入低电	1A,2A	Voo-	=最大	$V_{IL} = 0.4$	V				-0.2	mA		
平电流	/1G,2G	V CC -	-取八	$V_{\rm IL}=0.5$	V		-2			IIIA		
	/10,20			$V_{IL} = 0.4$	V				-0.2			
Ios输出短路	8电流	Vcc=最大			-50	-225	-40	-225	mA			
Iozн输出高阻	态时高	Vcc=最大,		$V_0 = 2.4$	·V		50					
电平电流	流	$V_{I}$	$V_{IH}=2V$		V				20	uA		
IozL输出高阻	态时低	Vcc=	=最大,	$V_{0}=0.5$	V		-50			4		
电平电流	流	$V_{IH}=2V$	,V <sub>IL</sub> =最大	$V_{O} = 0.4$	·V				-20	uA		
			1V 0V ₩	]为高电平	54		123		27			
		11~81均		刀同电丁	74		135		27			
Icc 电源电流	$V_{cc} = $		石头低山亚	54		145		44	mA			
	最大   11~81 )	11~01 14	Y~8Y 均为低电平			150		44				
			1Y~8Y均		54		145	-	50			
			11~01 1/2	7月四四心	74		150		50			

<sup>[1]:</sup> 测试条件中的"最小"和"最大"用推荐工作条件中的相应值。

三毛电子世界 www.mculib.com