表 直方图名称与代表意义

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
| 序列号 | 直方图名称 | 直方图标题 | 意义（判据） | 判据（**数值为十进制数值**） | 备注 | 文件包类型 | 参数类型 |
| 1 | FEE-I-1 | I1\_mA(-2.5V) | FEE正X方向-2.5V遥测电流 | （单位：mA） |  | 正方向FEE电流遥测包 | 电流遥测 |
| 2 | FEE-I-2 | I2\_mA(-2.5V) | FEE负X方向-2.5V遥测电流 | （单位：mA） |  | 负方向FEE电流遥测包 |
| 3 | FEE-I-3 | I3\_mA(-2.5V) | FEE正Y方向-2.5V遥测电流 | （单位：mA） |  | 正方向FEE电流遥测包 |
| 4 | FEE-I-4 | I4\_mA(-2.5V) | FEE负Y方向-2.5V遥测电流 | （单位：mA） |  | 负方向FEE电流遥测包 |
| 5 | T\_1 | T1\_FEE1\_VA160 | FEE正X方向VA160遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 | 温度遥测 |
| 6 | T\_2 | T2\_FEE1\_PowerChip | FEE正X方向电源芯片遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 |
| 7 | T\_3 | T3\_PX\_Base1 | FEE正X方向Base1遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 |
| 8 | T\_4 | T4\_PX\_Base2 | FEE正X方向Base2遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 |
| 9 | T\_5 | T5\_FEE1\_VA160 | FEE负X方向VA160遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 10 | T\_6 | T6\_FEE1\_PowerChip | FEE负X方向电源芯片遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 11 | T\_7 | T7\_PX\_Base1 | FEE负X方向Base1遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 12 | T\_8 | T8\_PX\_Base2 | FEE负X方向Base2遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 13 | T\_9 | T9\_FEE1\_VA160 | FEE正Y方向VA160遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 |
| 14 | T\_10 | T10\_FEE1\_PowerChip | FEE正Y方向电源芯片遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 |
| 15 | T\_11 | T11\_PX\_Base1 | FEE正Y方向Base1遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 |
| 16 | T\_12 | T12\_PX\_Base2 | FEE正Y方向Base2遥测温度 | （单位：℃） |  | 正方向FEE温度遥测包 |
| 17 | T\_13 | T13\_FEE1\_VA160 | FEE负Y方向VA160遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 18 | T\_14 | T14\_FEE1\_PowerChip | FEE负Y方向电源芯片遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 19 | T\_15 | T15\_PX\_Base1 | FEE负Y方向Base1遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 20 | T\_16 | T16\_PX\_Base2 | FEE负Y方向Base2遥测温度 | （单位：℃） |  | 负方向FEE温度遥测包 |
| 21 | FPGA\_1\_1 | FEE1\_ID | FEE正X方向板号（ID） | 正常:32(100000) | Bit7-6：“00”，保留不用  Bit5-0：  “100000”,+X  “100100”,-X  “101000”,+Y  “101100”,-Y | 正方向FEE状态遥测包 | Status\_reg[0] |
| 22 | FPGA\_1\_2 | FEE2\_ID | FEE负X方向板号（ID） | 正常:36(100100) | 负方向FEE状态遥测包 |
| 23 | FPGA\_1\_3 | FEE3\_ID | FEE正Y方向板号（ID） | 正常:40(101000) | 正方向FEE状态遥测包 |
| 24 | FPGA\_1\_4 | FEE4\_ID | FEE负Y方向板号（ID） | 正常:44(101100) | 负方向FEE状态遥测包 |
| 25 | FPGA\_2\_1\_1 | FEE1\_TSig\_RXEN | FEE正X电子学刻度模式 | 默认:0 | Bit0,0：使能 1：禁止 | 正方向FEE状态遥测包 | Status\_reg[1] |
| 26 | FPGA\_2\_1\_2 | FEE1\_OperationMode | FEE正X工作模式显示 | 默认:0 | Bit1,0:正常取数模式  1:电子学刻度模式 | 正方向FEE状态遥测包 |
| 27 | FPGA\_2\_1\_3 | FEE1\_DataOutputMode | FEE正X数据输出模式 | 默认:00 | Bit3-2,00：原始包输出  01：压缩包输出  10：数据包较小者输出  11：数据包较小者输出，每64个包强制输出一个原始包 | 正方向FEE状态遥测包 |
| 28 | FPGA\_2\_1\_4 | FEE1\_TSig\_SEL | FEE正X触发信号主被输入选择 | 默认:0 | Bit4,0：A通道接收触发信号  1：B通道接收触发信号 | 正方向FEE状态遥测包 |
| 29 | FPGA\_2\_1\_5 | FEE1\_Power\_Status | FEE正X断电状态显示 | 默认:0 | Bit6,0：正常 1：断电 | 正方向FEE状态遥测包 |
| 30 | FPGA\_2\_1\_6 | FEE1\_Power\_ENA | FEE正X自动断电使能开关显示 | 默认:0 | Bit7,0：使能 1：禁止 | 正方向FEE状态遥测包 |
| 31 | FPGA\_2\_2\_1 | FEE2\_TSig\_RXEN | FEE负X电子学刻度模式 | 默认:0 | Bit0,0：使能 1：禁止 | 负方向FEE状态遥测包 |
| 32 | FPGA\_2\_2\_2 | FEE2\_OperationMode | FEE负X工作模式显示 | 默认:0 | Bit1,0:正常取数模式  1:电子学刻度模式 | 负方向FEE状态遥测包 |
| 33 | FPGA\_2\_2\_3 | FEE2\_DataOutputMode | FEE负X数据输出模式 | 默认:00 | Bit3-2,00：原始包输出  01：压缩包输出  10：数据包较小者输出  11：数据包较小者输出，每64个包强制输出一个原始包 | 负方向FEE状态遥测包 |
| 34 | FPGA\_2\_2\_4 | FEE2\_TSig\_SEL | FEE负X触发信号主被输入选择 | 默认:0 | Bit4,0：A通道接收触发信号  1：B通道接收触发信号 | 负方向FEE状态遥测包 |
| 35 | FPGA\_2\_2\_5 | FEE2\_Power\_Status | FEE负X断电状态显示 | 默认:0 | Bit6,0：正常 1：断电 | 负方向FEE状态遥测包 |
| 36 | FPGA\_2\_2\_6 | FEE2\_Power\_ENA | FEE负X自动断电使能开关显示 | 默认:0 | Bit7,0：使能 1：禁止 | 负方向FEE状态遥测包 |
| 37 | FPGA\_2\_3\_1 | FEE3\_TSig\_RXEN | FEE正Y电子学刻度模式 | 默认:0 | Bit0,0：使能 1：禁止 | 正方向FEE状态遥测包 |
| 38 | FPGA\_2\_3\_2 | FEE3\_OperationMode | FEE正Y工作模式显示 | 默认:0 | Bit1,0:正常取数模式  1:电子学刻度模式 | 正方向FEE状态遥测包 |
| 39 | FPGA\_2\_3\_3 | FEE3\_DataOutputMode | FEE正Y数据输出模式 | 默认:00 | Bit3-2,00：原始包输出  01：压缩包输出  10：数据包较小者输出  11：数据包较小者输出，每64个包强制输出一个原始包 | 正方向FEE状态遥测包 |
| 40 | FPGA\_2\_3\_4 | FEE3\_TSig\_SEL | FEE正Y触发信号主被输入选择 | 默认:0 | Bit4,0：A通道接收触发信号  1：B通道接收触发信号 | 正方向FEE状态遥测包 |
| 41 | FPGA\_2\_3\_5 | FEE3\_Power\_Status | FEE正Y断电状态显示 | 默认:0 | Bit6,0：正常 1：断电 | 正方向FEE状态遥测包 |
| 42 | FPGA\_2\_3\_6 | FEE3\_Power\_ENA | FEE正Y自动断电使能开关显示 | 默认:0 | Bit7,0：使能 1：禁止 | 正方向FEE状态遥测包 |
| 43 | FPGA\_2\_4\_1 | FEE4\_TSig\_RXEN | FEE负Y电子学刻度模式 | 默认:0 | Bit0,0：使能 1：禁止 | 负方向FEE状态遥测包 |
| 44 | FPGA\_2\_4\_2 | FEE4\_OperationMode | FEE负Y工作模式显示 | 默认:0 | Bit1,0:正常取数模式  1:电子学刻度模式 | 负方向FEE状态遥测包 |
| 45 | FPGA\_2\_4\_3 | FEE4\_DataOutputMode | FEE负Y数据输出模式 | 默认:00 | Bit3-2,00：原始包输出  01：压缩包输出  10：数据包较小者输出  11：数据包较小者输出，每64个包强制输出一个原始包 | 负方向FEE状态遥测包 |
| 46 | FPGA\_2\_4\_4 | FEE4\_TSig\_SEL | FEE负Y触发信号主被输入选择 | 默认:0 | Bit4,0：A通道接收触发信号  1：B通道接收触发信号 | 负方向FEE状态遥测包 |
| 47 | FPGA\_2\_4\_5 | FEE4\_Power\_Status | FEE负Y断电状态显示 | 默认:0 | Bit6,0：正常 1：断电 | 负方向FEE状态遥测包 |
| 48 | FPGA\_2\_4\_6 | FEE4\_Power\_ENA | FEE负Y自动断电使能开关显示 | 默认:0 | Bit7,0：使能 1：禁止 | 负方向FEE状态遥测包 |
| 49 | FPGA\_3\_1 | FEE1\_PeakDelay | FEE正X达峰延迟寄存器显示 | 默认:25(0x19) | 实际可调节范围:0x00~0xFF，  调节步进：0x01（50ns） | 正方向FEE状态遥测包 | Status\_reg[2] |
| 50 | FPGA\_3\_2 | FEE2\_PeakDelay | FEE负X达峰延迟寄存器显示 | 负方向FEE状态遥测包 |
| 51 | FPGA\_3\_3 | FEE3\_PeakDelay | FEE正Y达峰延迟寄存器显示 | 正方向FEE状态遥测包 |
| 52 | FPGA\_3\_4 | FEE4\_PeakDelay | FEE负Y达峰延迟寄存器显示 | 负方向FEE状态遥测包 |
| 53 | FPGA\_4\_1 | FEE1\_TriStatus | FEE正X触发状态显示 | 默认:0000 | “0000” ：本次触发未接收到触发号检查信号  “0001” ：本次接收触发号检查信号，触发号未发生错误  “0010” ：本次接收触发号检查信号，触发号发生错误 | 正方向FEE状态遥测包 | Status\_reg[3]  Status\_reg[4] |
| 54 | FPGA\_4\_2 | FEE2\_TriStatus | FEE负X触发状态显示 | 负方向FEE状态遥测包 |
| 55 | FPGA\_4\_3 | FEE3\_TriStatus | FEE正Y触发状态显示 | 正方向FEE状态遥测包 |
| 56 | FPGA\_4\_4 | FEE4\_TriStatus | FEE负Y触发状态显示 | 负方向FEE状态遥测包 |
| 57 | FPGA\_5\_1 | FEE1\_TriNo | FEE正X触发号显示 | 默认:4095（0xFFF） | 触发号显示，从0号开始算起 | 正方向FEE状态遥测包 |
| 58 | FPGA\_5\_2 | FEE2\_TriNo | FEE负X触发号显示 | 负方向FEE状态遥测包 |
| 59 | FPGA\_5\_3 | FEE3\_TriNo | FEE正Y触发号显示 | 正方向FEE状态遥测包 |
| 60 | FPGA\_5\_4 | FEE4\_TriNo | FEE负Y触发号显示 | 负方向FEE状态遥测包 |
| 61 | FPGA\_6\_1 | FEE1\_Count\_I\_off | FEE正X电流自断电次数统计 | 默认值：0 | Bit15-12：电流自断电次数低4位显示 | 正方向FEE状态遥测包 | Status\_reg[5]  Status\_reg[6] |
| 62 | FPGA\_6\_2 | FEE2\_Count\_I\_off | FEE负X电流自断电次数统计 | 负方向FEE状态遥测包 |
| 63 | FPGA\_6\_3 | FEE3\_Count\_I\_off | FEE正Y电流自断电次数统计 | 正方向FEE状态遥测包 |
| 64 | FPGA\_6\_4 | FEE4\_Count\_I\_off | FEE负Y电流自断电次数统计 | 负方向FEE状态遥测包 |
| 65 | FPGA\_7\_1 | FEE1\_I\_mA(-2.5V) | FEE正X-2.5V电流检测值显示 | 默认值:0 | Bit11-0：-2.5V电流检测值显示 | 正方向FEE状态遥测包 |
| 66 | FPGA\_7\_2 | FEE2\_I\_mA(-2.5V) | FEE负X-2.5V电流检测值显示 | 负方向FEE状态遥测包 |
| 67 | FPGA\_7\_3 | FEE3\_I\_mA(-2.5V) | FEE正Y-2.5V电流检测值显示 | 正方向FEE状态遥测包 |
| 68 | FPGA\_7\_4 | FEE4\_I\_mA(-2.5V) | FEE负Y-2.5V电流检测值显示 | 负方向FEE状态遥测包 |
| 69 | FPGA\_8\_1\_1 | FEE1\_CMD\_Response\_Counter | FEE正X指令应答包计数器低4位显示 | 默认:0 | Bit 7-4：数管指令注入包计数器的低4位 | 正方向FEE状态遥测包 | Status\_reg[7] |
| 70 | FPGA\_8\_1\_2 | FEE1\_DM\_CMD\_IN\_Counter\_LB4 | FEE正X数管指令注入包计数器低4位显示 | 默认:0 | Bit 3-0：FEE指令应答包计数器的低4位 | 正方向FEE状态遥测包 |
| 71 | FPGA\_8\_2\_1 | FEE2\_CMD\_Response\_Counter | FEE负X指令应答包计数器低4位显示 | 默认:0 | Bit 7-4：数管指令注入包计数器的低4位 | 负方向FEE状态遥测包 |
| 72 | FPGA\_8\_2\_2 | FEE2\_DM\_CMD\_IN\_Counter\_LB4 | FEE负X数管指令注入包计数器低4位显示 | 默认:0 | Bit 3-0：FEE指令应答包计数器的低4位 | 负方向FEE状态遥测包 |
| 73 | FPGA\_8\_3\_1 | FEE3\_CMD\_Response\_Counter | FEE正Y指令应答包计数器低4位显示 | 默认:0 | Bit 7-4：数管指令注入包计数器的低4位 | 正方向FEE状态遥测包 |
| 74 | FPGA\_8\_3\_2 | FEE3\_DM\_CMD\_IN\_Counter\_LB4 | FEE正Y数管指令注入包计数器低4位显示 | 默认:0 | Bit 3-0：FEE指令应答包计数器的低4位 | 正方向FEE状态遥测包 |
| 75 | FPGA\_8\_4\_1 | FEE4\_CMD\_Response\_Counter | FEE负Y指令应答包计数器低4位显示 | 默认:0 | Bit 7-4：数管指令注入包计数器的低4位 | 负方向FEE状态遥测包 |
| 76 | FPGA\_8\_4\_2 | FEE4\_DM\_CMD\_IN\_Counter\_LB4 | FEE负Y数管指令注入包计数器低4位显示 | 默认:0 | Bit 3-0：FEE指令应答包计数器的低4位 | 负方向FEE状态遥测包 |
| 77 | FPGA\_9\_1 | FEE1\_DM\_CMD\_IN\_Counter | FEE正X数管指令注入包计数显示 | 默认:0 | Bit31-16：数管指令注入包计数器 | 正方向FEE状态遥测包 | Status\_reg[8]  Status\_reg[9] |
| 78 | FPGA\_9\_2 | FEE2\_DM\_CMD\_IN\_Counter | FEE负X数管指令注入包计数显示 | 负方向FEE状态遥测包 |
| 79 | FPGA\_9\_3 | FEE3\_DM\_CMD\_IN\_Counter | FEE正Y数管指令注入包计数显示 | 正方向FEE状态遥测包 |
| 80 | FPGA\_9\_4 | FEE4\_DM\_CMD\_IN\_Counter | FEE负Y数管指令注入包计数显示 | 负方向FEE状态遥测包 |
| 81 | FPGA\_11\_1 | FEE1\_FEE\_CMD\_Response\_Counter | FEE正X指令应答计数显示 | 默认:0 | Bit15-0：FEE指令应答计数器 | 正方向FEE状态遥测包 | Status\_reg[10]  Status\_reg[11] |
| 82 | FPGA\_11\_2 | FEE1\_FEE\_CMD\_Response\_Counter | FEE负X指令应答计数显示 | 负方向FEE状态遥测包 |
| 83 | FPGA\_11\_3 | FEE1\_FEE\_CMD\_Response\_Counter | FEE正Y指令应答计数显示 | 正方向FEE状态遥测包 |
| 84 | FPGA\_11\_4 | FEE1\_FEE\_CMD\_Response\_Counter | FEE负Y指令应答计数显示 | 负方向FEE状态遥测包 |
| 85 | FPGA\_13\_1 | FEE1\_Th\_power\_off | FEE正X自断电设定阈值显示 | 默认:4095（0xFFF） | Bit11-0：自断电设定阈值显示，代码默认设置 | 正方向FEE状态遥测包 | Status\_reg[12]  Status\_reg[13] |
| 86 | FPGA\_13\_2 | FEE2\_Th\_power\_off | FEE负X自断电设定阈值显示 | 负方向FEE状态遥测包 |
| 87 | FPGA\_13\_3 | FEE3\_Th\_power\_off | FEE正Y自断电设定阈值显示 | 正方向FEE状态遥测包 |
| 88 | FPGA\_13\_4 | FEE4\_Th\_power\_off | FEE负Y自断电设定阈值显示 | 负方向FEE状态遥测包 |
| 89 | FPGA\_15\_1 | FEE1\_Count\_power\_off | FEE正X自断电保护断电计数显示 | 默认:0 | Bit15-0：断电次数表示 | 正方向FEE状态遥测包 | Status\_reg[14]  Status\_reg[15] |
| 90 | FPGA\_15\_2 | FEE2\_Count\_power\_off | FEE负X自断电保护断电计数显示 | 负方向FEE状态遥测包 |
| 91 | FPGA\_15\_3 | FEE3\_Count\_power\_off | FEE正Y自断电保护断电计数显示 | 正方向FEE状态遥测包 |
| 92 | FPGA\_15\_4 | FEE4\_Count\_power\_off | FEE负Y自断电保护断电计数显示 | 负方向FEE状态遥测包 |
| 93 | FPGA\_17\_1 | FEE1\_CMD\_chan | FEE正X指令和触发通道显示 | 默认:0 | Bit7-4：指令通道  0x0：A通道 0x1：B通道，默认为0x0 | 正方向FEE状态遥测包 | Status\_reg[16] |
| 94 | FPGA\_17\_2 | FEE2\_CMD\_chan | FEE负X指令和触发通道显示 | 负方向FEE状态遥测包 |
| 95 | FPGA\_17\_3 | FEE3\_CMD\_chan | FEE正Y指令和通道显示 | 正方向FEE状态遥测包 |
| 96 | FPGA\_17\_4 | FEE4\_CMD\_chan | FEE负Y指令和通道显示 | 负方向FEE状态遥测包 |
| 97 | FPGA\_18\_1 | FEE1\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE正X数管指令奇校验错误计数 | 默认:0 | 0~65535 | 正方向FEE状态遥测包 | Status\_reg[17]  Status\_reg[18] |
| 98 | FPGA\_18\_2 | FEE2\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE负X数管指令奇校验错误计数 | 负方向FEE状态遥测包 |
| 99 | FPGA\_18\_3 | FEE3\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE正Y数管指令奇校验错误计数 | 正方向FEE状态遥测包 |
| 100 | FPGA\_18\_4 | FEE4\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE负Y数管指令奇校验错误计数 | 负方向FEE状态遥测包 |
| 101 | FPGA\_20\_1 | FEE1\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE正X数管注入指令累加和错误计数 | 默认:0 | 0~65535 | 正方向FEE状态遥测包 | Status\_reg[19]  Status\_reg[20] |
| 102 | FPGA\_20\_2 | FEE2\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE负X数管注入指令累加和错误计数 | 负方向FEE状态遥测包 |
| 103 | FPGA\_20\_3 | FEE3\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE正Y数管注入指令累加和错误计数 | 正方向FEE状态遥测包 |
| 104 | FPGA\_20\_4 | FEE4\_DM\_IN\_CMD\_cusum\_erro\_Counter | FEE负Y数管注入指令累加和错误计数 | 负方向FEE状态遥测包 |
| 105 | FPGA\_22\_1 | FEE1\_DM\_IN\_CMD\_ignore\_erro\_Counter | FEE正X数管注入指令无效计数 | 默认:0 | 0~65535，无效指令表示数管发送指令未在指令表中所列出的，应答码返回为0xF4的情况 | 正方向FEE状态遥测包 | Status\_reg[21]  Status\_reg[22] |
| 106 | FPGA\_22\_2 | FEE2\_DM\_IN\_CMD\_ignore\_erro\_Counter | FEE负X数管注入指令无效计数 | 负方向FEE状态遥测包 |
| 107 | FPGA\_22\_3 | FEE3\_DM\_IN\_CMD\_ignore\_erro\_Counter | FEE正Y数管注入指令无效计数 | 正方向FEE状态遥测包 |
| 108 | FPGA\_22\_4 | FEE4\_DM\_IN\_CMD\_ignore\_erro\_Counter | FEE负Y数管注入指令无效计数 | 负方向FEE状态遥测包 |
| 109 | FPGA\_24\_1 | FEE1\_HTh\_CRC\_erro\_counter | FEE正X高阈值CRC校验错误计数器 | 默认:0 | 0~255 | 正方向FEE状态遥测包 | Status\_reg[23] |
| 110 | FPGA\_24\_2 | FEE2\_HTh\_CRC\_erro\_counter | FEE负X高阈值CRC校验错误计数器 | 负方向FEE状态遥测包 |
| 111 | FPGA\_24\_3 | FEE3\_HTh\_CRC\_erro\_counter | FEE正Y高阈值CRC校验错误计数器 | 正方向FEE状态遥测包 |
| 112 | FPGA\_24\_4 | FEE4\_HTh\_CRC\_erro\_counter | FEE负Y高阈值CRC校验错误计数器 | 负方向FEE状态遥测包 |
| 113 | FPGA\_25\_1 | FEE1\_LTh\_CRC\_erro\_counter | FEE正X低阈值CRC校验错误计数器 | 默认:0 | 0~255 | 正方向FEE状态遥测包 | Status\_reg[24] |
| 114 | FPGA\_25\_2 | FEE2\_LTh\_CRC\_erro\_counter | FEE负X低阈值CRC校验错误计数器 | 负方向FEE状态遥测包 |
| 115 | FPGA\_25\_3 | FEE3\_LTh\_CRC\_erro\_counter | FEE正Y低阈值CRC校验错误计数器 | 正方向FEE状态遥测包 |
| 116 | FPGA\_25\_4 | FEE4\_LTh\_CRC\_erro\_counter | FEE负Y低阈值CRC校验错误计数器 | 负方向FEE状态遥测包 |
| 117 | FPGA\_26\_1 | FEE1\_Scie\_Data\_TO | FEE正X科学数据传输超时计数器（cali）显示 | 默认:0 | 0~65535 | 正方向FEE状态遥测包 | Status\_reg[25]  Status\_reg[26] |
| 118 | FPGA\_26\_2 | FEE2\_Scie\_Data\_TO | FEE负X科学数据传输超时计数器（cali）显示 | 负方向FEE状态遥测包 |
| 119 | FPGA\_26\_3 | FEE3\_Scie\_Data\_TO | FEE正Y科学数据传输超时计数器（cali）显示 | 正方向FEE状态遥测包 |
| 120 | FPGA\_26\_4 | FEE4\_Scie\_Data\_TO | FEE负Y科学数据传输超时计数器（cali）显示 | 负方向FEE状态遥测包 |
| 121 | FPGA\_28\_1 | FEE1\_Scie\_Data\_TO\_counter | FEE正X科学数据传输超时计数器（normal）显示 | 默认:0 | 0~65535 | 正方向FEE状态遥测包 | Status\_reg[27]  Status\_reg[28] |
| 122 | FPGA\_28\_2 | FEE2\_Scie\_Data\_TO\_counter | FEE负X科学数据传输超时计数器（normal）显示 | 负方向FEE状态遥测包 |
| 123 | FPGA\_28\_3 | FEE3\_Scie\_Data\_TO\_counter | FEE正Y科学数据传输超时计数器（normal）显示 | 正方向FEE状态遥测包 |
| 124 | FPGA\_28\_4 | FEE4\_Scie\_Data\_TO\_counter | FEE负Y科学数据传输超时计数器（normal）显示 | 负方向FEE状态遥测包 |
| 125 | FPGA\_30\_1 | FEE1\_TriWidth\_erro\_counter | FEE正X触发信号宽度错误计数器显示 | 默认:0 | 0~65535 | 正方向FEE状态遥测包 | Status\_reg[29]  Status\_reg[30] |
| 126 | FPGA\_30\_2 | FEE2\_TriWidth\_erro\_counter | FEE负X触发信号宽度错误计数器显示 | 负方向FEE状态遥测包 |
| 127 | FPGA\_30\_3 | FEE3\_TriWidth\_erro\_counter | FEE正Y触发信号宽度错误计数器显示 | 正方向FEE状态遥测包 |
| 128 | FPGA\_30\_4 | FEE4\_TriWidth\_erro\_counter | FEE负Y触发信号宽度错误计数器显示 | 负方向FEE状态遥测包 |