ELEN0040 - REPETITION 4

Synthèse de circuits combinatoires

Synthèse

Point de départ : système à modéliser

- → 1. Définir et <u>optimiser</u> les <u>entrées/sorties</u>
- → 2. Etablir la table de vérité (< lois de fonctionnement)</p>
- → 3. Exprimer et simplifier les fonctions logiques
- 4. Implémenter / Représenter le schéma logique

Les critères de recrutement d'une compagnie aérienne sont les suivants :

- (a) Etre masculin, célibataire et belge
- (b) Etre célibataire, belge et avoir moins de 25 ans
- (c) Etre une célibataire étrangère
- (d) Etre un homme de moins de 25 ans
- (e) Etre une femme célibataire de plus de 25 ans

1a. Entrées: 4 bits

```
A = 0 \leftrightarrow \text{masculin}; \qquad 1 \leftrightarrow \text{féminin}

B = 0 \leftrightarrow \text{belge}; \qquad 1 \leftrightarrow \text{étranger}
```

$$C = 0 \leftrightarrow +25 \text{ ans}$$
; $1 \leftrightarrow -25 \text{ ans}$

 $D = 0 \leftrightarrow \text{c\'elibataire}$; $1 \leftrightarrow \text{non-c\'elibataire}$

1b. Sortie(s): 1 bit

F = 1 si recruté; 0 sinon

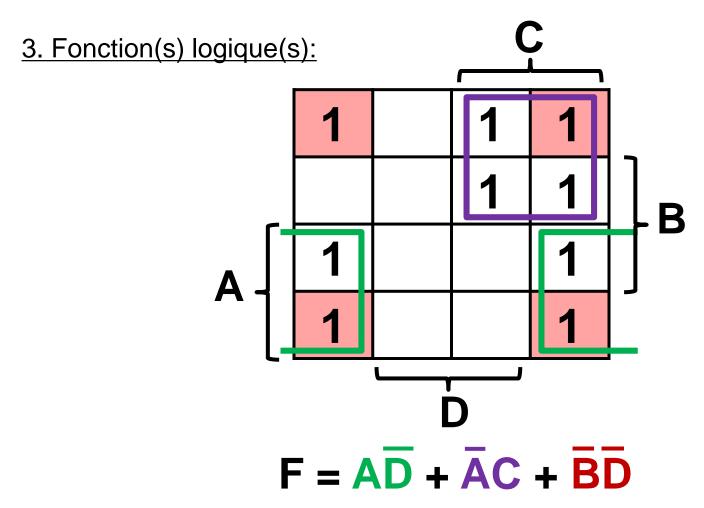
2. Lois de fonctionnement = critères de recrutement → T.V. :

(a) Etre masculin, célibataire et belge ABCD	0 = 00X0
--	----------

- (b) Etre célibataire, belge et avoir moins de 25 ans ABCD = X010
- (c) Etre une célibataire étrangère ABCD = 11X0
- (d) Etre un homme de moins de 25 ans ABCD = 0X1X
- (e) Etre une femme célibataire de plus de 25 ans ABCD = 1X00

	Α	В	С	D	F	m _i
(a)	0	0	0	0	1	0
	0	0	0	1	0	1
(a) (b) (d)	0	0	1	0	1	2
(d)	0	0	1	1	1	3
	0	1	0	0	0	4
	0	1	0	1	0	5
(d)	0	1	1	0	1	6
(d)	0	1	1	1	1	7
(e)	1	0	0	0	1	8
	1	0	0	1	0	9
(b)	1	0	1	0	1	10
	1	0	1	1	0	11
(c) (e)	1	1	0	0	1	12
	1	1	0	1	0	13
(c)	1	1	1	0	1	14
	1	1	1	1	0	15

$$F = \sum m(0,2,3,6,7,8,10,12,14)$$



On désire réaliser un système d'alarme qui est constitué de 2 détecteurs dans un hall (1 à gauche et 1 à droite), 2 détecteurs dans un bureau (1 à gauche et 1 à droite) et 2 sirènes (1 extérieure et 1 intérieure).

En supposant que les 2 détecteurs d'une même pièce ne peuvent déclencher simultanément, le fonctionnement du système est régi par les lois suivantes :

- 1) La sonnerie intérieure retentira si 1 des détecteurs du bureau est enclenché sans qu'aucun détecteurs du hall ne déclenche.
- 2) Si un nombre impair de détecteurs s'enclenchent, la sirène intérieure retentira également. Par contre, si un nombre pair de détecteurs est sollicité, la sonnerie intérieure ne retentira que si les deux détecteurs à gauche ou les deux détecteurs à droite sont enclenchés.
- 3) La sirène extérieure est, quant à elle, insensible aux détecteurs du bureau. Il en résulte qu'elle ne retentira qu'au moment où un individu pénètre dans le hall
- 4) Quand aucun détecteurs n'est enclenché, les sirènes sont à l'arrêt.

Déterminer les équations booléennes de sortie de ce circuit. Implémenter la commande de la sirène intérieure au moyen de portes OR et XOR uniquement et la commande de la sirène extérieure au moyen d'un multiplexeur de taille minimale.

```
1a. Entrées: détecteurs (4 bits)

DHG = détecteur du hall à gauche

DHD = détecteur du hall à droite

DBG = détecteur du bureau à gauche

DBD = détecteur du bureau à droite

0 sinon
```

2. Lois de fonctionnement → T.V.:

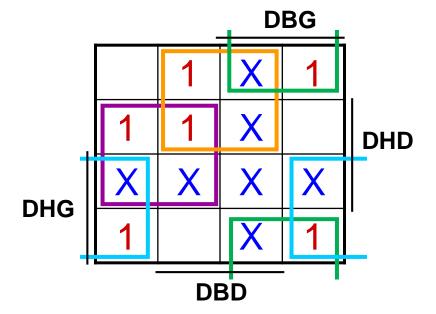
En supposant que les 2 détecteurs d'une même pièce ne peuvent déclencher simultanément, ... DHG.DHD + DBG.DBD = 1 → XX

- 1) SI = 1 si (DBG ⊕ DBD) . DHG . DHD = 1
- 2) SI = 1 si (DBG ⊕ DBD ⊕ DHG ⊕ DHD) + (DBG.DHG ⊕ DBD.DHD) = 1
- 3) **SE** = 1 si **DHG** + **DHD** = 1
- 4) **SI** = **SE** = 0 si **DHG** . **DHD** . **DBG** . **DBD** = 1

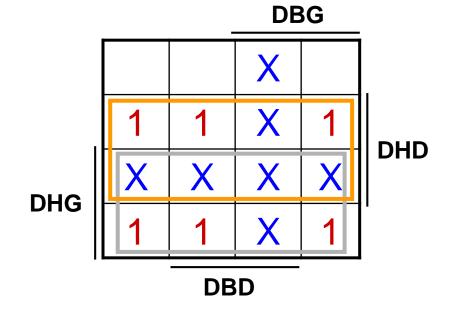
	DHG	DHD	DBG	DBD	SI	SE	m _i
4)	0	0	0	0	0	0	0
1) 2)	0	0	0	1	1	0	1
1) 2)	0	0	1	0	1	0	2
	0	0	1	1	X	X	3
2) 3)	0	1	0	0	1	1	4
2) 3)	0	1	0	1	1	1	5
3)	0	1	1	0	0	1	6
	0	1	1	1	X	X	7
2) 3)	1	0	0	0	1	1	8
3)	1	0	0	1	0	1	9
2) 3)	1	0	1	0	1	1	10
	1	0	1	1	X	X	11
	1	1	0	0	X	X	12
	1	1	0	1	X	X	13
	1	1	1	0	X	X	14
	1	1	1	1	X	X	15

3. Fonctions logiques:

SI =
$$\sum$$
m(1,2,4,5,8,10)
+ \sum d(3,7,11,12,13,14,15)

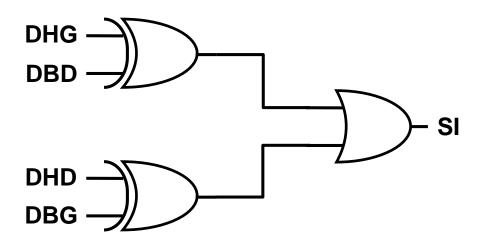


SE =
$$\sum$$
m(4,5,6,8,9,10)
+ \sum d(3,7,11,12,13,14,15)

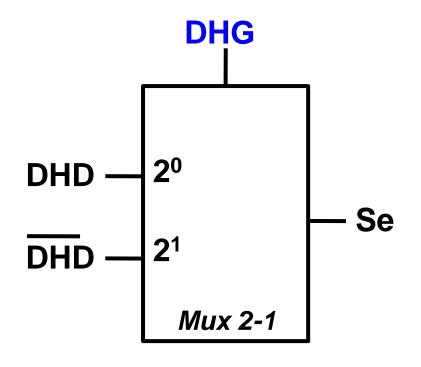


$$SE = DHG + DHD$$

4. Schéma logique: Implémenter la commande de la sirène intérieure au moyen de portes OR et XOR uniquement et la commande de la sirène extérieure au moyen d'un multiplexeur de taille minimale.



DHG	DHD	DBG	DBD	SE
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	X
0	1	0	0	1
0	1	0	1	1
0	1	1	0	1
0	1	1	1	X
1	0	0	0	1
1	0	0	1	1
1	0	1	0	1
1	0	1	1	X
1	1	0	0	X
1	1	0	1	X
1	1	1	0	X
1	1	1	1	X



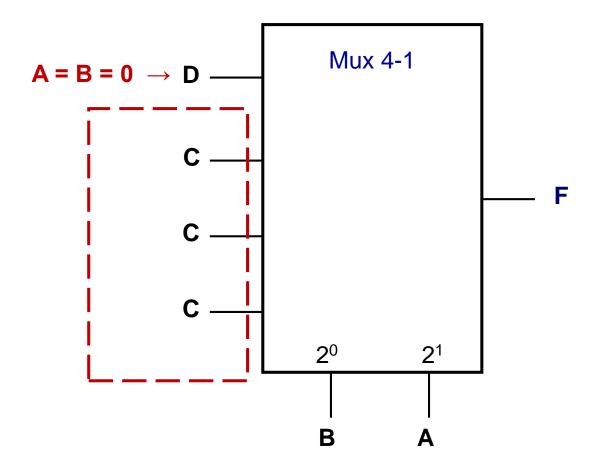
Aux « Don't care » près !

Implémenter de manière optimale la fonction suivante à l'aide d'un multiplexeur :

$$F(A,B,C,D) = \sum m(1,3,10,11,14) + \sum d(4,6,7,15)$$

А	В	С	D	F	
0	0	0	0	0	
0	0	0	1	1	D
0	0	1	0	0	D
0	0	1	1	1	
0	1	0	0	X	
0	1	0	1	0	$C \setminus \overline{D}$
0	1	1	0	X	C/D
0	1	11	1	X	
1	0	0	0	0	
1	0	0	1	0	
1	0	1	0	1	C
11	0	11	1	1	
1	1	0	0	0	
1	1	0	1	0	
1	1	1	0	1	C
1	1	1	1	X	

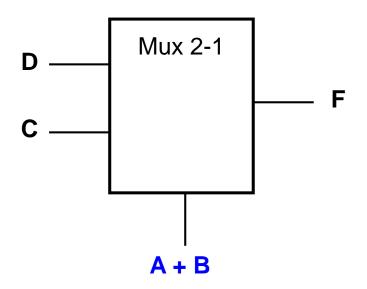
Représentation grâce à un MUX 4-1:



Représentation grâce à un MUX 2-1:

$$F = C$$
 sauf quand $A = B = 0$

Α	В	F
0	0	D
0	1	C
1	0	С
1	1	С



On vous demande d'implémenter le jeu « pierre – papier – ciseaux ». Ce jeu oppose deux joueurs qui doivent choisir à chaque part l'une des 3 possibilités : pierre, papier ou ciseaux. La victoire est attribuée comme suit :

- la pierre gagne sur les ciseaux car elle casse les ciseaux ;
- les ciseaux gagne sur le papier car ils coupent le papier ;
- le papier gagne sur la pierre car il emballe la pierre ;
- il y a égalité dans le cas où les deux joueurs choisissent le même objet.

On considère que les deux joueurs choisissent toujours un objet.

Déterminez les entrées / sorties du système, établissez la table de vérité et la (les) équation(s) de la (des) sortie(s).

1a. Entrées: 4 bits

$$A_0 A_1 = \text{objet du joueur A}$$
 $B_0 B_1 = \text{objet du joueur B}$

$$= 00 \rightarrow \text{pierre}$$

$$01 \rightarrow \text{papier}$$

$$10 \rightarrow \text{ciseaux}$$

$$11 \rightarrow Don't care$$

1b. Sorties: 2 bits

J_A = 1 si le joueur A gagne; 0 sinon
 J_B = 1 si le joueur B gagne; 0 sinon

J_A J_B = 10 si le joueur A gagne
 01 si le joueur B gagne
 00 (ou 11 au choix) si il y a égalité

2. Lois de fonctionnement = règles du jeu → T.V. :

00 → pierre 01 → papier 10 → ciseaux 11 → XX

A ₀	A ₁	B ₀	B ₁	J _A	J _B	m _i
0	0	0	0	0	0	0
0	0	0	1	0	1	1
0	0	1	0	1	0	2
0	0	1	1	X	X	3
0	1	0	0	1	0	4
0	1	0	1	0	0	5
0	1	1	0	0	1	6
0	1	1	1	X	X	7
1	0	0	0	0	1	8
1	0	0	1	1	0	9
1	0	1	0	0	0	10
1	0	1	1	X	X	11
1	1	0	0	X	X	12
1	1	0	1	X	X	13
1	1	1	0	X	X	14
1	1	1	1	X	X	15

3. Fonctions logiques:

$$J_{A} = \sum m(2,4,9) \qquad J_{B} = \sum m(1,6,8) \\ + \sum d(3,7,11,12,13,14,15) \qquad + \sum d(3,7,11,12,13,14,15) \\ = A_{0}B_{1} + B_{0}\overline{A_{0}}\overline{A_{1}} + A_{1}\overline{B_{0}}\overline{B_{1}} \qquad = A_{1}B_{0} + B_{1}\overline{A_{0}}\overline{A_{1}} + A_{0}\overline{B_{0}}\overline{B_{1}} \\ = A_{1}B_{0} + B_{1}\overline{A_{0}}\overline{A_{1}} + A_{0}\overline{B_{0}}\overline{B_{1}}$$

On considère un robot dont la plateforme se compose de 4 capteurs disposés suivant la figure ci-après. On vous demande de réaliser un circuit combinatoire capable de modifier le mouvement du robot chaque fois que celui-ci rencontre un obstacle. Par défaut, le mouvement du robot est la marche avant.

Le système est régi par les lois suivantes :

- si le capteur F ou les 3 capteurs à l'avant sont pressés, le robot se dégagera en marche arrière ;
- lorsque les capteurs F et D (respectivement F et E) sont activés simultanément, le robot tournera vers la gauche (respectivement droite);
- quand seul le capteur D (ou seul le capteur E) est activé, le robot tourne dans le sens opposé au choc;
- > si le capteur A est activé, le robot repart en marche avant.
- si les capteurs D et E sont activés simultanément, le mouvement du robot sera une marche arrière.

On considère également que le capteur A ne sera jamais actif en même temps que l'un des capteurs D, E et F.

Donner le nombre d'entrée(s)/sortie(s) du système, établir la table de vérité et la(les) équation(s) booléenne(s) de la (des) sortie(s). Implémenter la sortie ou une des sorties à l'aide d'un multiplexeur.

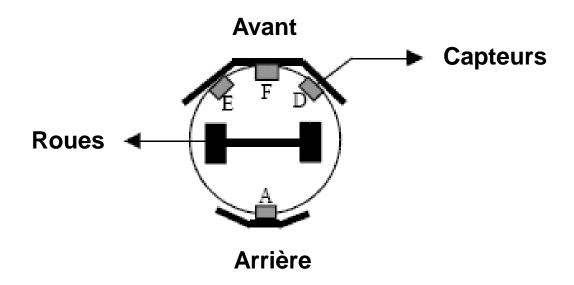


Figure 1 - Robot (vu du dessus)

1a. Entrées: capteurs (4 bits)

1b. Sorties: direction du mouvement (2 bits)

$$\mathbf{X} \ \mathbf{Y} = \begin{cases} 00 \rightarrow \text{avant (défaut)} \\ 01 \rightarrow \text{droite} \\ 10 \rightarrow \text{gauche} \\ 11 \rightarrow \text{arrière} \end{cases}$$

2. Lois de fonctionnement → T.V. :

Par défaut, le mouvement du robot est la marche avant. \rightarrow 00 On considère également que le capteur A ne sera jamais actif en même temps que l'un des capteurs D, E et F. Si AD + AE + AF = 1 \rightarrow XX

- 1) Si $\overline{DEF} + \overline{DEF} = 1 \rightarrow \text{arrière (11)};$
- 2) Si $\overline{\mathbf{DEF}} = 1 \rightarrow \text{gauche (10)}$; Si $\overline{\mathbf{DEF}} = 1 \rightarrow \text{droite (01)}$;
- 3) Si $\overline{\text{DEF}} = 1 \rightarrow \text{gauche (10)}$; Si $\overline{\text{DEF}} = 1 \rightarrow \text{droite (01)}$;
- 4) Si $A = 1 \rightarrow \text{avant (00)}$;
- 5) Si **DE** = $1 \rightarrow \text{arrière (11)}$;

défaut

1)

3)

2)

3)

2)

5)

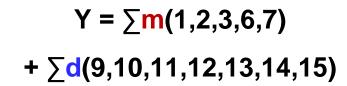
1)

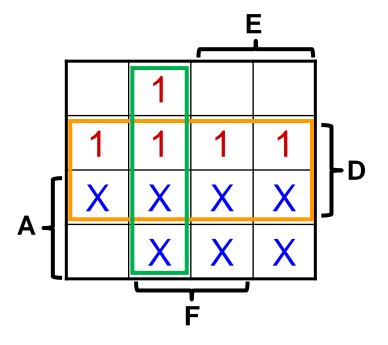
4

Α	D	E	F	X	Υ	m _i
0	0	0	0	0	0	0
0	0	0	1	1	1	1
0	0	1	0	0	1	2
0	0	1	1	0	1	3
0	1	0	0	1	0	4
0	1	0	1	1	0	5
0	1	1	0	1	1	6
0	1	1	1	1	1	7
1	0	0	0	0	0	8
1	0	0	1	X	X	9
1	0	1	0	X	X	10
1	0	1	1	X	X	11
1	1	0	0	X	X	12
1	1	0	1	X	X	13
1	1	1	0	X	X	14
1	1	1	1	X	X	15

3. Fonctions logiques:

$$X = \sum m(1,4,5,6,7) + \sum d(9,10,11,12,13,14,15)$$





$$X = D + \overline{E}F$$

$$Y = E + \overline{D}F$$

Α	D	E	F	X	Υ	E _X	E _Y
0	0	0	0	0	0		
0	0	0	1	1	1	ĒF	E+F
0	0	1	0	0	1		
0	0	1	1	0	1		
0	1	0	0	1	0		
0	1	0	1	1	0	1	E
0	1	1	0	1	1		
0	1	1	1	1	1		
1	0	0	0	0	0		
1	0	0	1	X	X	ĒF	E+F
1	0	1	0	X	X		
11	0	1	1	X	X		
1	1	0	0	X	X		
1	1	0	1	X	X	1	E
1	1	1	0	X	X		
1	1	1	1	X	X		

Α	D	E	F	X	Υ	E _X	E _Y
0	0	0	0	0	0		
0	0	0	1	1	1	ĒF	E+F
0	0	1	0	0	1		
0	0	1	1	0	1		
0	1	0	0	1	0		
0	1	0	1	1	0	1	E
0	1	1	0	1	1		
0	1	1	1	1	1		
1	0	0	0	0	0		
1	0	0	1	X	X	ĒF	E+F
1	0	1	0	X	X		
1	0	1	1	X	X		
1	1	0	0	X	X		
1	1	0	1	X	X	1	E
1	1	1	0	X	X		
1	1	1	1	X	X		

4. Schéma logique:

Implémenter la sortie ou une des sorties à l'aide d'un multiplexeur.

