<9주차 실험공지>

▶ "실험 6. 정류 회로"의 [4. 브리지 정류 회로]와 [5. 브리지 정류 회로와 필터]의 내용을 실험합니다. (교재 77p~79p)

▶ 기타

- 실험서의 회로에서 프로브 모양을 잘 확인하고 시뮬레이션을 진행합니다.
- 각 실험의 입력 파형의 크기는 $V_{b-b}($ 첨두치)로 생각하고 실험을 진행합니다.
- 교재 79p의 6번의 내용을 결과보고서의 고찰에 추가로 적습니다.
- 다음의 물음에 대한 답을 고찰에 추가로 적습니다. "[5. 브리지 정류 회로와 필터]의 실험 결과에서 리플 전압을 확인할 수 있다. 이 리플 전압의 크기를 줄이는 방법과 크기가 줄어드는 이유를 서술하시오."