

<10주차 실험 공지>

▶ 실험 교재의 “실험 10. 에미터 공통 증폭 회로” 부분을 실험합니다. (155p ~ 157p)

(실험 교재 :Pspice를 이용한 전자회로 분석과 응용 및 실험. 고윤호 정승 저)

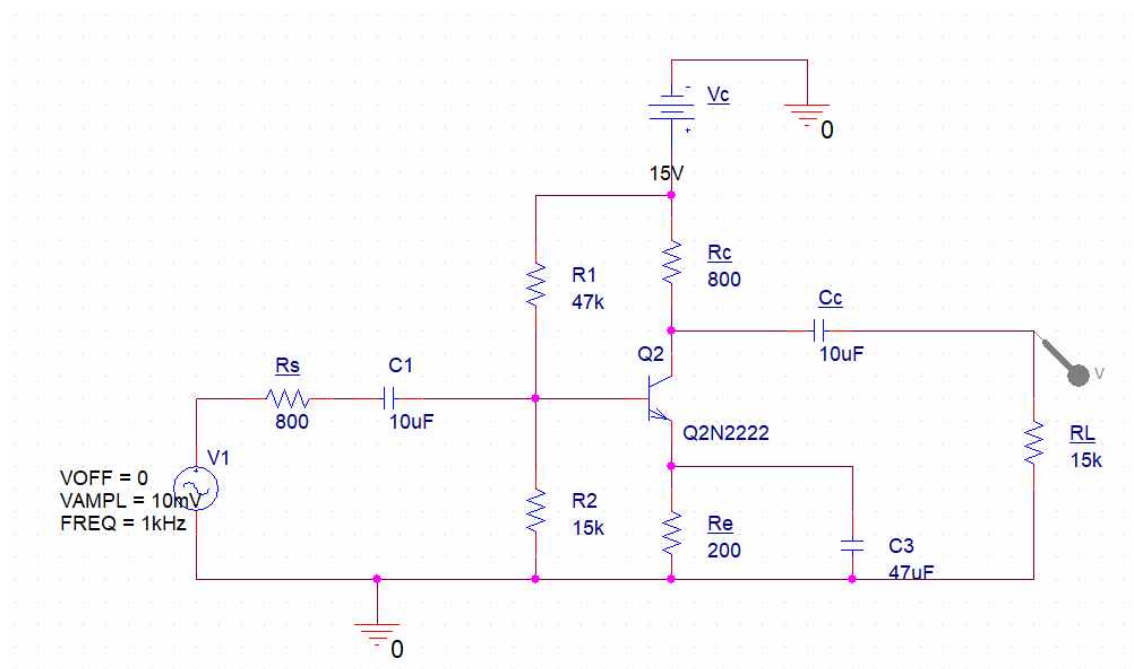
▶ 기타 사항

- 예비 실험은 아래 실험 1~ 2 를 진행하며, 교재의 전압 및 저항 값을 사용하는 것이 아닌 반드시 공지에 주어진 전압 및 저항 값을 사용합니다.
- 이번 예비 보고서는 3장 내로 작성합니다.
- 계산 과정을 반드시 포함합니다.

▶ 실험 1. 에미터 공통 증폭 회로

- 아래 회로를 구성하고, Vs와 Vin 파형을 동시에 출력하고, Vout 파형을 출력하시오. 또한 DC 분석과 전압이득을 통해 해당 표를 작성하시오. 파형 출력 시 min, max에 커서를 찍을 것. 또한 계산 과정을 반드시 포함하여 작성하시오.

- 800Ω->820Ω 으로 변경



예비 보고서 : 파형1(Vs, Vin), 파형2(Vout). 표 작성

	베이스 전압 VB			컬렉터 전류 IC			컬렉터 에미터 전압 VCE		
베이스 전류	계산	측정	오차	계산	측정	오차	계산	측정	오차
	계산			측정			오차		
최대 출력 전압									
최소 출력 전압									
전압 이득									

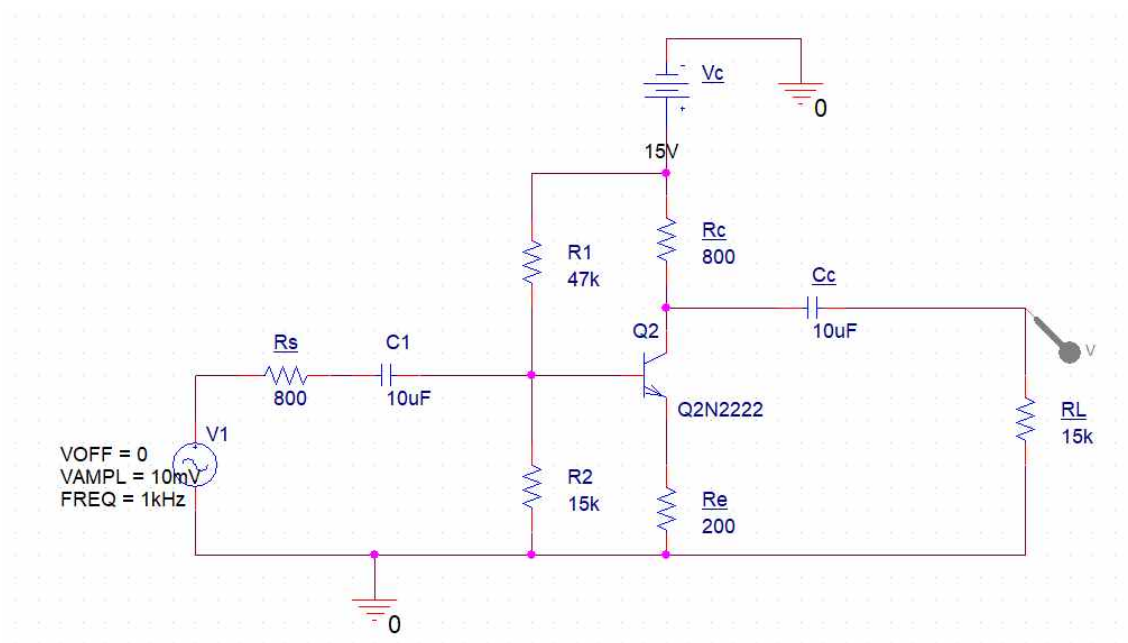
결과 보고서 : 파형1(Vs, Vin), 파형2(Vout). 표 작성

	베이스 전압 VB			컬렉터 전류 IC			컬렉터 에미터 전압 VCE		
베이스 전류	계산	측정	오차	계산	측정	오차	계산	측정	오차
	계산			측정			오차		
최대 출력 전압									
최소 출력 전압									
전압 이득									

▶ 실험 2. 에미터 공통 증폭회로(바이패스 없을 때)

- 아래의 회로를 구성하고, V_{out} 파형을 출력하시오. 또한 전압이득을 통해 해당 표를 작성하시오. 파형 출력 시 min, max에 커서를 찍을 것. 또한 계산 과정을 반드시 포함하여 작성하시오.

- $800\Omega \rightarrow 820\Omega$ 으로 변경



예비 보고서 : 파형1(V_{out}), 표 작성

	계산	측정	오차
최대 출력 전압			
최소 출력 전압			
전압 이득			

결과 보고서 : 파형1(V_{out}), 표 작성

	계산	측정	오차
최대 출력 전압			
최소 출력 전압			
전압 이득			