

```

=====
;Nombre del Archivo:
;Fecha:
;Autor:
;Procesador:
;Referencia del Circuito:
=====
;DERECHOS DE AUTOR:
=====
;Descripcion del Programa
;
=====
; Procesador y Fusibles
=====
PROCESSOR.. o LIST ..
INCLUDE < >
__CONFIG
=====
; Definicion de constantes (SET)
=====

=====
; Definicion de Registros Especiales (EQU)
=====

=====
;Definicion de Registros Generales (EQU)
=====
CBLOCK
ENDC
=====
; Vector de Reset y de Interrupcion
=====
VRST ORG 0
goto Principal ; Inicio del programa principal
;VINT ORG 4
; goto Interrupcion ; Tratamiento de la Interrupcion
;
; Subrutinas de Interrupcion
=====
;Interrupcion ORG 8 ; Inicio de subrutinas
;
; Setup de Interrupcion_____
; Ciclo de Interrupcion_____
;
; Subrutinas Generales
=====

;
; Main o Principal ( Desde el Vector de Reset)
=====
Principal
;Setup_____
;Loop_____
;
; Librerias .INC
=====
; END
=====

```