



Al agregar un capacitor entre  $V_{CC}$  y tierra, se logró que el *ripple* de la fuente se reduzca: la tensión pico a pico de la alimentación descendió de 132mV a 80mV, es decir de un 2.64% a un 1.6% del valor de  $V_{CC}$ . Sin embargo, la temperatura del integrado no se vio afectada de manera apreciable.

El capacitor de desacople utilizado fue de 100nF, de acuerdo a lo recomendado por la *data sheet* del integrado de Texas Instruments<sup>1</sup>. El mismo se colocó lo más cerca posible del *pin* correspondiente a  $V_{CC}$  del integrado, con el objetivo de contrarrestar los efectos inductivos que puedan tener los cables, de forma tal que si el integrado pide un pico de corriente el mismo sea otorgado por el capacitor sin inducir una tensión en las bobinas parásitas.

---

<sup>1</sup>Fuente: <http://www.ti.com/lit/ds/symlink/sn74hc02.pdf>  
(consultado: 16/10/18)