
Trabajo Prico de Laboratorio Nr. 2

25 de septiembre de 2018

Alumnos:

- Milton Delgado, legajo 56451
- Paulo Navarro, legajo 57775
- Lisandro lvarez, legajo 57771
- Mat Fogg, legajo 56252

Profesor:

- Kevin Dewald

Índice

Ejercicio 1	2
Ejercicio 2	2
Ejercicio 3	2
Ejercicio 4	2
Ejercicio 5	2
Ejercicio 6	2
Ejercicio 7	2
Ejercicio 8	2

EJERCICIO 1

EJERCICIO 2

Se tomaron los datos de mmos y mmos de las entradas y salidas para los distintos estados de las hojas de datos de los circuitos en cuesti se exhiben en 0.1:

	Vcc	Voltage (25 C)	Vcc	Voltage (25 C)	Vcc	Voltage (25 C)
74HC02	74HC02		74HCT02		74LS02	
Minimum HIGH Level Input Voltage	2.0V 4.5V 6.0V	1.5V 3.15V 4.2V	4.5V a 5.5V	2V	4.75V	2V
Maximum LOW Level Input Voltage	2.0V 4.5V 6.0V	0.5V 1.35V 1.8V	4.5V a 5.5V	0.8V	4.75V	0.8V
Minimum HIGH Level Output Voltage	2.0V 4.5V 6.0V	1.9V 4.4V 5.9V	4.5V a 5.5V	4.4V	4.75V	2.7V
Maximum LOW Level Output Voltage	2.0V 4.5V 6.0V	0.1V 0.1V 0.1V	4.5V a 5.5V	0.1V	4.75V	0.5V

Cuadro 0.1: Tabla de informacitenida de las hojas de datos

EJERCICIO 3

EJERCICIO 4

EJERCICIO 5

EJERCICIO 6

EJERCICIO 7

EJERCICIO 8