



Министерство науки и высшего образования Российской Федерации
федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования
«Московский государственный технический университет имени
Н.Э. Баумана (национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ «Робототехники и комплексной автоматизации»
КАФЕДРА «Системы автоматизированного проектирования (РК-6)»

НАУЧНО-ИССЛЕДОВАТЕЛЬСКИЕ ЗАМЕТКИ
по направлению «Разработка систем инженерного анализа и
ресурсоемкого ПО (rndhpc)»

Авторы (исследователи):	Крехтунова Д., Ершов В., Муха В., Тришин И.
Научный(е) руководитель(и):	Соколов А.П., Першин А.Ю.
Консультанты:	@Фамилия И.О.@

Москва, 2021–2021

Работа (документирование) над научным направлением начата 20 сентября 2021 г.

Руководители по направлению:

СОКОЛОВ,	–	канд. физ.-мат. наук, доцент кафедры САПР,
Александр Павлович		МГТУ им. Н.Э. Баумана
ПЕРШИН,	–	PhD, ассистент кафедры САПР,
Антон Юрьевич		МГТУ им. Н.Э. Баумана

Исследователи (студенты кафедры САПР, МГТУ им. Н.Э. Баумана):

Крехтунова Д., Ершов В., Муха В., Тришин И.

C59 **Крехтунова Д., Ершов В., Муха В., Тришин И.. Разработка систем инженерного анализа и ресурсоемкого ПО (rndhpc):** Научно-исследовательские заметки. / Под редакцией Соколова А.П. [Электронный ресурс] — Москва: 2021. — 15 с. URL: <https://arch.rk6.bmstu.ru> (облачный сервис кафедры РК6)

Документ содержит краткие материалы, формируемые обучающимися и исследователями в процессе их работ по одному научному направлению.

Документ разработан для оценки результативности проведения научных исследований по направлению «Разработка систем инженерного анализа и ресурсоемкого ПО» в рамках реализации курсовых работ, курсовых проектов, выпускных квалификационных работ бакалавров и магистров, а также диссертационных исследований аспирантов кафедры «Системы автоматизированного проектирования» (РК6) МГТУ им. Н.Э. Баумана.

RNDHPC



Крехтунова Д., Ершов В., Муха В., Тришин И.,
Соколов А.П., Першин А.Ю., 2021

Содержание

1	Разработка графоориентированного дебаггера	4
2021.11.10:	Первичный обзор литературы КП ММАПР	4
	Анализ взвешенных графов вызовов для локализации ошибок программного обеспечения	4
	Интегрированная отладка моделей Modelica	5
	Систематические методы отладки для масштабных вычислительных фреймворков высокопроизводительных вычислений	6
	Ориентированный на данные фреймворк для отладки параллельных приложений	8
	Определение степени и источников недетерминизма в приложениях MPI с помощью ядер графов	10
2	Разработка web-ориентированного редактора графовых моделей	12
2021.10.05:	Обзор языка описания графов DOT	12
3	Графоориентированная методология разработки средств взаимодействия пользователя в системах автоматизированного проектирования и инженерного анализа	13
2021.11.06:	Особенности применения графового описания процессов обработки данных в pSeven (DATADVANCE)	13
	Принципы функционирования	13
	Поддержка циклов и ветвлений	14
	Особенности выполнения расчётных схем	14

1 Разработка графоориентированного дебаггера

2021.11.10: Первичный обзор литературы КП ММАПР

Анализ взвешенных графов вызовов для локализации ошибок программного обеспечения

Далее представлен материал, являющийся результатом анализа работы [1].

Проблема Обнаружение сбоев, которые приводят к ошибочным результатам с некоторыми, но не со всеми входными данными.

Предложенное решение Метод анализа графов вызовов функций с последующим составлением рейтинга методов, которые вероятнее всего содержат ошибку.



Описание решения *Граф вызовов*

Метод основан на анализе графа вызовов. Такой граф отражает структуру вызовов при выполнении конкретной программы. Без какой-либо дополнительной обработки граф вызовов представляет собой упорядоченное дерево с корнем.

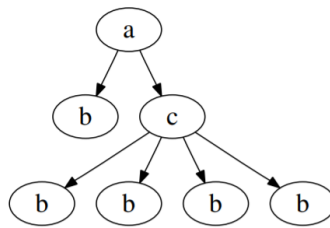


Рис. 1. Граф вызовов

Узлами являются сами методы, а гранями – их вызовы. Метод `main()` программы обычно является ее корнем, а все методы, вызываемые напрямую, являются ее дочерними элементами.

Редукция графа

Трассировка представляется в виде графов вызовов, затем повторяющиеся вызовы методов, вызванные итерациями, удаляются, вместо этого вводятся веса ребер, представляющие частоту вызовов.

Поиск подграфов

Для поиска подграфов используется фреймворк для ранжирования потенциально ошибочных методов.

После сокращения графов вызовов, полученных от правильного и неудачного выполнения программ, применяется поиск часто встречающихся замкнутых подграфов SG в наборе данных графа G, используя алгоритм `CloseGraph`. Полученный набор подграфов разделяется на те, которые встречаются при правильном и неудачном выполнении (SGcf), и те, которые возникают только при неудачном выполнении (SGf).

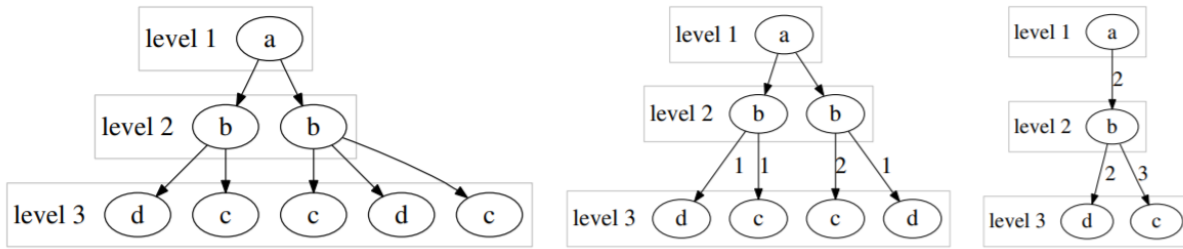


Рис. 2. Редукция графа вызовов

Анализ

Два набора подграфов рассматриваются отдельно.

SGcf используется для построения рейтинга на основе различий в весах ребер при правильном и неудачном выполнении. Графы анализируются: применяется алгоритм выбора характеристик на основе энтропии к весам различных ребер для вычисления вероятности вызова метода и вероятности содержания в нем ошибки.

Алгоритм на основе энтропии не может обнаружить ошибки, которые не влияют на частоту вызовов и не учитывает подграфы, которые появляются только в ошибочной версии (SGf).

Поэтому отдельно рассчитывается оценка для методов, содержащихся только в ошибочной версии. Эта оценка - еще одна вероятность наличия ошибки, основанная на частоте вызовов методов при неудачных выполнениях.

Затем вычисляется общая вероятность наличия ошибки для каждого метода. Этот рейтинг дается разработчику программного обеспечения, который выполняет анализ кода подозрительных методов.

Интегрированная отладка моделей Modelica

Далее представлен материал, являющийся результатом анализа работы [2].

Modelica – объектно-ориентированный, декларативный язык моделирования сложных систем (в частности, систем, содержащих механические, электрические, электронные, гидравлические, тепловые, энергетические компоненты).

Проблема Из за высокого уровня абстракции и оптимизации компиляторов, обеспечивающих простоту использования, ошибки программирования и моделирования часто трудно обнаружить.

Предложенное решение В статье представлена интегрированная среда отладки, сочетающая классическую отладку и специальные техники (для языков основанных на уравнениях) частично основанные на визуализации графов зависимостей.

Описание решения На этапе моделирования пользователь обнаруживает ошибку в нанесенных на график результатах, или код моделирования во время выполнения вызывает ошибку.

Отладчик строит интерактивный граф зависимостей (IDG) по отношению к переменной или выражению с неправильным значением.

Узлы в графе состоят из всех уравнений, функций, определений значений параметров и входных данных, которые использовались для вычисления неправильного значения переменной, начиная с известных значений состояний, параметров и времени.

Переменная с ошибочным значением (или которая вообще не может быть вычислена) отображается в корне графа.

Ребра могут быть следующих двух типов.

- Ребра зависимости данных: направленные ребра, помеченные переменными или параметрами, которые являются входными данными (используются для вычислений в этом уравнении) или выходными данными (вычисляются из этого уравнения) уравнения, отображаемого в узле.
- Исходные ребра: неориентированные ребра, которые связывают узел уравнения с реальной моделью, к которой принадлежит это уравнение. ребра, указывающие из сгенерированного исполняемого кода моделирования на исходные уравнения или части уравнений, участвующие в этом коде



Пользователь может:

- Отобразить результаты симуляции, выбрав имя переменной или параметра(названия ребер). График переменной покажется в дополнительном окне. Пользователь может быстро увидеть, имеет ли переменная ошибочное значение.
- Отобразить код модели следуя по исходным ребрам.
- Вызвать подсистему отладки алгоритмического кода, если пользователь подозревает, что результат переменной, вычисленной в уравнении, содержащем вызов функции, неверен, но уравнение кажется правильным.

Используя эти средства интерактивного графа зависимостей, пользователь может проследить за ошибкой от ее проявления до ее источника.

Систематические методы отладки для масштабных вычислительных фреймворков высокопроизводительных вычислений

Далее представлен материал, являющийся результатом анализа работы [3].

Параллельные вычислительные фреймворки для высокопроизводительных вычислений играют центральную роль в развитии исследований, основанных на моделировании, в науке и технике.

Фреймворк Uintah был создан для решения сложных задач взаимодействия жидких структур с использованием параллельных вычислительных систем.

Проблема Поиск и исправление ошибок в параллельных фреймворках, возникающих из-за параллельного характера кода.

Предложенное решение В статье описывается подход к отладке крупномасштабных параллельных систем, основанный на различиях в исполнении между рабочими и нерабочими версиями. Подход основывается на трассировке стека вызовов.

Исследование проводилось для вычислительной платформы Uintah Computational Framework.

Описание решения Так как количество трассировок стека, которые можно получить при выполнении программы, может быть большим, для лучшего понимания используются графы, которые могут сжать несколько миллионов трассировок стека в одну управляемую фигуру. Метод основан на получении объединенных графов трассировки стека (CSTG).

Хотя сбор и анализ трассировки стека ранее изучались в контексте инструментов и подходов, их внимание не было сосредоточено на кросс-версии (дельта) отладке.

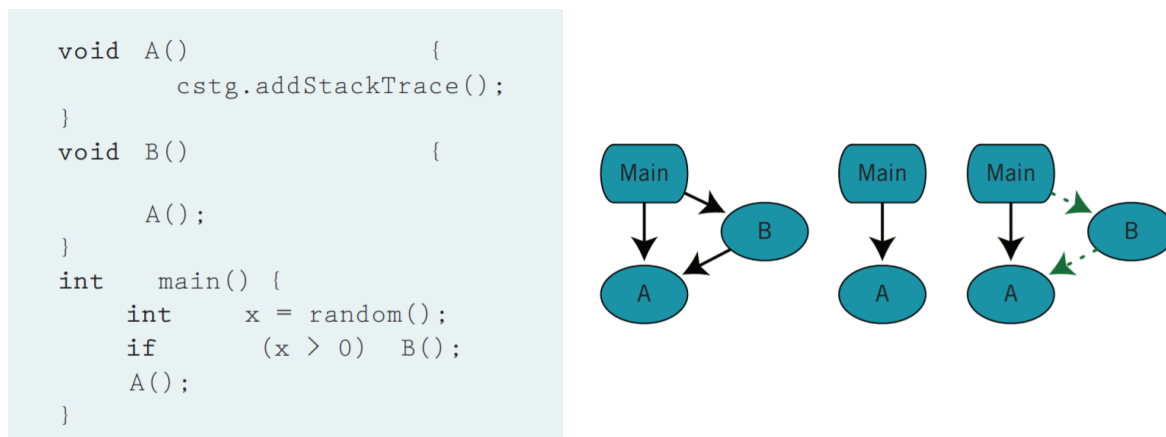


Рис. 3. Пример построения CSTG

CSTG не записывают каждую активацию функции, а только те, что в трассировках стека ведут к интересующей функции (функциям), выбранной пользователем. Каждый узел CSTG представляет все активации конкретного вызова функции. Помимо имен функций, узлы CSTG также помечаются уникальными идентификаторами вызова. Грани представляют собой вызовы между функциями.

Пользователю необходимо вставить в интересующие функции вызовы `cstg.addStackTrace()`. Инструмент CSTG автоматически запускает тестируемый пример с использованием различных сценариев, создает графы и помогает пользователям увидеть существенные различия между сценариями. Сама ошибка обычно обнаруживается и подтверждается с помощью традиционного отладчика, при этом дельта-группы CSTG наводят на место возникновения ошибки.

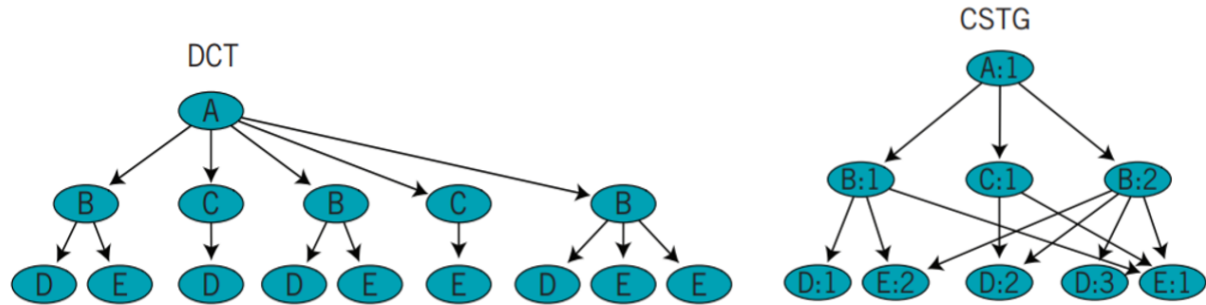


Рис. 4. CSTG

Ориентированный на данные фреймворк для отладки параллельных приложений

Далее представлен материал, являющийся результатом анализа работы [4].

Проблема Обнаружение ошибок в крупномасштабных научных приложениях, работающих на сотнях тысяч вычислительных ядер.

Неэффективность параллельных отладчиков для отладки пета-масштабных приложений.

Предложенное решение В этом исследовании представлена реализация фреймворка для отладки, ориентированного на данные, в котором в качестве основы используются утверждения. Подход, ориентированный на данные можно использовать для повышения производительности параллельных отладчиков.

Метод, представленный в статье основан на параллельном отладчике Guard, который поддерживает тип утверждения во время отладки, называемые сравнительные утверждения.

Описание решения Утверждение – это утверждение о предполагаемом поведении компонента системы, которое должно быть проверено во время выполнения. В программировании программист определяет утверждение, чтобы гарантировать определенное состояние программы во время выполнения.

Пользователь делает заявления о содержимом структур данных, затем отладчик проверяет достоверность этих утверждений.

В следующем списке показаны примеры утверждений, которые можно использовать для обнаружения ошибок во время выполнения:

- «Содержимое этого массива всегда должно быть положительным».
- «Сумма содержимого этого массива всегда должна быть меньше постоянной границы».

- «Значение в этом скаляре всегда должно быть больше, чем значение в другом скаляре».
- «Содержимое этого массива всегда должно быть таким же, как содержимое другого массива».

В работе используются два новых шаблона утверждений помимо сравнительных: общие специальные утверждения и статистические утверждения.

Общие специальные утверждения позволяют использовать простые арифметические и булевы операции.

```
for (j = 0; j < n; j++) {  
  for (i = 0; i < m; i++) {  
    pold[j][i] = 50000.;  
    pressure[j][i] = 50000.; }}
```

Например, учитывая следующий фрагмент кода из исходного файла `init.c` и предполагая, что код вызывается с набором процессов `$a`, можно рассмотреть следующее утверждение:

```
assert $a::pressure@"init.c":180 = 50000
```

Это утверждение гарантирует, что каждый элемент в структуре данных набора процессов `$a` равен 50 000 в строке 180 исходного файла `init.c`

Соответственно, *сравнительные утверждения* позволяют сравнивать две отдельные структуры данных во время выполнения.

Следующее утверждение сравнивает данные из `big_var` в `$a` в строке 4300 исходного файла `ref.c` с `large_var` в `$b` в строке 4300 исходного файла `sus.c`.

```
assert $a::big_var@"ref.c":4300=$b::large_var@"sus.c":4300
```

Статистические утверждения - это определяемый пользователем предикаты, состоящие из двух моделей данных в форме либо статистических примитивов (средние значения, значения стандартного отклонения), либо функциональных моделей (гистограммы, функции плотности)

Статистические утверждения позволяют пользователю сравнивать информацию о шаблонах данных между двумя структурами данных, тогда как более ранние утверждения требовали сравнения точных значений.

Например, можно утверждать, что среднее значение большого набора данных находится между определенными границами до или после вызова функции или что количество элементов в массиве должно находиться в определенном диапазоне.

Определение степени и источников недетерминизма в приложениях MPI с помощью ядер графов

Далее представлен материал, являющийся результатом анализа работы [5].

Проблема Выявление причин сбоев воспроизводимости в приложениях на экзафлопсных платформах.

Крупномасштабные приложения MPI обычно принимают гибкие решения во время выполнения том порядке, в котором процессы обмениваются данными, чтобы улучшить свою производительность. Следовательно, недетерминированные коммуникативные модели стали особенностью этих научных приложений в системах высокопроизводительных вычислений.

Недетерминизм мешает разработчикам отслеживать вариации выполнения программы для отладки. Также сложно воспроизвести результаты при повторных запусках, что затрудняет доверие к научным результатам.

Предложенное решение Фреймворк для определения источников недетерминизма с использованием графов событий.

Описание решения Параллельное выполнение программы моделируется в виде ориентированных графов событий, ядра графов используются, чтобы охарактеризовать изменения межпроцессного взаимодействия от запуска к запуску. Ядра могут количественно определять тип и степень недетерминизма, присутствующего в моделях коммуникации MPI.

Фреймворк позволяет найти первопричины недетерминизма в исходном коде без знания коммуникативных паттернов приложения.

Платформа моделирует недетерминизм в следующие три этапа.

Этап первый. Сбор трассировки выполнения. Фреймворк фиксирует трассировку нескольких выполнений недетерминированного приложения с помощью двух модулей трассировки: CSMPI (фиксирует стек вызовов, связанных с вызовами функций MPI) и DUMPI (фиксирует порядок отправляемых и получаемых сообщений для каждого процесса MPI).

Для каждого выполнения приложения фреймворк генерирует один файл трассировки CSMPI и один файл трассировки DUMPI для каждого процесса MPI (или ранга). Файлы трассировки впоследствии загружаются конструктором графа событий для восстановления порядка сообщений выполнения.

Этап второй. Построение модели графа событий. На втором этапе фреймворк моделирует выполнение недетерминированного приложения в виде ориентированного ациклического графа (DAG), используя файлы трассировки, созданные на первом этапе.

Здесь вершины представляют собой связи point-to-point, такие как отправка и получение сообщения, а направленные ребра представляют отношения между этими событиями. Модели межпроцессного взаимодействия этой формы обычно называются графами событий.

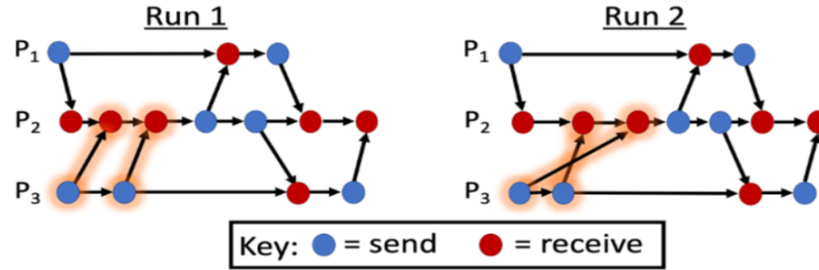


Рис. 5. DGA

Затем используются ядра графов для количественной оценки (несходства) графов событий, тем самым количественно оценивая степень проявления недетерминированности в приложении.

Ядра графов представляют собой семейство методов для измерения структурного сходства графов.

Простыми словами, ядро графа можно рассматривать как функцию, которая подсчитывает совпадающие подструктуры (например, поддеревья) двух входных графов, как показано на рис. 6, сопоставляя пары графов со скалярами, которые количественно определяют, насколько они похожи.

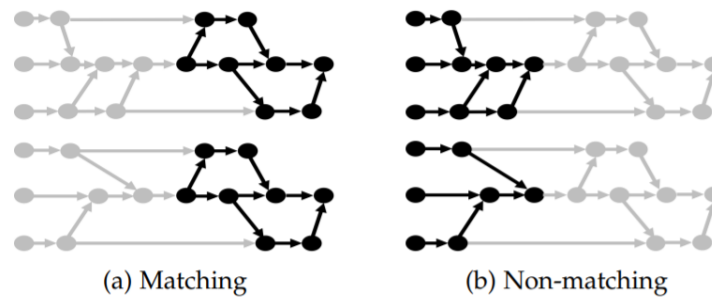


Рис. 6. Сравнение двух графов

Этап третий. Анализ графа событий. На последнем этапе анализ графа событий позволяет ученым количественно оценить недетерминированность многократного выполнения приложения MPI без каких-либо знаний о коммуникативных моделях приложения MPI.

2 Разработка web-ориентированного редактора графовых моделей

2021.10.05: Обзор языка описания графов DOT

Язык описания графов DOT предоставляется пакетом утилит Graphviz (Graph Visualization Software). Пакет состоит из набора утилит командной строки и программ с графическим интерфейсом, способных обрабатывать файлы на языке DOT, а также из виджетов и библиотек, облегчающих создание графов и программ для построения графов. Более подробно будет рассмотрена утилита dot.

dot - инструмент для создания многоуровневого графа с возможностью вывода изображения полученного графа в различных форматах (PNG, PDF, PostScript, SVG и др.).

Установка graphviz

Linux: `sudo apt install graphviz`

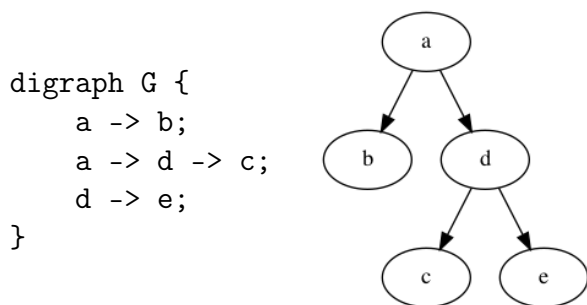
MacOS: `brew install graphviz`

Вызов всех программ Graphviz осуществляется через командную строку, в процессе ознакомления с языком использовалась следующая команда

```
dot -Tpng <pathToDotFile> -o <imageName>
```

В результате выполнения этой команды будет создано изображение графа в формате png

Пример описания простого графа



Более подробная информация с примерами представлена в обзоре литературы, который находится по следующему пути:

01 - Курсовые проекты/2021-2022 - Разработка web-ориентированного редактора графовых моделей /0 - Обзор литературы/

Подготовлено: *Ершов В. (ПК6-72Б), 2021.10.05*

3. Графоориентированная методология разработки средств взаимодействия пользователя в системах автоматизированного проектирования и инженерного

3 — Графоориентированная методология разработки средств взаимодействия пользователя в системах автоматизированного проектирования и инженерного анализа

2021.11.06: Особенности применения графового описания процессов обработки данных в pSeven (DATADVANCE)

pSeven – это платформа для анализа данных, оптимизации и создания аппроксимационных моделей, дополняющая средства проектирования и инженерного анализа. pSeven позволяет интегрировать в единой программной среде различные инженерные приложения, алгоритмы multidisciplinary оптимизации и инструменты анализа данных для упрощения принятия конструкторских решений[6].

Принципы функционирования

На концептуальном уровне в pSeven вводятся следующие понятия:

- Проект – набор файлов, используемых в pSeven для описания решений одной или нескольких задач и хранения результатов их решения.
- Расчётная схема (workflow) – формальное описание процесса решения некоторой задачи в виде ориентированного графа, узлами которого являются блоки, а рёбрами - связи. Такое описание хранится в бинарном файле с расширением .p7wf, использующем некоторый специализированный формат хранения подобного рода описаний.
- Блок – функциональный элемент расчётной схемы, отвечающий за обработку входных данных и формирование выходных данных.[7]
- Порт – переменная определённого типа, описанная в блоке и имеющая в нём уникальное имя, значение которой может быть передано в другие блоки или получено от них через связи.
- Связь (link) – одностороннее соединение между двумя портами, обеспечивающее передачу данных от одного к другому.

Проекты в pSeven имеют единую базу данных, куда записываются все результаты запусков расчётных схем и откуда берутся данные для их последующей презентации пользователю и их анализа. Для определения переменных, значения которых должны быть записаны в неё записаны, предусмотрены специализированные порты для самих расчётных схем, с которыми связываются те блоки, результаты выполнения которых интересуют пользователя.

3. Графоориентированная методология разработки средств взаимодействия пользователя в системах автоматизированного проектирования и инженерного

анализа

— Связи служат для маршрутизации данных. С их помощью осуществляется и взаимодействие между блоками и, кроме того, определяется очерёдность их запуска. В момент добавления связи в пакете **pSeven** выполняется проверка портов на совместимость. Они считаются совместимыми, если тип данных источника можно преобразовать к типу данных адресата.[7]

Поддержка циклов и ветвлений

Расчетная схема может включать расчетные циклы. Для их создания применяются специализированные блоки, имеющие функциональную возможность управления запуском других блоков в теле цикла и принятия решения о его прекращении. Такие блоки называются управляющими блоками циклов. Одним из характерных примеров является оптимизационный цикл, управление которым осуществляется из блока **Optimizer** [7], позволяющего, например, настроить максимальное число итераций или требуемую точность, как условия окончания.

Если речь идёт о задачах анализа данных, существует отдельный блок, обозначающий входную точку цикла (**Loop**). Такой цикл принимает на вход список наборов аргументов, каждый из которых будет обработан на соответствующем шаге цикла, и выдаёт список наборов выходных значений, которые сохраняются в базе данных проекта.

Кроме того, существует возможность включения в расчётную схему условного и безусловного ветвления. Первое достигается за счёт создания связей для подключения одного и того же порта вывода к различным портам ввода. В этом случае по каждой связи передается копия выходных данных, полученных у источника [7]. Условные ветвления создаются с помощью специального блока **Condition**, который по определённому условию передаёт входные данные одному из подключенных блоков. Их целесообразно использовать для устранения ошибок в работе блока, отбраковки некорректных входных данных и других аналогичных целей[7].

Особенности выполнения расчётных схем

При выполнении расчётных схем каждый блок запускается в отдельном процессе на уровне операционной системы. Как сказано ранее, начало выполнения блока определяется его связями с другими. Любой блок будет ожидать завершения работы другого блока только в том случае, если ему необходимо получить от него входные данные. Это означает, что два блока, не имеющих связей друг с другом. Блоки, входящие в состав различных ветвлений расчетной схемы, могут запускаться параллельно, поскольку они не зависят друг от друга по используемым данным[7].

Кроме того, при обработке больших выборок данных может потребоваться обрабатывать по несколько наборов данных одновременно в независимых потоках исполнения. Помимо прочего этой цели служит блок **Composite**, который является контейнером для нескольких блоков. В его настройках можно включить опцию параллельного исполнения, указать, с какого порта данные будут обрабатываться параллельно, и указать максимальное число потоков. При запуске расчетной схемы пакет **pSeven** создает

несколько виртуальных экземпляров блока **Composite** и автоматически распределяет входные наборы данных между ними. Как только в одном из таких виртуальных блоков завершается расчет, он получает из выборки следующий набор для обработки.[8]

Подготовлено: Тришин И.В. (РК6), 2021.11.06

Список литературы

- [1] Frank Eichinger, Klemens Bohm, and Matthias Huber. Mining Edge-Weighted Call Graphs to Localise Software Bugs // Lecture Notes in Computer Science. 2008. P. 333–348.
- [2] A. Pop, M. Sjolund, A. Asghar, P. Fritzson, F. Casella. Integrated Debugging of Mod-
elica Models // Modeling, Identification and Control. 2014. Vol. 35, no. 2. P. 93–107.
- [3] Alan Humphrey, Qingyu Meng, Martin Berzins, Diego Caminha B. de Oliveira, Zvonimir Rakamaric, Ganesh Gopalakrishnan. Systematic debugging methods for large-scale hpc
computational frameworks // Computing in Science and Engineering. 2014. Vol. 16,
no. 3. P. 48–56.
- [4] Minh Ngoc Dinh, David Abramsol, Chao Jin, Andrew Gontarek, Bob Moench, Luiz
DeRose. A data-centric framework for debugging highly parallel applications // Software
- Practice and Experience. 2013. Vol. 45, no. 4. P. 501–526.
- [5] Dylan Chapp, Nigel Tan, Sanjukta Bhowmick, Michela Taufer. Identifying Degree and
Sources of Non-Determinism in MPI Applications via Graph Kernels // IEEE Transac-
tions on Parallel and Distributed Systems. 2021. Vol. 32, no. 12. P. 2936–2952.
- [6] ДАТАДВАНС | Программное обеспечение для анализа данных и оптимизации
[Электронный ресурс] [Офиц. сайт]. 2021. (дата обращения 06.11.2021).
- [7] Расчётные схемы - Руководство пользователя pSeven 6.27 [Электронный ресурс]
[Офиц. сайт]. 2021. Дата обращения: 15.11.2021.
- [8] Параллельные вычисления - Руководство пользователя pSeven 6.27 [Электронный
ресурс] [Офиц. сайт]. 2021. (дата обращения 15.11.2021).