

目 录

第一章 前言	1
1.1 概述	1
1.2 操作系统的功能	2
1.2.1 操作系统作为用户与计算机之间的接口	2
1.2.2 操作系统作为计算机系统资源的管理者	2
1.2.3 操作系统用作扩充机器	2
1.3 定位: 实时操作系统	3
1.3.1 所设计实时操作系统特征	3
1.4 进程管理	4
1.5 实现环境介绍	5
1.5.1 开发工具	5
1.5.2 开发环境	6
第二章 操作系统的结构设计	7
2.1 设计概要	7
2.2 硬件模型	7
2.2.1 存储系统	8
2.2.2 输入输出系统	8
2.2.3 中央处理器	8
2.2.4 中断机制硬件基础	9
2.3 系统启动顺序	9
2.3.1 Boot 引导程序	12
2.3.2 Loader 加载程序	12
2.4 内核结构	12
第三章 进程管理	14

3.1	进程管理服务框架	14
3.2	进程控制块 PCB	15
3.2.1	处理机状态	17
3.3	进程控制信息	18
3.3.1	进程调度信息	18
3.3.2	进程优先级及进程调度相关	19
3.3.3	进程通信	20
3.3.4	进程控制块的组织方式	20
3.4	进程的创建与撤销	21
3.4.1	任务的创建和撤销	21
3.4.2	用户进程的创建	22
3.4.3	用户进程的撤销	24
3.5	进程间通信	24
3.5.1	同步 IPC	24
3.5.2	信号量机制	27
3.6	中断管理	28
3.6.1	中断管理框架	28
3.6.2	初始化 Inter8259A	29
3.6.3	初始化 IDT	31
3.6.4	中断和异常处理	31
3.7	时钟中断	32
第四章	内存管理	33
4.1	基本分段管理机制	33
4.2	基本分页管理机制	35
4.3	用户内存空间管理	36
第五章	文件系统	38
第六章	结论与展望	40
6.1	结论	40
6.2	进一步工作的方向	40

致谢	42
参考文献	43
附录 A 用户编程接口	45
A.1 printf	45
A.2 close	45
A.3 exec	45
A.4 fork	45
A.5 write	45
A.6 getpid	45
A.7 open	46
A.8 read	46
A.9 syslog	46
A.10 ulink	46
附录 B 部分源码	47
B.1 异常处理函数	47
B.2 do_fork 函数	49

摘要

操作系统是计算机体系中最为核心的系统软件，是架构在硬件之上的资源管理者，也是用户和硬件之间的桥梁。而在当下的计算机操作系统教学过程中，主要以理论为主，缺少学生自己动手实现的环节。本设计针对 IA32 架构的硬件系统，使用 Nasm 和 C 语言作为开发工具，使用 Make 自动编译工具构建编译环境，使用 bochs 和 gbd 作为调试开发工具，使用 git 作为版本控制工具。系统架构在 Ubuntu10.10 之上，设计并且实现了一个实时多进程操作系统。系统启动过程分成了三个步骤：加载 boot、加载 loader、加载内核。该系统实现了操作系统的基本功能：内存管理，进程管理，一个简单的文件系统和其他一些辅助功能。系统采用微内核结构，系统中各个进程之间通过一个同步 IPC 的机制交互信息。内存在基本的段页式管理机制基础上，开辟出 10MB 以上的空间作为用户空间，并实现了一种简单的分配机制。该操作系统实现了一套完整的进程管理机制，包括：PCB，进程初始化，进程调度、中断服务系统、时钟中断等服务。各进程之间共享 CPU，通过进程调度机制来获得 CPU 使用权并运行。并通过系统调用的形式向编程人员提供了各种接口。并且实现了一个简单的 shell，用户可以在该操作系统上运行自己的程序。

[关键词:] 操作系统；IA32；进程管理；内存管理

ABSTRACT

Operating system is the most important computer system software, is the architecture of hardware on the resource managers, but also a bridge between the user and the hardware. The computer operating system in the present process of teaching, mainly in theory, the lack of links students to achieve their own hands. So we focused on IA32 hardware system architecture, design and implementation of a real-time multi-process operating system. System startup process into three steps: load boot, load the loader, load the kernel. The system implements the basic functions of the operating system: memory management, process management, a simple file system and other auxiliary functions. System uses a micro-kernel structure, system, each process synchronization between the IPC by a mutual information mechanism. Section of the memory page in the basic style management, based on more than 10MB of space opened up as a user space, and to achieve a simple distribution mechanism. The operating system implements a complete set of process management mechanisms, including: PCB, process initialization, process scheduling, interrupt service system, the clock interrupt services. Shared between the processes CPU, through the process of scheduling to get the CPU right to use and run. Form through the system call to provide a variety of programming interfaces. And implements a simple shell, users can run the operating system with their own procedures.

[Keywords:]OS;IA32;Process Management; Memery Management

第一章 前言

1.1 概述

操作系统（Operating System）是计算机体系里面最为基础和重要的系统软件。它是用户与计算机硬件系统之间的接口，也是系统资源的管理者，更是用户使用的平台。真正意义上的操作系统主要有四个特点：用户依靠操作系统方便的使用计算机即软件、硬件设备，提高计算机的效率。操作系统必须具有良好的扩充性、优良的移植性、互操作性和统一的开放环境。操作系统是一个非常复杂的知识体系，它涉及的知识很多很复杂，比如内核的研究、进程管理、存储器管理、文件管理和设备管理等技术。目前对于操作系统教材上只讲其原理，不实际动手操作及实现，所以学生在学习它的时候会感到非常抽象。在国内外一些著名高校通常是鼓励学生在学习这门课程的同时自己动手开发一个能够实现 OS 基本功能的微型操作系统来加强对该课程的掌握。通过实践对于学生充分掌握书本知识、打下扎实的基本功有非常大的帮助。同时，国内操作系统的研发和生产相对于国外来说还相对落后。在操作系统市场上主流的还是微软的 Windows 系列还有 GNU 项目的各种 Linux 发行版本。很少见到国人自主研发的操作系统。即使最近比较流行的麒麟操作系统和雨林木风操作系统也是在 GNU 项目基础上进行的二次开发，自主研发操作系统的关键技术还是较少。于是本设计想通过自己设计并实现一个操作系统，了解并阐释一个操作系统是如何架构起来的。并对实现一个操作系统的关键技术进行一次实践，为以后开发自己的操作系统做个铺垫。并且将整个项目开源，在地址 <https://github.com/yishuiliunian/QtechComputer>，上可以使用 git 查看整个项目源代码。

1.2 操作系统的功能

本设计可以从不同的角度来观察操作系统在整个计算机体系结构中所起到的作用。假若从一般用户的角度来看，可以把操作系统堪称是用户与计算机硬件字同之间的接口；从资源管理的角度来看，操作系统是计算机资源的管理者。

1.2.1 操作系统作为用户与计算机之间的接口

操作系统作为用户与计算机硬件系统之间接口的含义是：操作系统处于用户与计算机硬件系统之间，用户通过操作系统来使用计算机系统。或者说，用户在操作系统的帮助下，能够方便、快捷、安全、可靠的操作计算机硬件和运行自己的程序。应注意，OS 是一个系统软件，因而这种接口是软件接口。而本设计所设计的操作系统，面向一般用户的接口为字符中终端，用户通过一个简单的 shell 来控制系统完成功能。同时面向程序设计人员，开放了系统的编程接口。

1.2.2 操作系统作为计算机系统资源的管理者

在一个计算机系统中，通常都含有各种各样的硬件和软件资源，归纳起来可将资源分为四类：处理器、存储器、I/O 设备以及信息。相应的，操作系统的主要功能也是针对这四类资源进行有效的管理，即：处理机管理，用于分配和控制处理机；存储器管理，主要负责内存的分配与回收；I/O 设备管理，负责 I/O 设备的分配和操纵；文件管理，负责文件的存取、共享和保护。可见，操作系统是计算机系统资源的管理者。事实上，当今世界上流行的一个关于操作系统作用的观点，正式吧操作系统作为计算机系统的资源管理者。

1.2.3 操作系统用作扩充机器

对于一台请按全没有软件的计算机（即裸机），即是其功能再强，也必定是难于使用的。如果本设计在裸机上覆盖上一层 I/O 设备管理软件，用户就可以利用它所提供的 I/O 命令，来进行数据输入和打印输出。此时用户所看到的机器，将是一台比逻辑功能更强、使用更加方便的机器。通常本设计把覆盖了软件的机器称作是扩充机器或虚机器。如果本设计又在第一层软件之上再覆盖一层管理软件，则用户就可以利用该软件提供的文件存取命令，来进行文件的存取。此时，用户所看到的是一台功能更强的虚机器。由此可知，当本设计在计算机系统上覆

盖上一层软件后，系统功能便增强一级。由于操作系统自身包含了很多层次，因此当在裸机上覆盖上操作系统后，便可获得一台宏能增强、使用极为方便的多层扩充机器或者多层虚机器。

1.3 定位：实时操作系统

实时操作系统是指当外界事件或数据产生时，能够接受并以足够快的速度予以处理，其处理的结果又能在规定的时间之内来控制生产过程或对处理系统作出快速响应，并控制所有实时任务协调一致运行的操作系统。因而，提供及时响应和高可靠性是其主要特点。实时操作系统有硬实时和软实时之分，硬实时要求在规定的时间内必须完成操作，这是在操作系统设计时保证的；软实时则只要按照任务的优先级，尽可能快地完成操作即可。虽然本设计设计的操作系统的主要目的在于教学上的应用，但是作为一个实时操作系统只要稍加改造就可应用于一些对实时性要求比较高的场合，比如生产线的控制和机器人控制。

1.3.1 所设计实时操作系统特征

高精度的计时系统

计时精度是影响实时性的一个重要因素。在实时应用系统中，经常需要精确确定实时地操作某个设备或执行某个任务，或精确的计算一个时间函数。这些不仅依赖于一些硬件提供的时钟精度，也依赖于实时操作系统实现的高精度计时功能。

多级中断机制

一个实时应用系统通常需要处理多种外部信息或事件，但处理的紧迫程度有轻重缓急之分。有的必须立即作出反应，有的则可以延后处理。因此，需要建立多级中断嵌套处理机制，以确保对紧迫程度较高的实时事件进行及时响应和处理。而在本设计所设计的操作系统中，本设计实现了一个多级终端机制。允许终端嵌套。

实时调度机制

实时操作系统不仅要及时响应实时事件中断，同时也要及时调度运行实时任务。但是，处理机调度并不能随心所欲的进行，因为涉及到两个进程之间的切换，只能在确保“安全切换”的时间点上进行，本设计在系统中建立更多“安全切换”时间点，保证及时调度实时任务。

1.4 进程管理

进程是操作系统中最为重要的一个观念。从功能上看他是程序的一次执行过程。是伴随着操作系统而诞生的一个概念，也就是说有了操作系统，就有了进程。但是那时本设计并没有给这个执行过程一个抽象的概念。在古老的操作系统中，进程是顺序执行的。只有当一个进程执行完成后，才会让出 CPU 使用权让下一个进程执行。但是在有了中断管理和多道程序的概念之后，操作系统允许一个正在执行的程序被打断，让 CPU 转去运行另外的程序。也允许多个程序并发执行。这个时候程序在运行过程中具有了间断性、不封闭性、不可再现性。单纯的顺序调度已经不能够满足要求。于是引入了进程的概念，这也是为了使程序能够并发执行，并且为了对并发执行的程序加以控制和描述。进程是一个动态的使用系统资源、处于活动状态的程序。他记录着一个正在运行的程序的关键信息，也是操作系统对其进行调度的依据。纵观当下主流的操作系统微软的 Windows 系列、以 Linux 内核为核心的各种 Linux 发行版、BSD 和 Unix 等等，都有进程的念。当然这些操作系统是通用操作系统，可以适用于多种环境下。而本设计所设计的操作系统则相对比较简单，只是实现了一个操作系统的框架。但这个操作系统也是一个多任务操作系统，在同一个时间段内允许多个进程并发执行。并且操作系统使用合适的调用算法来调用这些进程。操作系统定为为实时操作系统。在这样一个操作系统中，进程更是起到了举足轻重的作用。进程管理由进程控制块（PCB）、进程调度、中断处理、定时器、进程通信等部分组成，他是本设计所设计的操作系统存储管理、文件管理等其他功能的基础。

1.5 实现环境介绍

在实现本设计所设计的操作系统的时候。本设计主要使用了 nasm 语言和 c 语言。其中使用 nasm 汇编语言完成大部分与硬件交互的代码，而使用 c 语言完成了一些比较靠上的服务，例如文件系统。并且在 linux 环境下使用 bochs 搭建了实验平台，方便测试和调试。

1.5.1 开发工具

Bochs

Bochs 是一种十分轻便的使用 c++ 编写的开源 IA-32(x86) 电脑模拟器，可以运行在最受欢迎的平台上。它仿真英特尔 x86 CPU、常见的 I/O 设备、和定制的 BIOS。目前，Bochs 可以被编译仿真 386、486、Pentium/PentiumII/PentiumIII/Pentium4 或 x86-64 位的 CPU，包括可选的 MMX,SSEx 和 3DNow 指令。在 Bochs 仿真环境里能够运行许多操作系统，比如 Linux、DOS、Windows 95/98/NT/2000/XP 或者 Windows Vista。Bochs 是由凯文·劳顿编写的，目前由“<http://bochs.sourceforge.net>”的 Bochs 项目组维护。Bochs 可以被编译运用在多种模式下，其中有些仍处于发展中。bochs 的典型应用是提供 x86 PC 的完整仿真，包括 x86 处理器、硬件设备、和存储器。这让您在您的工作站上的模拟器里运行操作系统和软件，就像你有一台机器内的机器。例如，Bochs 还将允许您在安装 X11 的 Solaris 机上运行 windows 应用程序。Bochs 的发布遵守 GNU LGPL。

Nasm

NASM 是一个为可移植性与模块化而设计的一个 80x86 的汇编器。它支持相当多的目标文件格式，包括 Linux 和 NetBSD/FreeBSD, 'a.out', 'ELF', 'COFF', 微软 16 位的 'OBJ' 和 'Win32'。它还可以输出纯二进制文件。它的语法设计得相当的简洁易懂，和 Intel 语法相似但更简单。它支持 'Pentium', 'P6' 指令集。

Gcc

Linux 系统下的 gcc (GNU C Compiler) 是 GNU 推出的功能强大、性能优越的多平台 C 语言编译器，是 GNU 的代表作品之一。gcc 是可以在多种硬件平台上编译出可执行程序的超级编译器，其执行效率与一般的编译器相比平均效率要高 20

1.5.2 开发环境

Linux

Linux，是一类 Unix 计算机作业系统的统称。该作业系统的核心的名字也是“Linux”。Linux 作业系统也是自由软体和开放原始码发展中最著名的例子。严格来讲，Linux 这个词本身只表示 Linux 核心，但在实际上人们已经习惯了用 Linux 来形容整个基于 Linux 核心，并且使用 GNU 工程各种工具和资料库的作业系统（也被称为 GNU/Linux）。基于这些组件的 Linux 软件被称为 Linux 发行版。一般来讲，一个 Linux 发行套件包含大量的软件，比如软件开发工具、资料库（例如 PostgreSQL、MySQL）、网路伺服器（例如 Apache）、X Window、桌面环境（例如 GNOME 和 KDE）、办公套件（例如 OpenOffice.org）、脚本语言（例如 Perl、PHP 和 Python）等等。Linux 核心最初是为英特尔 386 微处理器设计的。现在 Linux 核心支援从个人电脑到大型主机甚至包括嵌入式系统在内的各种硬件设备。现在，Linux 已经成为了一种受到广泛关注和支援的作业系统。包括国际商用机器公司和惠普、戴尔在内的一些资讯业巨头也陆续支援 Linux，并且成立了一些组织支持其发展，如 Open Invention Network (OIN)（成员有 IBM、索尼、NEC、Philips、Novell 和 Red Hat 等）购买了微软专利，允许任何个体以开放的原则使用。很多人认为，和微软的 Windows 相比，作为自由软件的 Linux 具有低软体成本、高安全性且可更加信赖等优势，但是同时却需要更多的人力成本。

第二章 操作系统的结构设计

2.1 设计概要

操作系统在整个计算机体系结构中占到了非常重要的地位。是硬件系统之上为其他功能提供支柱性作用的系统软件。而设计一个操作系统，其要提供的功能对于硬件而言来说具有极强的针对性。因为在设计操作系统之前，需要明确操作系统所支持的硬件结构。并且还要明确所要设计的操作系统所能提供的服务。而本设计所设计的这个操作系统，带有极强的实验性质。是对于特定硬件的操作系统。本设计所设计的操作系统针对以 Intel80386 中央处理器为核心的 IA32 架构的机器，并且提供了以下功能：文件系统，进程管理，内存管理，进程间通信，基本输入输出系统。并且本设计将这个操作系统定位为教学用实时操作系统。而本文着重研究了操作系统中最为关键的技术——进程管理。从如何控制进程、进程间调度、进程的创建和撤销等角度，探讨了进程管理的一些技术实现。

2.2 硬件模型

硬件是用户最先看到的计算机系统的物理部分，也是操作系统的基石。硬件系统确定了该计算机系统所支持的指令系统，以及程序的运行环境，是一个计算机系统最为关键的部分。本设计在设计操作系统时，必然应当先确定硬件模型。作为系统软件的设计者，本设计所关心并非是硬件的所有的细节，而是对于作为系统程序编程人员的本设计而言，不是透明的那部分。图 2.1展示了本设计所设计的操作系统所针对的硬件模型框架。

本设计所设计的操作系统针对典型的冯诺伊曼计算机。使用总线结构，系统的各部分组件经由总线相互关联在一起。完成交换数据，传递命令等功能。

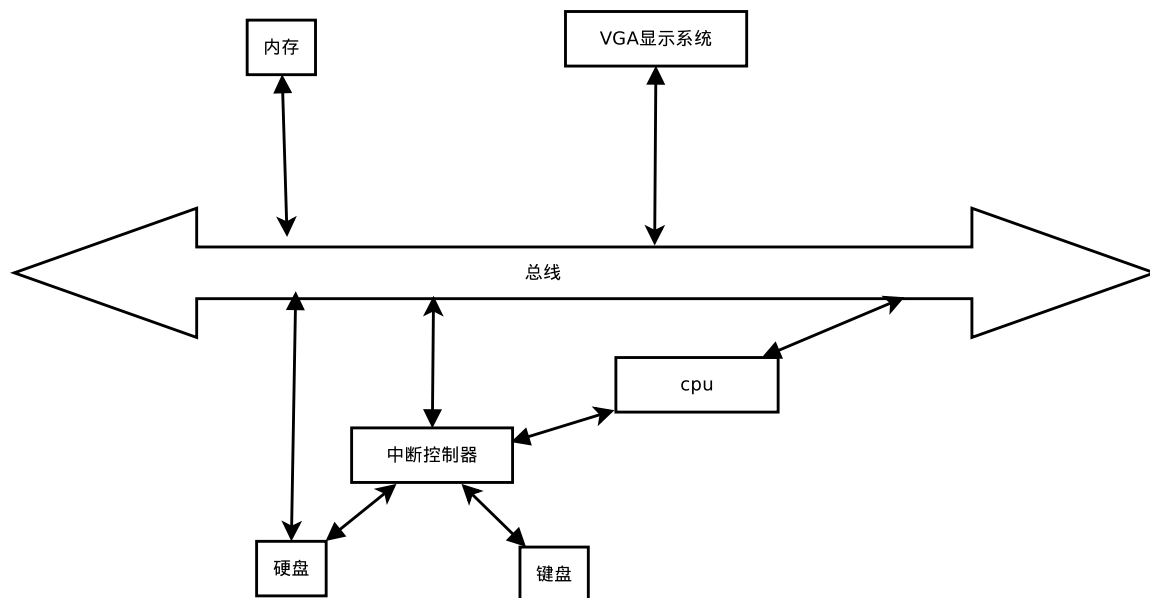


图 2.1: IA32 硬件模型

2.2.1 存储系统

该模型使用三层存储层次。分别为高速缓冲存储器、主存储器、辅助存储器。高速缓冲存储器用来改善主存储器与中央处理器的速度匹配问题。大小和容量对于系统程序员而言是透明的。主存储器是计算机运行时，存储程序和数据的主要场所。在本设计的模型中其大小为 32MB。而辅助存储器用于扩大存储空间。本设计的硬件模型主要有两种类型的辅助存储器。一种是 1.44MB 大小的软盘。另外一种为 ATA 硬盘（其大小不固定）。

2.2.2 输入输出系统

像一般的计算机系统一样。该模型使用键盘作为标准输入，也是唯一的输入设备。而将显示器作为输出设备。其中在本设计假设显示系统为典型的 VGA 系统。

2.2.3 中央处理器

中央处理器是计算机硬件模型的核心部件。是程序运行的地方。本设计的模型使用 32 位的 Intel-80386CPU。而对于设计操作系统而言本设计更关心的是他

的寄存器环境。图 2.2展示了 80386 的寄存器概况。

2.2.4 中断机制硬件基础

现在的计算机硬件系统，为了提高信息交换的效率大都采用了中断。采用了中断后，CPU 无需空转去等待某个事件的发生。当某个事件发生时向 CPU 发出一个中断请求信号即可。中断一般用来进行同步操作、实现实时处理、故障处理等功能。而在本设计所设计的操作系统中，中断充当了一个浓墨重彩的角色。硬件系统通过两个中断控制器（主 8059A、从 8259A）接受来自键盘、硬盘等的各种事件信息，并交付给操作系统处理。图 2.3展示了本设计所使用的硬件模型中的中断系统的硬件部分。

2.3 系统启动顺序

当计算机电源被打开时，他会先进行家电自检（POST），然后寻找启动盘。在本设计所设计的系统中，将启动盘设置为软盘。计算机将会检查软盘的 0 面 0 磁道 1 扇区。如果他以 0xAA55 结束，则 BIOS 将其识别为一个引导扇区，并将这 512B 的内容复制到内存地址 0000:7c00 处，然后跳转到 0000:7c00 处将控制权彻底交给这段引导代码。到此为止，计算机将不再由 BIOS 中固有的程序来控制，而变成由本设计所设计的操作系统的一部分来控制。

由于存储介质的限制，一般操作系统的引导信息只能存储在前 512B 之内。因此本设计不能将一个完整的操作系统内核安放在这非常小的 512B 之内。因此本设计需要一个专门的程序来引导内核，本设计称这个程序为 loader。而且在加载内核之前，本设计还需要设置好内核的运行环境（内存环境和相应寄存器环境），以及为内核准备一些数据。这些工作也又 loader 来完成。这样下来，一个完成后的 loader 所占用的存储空间将超过 512B，因此也不能安放在那 512B 的引导扇区之上。于是本设计又需要编写一个程序来引导 loader，本设计称这个程序为 boot。而在加载完成内核之后，才能够运行各种用户程序。于是本设计所设计的操作系统的引导顺序如图 2.4所示。

	31	16	15	87	0		31	16	15	0
EAX			(AH) AX (AL)			ESP				SP
EBX			(BH) BX (BL)			EBP				BP
ECX			(CH) CX (CL)			ESI				SI
EDX			(DH) DX (DL)			EDI				DI

15	0		31	0	19	0	11	0
CS 选择器			CS 描述符高速缓存寄存器					
SS 选择器			SS 描述符高速缓存寄存器					
DS 选择器			DS 描述符高速缓存寄存器					
ES 选择器			ES 描述符高速缓存寄存器					
FS 选择器			FS 描述符高速缓存寄存器					
GS 选择器			GS 描述符高速缓存寄存器					

	31	16	15	0		31	16	15	0
EIP			IP		EFLAGS				FLAGS

	31	0	15	0
GDTR				
IDTR				

	15	0		31	0	19	0	11	0
LDTR	LDTR 选择器			LDTR 高速缓存					
TR	TR 选择器			TR 高速缓存					

图 2.2: 80386 寄存器概况

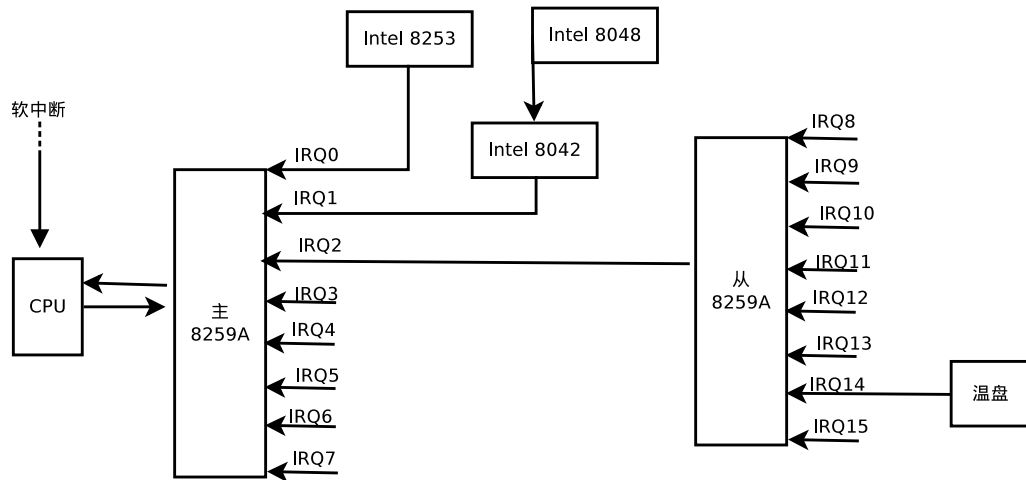


图 2.3: 中断控制器

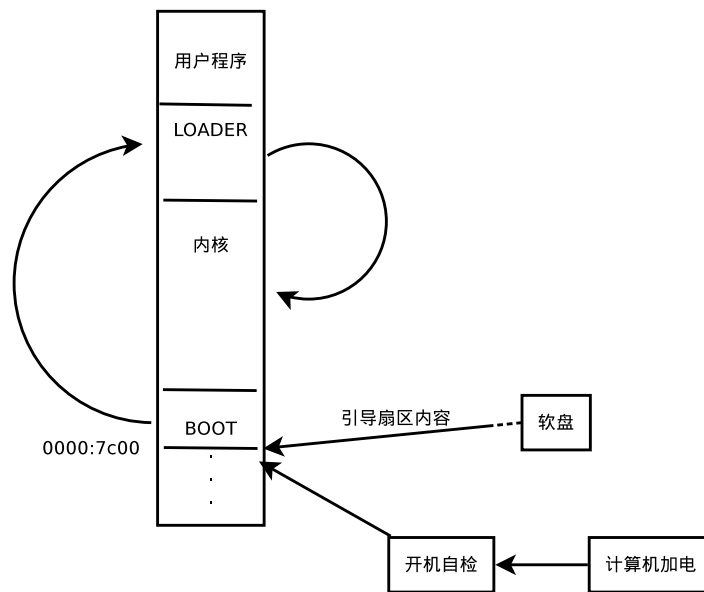


图 2.4: 操作系统启动顺序

2.3.1 Boot 引导程序

本设计将作为启动介质的软盘做成 FAT12 格式，以方便操作和查找数据。而 Boot 模块所要做的，就是从 FAT12 格式的软盘中将 Loader 模块的执行文件“LOADER.bin”找出来，并加载到内存的指定位置。

2.3.2 Loader 加载程序

Loader 完成的功能相对于 Boot 来说要更加复杂。除了要在存储介质软盘中寻找 kernel.bin 并将其加载到制定位置外。还要为内存的运行进行一些准备工作。这些工作包括，准备基本的段页式内存管理机制，启动保护模式。

系统内核是一个大型的程序，它将会有很多模块组成。而每个模块可能要放到指定的内存地址上。于是 Loader 必须能够从 kernel.bin 中解读出哪些程序应该放在哪个特定的位置。于是本设计将 kernel.bin 链接成 ELF (Executable and Linking Format)，可执行链接格式。一方面 loader 解读这些信息。于是 Loader 从软盘中查找到 kernel.bin 之后将会对其按照 ELF 格式进行解读，并合理安放各程序的位置。

2.4 内核结构

本设计所设计的操作系统将提供操作系统的一般功能：进程管理机制，中断服务系统（包括系统调用）、内存管理机制、文件系统、基本的输入输出功能。这些功能各自之间相互独立又相互依赖，共同为用户程序的执行提供软件基础。

在比较了宏内核结构和微内核结构的优劣之后。本设计选择了结构更加清晰的微内核结构。微内核结构是一种能够提供必要服务的操作系统内核；其中这些必要的服务包括进程管理，交互进程通信（IPC，Inter - Process Communication）等等。所有服务（包括设备驱动）在用户模式下运行，而处理这些服务同处理其他的任何一个程序一样。因为每个服务只是在自己的地址空间运行。所以这些服务之间彼此之间都受到了保护。微内核是内核的一种精简形式。将通常与内核集成在一起的系统服务层被分离出来，变成可以根据需求加入的选件，这样就可提供更好的可扩展性和更加有效的应用环境。使用微内核设计，对系统进行升级，只要用新模块替换旧模块，不需要改变整个操作系统。于是本

设计所设计的操作系统的结构看起来像图 2.5所示。

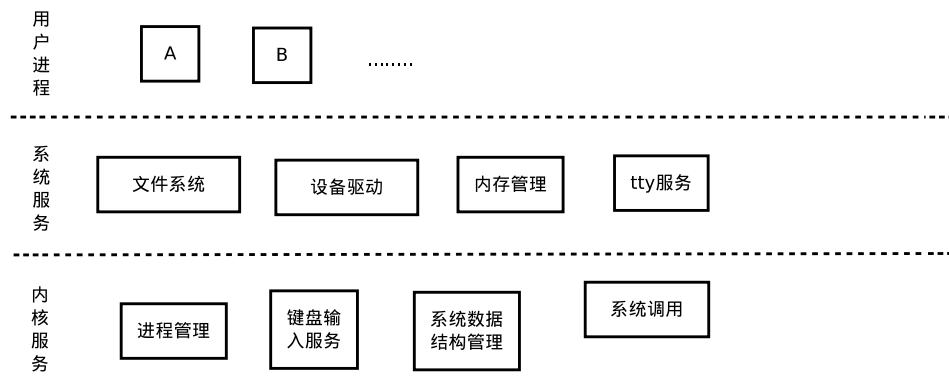


图 2.5: 内核结构

第三章 进程管理

3.1 进程管理服务框架

进程管理是操作系统非常关键的一部分，它的设计和实现直接影响到整个系统的功能和性能。在一个多进程的操作系统中，一个时间段内可以有多个进程“并发”执行。这样就避免了较为快速的 CPU 等待较为低速的 I/O 设备的情况，提高了 CPU 利用率，从而提高系统的性能。另一个方面，同时运行多个进程，就可以同时提供多种服务或者同时为更多的客户服务，这也是现代操作系统的基本特征。所以只有在设计好进程管理功能的基础上，才能合理分配系统的资源，提高系统的效率。一个程序可运行多次，它的每个运行副本都有自己的进程。同时，一个程序被加载入内存成为一个进程直到他从内存中被移除而死亡的这个过程叫做进程的生命周期。一般一个进程的生命周期包括进程的创建、进程因调度而执行和进程的结束三个步骤。进程并非是自生自灭的。他的生命周期受到操作系统的管制。也就是说操作系统负责着进程的创建、进程的调度、进程的撤销还有分配进程所需要的资源。当然进程在这个生命周期内，因为遇到各种事件而存在着存在着不同的状态。操作系统还要管理处各种状态下的进程，并对他们进行合理的调度。

调度主要有两个问题，一个问题是应该在什么样的时刻或者说当哪个特定的事件发生时就进行调度。第二个问题是进程进程间切换。对于第一个问题本设计使用时间作为衡量标准，每个进程会分得一段时间的 CPU 使用权限，时间片用完后释放使用权限。当然发生中断的时候实际上，进程也进行了“调度”，只不过这种调度不同于一般的进程调度。对于进程间切换，每一个进程都有自己独特的运行环境（内存环境和寄存器环境等等），都有自己独特的代码、数据、和堆栈，当他因为调度而失去 CPU 使用权限的时候，操作系统就需要记录下他们独特的运行环境信息。也要为新的进程准备它独特的运行环境。于是进程管理由进程控制块（PCB）、进程调度、中断处理、定时器、进程通信等部分组成。

3.2 进程控制块 PCB

操作系统文献中所提到的 PCB 的一种实现（在以后的论述中本设计依旧使用 PCB 的概念来指代 proc 数据结构）。PCB 是进程实体的一部分，是操作系统中最为重要的记录型数据结构，也是操作系统实现进程管理的核心结构。PCB 的作用就是使一个在多道程序环境下不能够独立运行的程序（含数据），成为一个能够独立运行的基本单元，一个能够与其他进程并发执行的进程。或者说 PCB 在操作系统中就代表了一个进程，操作系统施加在进程上的操作都是通过改变进程对应的 PCB 来实现的。例如，当操作系统要调度某进程执行时，要从该进程的 PCB 中读取这个进程的状态和优先级；在调度到某进程的时候，要根据其 PCB 中的处理机状态信息，设置该进程的运行环境。因而需要首先阐述一下在本设计的操作系统中 PCB 的具体结构。为了描述和控制进程的运行，本设计用一个 proc 数据结构来表述进程，它包含了进程的详细信息，主要有进程标志（PID）、进程所占用的内存区域、相关文件的描述符、进程环境、信号处理、资源安排、同步处理和进程状态几个方面。proc 结构定如下：

```

1  /*form inclue/sys/proc.c*/
2  struct proc {
3      struct stackframe regs;    /* process registers
4          saved in stack frame */
5      u16 ldt_sel;                /* gdt selector giving
6          ldt base and limit */
7      struct descriptor ldts[LDT_SIZE]; /* local descs
8          for code and data */
9      int ticks;                  /* remained ticks */
10     int priority;
11     /* u32 pid;                  /* process id
12         passed in from MM */
13     char name[16];              /* name of the process
14         */
15     int p_flags;                /**

```

```

11                                     * process flags.
12                                     * A proc is runnable
                                     iff p_flags==0
13                                     */
14     MESSAGE * p_msg;
15     int p_recvfrom;
16     int p_sendto;
17     int has_int_msg;                /**
18                                     * nonzero if an
                                     INTERRUPT occurred
                                     when
19                                     * the task is not
                                     ready to deal with
                                     it.
20                                     */
21     struct proc * q_sending;        /**
22                                     * queue of procs
                                     sending messages to
23                                     * this proc
24                                     */
25     struct proc * next_sending; /**
26                                     * next proc in the
                                     sending
27                                     * queue (q_sending)
28                                     */
29     int p_parent; /**< pid of parent process */
30     int exit_status; /**< for parent */
31     struct file_desc * filp[NR_FILES];
32     struct proc* next;
33 };

```

3.2.1 处理机状态

进程之间切换需要保存失去 CPU 使用权限的进程的处理机状态信息和进程控制信息。其中，处理状态信息主要是由处理机中各种寄存器组成的。处理机在运行的时候，很多的信息是放在寄存器中的。当发生进程切换的时候，所有这些都必须保存在 PCB 中，以便在该进程重新执行的时候，能够从断点处继续执行。这些寄存器包括：包括 PC（program counter）、PSW（processor status word，处理器状态字）、SP（stack pointer，栈指针）、PCBP（pointer of process control block，进程控制块指针），以及其他通用寄存器等。而 proc 结构中的 struct stackframe 数据结构的变量 regs 就是程序运行时各个寄存器的值。

```
1  /*from /include/sys/proc,h*/
2  struct stackframe {
3      u32      gs;
4      u32      fs;
5      u32      es;
6      u32      ds;
7      u32      edi;
8      u32      esi;
9      u32      ebp;
10     u32      kernel_esp;
11     u32      ebx;
12     u32      edx;
13     u32      ecx;
14     u32      eax;
15     u32      retaddr;
16     u32      eip;
17     u32      cs;
18     u32      eflags;
19     u32      esp;
20     u32      ss;
21 };
```

。

3.3 进程控制信息

进程控制信息包括：（1）程序和它的数据的内存地址，以便下次调度的时候能够通过 PCB 找到程序和它的数据；（2）进程同步和通信机制，是指实现进程同步和进程间通信时必要的机制，如消息队列指针、信号量等；（3）资源清单，记录了这个进程从操作系统中分配得到的资源情况，这里主要是指文件；（4）链接指针，它指出了这个进程所在的队列的下一个进程的 PCB 的地址。

3.3.1 进程调度信息

为了完成进程调度及其相关的功能，使程序能够更好的并发执行，操作系统的每个进程的 PCB 中存储了一些与之相关的信息。其中有：（1）进程状态，说明当前进程正处在一个什么样的状态下，是进程调度时的依据；（2）进程优先级，指明进程获得 CPU 使用权限的优先级；（3）与进程调度算法相关的一些信息，比如进程已经执行的时间等。

在本设计所设计的操作系统中，进程状态定义有以下几种：

```

1  /* form include/sys/const.h
2   *#define RUNNING 0x00 程序运行
3   */
4  #define SENDING    0x02  /* set when proc trying to send */
5  #define RECEIVING  0x04  /* set when proc trying to recv */
6  #define WAITING    0x08  /* set when proc waiting for the child
   to terminate */
7  #define HANGING    0x10  /* set when proc exits without being
   waited by parent */

```

在本设计所设计的操作系统中的进程可能具有三种基本状态：就绪、执行和阻塞。而上面的代码中这多种状态只是这三种状态因不同的状态而引发的具体情况而已。比如 SENDING 和 RECEIVING 是由于进程间同步通信而引发的阻塞状态。WAITING 是程序就绪状态。HANGING 是在程序执行完成后退出时的状态。这些状态标志在进程管理的一些具体模块中有着十分重要的功能。而这些模

块就是通过这些标志，来判断当前进程的状态，并进行相关的操作的。

从一个宏观的角度来看，本设计所设计并实现的操作系统中一个进程的状态转移如图 3.1所示。

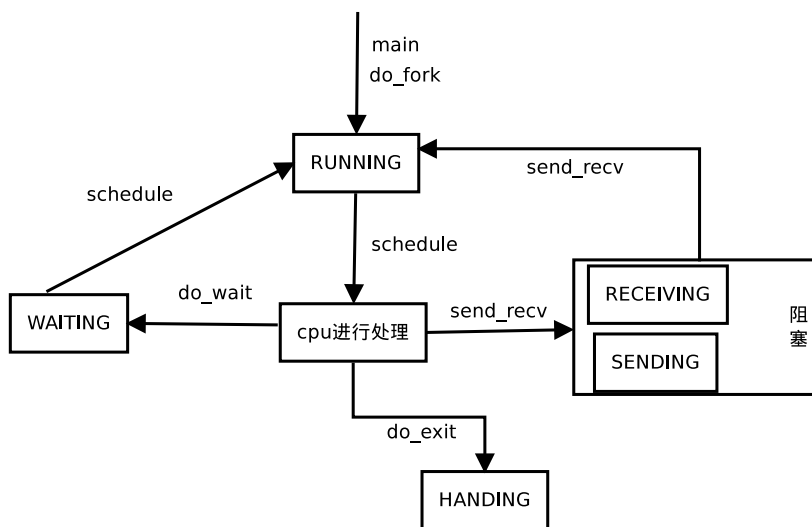


图 3.1: 进程状态转换

这里的状态转移主要是针对用户进程而言的。一个用户进程在其父进程使用 `do_fork` 函数创建这个用户进程后，这个用户进程进入 `RUNNING` 状态，经由 `schedule` 调度得到 `cpu` 使用权开始执行。若在 `CPU` 执行过程中需要进行进程间通信或者申请资源得不到的时候将会进入阻塞状态（因阻塞原因不同，会使用不同的标记）。当进程间通信完成或者进程申请的资源被进程得到的时候，将进程状态标记为 `RUNNING`，然后等待 `schedule` 调度。当一个用户进程成为了一个父进程要创建其他进程时进程进入 `WAITING` 状态。各种过程完成后，将进程状态标记为 `RUNNING`，然后等待 `schedule` 调度。

3.3.2 进程优先级及进程调度相关

本设计所设计并实现的操作系统，使用了优先级的概念。程序并不是以相同的机会去获得 `CPU` 的使用权限。每个进程在其初始化的时候都有他的优先级。这个优先级代表了程序能够获得 `CPU` 使用权限的优先程度。进程控制块中 `priority` 代表着进程优先级，进程初始化的时候由系统赋给它一个值，这个值有

大有小，代表着进程的优先级。数值越大，优先级越高；数值越小，优先级越小。于是每个进程的运行不再有相等的机会去获得 CPU 使用权限。在本设计所设计并实现的操作系统中，优先级是一个与时间密切相关的概念。从实质上讲，本设计使用的优先级是种伪优先级机制。程序获得的优先级实质上代表的是他在一次总调度过程中所能够获得的时间片的总数。这个数值越大，程序的优先级越高；数值越小，程序的优先级越小。程序的优先级小的时候，程序会在一次总的调度过程中较早的使用完所有的时间片，然后阻塞。其他没有使用完时间片的进程会继续执行。这样从宏观的角度看来，就像对程序获得 CPU 使用权限的机会进行了优先级排序。执行在程序初始化时将程序的实时优先级 ticks 设置成 priority 的值。每次程序获得 CPU 使用权限，其 ticks 值都会减一，当减小到 0 的时候，程序就失去了获得执行的机会。一直到所有的进程都见到 0 为止。当所有进程的 ticks 都为 0 的时候，进程调度函数会将所有进程的 ticks 再次设置成它的 priority 值。并且在进程调度的时候，只有当程序的状态 p_flags 为 RUNNING 的时候程序才能够获得 CPU 使用权限。

3.3.3 进程通信

这里所说的进程间通信包括两种机制，一种是同步 TIPC 机制，另外一直是一种基础的信号量机制。由于本设计所设计并实现的操作系统采用了结构清晰的微内核结构。进程间通信便成了操作系统中一个非常重要的过程。他是各个进程间进行信息交流的依靠。为了保证进程能够及时的收发信息，本设计采用了同步 IPC 的方式进行进程间通信。并且在进程控制块中设置了相应的数据结构以方便实现这种机制。在每个进程的进程控制块中都保存了一个指向 MESSAGE 数据结构（消息体）的指针，用以得到进程通信的消息体内容。并且考虑到可能有多多个进程参加同一个进程通信过程。在进程控制块中设置了两个指针用以寻找处在发送或者接受链表的下一个或者上一个进程。p_recvfrom 记录着信息来自哪一个进程。p_sendto 记录着信息将会发送给哪个进程。

3.3.4 进程控制块的组织方式

在操作系统中，通常会共同存在若干个程序，也就有相应数目的 PCB。一般管理这些进程控制块有两种方式，一种是连接方式，把具有同一状态的 PCB，连接成一个队列；一种是索引方式，根据系统中进程的各个状态建立几张索引表。

而本设计为了能够将它们加以有效的管理，本设计采用了静态数组和链接方式来管理这些 PCB。首先在系统初始化的时候建立一个 PCB 的数组 `proc_table[]`，它包含了系统中所有的 PCB 的指针。而且系统中最大进程数受 `proc_table` 数组大小的限制，默认值为系统预定义的两个常量 `NR_TASKS` 和 `NR_PROCS` 之和。而将具有统一状态的 PCB，用链接的方式形成队列。这样可以形成就绪队列、若干个阻塞队列和空白队列等。同时也可以根据进程阻塞的原因不能而将进程链接在一起形成一个队列。这种链接方式是通过一个表示进程状态的 PCB 指针和 PCB 内部指向其他 PCB 结构的指针来实现的。

3.4 进程的创建与撤销

进程的创建和撤销是进程控制的主要内容。他用于创建一个新的进程，终止一个已经完成任务的进程，或者去终止一个因出现某事件而使其无法继续运行下去的程序，还可负责进程运行中的状态转换。如当一个正在执行的进程因为某些事件而不能继续执行的时候，将其转化为阻塞状态，而当出现该进程所期待的事件后，又将改进成转换为就绪状态等等。这部分功能由操作系统的内核来完成。

而操作系统中运行的进程可以分成两类。一类是任务即系统进程，用来提供系统服务，像提供基本输入输出功能的 TTY 任务。而另外一类是用户自己的程序，是运行在操作系统之上的用户程序。两类进程完成着不一样的功能。因而，对于这两类程序，进程的创建和撤销都有着不一样的过程。一般任务在系统启动的时候由操作系统完成初始化，当操作系统关闭时自动撤销。它的生命周期与操作系统相同。而用户程序则是由各自的父进程创建，并由父进程来撤销并收回其占用资源。用户进程的生命周期收到它的父进程和本身功能的限制。

3.4.1 任务的创建和撤销

任务的主要功能是用来提供系统服务，是操作系统自始至终都在运行着的服务性质的进程。这些进程自始至终都驻留在内存之中，并发执行。他们是操作系统最为关键的部分。于是这些任务的的创建过程也是操作系统启动的一部分，即随着操作系统的启动而创建。随着操作系统的关闭而撤销。任务的创建和撤销完全不需要用户来干预，由操作系统自动完成。在操作系统中，本设计定义了六种任务。他们是系统的基本服务。包括文件系统，硬盘驱动，基本输入输出，内存

管理和一种信号量机制。

```

1  /*from kernel/global.c*/
2  /* 注意下面的 TASK 的顺序要与 const.h 中对应 */
3  PUBLIC  struct task      task_table[NR_TASKS] = {
4          /* entry      stack size      task name */
5          /* -----      -----      ----- */
6          {task_tty,      STACK_SIZE_TTY,  "TTY"      },
7          {task_sys,      STACK_SIZE_SYS,  "SYS"      },
8          {task_hd,       STACK_SIZE_HD,   "HD"       },
9          {task_fs,       STACK_SIZE_FS,   "FS"       },
10         {task_mm,       STACK_SIZE_MM,   "MM"       },
11         {task_signal,    STACK_SIZE_SIGNAL, "SIGNAL"   }
};

```

这些任务的初始化工作是在操作系统加载内核的过程中完成的。在这个过程中初始化了任务的 PCB 中的各个参数并分配了内存和其他资源。使任务能够正常运行。

3.4.2 用户进程的创建

用户进程，是用户用来完成指定的功能的一个程序的运行过程。用户进程，是使用操作系统的编程接口编写而成的对计算机进行管理或者实现功能的程序。而且运行在用户空间之内，并收到系统内核的管理和调度。用户进程一般是用户使用的时候创建，而在完成所应该完成的任务后撤销。这个过程是由该进程的父进程控制完成。每一个用户进程都会经历这样的一个受到父进程控制的生命周期。于是本设计在系统启动的时候就需要创建一个所有用户进程的祖先进程，以创建和撤销其他的进程。这个进程就是 init 进程。这种方式本设计参考了 Linux 系统产生其他所有进程的方式。让 init 进程以守护进程的方式存在。它是系统中所有用户进程的祖先。它负责着本设计所设计并实现的操作系统中用户进程的控制。先面的代码中是用户进程的 PCB 的定义。

```

1  /*from kernel/global.c*/
2  PUBLIC  struct task      user_proc_table[NR_NATIVE_PROCS] =
        {

```

```

3      /* entry      stack size      proc name */
4      /* -----      -----      ----- */
5      {Init,      STACK_SIZE_INIT,  "INIT" },
6      {TestA,     STACK_SIZE_TESTA, "TestA"},
7      {TestB,     STACK_SIZE_TESTB, "TestB"},
8      {TestC,     STACK_SIZE_TESTC, "TestC"}};

```

作为所有用户进程的父进程的 init 进程所完成的工作主要是创建了一个标准的 shell，用以接受用户命令。而接受到用户命令之后调用系统调用 exec 来完成进程的创建。在用户进程完成任务后，发送消息给父进程，父进程通知内存管理程序撤销该用户进程。系统调用 exec 的语义很简单，它将当前的进程映像替换成另一个。也就是说，本设计从硬盘上读取另外一个可执行文件，用它替换掉被从 Init 创建出来的新进程。这样一来被替换的子进程就摇身一变成了一个彻头彻尾的新进程。这个过程说起来很简单，但是真正实现起来却比较麻烦。因为一个新进程诞生时，需要从系统中分配一些资源，比如关键的内存。于是 init 进程要和其他的管理模块进行交互，其中最为关键的就是内存管理模块。

在系统启动的时候，本设计已经初始化好了所有的进程 PCB，包括把每一 PCB 的 LDT 选择子和 GDT 表项准备好，并且在 proc_table[] 中预留出了一些空项供新进程使用。并将部分 PCB 的 p_flags 设置为 FREE_SLOT 表示这个 PCB 是空项，没有指示任何具有实际意义的进程。在系统调用 exec 中首先调用 fork 函数。fork 函数回向内存管理进程发送一个 FORK 信息，最终内存管理进程调用 do_fork() 函数如附录 B.2，进行一些进程 PCB 的设置。首先是分配进程表。在数组 proc_table 中寻找一个空项，用于存放子进程的进程表。然后分配内存。由于子进程是父进程的副本，所以需要首先获得父进程的内存占用情况，这由读取父进程的 LDT 来完成。然后将父进程的内存空间完整的复制一份给子进程新分配的空间。然后是通知文件系统模块，因为父进程和子进程之间可能要共享文件。之后函数返回，并发消息给内存管理模块。

之后发送 EXEC 消息给内存管理模块，让进程真正运行起来。内存管理模块接受到 EXEC 消息后，最终调用 do_exec 函数。从消息体中读取刚刚获得的内存分配信息。并使用系统调用 stat() 获得程序文件大小。之后将程序文件读入内存的缓冲区中。并根据 ELF 文件的程序头信息，将被执行文件的各个段放置

到合适的位置。之后建立参数栈。为程序的各个相关寄存器赋值，这里关键的寄存器是 `eax`、`ecx`、`eip` 和 `esp`。其中 `eax` 和 `ecx` 是程序从 `shell` 中获得的参数。`eip` 指向程序的入口地址。`esp` 指向刚刚准备好的堆栈的位置。之后给进程一个名字。程序就运行起来了。

3.4.3 用户进程的撤销

前面已经提到进程在操作系统中是有一个生命周期的。进程有产生就会有消亡。不然进程只产生而不消亡，系统不久之后就会因为资源耗费过度而崩溃。然而，当进程撤销或者说消亡的时候，有些时候只释放资源然后推出就行了，但有些时候该进程还会有子进程。这个时候就有了两种不同的进程撤销函数 `exit` 和 `wait`。他们都是向内存管理模块发送消息而最终实现功能。

`exit` 最终调用的是 `do_exit` 函数。这个函数首先告诉文件系统进程要推出，并进行相应的处理。之后释放进程所占用的内存。然后判断 `P` 是否正在阻塞。如果是就清除进程的阻塞状态，清除 `p_flgsgs` 的 `WAITING` 位。并向进程发送消息解除阻塞。之后释放 `A` 的进程表项。如果不是就设置 `A` 的状态为 `HANGING`，即挂起。至此，进程完成退出。

`wait` 的功能与 `exit` 有点类似。但是却又不同。如果进程 `S` 调用 `wait`，那么程序会首先遍历 `PCB` 表，如果发现有一个进程 `A` 是该进程的子进程，并且这个子进程正在挂起等待退出。那么就向进程 `S` 发送消息解除阻塞，之后释放 `A` 的进程表项，令 `A` 退出。如果 `P` 没有子进程在挂起，那么就设置 `P` 为阻塞。如果 `P` 压根就没有什么子进程，则向 `P` 发送一个表示出错的返回值。

3.5 进程间通信

3.5.1 同步 IPC

IPC 是 Inter-Process Communication 的缩写，直译为进程间通信，说白了就是进程间发送消息。而本设计使用的是同步 IPC，它不像寄邮件那样，倒像接力赛，发送者一直等到接受者收到消息才肯放手，接受者也一样，接不消息就一直等着，不干别的。使用同步 IPC 有若干好处比如：操作系统不用另外维护缓冲区来存放正在传递的消息；操作系统不需要保留一份消息副本；操作系统不需要维

护接收队列；发送者和接受者都可在任何时刻清晰且容易知道消息是怎样发送的；从实现系统调用的角度来讲，同步 IPC 更加合理——当使用系统调用的时候，本设计的确需要等待内核返回结果之后在继续。同时，因为本设计的操作系统所使用的内核结构为微内核结构。这种同步 IPC 便成了最为关键的一种进程间通信方式。内核中的各个任务和用户的进程都是通过这种同步 IPC 方式来传递消息。

本设计所使用的同步 IPC 是使用了共享内存的方式来实现的。需要发送消息的进程会创建一个 MESSAGE 数据结构的共享变量。并用自己将要传递的消息来初始化这个共享变量。之后将这个共享变量共享给希望得到这个消息的进程。这个所谓的共享是通过 C 语言中的指针实现的。下面将从消息的发送和接受两个方面，来解释一下整个同步 IPC 机制是怎样运转起来的。

假设有进程 A 想向进程 B 发送消息 M，那么过程将会是这样的：

- (1) 进程 A 准备好 M。
- (2) A 通过系统调用 sendrec，最终调用 msg_send。
- (3) 简单判断是否发生死锁。
- (4) 判断目标进程 B 是否正在等待来自 A 的消息：如果是，消息被复制给 B，B 被接触阻塞，继续运行；如果不是，A 被阻塞，并加入到 B 的发送队列中。

假设进程 B 想要接受消息（来自特定进程、中断或者任意进程），那么过程将会是这样的：

- (1) B 准备一个空的消息结构 M，用于接受消息。
- (2) B 通过系统调用 sendrec，最终调用 msg_receive。
- (3) 判断 B 是否有个来自硬件的消息（通过 has_int_msg），如果是，并且 B 准备接受来自任意中断的消息，则马上准备一个消息给 B，并返回。
- (4) 如果 B 想要接受来自任意进程的消息，则从自己的发送队列中选取第一个（如果队列非空），将其消息复制给 M。
- (5) 如果 B 是想接受来自特定进程 A 的消息，则先判断 A 时候正在等待发送消息，若是，将其消息复制给 M。
- (6) 如果此时没有任何进程发消息给 B，B 会被阻塞。

这样一来整个同步 IPC 机制的过程就如图 3.2所示：

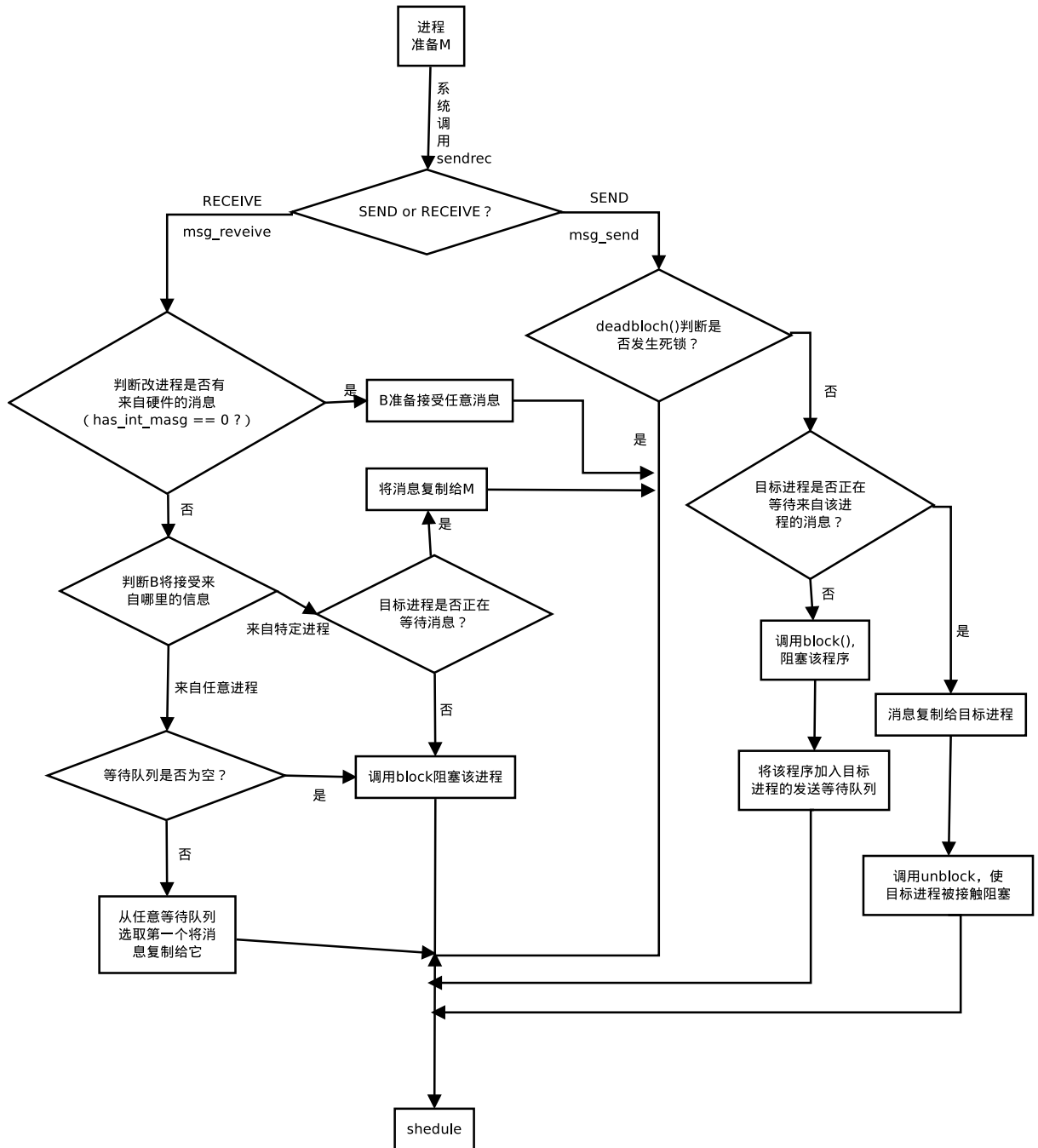


图 3.2: 进程间通信

3.5.2 信号量机制

在操作系统引入了进程之后，虽然提高了资源的利用率和系统的吞吐量。但由于进程的异步性，也给系统造成了混乱，尤其在他们在争用临界资源的时候。例如，多个进程去读写同一个文件的时候，就有可能产生脏数据。而信号量机制的作用就是使诸进程之间能够有效的共享资源和合作，从而使程序更好的执行。信号量机制最早由荷兰学者 Dijkstra 提出。后来，在长期的应用实践中，信号量机制又得到了很大的发展，它从整形信号量经记录行信号量进而发展成为信号量集机制。而现在信号量机制已被广泛的应用于单处理机和多处理机系统以及计算机网络中。本设计所设计的操作系统中的信号量机制继承了信号量集的主要思想。将系统中令进程存在互斥和同步关系的资源和事件全部抽象成临界资源。使用数据结构 `struct singnaldata` 来表示临界资源。

```

1 typedef struct singnaldata{
2     int                type;
3     int                resource;
4     int                limit;
5     struct proc*       waitlist;
6 }semaphore;
```

其中三个整形变量与临界资源有关。`type` 代表着临界资源的类型。`resource` 代表系统临界资源的拥有量。而 `limit` 则代表着系统最少持有的临界资源的数量。本设计所设计的信号量机制考虑到了这种信号量机制向各种信号量机制的扩展。所以使用了灵活的资源上下限。`waitlist` 是因为此临界资源而阻塞的进程链表队列。本设计依然使用数组的方法来管理所有的临界资源。在系统初始化的过程中，创建了一个全局数组 `semaphore_table[NRSEMAPHORE]` 用来管理临界资源。数组中的每一个元素都代表了一种临界资源，系统中总共允许存在 `NRSEMAPHORE` (32) 个临界资源。系统使用一个系统级的任务来管理所有临界资源，完成对临界资源的操作。下面将介绍一下信号量机制的具体运行过程。

对于临界资源的操作也是由 `signal` 和 `wait` 两种相互对立的操作完成。`signal` 用于对释放资源，`wait` 用于申请资源。当用户使用 `wait` 操作申请一个临界资源的时候，会经历以下步骤：

- (1) 遍历 `semaphore_table[NRSEMAPHORE]`，查看用户申请的临界资源是

否注册过。若注册过则转 2，否则转 3。

（2）检测用户申请的临界资源数量是否小于系统现有数量（resource-limit）。如果是，则分配。如果不是则转 4。

（3）注册该资源类型，并将系统现有资源数量置为 -1，该临界资源下限置为 0。转 4。

（4）阻塞进程，并将进程挂入该临界资源的等待队列 waitlist 中。

当用户使用 signal 释放一个临界资源的时候，会经历以下步骤：

（1）遍历 semaphore_table[NRSEMAPHORE]，查看用户申请的临界资源是否注册过。若注册过则转 2，否则转 3。

（2）将该临界资源的数量增加用户释放的资源量。并从等待队列中取出队首进程，尝试对其进行 signal 操作，成功则正式分配资源，并唤醒进程。失败则返回。

（3）注册该资源类型，并将系统现有资源数量置为 1，该临界资源下限置为 0。并返回。

3.6 中断管理

3.6.1 中断管理框架

实时系统要求对具有较高时间要求的活动以及对外来信息要以足够快的速度进行处理，并在一定时间内作出相应，实时系统的最大特点就是实时性，实时系统的中断管理机构是实现实时系统实时相应的机构之一。

在实时系统中，由于外部事件的不确定性和客观性，受控硬件的各个参数、信息、活动需要处理时，往往向 CPU 发出中断请求，要求 CPU 进行处理，中断机制的引入可以让 CPU 和外设达到真正的并行。并且中断机制也是计算机实现并发的基础之一，中断机制的实现和硬件紧密相连（参见第一章）。在本设计的硬件模型中使用了两个 Intel8259A，并使用主从结构相连。系统总共能够处理 15 种硬件中断。本设计在说到中断的时候往往与异常相提并论。实际上，他们都是程序在执行过程中的强制性转移，转移到相应的处理程序。中断一般是程序执行过程中因为硬件而产生。异常则通常在处理器执行指令过程中检测到错误时发生，比如遇到零除的情况。处理器检测的错误条件有很多，比如保护违例、页错

误等。因此所设计的中断机制除了能够响应和处理一般的硬件中断之外，还要能够处理保护模式下的一些异常。

在多进程的环境中，系统必须对中断进行统一的管理，同时也必须对异常进行统一的管理。从软件的角度出发，对中断的处理分为三个步骤：

- (1) 中断处理入口的处理。
- (2) 系统或用户定义的中断服务程序。
- (2) 中断处理出口的处理。整个过程正如图 3.3所示。

中断发生时，硬件根据中断向量进入中断处理入口，该入口不是统一的入口，而是对每一个向量都设置相应的中断类型标志，进入中断总控程序，此程序将所有现场保护进栈后，根据类型标志，转移去执行系统或者用户定义的中断服务程序。

由于操作系统运行在保护模式下，原来在实模式中实现中断用的中断向量表被 IDT（Interrupt Descriptor Table）所替代。这个表也是个描述符表，叫做中断描述符表。IDT 的作用是将每一个中断向量和对应的描述符对应起来。从这个意义上讲 IDT 也是一种向量表，虽然它在形式上与实模式下的向量表非常不同。于是在保护模式下一次中断处理中寻找相应处理程序入口的过程就变成了图 3.4所示。中断处理出口，首先要检查中断桥套的层次和是否应该调度在局定从哪个出口返回。

3.6.2 初始化 Inter8259A

在系统初始化过程中本设计将对两个中断控制器 8259A 进行初始化工作，并且初始化各种响应和处理中断有关的数据结构。初始化函数首先向主 8259A 和从 8259A 发送了相应的状态字和命令字，确定了他们的工作方式。然后初始化了一个函数指针数组 irq_table，指向各个中断处理程序的入口地址。

```
1  /*form kernel/global.c*/
2  PUBLIC  irq_handler      irq_table[NR_IRQ];
```

其中 irq_handler 的定义在 type.h 中：

```
1  /*form include/type.h*/
2  typedef void      (*int_handler)  ();
```

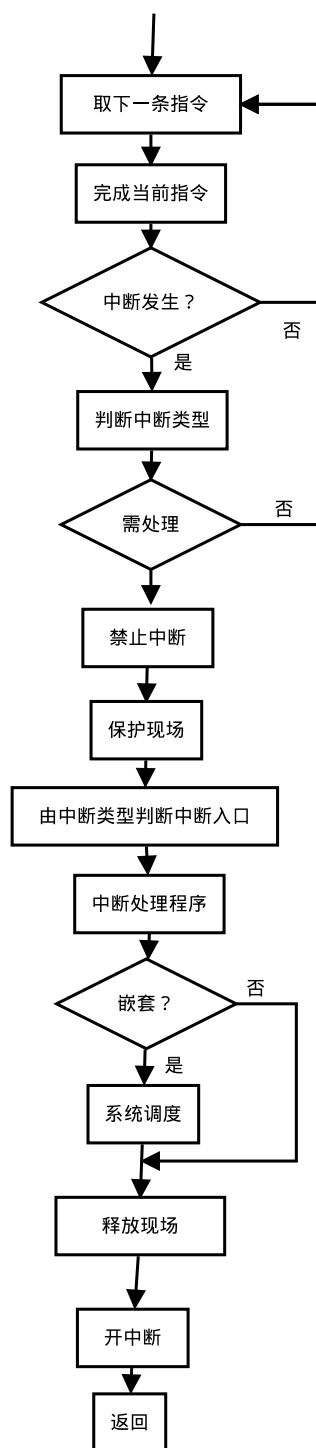


图 3.3: 中断处理

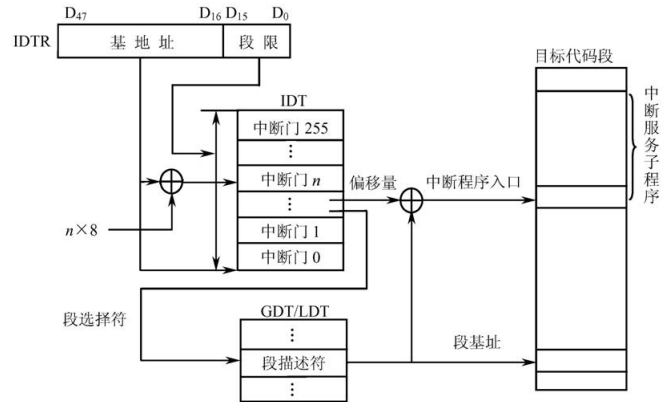


图 3.4: 寻找中断向量

NR_IRQ 的值定义为 16，以对应主从两个 8259A。实际上主从方式的两个 8259A 只可以处理 15 种硬件中断，在这个设置成 16 中只是为了实现上的方便。

```
1 /*form include/sys/const.h*/
2 #define NR_IRQ          16          /* Number of IRQs */
```

3.6.3 初始化 IDT

中断服务中将中断和异常使用统一的过程来处理，这样既简化了中断服务的逻辑，又方便了实现。系统在启动的过程中初始化了 IDT。将所有的中断和异常与他们所对应的处理程序的入口在 IDT 中设置好。并将所有的异常初始化成中断门，每一种异常的处理函数是不一杨。比如零除异常的处理函数为 divide_error()。然后本设计配置了中断向量。之后函数填充了堆栈切换事的重要数据结构 TSS。同时也初始化了系统调用的入口地址。

3.6.4 中断和异常处理

本设计使用统一的中断处理方式来处理各种各样的中断。即通过中断号寻找中断入口程序的方式。这里使用了一个只有一个参数的宏 hwint_master（从 8259A 使用 hwint_slave 宏）。比如对于一种时钟中断的处理函数 hwint00。本设计将时钟中断的中断号 0 以参数的形式传递给宏 hwint_master。在宏 hwint_

master 中，首先调用 save 函数保护现场。然后从函数指针数组 irq_table 中找到相应的中断处理程序函数的入口地址，调用之。之后还原现场，退出中断处理程序。

而对于异常，本设计则使用了唯一的一个异常处理函数如附件 6.2。函数接受由系统传递来的异常号，然后查找出其对应的异常信息，并将其显示到屏幕上。之后，整个系统宕机。

3.7 时钟中断

本设计所使用的进程角度机制是基于时间片的，也就是说程序在一开始运行的时候确定了进程所能获得的时间片总数，随着运行进程还能够获得时间片总数将会减小。于是时间片大小的确定就非常重要。时间片决定了一个程序一次获得 CPU 权限的时间是多长。而时间片大小是由时钟中断决定的。中断当然不会凭空产生，实际上它是由一个叫做 PIT（Programmable Interval Timer）的芯片来触发的。在本设计的硬件模型中这个芯片使用的是 Intel 8253。Intel 8253 有三个计数器，本设计使用计数器 Counter 0，它的作用是每隔一段时间让系统产生一次时钟中断。计数器的工作原理是这样的：它有一个固定的输入频率，在 PC 上是该计算机 CPU 的时钟频率。每一个时钟周期，计数器减一，当减到 0 的时候就触发一次时钟中断。因而本设计可以通过编程控制 8253，来改变时钟中断间隔。例如，让系统每隔 10ms 产生一次时钟中断，也就是让输出频率为 100Hz，而且 PC 的时钟频率为 1193180Hz，需要将计数器赋值为 $1193180/100=11931$ 。而对于 intel 8253 的初始化，本设计在内核刚刚加载完成后进行。

此外本设计在系统中维护一个 ticks 变量，它代表了当前系统中发生的时钟中断次数（不精确）。它的初始值为 0，在系统每一次发生时钟中断的时候在中断处理程序中将 ticks 加一。同时，时钟中断处理程序会调用进程调度函数 shedule 进行一次进程调度。

第四章 内存管理

内存是系统重要资源。如何对它进行有效的管理，不仅直接影响到存储器的利用率，而且还对系统的性能有很大的影响。在本设计的操作系统硬件模型中强调过本设计使用以 80386 为核心的机器。而 80386 使用两级虚拟-物理地址转换，即使用了分段机制和分页机制来实现两级地址转换。第一级把包含段地址和段内偏移的虚拟地址转换为一个现行地址，第二级把线性地址转换成物理地址。如图 4.1 所示。

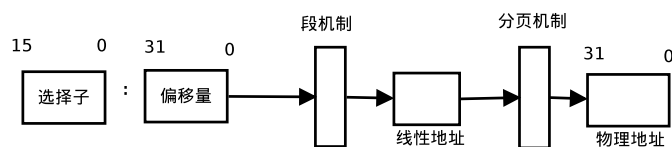


图 4.1: 地址转换

而在建立起基本段页式管理机制后整个内存看起来像图 4.2 所示:

4.1 基本分段管理机制

段是实现虚拟地址到线性地址转换机制的基础。在保护方式下，每个段由如下三个参数进行定义：段基地址 (Base Address)、段界限 (Limit) 和段属性 (Attributes)。用于表示上述定义段的三个参数的数据结构称为描述符。每个描述符长 8 个字节。在保护方式下，每一个段都有一个相应的描述符来描述。按描述符所描述的对象来划分，描述符可分为如下三类：存储段描述符、系统段描述符、门描述符 (控制描述符)。在操作系统中定义了三个描述符，分别是一个 0 ~ 4GB 的可执行段、一个 0 ~ 4GB 的可读写段和一个指向显存开始地址的段。

```
1 | ;form boot/loader.as
2 | LABEL_GDT:                Descriptor      0,          0,          0
```

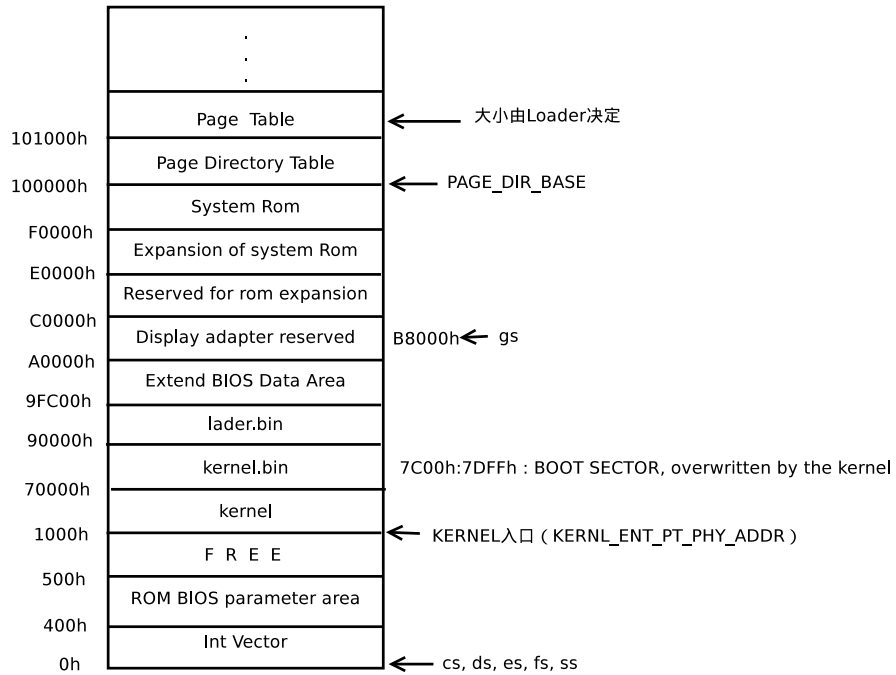


图 4.2: 内存概况

```

3 LABEL_DESC_FLAT_C:      Descriptor      0,      0ffffh,
    DA_CR  | DA_32  | DA_LIMIT_4K
4 LABEL_DESC_FLAT_RW:      Descriptor      0,      0ffffh,
    DA_DRW | DA_32  | DA_LIMIT_4K
5 LABEL_DESC_VIDEO:      Descriptor      0B8000h,  0ffffh,
    DA_DRW | DA_DPL3

```

上面所定义的几个段是在 loader 中定义的，在内核中本设计使用本设计又将写描述符写入了相应的寄存器。主要是填充了 GDT（global Descriptor Table）和 LDT（Local Descriptor Table）。

函数 cstart（）首先把位于 Loader 中的 GDT 全部复制给新的 GDT，然后把 gdt_ptr 中的内容换成新的 GDT 的基地址和界限。这样操作系统中基本的分段管理机制就建立起来了。

4.2 基本分页管理机制

操作系统使用传统的两级页表对物理内存进行管理。使用两级页表一方面是由于 x86 硬件上支持两级页表，另一方面本设计可以通过减少第二级页表项数量来节省内存。本操作系统的两级页表结构如图 4.3 所示。

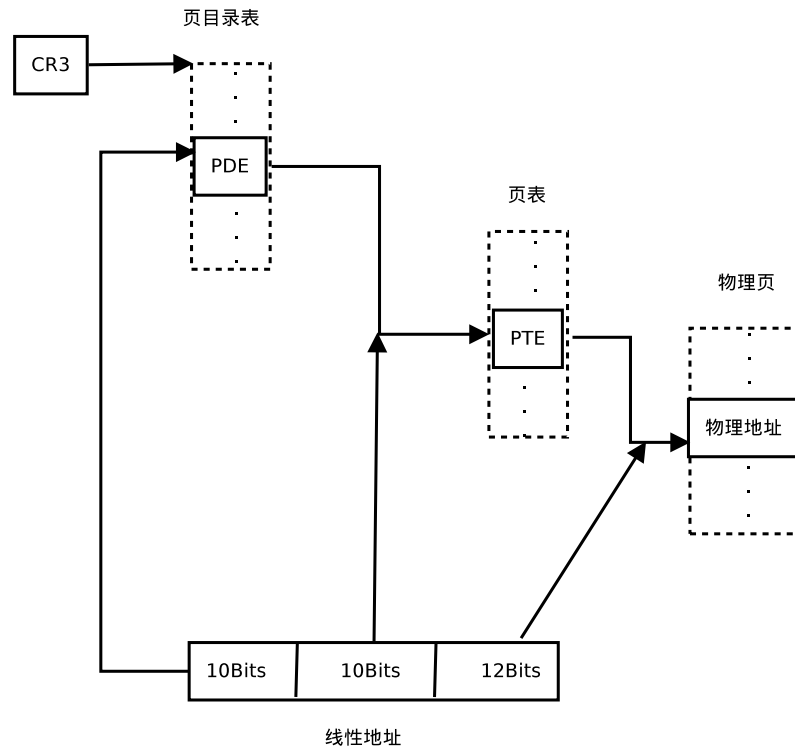


图 4.3: 两级页表

第一级页表叫做页目录，大小为 4KB，存储在一个物理页中，每个页表项 4B，总共有 1024 个页表项。每个页表项对应着第二级页表的一个页表，第二级页表的每个页表也有 1024 个表项，每一个表项对应一个物理页。页目录表的表项简称 PDE（Page Directory Entry），页表的表项简称 PTE（Page Table Entry）。进行转换时，首先是寄存器 cr3 指定的页目录中根据线性地址的高 10 位得到页表地址，然后在页表中根据线性地址的第 12 到 21 位得到物理页首地址，将这个首地址加上线性地址低 12 位便得到了物理地址。这里在地址映射的时候采用了直接映射的方法。基本分页管理机制是在 Loader 中启动的。


```

1 | ;form boot/loader.asm
2 |         call    DispMemInfo ; 获取内存情况
3 |         call    SetupPaging ; 启动分页机制

```

4.3 用户内存空间管理

一个成熟的内存分配机制是比较复杂的，但这并非就意味着简单的机制完成不了这个功能。在这里本设计使用了一种极其简单而且古老的方案，即采用固定分配方式。有新的进程需要内存，就给它划出一定的内存。本设计将大小定为 1MB，这个数字在一定程度内可以任意选取，但至少大于内核的大小 240KB，这样就能够容的下初始进程 Init。然而，并非所有的内存都能够被内存管理程序使用。0 ~ 1MB 的空间被内核使用，显然不能用。另外未见系统也在内存中开辟出了一些空间充当缓存，这些也不能用。综合各种因素，本设计定义了下面这样几个宏：

```

1 | /*form include/sys/proc.h
2 | * All forked proc will use memory above PROCS_BASE.
3 | *
4 | * @attention make sure PROCS_BASE is higher than any
   |   buffers, such as
5 | *          fsbuf, mmbuf, etc
6 | * @see global.c
7 | * @see global.h
8 | */
9 | #define PROCS_BASE          0xA00000 /* 10 MB */
10 | #define PROC_IMAGE_SIZE_DEFAULT 0x100000 /* 1 MB */
11 | #define PROC_ORIGIN_STACK   0x400    /* 1 KB */

```

本设计将 PROCS_BASE 定义为 0xA00000，也就是说，将 10MB 以上的内存空间给用户进程使用。每一个进程占 1MB 的空间。在进程创建时只需要在用户空间中，拿出 1MB 给其使用就可以。这样内存分配实现起来就非常方便。这种内存分配方案，其实就是在进程 PID 和进程内存空间之间建立了一种映像关系，

或者说，内存空间基址是进程 PID 的一个函数。

第五章 文件系统

文件是信息的集合，文件可以是语言程序，目标程序，数据和其他信息。文件一般记录在存储介质如软盘和硬盘上。在本设计所设计的操作系统中，存储文件的介质默认为 ATA 硬盘。所谓文件系统，就是指操作系统中与文件管理有关的那部分软件和有关文件管理所需要的数据结构的集合，这些数据结构包括文件的各级目录，文件分配表等。从系统的角度来看，文件系统是对文件存储器的存储空间进行组织分配，负责文件的存储并对存入的文件进行保护，检索的系统。具体说，它素则为用户建立、删除、存入、读取、修改、转寸文件，并控制文件的存取。从用户的角度来看，当用户要求系统保存一个已命名的文件时，文件系统根据一定的格式将它的文件存放到文件存储器适当的地方，当用户要使用文件的时候，系统根据用户给出的文件名，能够从文件存储器中找到所需要的文件或文件的某个记录。因此，文件系统的用户，只要知道他们文件的名字，就可以获取文件中的信息，而无需知道这些文件在什么地方和怎样存放。在文件系统的支持下，操作系统才能够方便的使用各种语言编译程序、联机数据、子程序库等。此外所有输入输出操作都能够得到文件系统的服务。

文件的物理组织设计到文件在文件存储器中的存储方式。文件组织方法取决于用户通常怎样建立这个文件，以后怎样处理，主要的是，也取决与存储介质本身的特征。

参考一下 FAT12 文件格式后发现一个简单的文件系统大致需要这么几个要素：要有地方存放 Metadata；要有地方记录扇区的使用情况；要有地方来记录任一文件的信息，比如占用了那些扇区等；要有地方存放文件的索引。于是根据这些要素，同时参考 Minix 文件系统，本设计把本设计的文件系统设计成了如图 5.1 所示。

可以看到，总体上来看，它几乎把前述的各个要素实现了：要有地方存放 Metadata——占用整整一个扇区的 superblock；要有地方记录扇区的使用情况——sector map；要有地方来记录任一文件的信息，比如占用了那些扇区等——

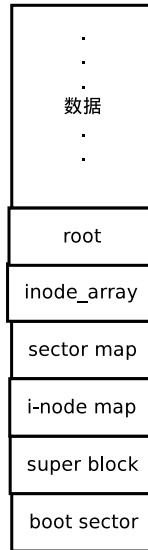


图 5.1: 文件物理组织

inode map 以及称作 inode_array 的 i-node 真正存放地；要有地方存放文件的索引——root 数据区。

superblock 通常也叫超级块，关于文件系统的 Metadata 本设计都记载这里。sector map 是一个位图，它用来映射扇区的使用情况，用 1 表示扇区已经被使用，0 表示未被使用。i-node 是 UNIX 世界各种文件系统的核心数据结构之一，本设计把它借用过来。每个 i-node 对应一个文件，用于存放文件名、文件属性等内容，inode_array 这个数组就是把所有 i-node 都放在这里，形成一个统一的管理机制。而 inode map 就是用来映射 inode_array 这个数组使用情况的一个位图，用法与 sector map 类似。root 数据区类似于 FAT12 的根目录区，但本质上它也是一个普通文件，由于它是所有文件的索引，所以本设计把它单独看待。为了简单起见，本设计的文件系统暂不支持文件夹，也就是说用来表示目录的特殊文件只有这么一个。这种不知吃文件夹的文件系统叫做扁平文件系统（Flat File System）。

第六章 结论与展望

6.1 结论

经过十二周的时间之后，终于初步完成了我的毕业设计。将一个操作系统的大体框架写了出来。虽然这个操作系统看起来还有很多的地方不进入人意，但是已经能够完成操作系统的大部分功能。它有了一套完整的进程管理体系，能够创建和撤销进程，并根据一定的调度算法对并发执行的进程进行调度。同时，还支持多级中断，允许中断嵌套。它有了一套内存管理机制，比较好的管理系统内存资源和用户空间，而且还有一个简单的文件系统，能够让用户进行简单的文件操作。系统内核结构清晰明了，这是因为使用了微内核结构的缘故。当然为了实现微内核结构，还建立了一套进程间通信的机制——同步 IPC。与此同时，还有一个信号量机制的雏形。它作为系统资源的管理者，已经能够对一些资源进行简单的管理，比如 CPU、键盘、屏幕。作为用户接口，向程序员用户提供了系统编程接口；向一般用户提供了文本终端的交互接口。

在实现操作系统的过程中，我阅读了大量的资料和文献。并参考了前人的一些工作成果。对实现一个操作系统所需要的技术，有了一个初步的了解。同时也以论文的形式将这些关键的技术呈现了出来，方便他人。这个操作系统已经具备了一个典型的操作系统所应该具有的功能，因而可以用于操作系统教学中。当作一个操作系统的简单实例来使用。

6.2 进一步工作的方向

虽然操作系统的框架架设起来了。但无论从那个角度来看，这个操作系统还是很粗糙的。因为当时在做的时候，着重于实现，而忽略了优化。所以系统不能够在实际环境中担当一些工作，比如实时控制类的工作。而且系统中各个模块的功能还存在着不小的欠缺。

系统没有一个很好设备管理体系。虽说我所设计的信号量机制在经过一定的修改和扩充之后可以完成设备管理的工作。但是这种设备管理也是粗糙而且不精准的。因而，在以后的工作中需要堆设备管理添加相应的代码，实现一套比较完整的设备管理体系。让操作系统能够更好的管理系统设备资源。

致谢

光阴荏苒，日月如梭，在青岛理工大学的四年学习时间即将过去。在漫长的人生旅程中，三年时间并不算长，但对我而言，是磨砺青春、挥洒书生意气的三年，也是承受师恩、增长才干、提高学识的三年。我将以一个新青岛理工人的面貌，重新投入到火热的工作和事业中。在此，谨对培育我的母校、教导我的老师、帮助我的同学们致以最诚挚的谢意和敬意。在此，我特别要感谢我的论文指导老师王晓燕老师。王晓燕老师，她学识渊博，专业精通，对青岛理工大学教育事业怀着深厚的感情；她诲人不倦，与同学们保持着良好的沟通并经常给予科学的指导和热心的勉励。就本篇毕业论文总结报告而言，从提纲、草拟、修改到最后定稿，王老师都给予了一而再、再而三的精心批阅，每个环节都凝结老师努力的付出和辛劳的汗水。毋庸讳言，老师的为人处事将成为我人生的座标和里程碑。我还要感谢给予我很多关心和帮助的同学们，三年学习生活使本设计结下深厚的友谊。俗话说天下没有不散之筵席，在毕业之际，我衷心地同学和朋友们在以后的人生道路上越走越宽广，也深深相信在未来的日子里本设计将一路携手前行，会有很多的碰撞和交流，本设计将始终记得本设计曾在青岛理工大学同窗学习，这将是克服我克服困难、不断前进的精神动力。

参考文献

- [1] Orang's 一个操作系统的实现 [M]. 于渊. 电子工业出版社.2009 年 9 月.
- [2] Linux 内核分析及变成 [M]. 倪继利. 电子工业出版社,2005.9.
- [3] 计算机组成与结构 [M]. 王爱英主编. 清华大学出版社,2007.7
- [4] C: A Reference Manual[M].Samuel P.Harbison III Guy L.Steele Jr. 机械工业出版社,2008.4
- [5] 汇编语言程序设计 [M]. 齐志儒 高福祥. 东北大学出版社,2005.3
- [6] 乔磊, 齐骥, 龚育昌. 一种支持可重构混成系统的操作系统设计与实现 [D]. 中国中国科学技术大学, 2009.
- [7] 毛德操, 胡希明. Linux 内核源代码情景分析 [M]. 杭州: 浙江大学出版社, 2001
- [8] C.Wright,C.Cowan,S.Smalley.Linux Security Moudle Framework[C].Ottawa,Canada:Ottawa Linux Symposium.2002
- [9] 陈莉君. 深入分析 Linux 内核源代码 [M]. 北京: 人民邮电出版社, 2002
- [10] 孙钟秀, 费翔林. 操作系统教程 [M]. 北京: 高等教育出版社, 2003
- [11] 李善平, 刘文峰.Linux 内核 2.4 版源代码分析大全 [M]. 北京: 机械工业出版社, 2002
- [12] W.L.R.Michael A.Harrison, Jeffery D.Protection in Operating Systems[J].Communication of the ACM.1976.

- [13] Atlas A,Bestavros A.Design and implementation of statistical rate monotonic scheduling in KURT Linux.In:Proc.of the 20th IEEE Real—Time Systems Symp.Phoenix:IEEE Computer Society[C]Press.1999.
- [14] Maurice J.Bach.UNIX 操作系统设计 [M] . 机械工业出版社.2004

附录 A 用户编程接口

A.1 printf

功能：在标准终端 tty 中显示以指定的格式显示内容。使用方法：printf("[变量格式]", 变量....)。

A.2 close

功能：关闭指定文件。使用方法：close(文件指针)。成功返回 0。

A.3 exec

功能：运行指定的程序。使用方法：exec(const char * path)。

A.4 fork

功能：创建一个子进程，子进程内容为父进程的拷贝，成功返回进程 PID。
使用方法：fork()。

A.5 write

功能：将信息写入一个文件。使用方法：write(int fd, const void *buf, int count)。

A.6 getpid

功能：返回当前程序的 pid。使用方法：getpid()。

A.7 open

功能：打开指定的文件或者创建一个文件，成功返回文件指针，失败返回 NULL。使用方法：PUBLIC int open(const char *pathname, int flags)。

A.8 read

功能：读取指定文件的信息。使用方法：read(int fd, void *buf, int count)。

A.9 syslog

功能：通过发送消息到文件系统，将系统日志写入硬盘。使用方法：syslog(const char *fmt, ...)。

A.10 unlink

功能：删除一个文件。使用方法：unlink(const char * pathname)。

附录 B 部分源码

B.1 异常处理函数

```
1  /*=====
2                                     exception_handler
3  *-----
4  *=====*/
5  PUBLIC void exception_handler(int vec_no, int err_code,
6                                int eip, int cs, int eflags)
7  {
8      int i;
9      int text_color = 0x74; /* 灰底红字 */
10     char err_description[][64] = {  "#DE_Divide_Error"
11                                     ,
12                                     "#DB_RESERVED",
13                                     "—_NMI_Interrupt",
14                                     "#BP_Breakpoint",
15                                     "#OF_Overflow",
16                                     "#BR_BOUND_Range_Exceeded",
17                                     "#UD_Invalid_Opcode_(Undefined_Opcode)",
18                                     "#NM_Device_Not_Available_(No_Math_
19                                     Coprocessor)",
20                                     "#DF_Double_Fault",
21                                     "____Coprocessor_Segment_Overrun_(reserved
22                                     )",
23                                     "#TS_Invalid_TSS",
```

```

20         "#NP_Segment_Not_Present",
21         "#SS_Stack-Segment_Fault",
22         "#GP_General_Protection",
23         "#PF_Page_Fault",
24         "—_(Intel_reserved._Do_not_use.)",
25         "#MF_x87_FPU_Floating-Point_Error_(Math_
           Fault)",
26         "#AC_Alignment_Check",
27         "#MC_Machine_Check",
28         "#XF_SIMD_Floating-Point_Exception"
29     };
30
31     /* 通过打印空格的方式清空屏幕的前五行，并把 disp_pos 清
       零 */
32     disp_pos = 0;
33     for(i=0;i<80*5;i++){
34         disp_str("_");
35     }
36     disp_pos = 0;
37
38     disp_color_str("Exception!_-->_", text_color);
39     disp_color_str(err_description[vec_no], text_color
       );
40     disp_color_str("\n\n", text_color);
41     disp_color_str("EFLAGS:", text_color);
42     disp_int(eflags);
43     disp_color_str("CS:", text_color);
44     disp_int(cs);
45     disp_color_str("EIP:", text_color);
46     disp_int(eip);
47

```

```

48         if(err_code != 0xFFFFFFFF){
49             disp_color_str("Error_code:", text_color);
50             disp_int(err_code);
51         }
52     }

```

B.2 do_fork 函数

```

1  /*****
2  *                                     do_fork
3  *****/
4  /**
5  * Perform the fork() syscall.
6  *
7  * @return Zero if success, otherwise -1.
8  *****/
9  PUBLIC int do_fork()
10 {
11     /* find a free slot in proc_table */
12     struct proc* p = proc_table;
13     int i;
14     for (i = 0; i < NR_TASKS + NR_PROCS; i++,p++)
15         if (p->p_flags == FREE_SLOT)
16             break;
17
18     int child_pid = i;
19     assert(p == &proc_table[child_pid]);
20     assert(child_pid >= NR_TASKS + NR_NATIVE_PROCS);
21     if (i == NR_TASKS + NR_PROCS) /* no free slot */
22         return -1;
23     assert(i < NR_TASKS + NR_PROCS);

```

```

24
25      /* duplicate the process table */
26      int pid = mm_msg.source;
27      u16 child_ldt_sel = p->ldt_sel;
28      *p = proc_table[pid];
29      p->ldt_sel = child_ldt_sel;
30      p->p_parent = pid;
31      sprintf(p->name, "%s_%d", proc_table[pid].name,
              child_pid);
32
33      /* duplicate the process: T, D & S */
34      struct descriptor * ppd;
35
36      /* Text segment */
37      ppd = &proc_table[pid].ldts[INDEX_LDT_C];
38      /* base of T-seg, in bytes */
39      int caller_T_base = reassembly(ppd->base_high,
              24,
40                                     ppd->base_mid,
41                                     16,
42                                     ppd->base_low);
43      /* limit of T-seg, in 1 or 4096 bytes,
              depending on the G bit of descriptor */
44      int caller_T_limit = reassembly(0, 0,
45                                     (ppd->
46                                     limit_high_attr2
47                                     & 0xF), 16,
48                                     ppd->limit_low);
49
50      /* size of T-seg, in bytes */
51      int caller_T_size = ((caller_T_limit + 1) *

```

```

49             ((ppd->limit_high_attr2 & (
50                 DA_LIMIT_4K >> 8)) ?
51                 4096 : 1));
52
53     /* Data & Stack segments */
54     ppd = &proc_table[pid].ldts[INDEX_LDT_RW];
55     /* base of D&S-seg, in bytes */
56     int caller_D_S_base = reassembly(ppd->base_high,
57                                     24,
58                                     ppd->base_mid,
59                                     16,
60                                     ppd->base_low);
61     /* limit of D&S-seg, in 1 or 4096 bytes,
62        depending on the G bit of descriptor */
63     int caller_D_S_limit = reassembly((ppd->
64                                     limit_high_attr2 & 0xF), 16,
65                                     0, 0,
66                                     ppd->limit_low);
67     /* size of D&S-seg, in bytes */
68     int caller_D_S_size = ((caller_T_limit + 1) *
69                           ((ppd->limit_high_attr2 &
70                             (DA_LIMIT_4K >> 8)) ?
71                             4096 : 1));
72
73     /* we don't separate T, D & S segments, so we have
74        : */
75     assert((caller_T_base == caller_D_S_base) &&
76            (caller_T_limit == caller_D_S_limit) &&
77            (caller_T_size == caller_D_S_size));

```



```

73      /* base of child proc, T, D & S segments share the
       same space,
74      so we allocate memory just once */
75      int child_base = alloc_mem(child_pid,
       caller_T_size);
76
77      /* child is a copy of the parent */
78      phys_copy((void*)child_base, (void*)caller_T_base,
       caller_T_size);
79
80      /* child's LDT */
81      init_desc(&p->ldts[INDEX_LDT_C],
82               child_base,
83               (PROC_IMAGE_SIZE_DEFAULT - 1) >>
       LIMIT_4K_SHIFT,
84               DA_LIMIT_4K | DA_32 | DA_C |
       PRIVILEGE_USER << 5);
85      init_desc(&p->ldts[INDEX_LDT_RW],
86               child_base,
87               (PROC_IMAGE_SIZE_DEFAULT - 1) >>
       LIMIT_4K_SHIFT,
88               DA_LIMIT_4K | DA_32 | DA_DRW |
       PRIVILEGE_USER << 5);
89
90      /* tell FS, see fs_fork() */
91      MESSAGE msg2fs;
92      msg2fs.type = FORK;
93      msg2fs.PID = child_pid;
94      send_recv(BOTH, TASK_FS, &msg2fs);
95

```

```
96      /* child PID will be returned to the parent proc  
97      */  
98      mm_msg.PID = child_pid;  
99  
100     /* birth of the child */  
101     MESSAGE m;  
102     m.type = SYSCALL_RET;  
103     m.RETVAL = 0;  
104     m.PID = 0;  
105     send_recv(SEND, child_pid, &m);  
106     return 0;  
107 }
```