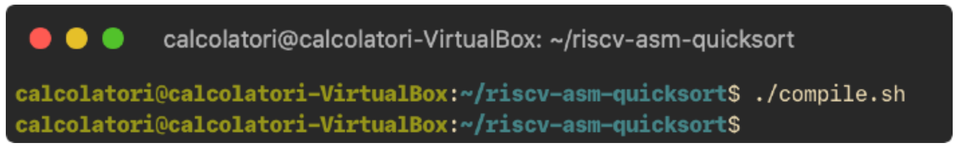
Debug e verifica delle funzionalità

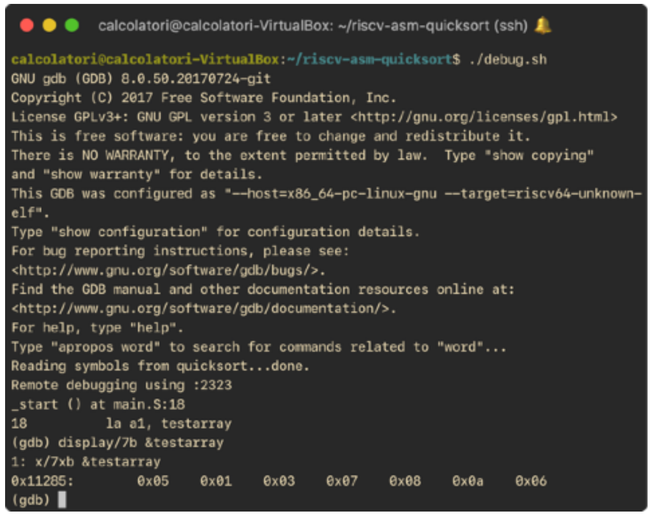
- **Compilazione**
  È necessario eseguire **`./compile.sh`**

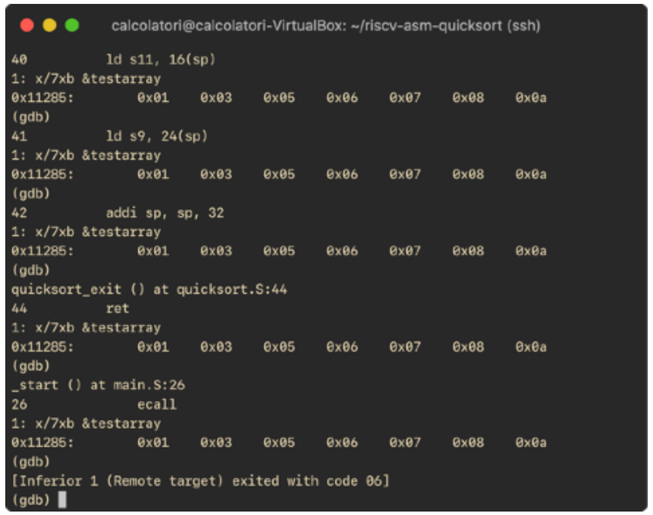


- **Esecuzione**
  È obbligatorio eseguirlo con il debugger attivo (altrimenti non sarà possibile vedere il risultato) scrivendo **`qemu-riscv64 -g 2323 ./quicksort`**

- **Debug**
  Per debuggare basterà avviare **`./debug.sh`**;
  Basterà poi scrivere **`display/7b &nomevar`**; per visualizzare **`&nomevar`** a ogni step.
  Ad esempio: **`display/7b &testarray`**

```
1: x/7xb &testarray
0x11285:        0x01    0x03    0x05    0x06    0x07    0x08    0x0a
(gdb)
[Inferior 1 (Remote target) exited with code 06]
(gdb)
```





Take-away principale

L'ISA RISC-V è semplice. Questo la rende molto veloce e permette ai compilatori di ottimizzare particolarmente il codice. Se però si vuole scrivere assembly direttamente, diventa necessario porre particolare attenzione a ogni istruzione che si scrive, sia per scrivere il proprio codice in modo che "sfrutti" la pipeline, sia per evitare che vi siano problemi logici.

Leggere e "tradurre" codice di riferimento scritto in un linguaggio di programmazione di alto livello semplifica decisamente questo compito.