

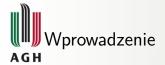
AKADEMIA GÓRNICZO-HUTNICZA IM. STANISŁAWA STASZICA W KRAKOWIE

Implementacja maszyny wirtualnej dla funkcyjnych języków programowania wspierających przetwarzanie współbieżne.

Kajetan Rzepecki

Wydział EAlilB Katedra Informatyki Stosowanej

20 grudnia 2013





W skład pracy wchodzą:

★ Implementacja interpretera kodu bajtowego.



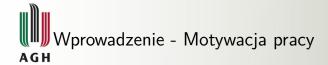
W skład pracy wchodzą:

- ★ Implementacja interpretera kodu bajtowego.
- ★ Implementacja kolektora obiektów nieosiągalnych.

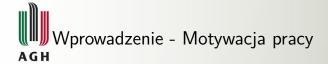


W skład pracy wchodzą:

- ★ Implementacja interpretera kodu bajtowego.
- ★ Implementacja kolektora obiektów nieosiągalnych.
- ★ Implementacja Modelu Aktorowego (ang. Actor Model).

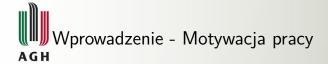


```
transmogrify(Data) ->
  Pids = framework:spawn_bajilion_procs(fun do_stuff/1),
  JSON = json:decode(Data),
  framework:map reduce(Pids, JSON). %% $#&^@
```



```
transmogrify(Data) ->
  Pids = framework:spawn_bajilion_procs(fun do_stuff/1),
  JSON = json:decode(Data),
  framework:map_reduce(Pids, JSON).  %% $#8^@
```

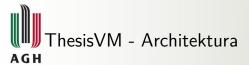
Mniejsza logika przepływu danych.

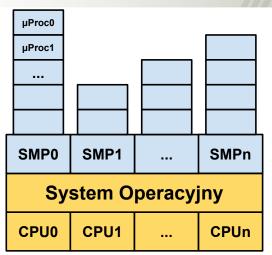


```
transmogrify(Data) ->
  Pids = framework:spawn_bajilion_procs(fun do_stuff/1),
  JSON = json:decode(Data),
  framework:map_reduce(Pids, JSON). %% $#80^0
```

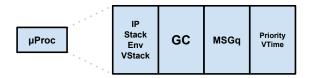
- Mniejsza logika przepływu danych.

- Mniejsza logika przepływu danych.
- ★ Zwielokrotnienie parsowania pliku JSON.
- Działa szybciej. (!?)

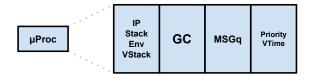








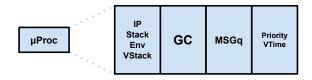




Oparty o Three Instruction Machine:

Miewielka ilość rejestrów.

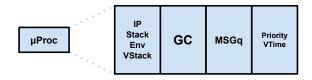




Oparty o Three Instruction Machine:

- Miewielka ilość rejestrów.
- Miewielka ilość instrukcji.





Oparty o Three Instruction Machine:

- ★ Niewielka ilość rejestrów.
- Miewielka ilość instrukcji.
- Architektura CISC.

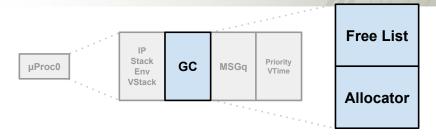
```
(define (add a b)
 (+ a b))
(add 2 2)
```

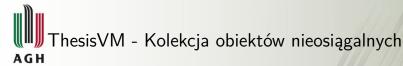
ThesisVM - Przykład kodu bajtowego

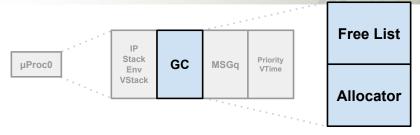
```
(define (add a b)
  (+ a b))
(add 2 2)
start: PUSH 2 # Połóż "a" na stosie.
        PUSH 2
        ENTER add # Wejdź do domknięcia "add".
add:
        TAKE 2
                   # Pobierz dwa argumenty ze stosu.
        PUSH add0
        ENTER 1 # PUSHC 2, RETURN
add0: PUSH add1
        ENTER 0
add1:
       OP ADD
        R.F.TUR.N
```



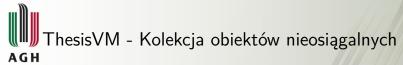
ThesisVM - Kolekcja obiektów nieosiągalnych

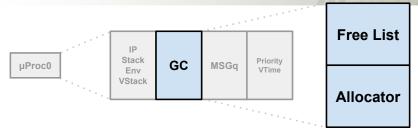




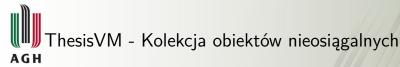


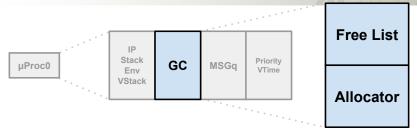
₩ Wykorzystuje leniwe zliczanie referencji.



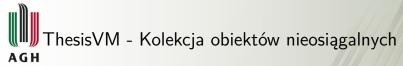


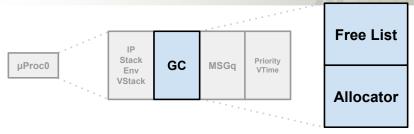
- Wykorzystuje leniwe zliczanie referencji.
- ★ Kolekcja pamięci procesu nie zależy od innych procesów.





- ₩ Wykorzystuje leniwe zliczanie referencji.
- Kolekcja pamięci procesu nie zależy od innych procesów.
- "Ostatni gasi światło."





- ₩ Wykorzystuje leniwe zliczanie referencji.
- ★ Kolekcja pamięci procesu nie zależy od innych procesów.
- "Ostatni gasi światło."
- ▶ Proste obiekty (≤ 8 bajtów) są kopiowane.



M Opóźnienie kolekcji obiektu do następnej alokacji.



- M Opóźnienie kolekcji obiektu do następnej alokacji.
- Szybkie dealokacje.



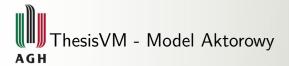
- M Opóźnienie kolekcji obiektu do następnej alokacji.
- Szybkie dealokacje.
- 🔀 Szybkie alokacje zamortyzowane listą wolnych obiektów.



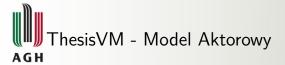
- M Opóźnienie kolekcji obiektu do następnej alokacji.
- Szybkie dealokacje.
- 🔀 Szybkie alokacje zamortyzowane listą wolnych obiektów.
- Pamięć nie jest natychmiastowo zwracana do Systemu Operacyjnego.



- M Opóźnienie kolekcji obiektu do następnej alokacji.
- Szybkie dealokacje.
- 🔀 Szybkie alokacje zamortyzowane listą wolnych obiektów.
- → Pamięć nie jest natychmiastowo zwracana do Systemu Operacyjnego.
- ★ Wymaga atomowych operacji na liczniku referencji oraz barier pamięci.

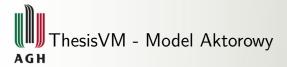






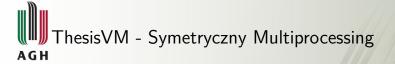


▼ Idetyfikator procesu (pid) to wskaźnik na kontekst procesu.

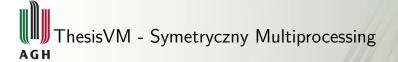


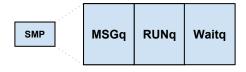


- ▼ Idetyfikator procesu (pid) to wskaźnik na kontekst procesu.
- ₩ Wykorzystuje kolejki nieblokujące.

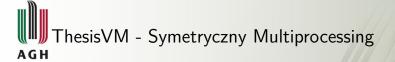








₩ Wykorzystuje Model Aktorowy!







Procesy są wywłaszczane (ang. preemptive concurrency).



★ Interpreter kodu bajtowego oparty o Three Instruction Machine.



- ★ Interpreter kodu bajtowego oparty o Three Instruction Machine.
- Kompilator kodu bajtowego.



- Interpreter kodu bajtowego oparty o Three Instruction Machine.
- Kompilator kodu bajtowego.
- Kolektor obiektów nieosiągalnych oparty o leniwe zliczanie referencji.



- Interpreter kodu bajtowego oparty o Three Instruction Machine.
- Kompilator kodu bajtowego.
- Kolektor obiektów nieosiągalnych oparty o leniwe zliczanie referencji.
- Architekturę SMP oraz Model Aktorowy oparty o **kolejki nieblokujące**.



AKADEMIA GÓRNICZO-HUTNICZA IM. STANISŁAWA STASZICA W KRAKOWIE

Dziękuję za uwagę.

Kajetan Rzepecki