



**Akademia Górniczo-Hutnicza im. Stanisława Staszica w Krakowie**

**WYDZIAŁ ELEKTROTECHNIKI, AUTOMATYKI,  
INFORMATYKI I INŻYNIERII BIOMEDYCZNEJ**

KATEDRA INFORMATYKI STOSOWANEJ

Praca dyplomowa magisterska

*Projekt języka programowania wspierającego przetwarzanie  
rozproszone na platformach heterogenicznych.*

*Design of a programming language with support for distributed  
computing on heterogenous platforms.*

Autor:	<i>Kajetan Rzepecki</i>
Kierunek studiów:	<i>Informatyka</i>
Opiekun pracy:	<i>dr inż. Piotr Matyasik</i>

Kraków, 2015

*Oświadczam, świadomy odpowiedzialności karnej za poświadczenie nie-  
prawdy, że niniejszą pracę dyplomową wykonałem osobiście i samodzielnie,  
i nie korzystałem ze źródeł innych niż wymienione w pracy.*

*Serdecznie dziękuję opiekunowi pracy  
za wsparcie merytoryczne oraz dobre  
rady edytorskie pomocne w tworzeniu  
pracy.*



# Spis treści

<b>1. Wstęp</b>	7
1.1. Motywacja pracy	8
1.2. Zawartość pracy	11
<b>2. Język F00F</b>	13
2.1. Podstawowe typy danych	13
2.2. Funkcje	13
2.3. Kontynuacje	14
2.4. Przetwarzanie współbieżne i rozproszone	14
2.5. Reprezentacja wiedzy w języku	15
2.6. Makra	15
2.7. System modułowy	15
<b>3. Kompilator języka F00F</b>	17
3.1. Architektura kompilatora	17
3.2. Parser	17
3.3. Makro-ekspansja	18
3.4. Obsługa Systemu Modułowego	18
3.5. Transformacja <i>Continuation Passing Style</i>	18
3.6. Generacja kodu	18
<b>4. Środowisko uruchomieniowe języka</b>	21
4.1. Architektura środowiska uruchomieniowego	21
4.2. Implementacja podstawowych typów danych	22
4.3. Implementacja kontynuacji	22
4.4. Implementacja procesów	22
4.5. Harmonogramowanie procesów	23
4.6. Implementacja Modelu Aktorowego	24
4.7. Dystrybucja obliczeń	24
<b>5. Reprezentacja i przetwarzanie wiedzy</b>	25

---

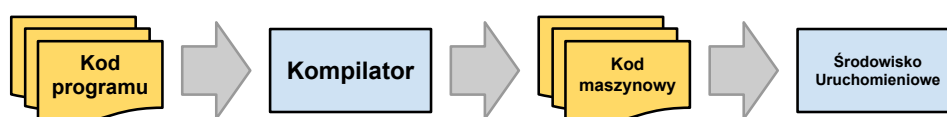
5.1. Reprezentacja wiedzy w języku . . . . .	25
5.2. Algorytm Rete . . . . .	25
5.3. Implementacja Rete - wnioskowanie w przód . . . . .	26
5.4. Implementacja wnioskowania wstecz . . . . .	26
5.5. Integracja z Systemem Uruchomieniowym . . . . .	26
<b>6. Podsumowanie . . . . .</b>	<b>29</b>
6.1. Kompilator języka F00F . . . . .	29
6.2. Środowisko uruchomieniowe . . . . .	29
6.3. Przyszłe kierunki rozwoju . . . . .	29
<b>Bibliografia . . . . .</b>	<b>31</b>
<b>A. Gramatyka języka F00F . . . . .</b>	<b>35</b>
<b>B. Przykładowe programy . . . . .</b>	<b>37</b>
<b>C. Spis wbudowanych funkcji języka F00F . . . . .</b>	<b>39</b>
<b>D. Spisy rysunków i fragmentów kodu . . . . .</b>	<b>41</b>

# 1. Wstęp

Tematem pracy jest projekt i implementacja języka programowania wspierającego *przetwarzanie współbieżne* i umożliwiającego tworzenie *systemów rozproszonych* działających na *platformach heterogenicznych*.

Przetwarzanie współbieżne polega na podziale obliczeń na wiele procesów działających jednocześnie i konkurujących ze sobą o dostęp do ograniczonej ilości zasobów [1]. Procesy te mogą zostać rozproszone na wiele fizycznych maszyn, zachowując jednocześnie komunikację pomiędzy nimi, tworząc tym samym jeden koherentny system rozproszony [2].

Projektowany język programowania powinien więc udostępniać przejrzystą i ogólną notację umożliwiającą definiowanie komunikujących się procesów, jednocześnie pozostając językiem ogólnego przeznaczenia. Dodatkowym wymogiem jest prostota przy zachowaniu ekspresywności - język ten powinien być zbudowany w oparciu o niewielką liczbę ortogonalnych, dobrze współgrających ze sobą mechanizmów, które pozwalają na implementację szerokiej gamy funkcjonalności [3].



Rysunek 1.1: Schemat interakcji poszczególnych elementów języka.

W tym celu wymagane jest stworzenie kompilatora, czyli programu transformującego kod źródłowy języka programowania na format możliwy do uruchomienia w pewnym środowisku uruchomieniowym (ang. *runtime system*). Na środowisko takie zazwyczaj składa się zestaw podstawowych procedur wspólnych i niezbędnych do działania każdego programu. Schemat interakcji poszczególnych elementów projektu zaprezentowano na schemacie 1.1.

Ostatnim wymogiem postawionym przed projektowanym językiem, jest wyjście na przeciw licznym problemom występującym w systemach rozproszonych, w szczególności problemowi *heterogeniczności*, co umotywowano w następnej sekcji.

## 1.1. Motywacja pracy

Tworzenie systemów rozproszonych jest zadaniem bardzo trudnym i wymaga wykorzystania specjalnie do tego przeznaczonych narzędzi - języków programowania, systemów bazodanowych i infrastruktury sieciowej. Na przestrzeni lat zidentyfikowano wiele kluczowych problemów manifestujących się we wszystkich systemach rozproszonych niezależnie od ich przeznaczenia. Tanenbaum oraz Van Steen w [2] wymieniają następujące problemy:

- **dostępność** - systemy rozproszone działają zwykle na wielu odrębnych maszynach, istotnym jest więc zachowanie dostępu do wspólnych zasobów z każdej części systemu,
- **przezroczystość dystrybucji** - istotnym jest również ukrycie fizycznego rozproszenia procesów i zasobów, dzięki czemu system rozproszony z zewnątrz stanowi jedną, koherentną całość,
- **otwartość** - polega na standaryzacji komunikacji pomiędzy poszczególnymi częściami systemu, dzięki czemu możliwe jest dodawanie nowych elementów bez ingerencji w pozostałe,
- **skalowalność** - systemy rozproszone powinny umożliwiać płynną zmianę ilości zasobów, być dostępne dla użytkowników z wielu lokacji geograficznych oraz umożliwiać łatwe zarządzanie niezależnie od ich rozmiaru.

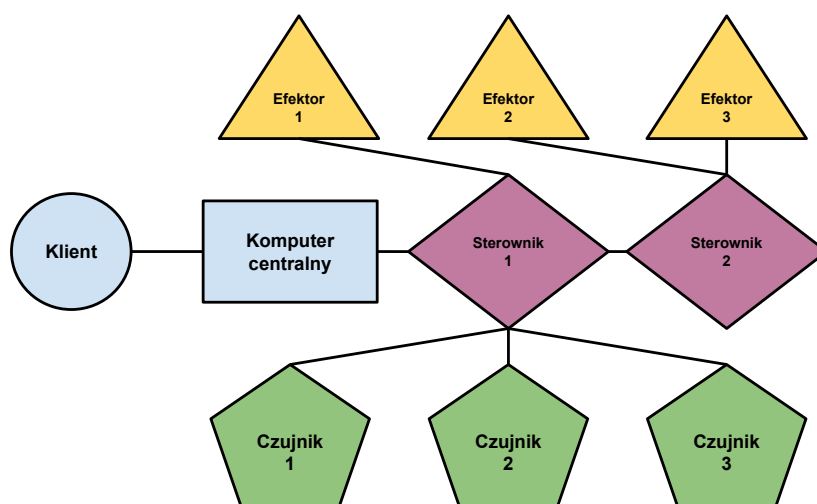
Warto zauważyć, iż *skalowalność* jest przywoływana w folklorze programistycznym nieproporcjonalnie często, natomiast, istnieje wiele równie trudnych problemów, którym przeznaczają się znacznie mniej uwagi, takich jak:

- **bezpieczeństwo systemu** - polega na kontroli dostępu do zasobów; w zależności od przeznaczenia systemu rozproszonego, jest najważniejszym aspektem jego budowy,
- **odporność na błędy** - polega na reagowaniu na zmiany (w szczególności wystąpienie błędów) zachodzące w systemie i podejmowaniu odpowiednich akcji w razie ich wystąpienia,
- **heterogeniczność** - polega na zróżnicowaniu platform sprzętowych wchodzących w skład fizycznej części systemu rozproszonego, a także poszczególnych logicznych części systemu.



Heterogeniczność jest problemem szczególnie trudnym, który powoli nabiera znaczenia wraz z pojawieniem się inicjatyw takich jak **Internet Rzeczy** (ang. *Internet of Things*) [4], gdzie systemy rozproszone zbudowane są z dużej ilości bardzo zróżnicowanych maszyn. Maszyny te cechują się różną architekturą sprzętową, ilością zasobów, a także przeznaczeniem i funkcjonalnościami, które realizują i umożliwiają.

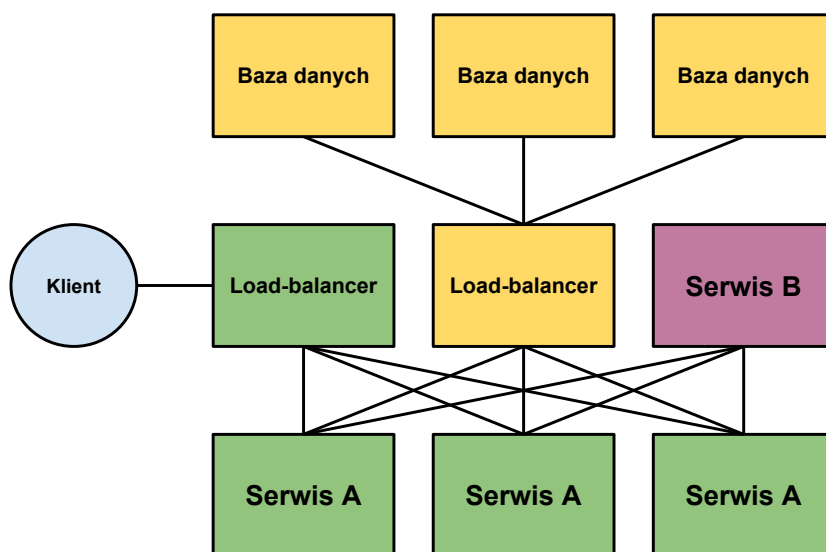
Na schemacie 1.2 przedstawiony został przykład heterogeniczności platformy sprzętowej w kontekście Internetu Rzeczy. Klient, korzystając z centralnego komputera, uzyskuje dostęp do danych sensorycznych pochodzących z szerokiej gamy różnych czujników i bazując na ich wartości jest w stanie zmieniać zachowanie równie zróżnicowanych efektorów. Całość odbywa się za pośrednictwem dedykowanych sterowników, ułatwiających skalowanie systemu.



Rysunek 1.2: Przykład systemu opartego o heterogeniczną platformę sprzętową.

Każdy element takiego systemu, oznaczony na schemacie różnym kształtem oraz kolorem, reprezentuje maszynę udostępniającą różne zasoby i posiadającą różną fizyczną konstrukcję. Poszczególne elementy często działają w niekompatybilny sposób, w związku z czym wymagane jest wykorzystanie dedykowanych pośredników, których jedynym zadaniem jest *homogenizacja* systemu.

Problem heterogeniczności dotyczy również systemów rozproszonych, które działają na platformach homogenicznych, gdzie fizyczne maszyny są do siebie bardzo zbliżone, a często są komputerami ogólnego przeznaczenia. Przykład takiego systemu, zbudowanego w oparciu o zdobywającą popularność architekturę mikroserwisową [5], został zawarty na schemacie 1.3.



Rysunek 1.3: Przykład systemu heterogenicznego niezależnie od platformy sprzętowej.

Użytkownik systemu łączy się z głównym serwisem, który następnie komunikuje się z innymi serwisami, realizującymi wymagane przezeń zadania. W celu poprawienia *odporności na błędy* takiego systemu, w strategicznych miejscach umieszczono serwery zarządzające ruchem (ang. *load-balancer*), których zadaniem, analogicznie do przykładu ze schematu 1.2, jest *homogenizacja* systemu.

W pierwszym przypadku heterogeniczność wynika ze zróżnicowania maszyn należących do platformy sprzętowej, natomiast w drugim wynika ona z istnienia mikroservisów, które realizują pojedyncze, konkretnie sprecyzowane funkcjonalności. W obu przypadkach, heterogeniczność systemu prowadzi do powstania innych problemów, takich jak skalowalność i odporność na błędy, oraz konieczności wykorzystania dodatkowych elementów mających im zaradzić.

Często, sytuacja ta wynika z nieadekwatności narzędzi (w szczególności języków programowania) wykorzystanych do tworzenia systemu. Popularne języki programowania dążą do osiągnięcia **niezależności od platformy** (ang. *platform independence*) stosując maszyny wirtualne i inne techniki mające na celu homogenizację platformy sprzętowej, kiedy w rzeczywistości osiągnęły **ignorancję platformy** nie umożliwiając refleksji na jej temat.

Jako alternatywę dla osiągnięcia niezależności od platformy, niniejsza praca wprowadza termin **świadomości platformy** (ang. *platform awareness*), czyli dążenia do udostępnienia wiedzy o strukturze budowanego systemu rozproszonego oraz platformy sprzętowej, na której działa, i umożliwienia refleksji na jej podstawie. Zaprezentowany w dalszej

części pracy język programowania, roboczo zwany F00F<sup>1</sup>, ma być uosobieniem ideologii świadomości platformy.

## 1.2. Zawartość pracy

- list what is found where in the thesis

---

<sup>1</sup>Nazwa pochodzi od difluorku ditlenu, niezwykle reaktywnego, dysruptywnego i niebezpiecznego związku chemicznego, który nie ma zastosowania.



## 2. Język F00F

- simplicity but not crudeness [[3]]
- pragmatism [[6]]
- platform awareness
- orthogonal features [[3]]
- contrast with Scheme/Lisp (and SML ?) [[7]]

### 2.1. Podstawowe typy danych

- describe lists - pairs of atoms|lists [[8]]
- describe numbers
- describe symbols
- describe strings
- describe vectors ?
- describe maps ?

### 2.2. Funkcje

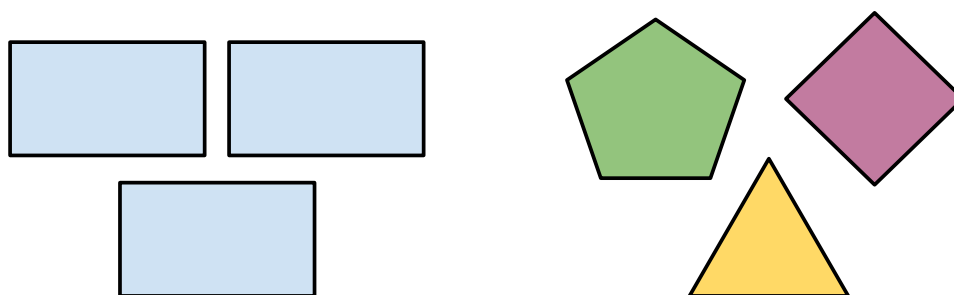
- a note about lambda calculus [[9]] [[10]]
- add a code fragment implementing booleans in lambda calculus ?
- describe lambdas
- mention funarg problem [[11]]
- mention recursion problem [[12]] [[13]]
- describe named lambdas aka defines

## 2.3. Kontynuacje

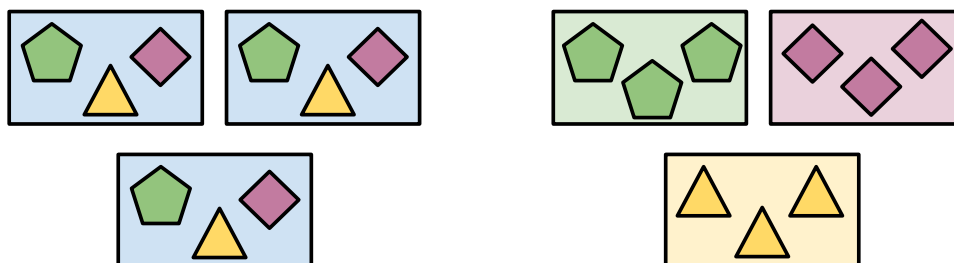
- describe the notion of a continuation [[14]]
- briefly describe CPS transformation and comment on code equivalence [[15]]
- add a code example of the CPS transform
- hint at greater detail in a future section
- hint at delimited control [[16]]
- describe exceptions via continuations

## 2.4. Przetwarzanie współbieżne i rozproszone

- briefly describe AMP vs SMP and contrast it with platform heterogeneity



Rysunek 2.1: Podstawowe różnice pomiędzy platformami homogenicznymi oraz heterogenicznymi.



Rysunek 2.2: Podstawowe różnice pomiędzy systemami asymetrycznymi i symetrycznymi.

- note that system doesn't need to run on a heterogenous platform to be heterogenous itself
- describe Actor Model [[17]] [[18]]
- describe processes via continuations (trampolines)
- describe actor model primitives [[17]]
- comment on adding distribution

## 2.5. Reprezentacja wiedzy w języku

- describe use cases in the language
- describe various ways of knowledge representation [[19]] [[20]] [[21]]
- describe primitive operations
- hint at using an RBS

## 2.6. Makra

- describe macros
- add some code examples of available macros
- hint at problems of hygiene & add code example [[22]] [[23]]
- hint at problems of macros & modules coexisting [[24]]
- contrast macros with other techniques (fexprs) [[25]]

## 2.7. System modułowy

- describe the need for a module system [[24]]
- describe structures - namespaces for definitions
- describe modules - parameterized structures [[26]]
- describe units - runnable modules
- describe protocols - a set of capabilities of a module
- hint at protocols & SOA connection ?

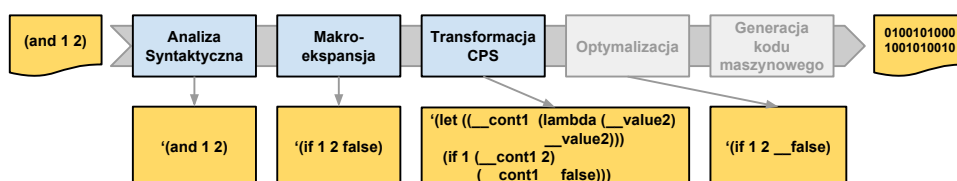




### 3. Kompilator języka F00F

- mention technology selection & limitations (large project, little time) [[27]]
- mention possible bootstrapping
- briefly touch on the architecture [[28]]
- hint at using Scheme for the boring details (datatypes etc)

#### 3.1. Architektura kompilatora



Rysunek 3.1: Schemat poszczególnych faz kompilacji i przykładowych danych będących wynikiem ich działania.

- list compilation phases [[28]] [[27]] [[15]]
- list which phases have been actually implemented
- list which phases have been skipped and say why (optimization, code-gen, parsing)

#### 3.2. Parser

- briefly describe how Scheme praser works and what it produces [[7]] [[11]]
- hint at a possibility of replacing this with a PEG-based packrat [[29]] [[30]]
- note about special quasiquote syntax [[31]]

### 3.3. Makro-ekspansja

- describe macroexpansion phase
- describe why macroexpansion is hardcoded [[24]]
- list available macros
- show some examples of macro-expanded code

### 3.4. Obsługa Systemu Modułowego

- describe how modules are handled right now [[24]] [[26]]
- show some examples of macro-expanded structures & modules
- maby combine this with the previous section ?
- maby hint at special module access syntax (foo.bar.baz)

### 3.5. Transformacja *Continuation Passing Style*

- describe what CPS is [[15]] [[32]]
- describe in detail how to transform simple stuff
- describe in detail how to transform functions (recursion problems & crude solution via mutation [[33]], [[34]], [[12]])
- describe in detail how to handle exceptions
- describe in detail why this is useful (partial evaluation, constant folding etc) [[35]]
- hint at emitting calls to primitive functions &yield-cont, &uproc-error-handler etc

### 3.6. Generacja kodu

- describe how a subset of both Scheme and FOOF is emitted (contrast with Core Erlang) [[36]] [[37]]
- describe how Scheme is used for direct code execution

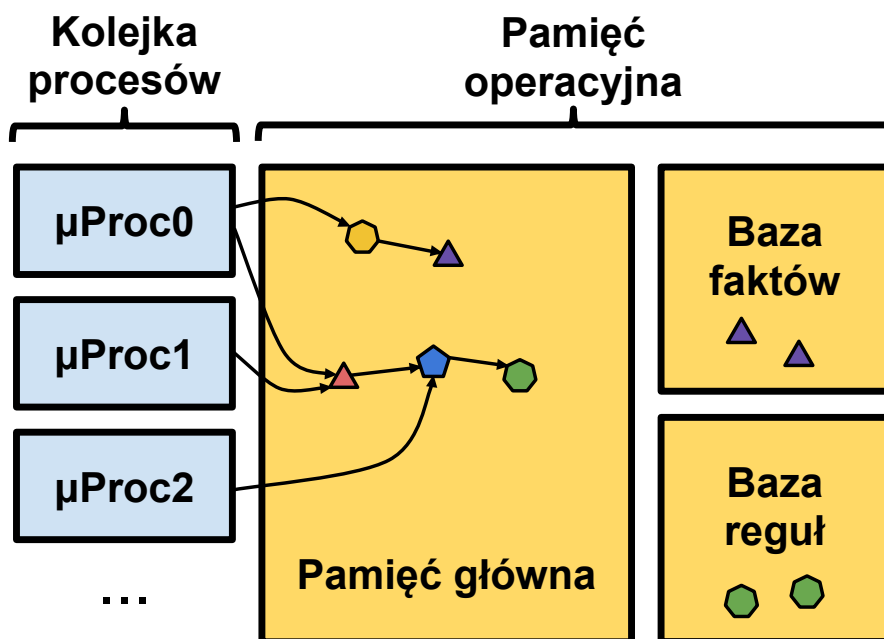
- hint at further development using LLVM [[?]]
- mention a requirement to perform closure conversion or lambda lifting [[38]]
- add a code example contrasting closure conversion and lambda lifting



## 4. Środowisko uruchomieniowe języka

- briefly touch on the architecture
- mention Scheme bootstrap

### 4.1. Architektura środowiska uruchomieniowego



Rysunek 4.1: Schemat architektury środowiska uruchomieniowego języka F00F.

- describe various parts
- mention that this is single threaded and requires forking for real concurrency
- hint at in-depth description of RBS implementation in a future section

## 4.2. Implementacja podstawowych typów danych

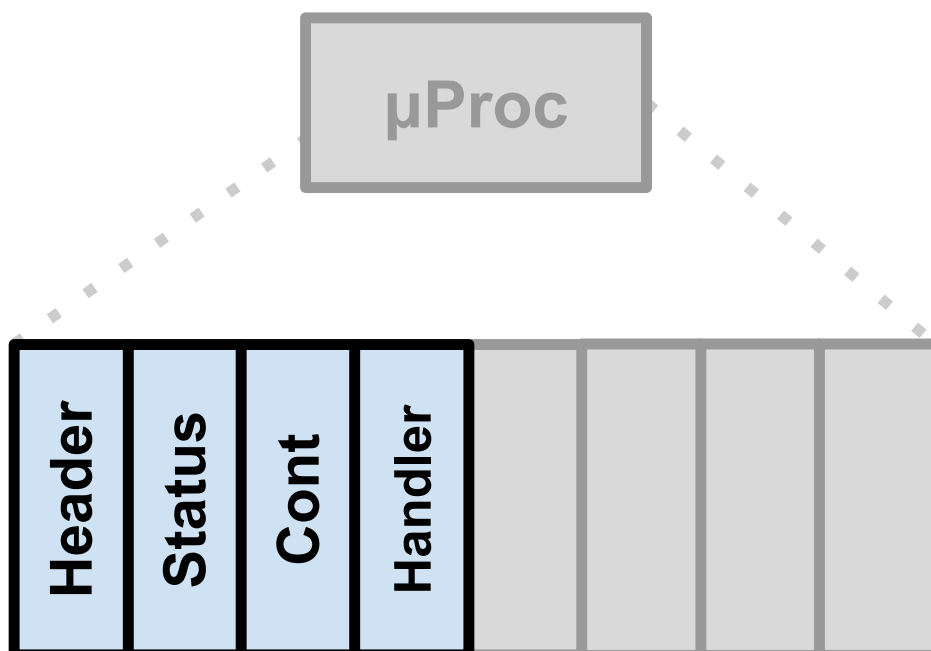
- describe scheme bootstrap [[7]]
- describe equivalence of various constructs such as lambdas

## 4.3. Implementacja kontynuacji

- describe how continuations are handled without getting into CFS (returning cont + hole aka trampoline, contrast to how G-machine/TIM reductions work) [[15]] [[38]]
- add a code example with step-by-step execution
- hint at debugging potential using step by step continuation execution with debug info inbetween

## 4.4. Implementacja procesów

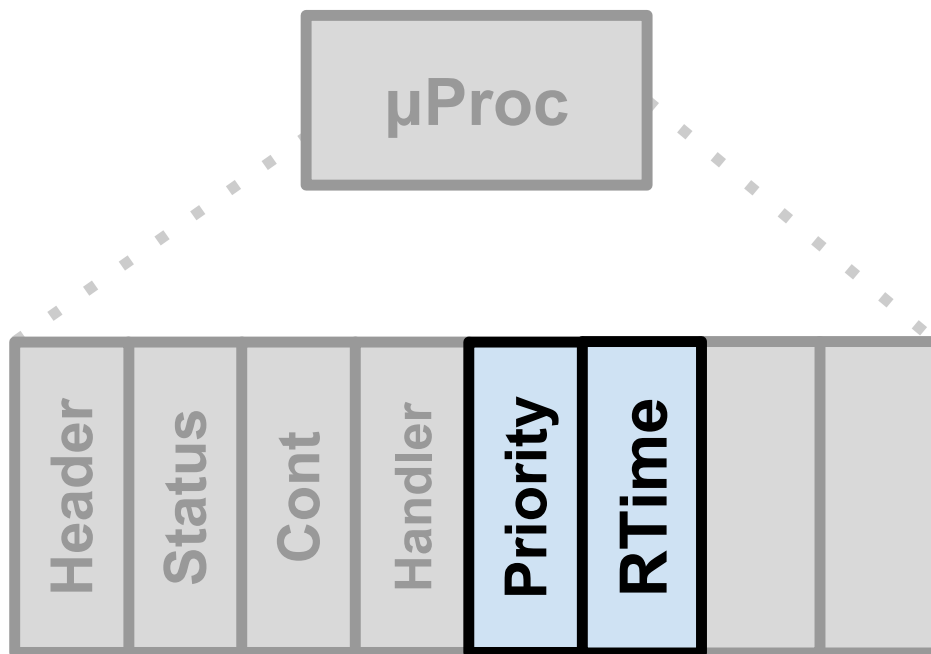
- add a diagram of the uProc context - only include status, cont & handler registers



Rysunek 4.2: Schemat kontekstu procesu obrazujący rejestry niezbędne do jego działania.

- describe uProc context registers
- describe how trampolines play into this scheme (recall `&yield-cont`)
- contrast trampolines with corutines (more suitable in CPS) and yielding (done implicitly) [[39]]
- describe how error handling is implemented (recall `&uproc-error-handler` etc)
- contrast with erlang [[40]]

## 4.5. Harmonogramowanie procesów



Rysunek 4.3: Dodatkowe rejestry kontekstu mikroprocesu wymagane do implementacji algorytmu *Completely Fair Scheduler*.

- describe the Completely Fair Scheduler [[41]]
- add pseudocode listing showing the algorithm
- describe uProc context switching
- contrast current impl with previous one (lack of wait list - notifications, heaps instead of RBT, number of reductions instead of time) [[42]]

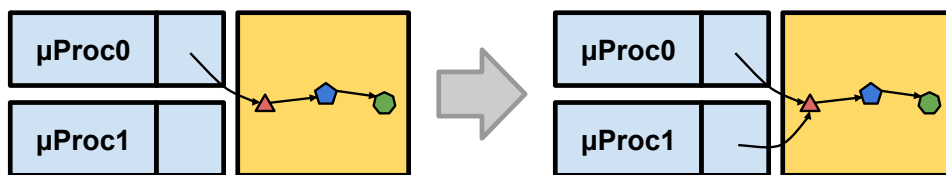
- contrast with erlang [[40]]

## 4.6. Implementacja Modelu Aktorowego

- describe actor model briefly [[17]] [[18]]

Rysunek 4.4: Dodatkowe rejestry kontekstu mikroprocesu wymagane do implementacji Modelu Aktorowego.

- describe modifications to the runtime required by actor model (**current-uproc**, uproc list, context fields)
- describe implementation of various actor model primitives



Rysunek 4.5: Diagram obrazujący efekty przekazywania wiadomości pomiędzy mikroprocesami.

- add some code examples and discussion of its effects and what happens
- contrast with erlang [[40]]

## 4.7. Dystrybucja obliczeń

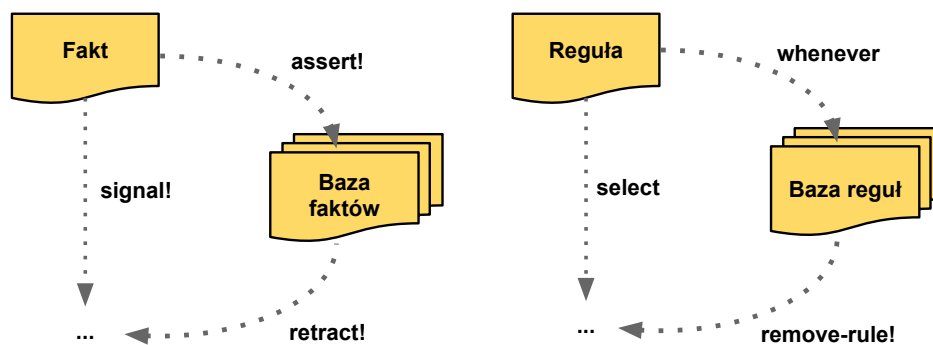
- difference between concurrency & distribution
- describe modifications to the runtime in order to support distribution
- hint about using a simple protocol
- hint about moving this into stdlib



## 5. Reprezentacja i przetwarzanie wiedzy

- describe how this needs a separate section
- elaborate on different ways of knowledge representation [[21]] [[43]] [[19]] [[?]] [[?]]

### 5.1. Reprezentacja wiedzy w języku

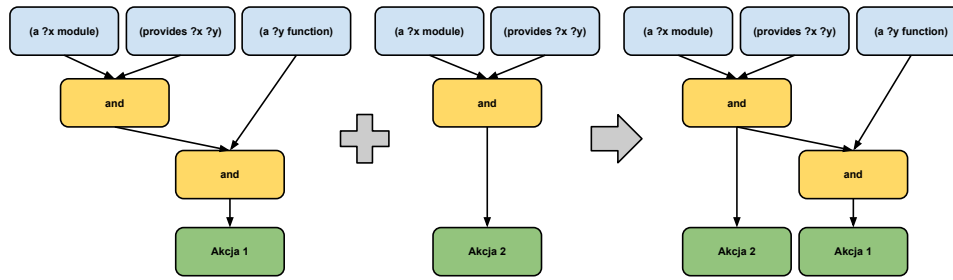


Rysunek 5.1: Schemat działania wbudowanych baz faktów i reguł.

- describe facts - signalling, assertion & retraction
- describe rules briefly - adding & disabling, triggering

### 5.2. Algorytm Rete

- describe in detail the algorithm [[44]]



Rysunek 5.2: Schemat łączenia podsieci w algorytmie *Rete*.

- describe briefly its history [[45]]
- Rete vs naïve approach (vs CLIPS or similar ?)
- add a benchmark diagram showing how Rete is better
- contrast it with other algorithms [[46]]

## 5.3. Implementacja Rete - wnioskowanie w przód

- describe what forward-chaining is
- describe naïve Rete - no network merging
- hint that this might be a good thing (future section)
- describe all the nodes [[44]]

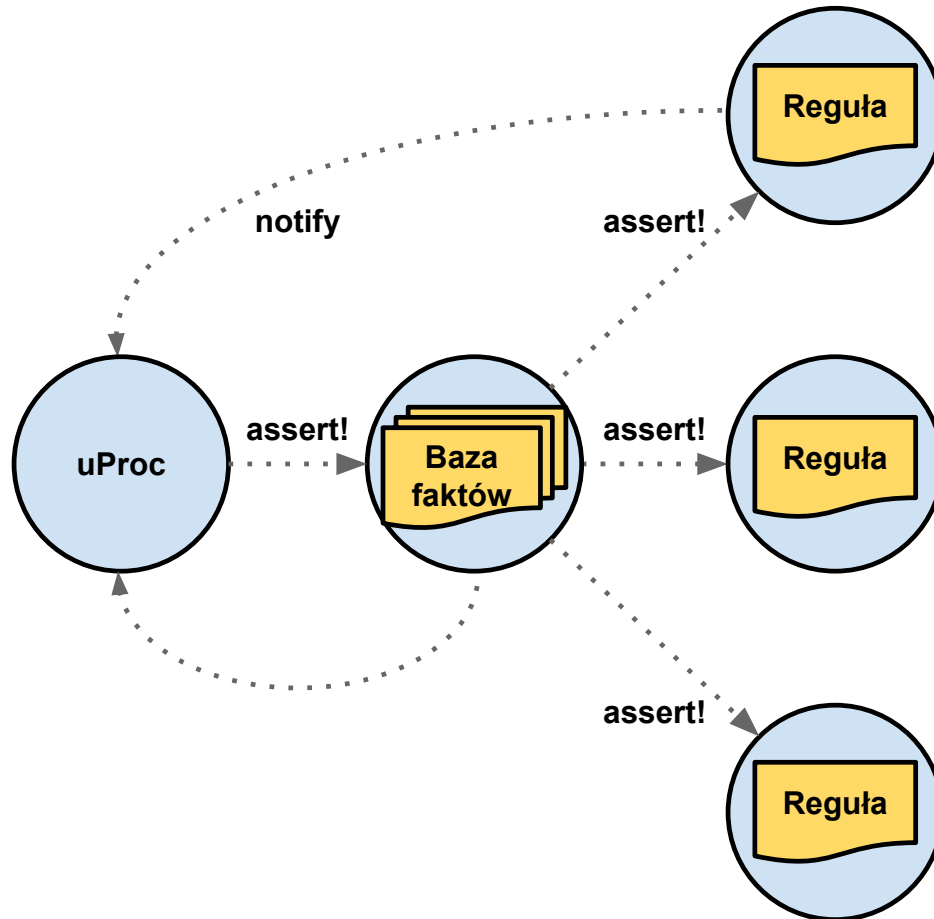
## 5.4. Implementacja wnioskowania wstecz

- describe what backward-chaining is
- describe fact store in detail - linear, in-memory database
- querying fact store = create a rule and apply all known facts to it

## 5.5. Integracja z Systemem Uruchomieniowym

- describe how it sucks right now (notify-whenever instead of generic whenever, logic rule removal)

- describe possible integration with the module system (fact inference)
- describe possible representation of rules by autonomus processes [[47]]



Rysunek 5.3: Schemat działania rozproszonej wersji algorytmu *Rete*.

- hint at moving the implementation to the stdlib



## 6. Podsumowanie

- reiterate the goal of the thesis
- state how well has it been achieved

### 6.1. Kompilator języka F00F

- needs better optimizations
- needs better error handling

### 6.2. Środowisko uruchomieniowe

- needs more stuff
- needs macroexpansion
- needs to drop RBS and move it into stdlib

### 6.3. Przyszłe kierunki rozwoju

- more datatypes
- native compilation via LLVM
- bootstrapping compiler
- librarized RBS
- librarized distribution with data encryption & ACLs
- data-level paralellism



## Bibliografia

- [1] P. E. McKenney, “Is parallel programming hard, and, if so, what can you do about it?.” Free online version.
- [2] A. S. Tanenbaum and M. v. Steen, *Distributed Systems: Principles and Paradigms (2Nd Edition)*. Upper Saddle River, NJ, USA: Prentice-Hall, Inc., 2006.
- [3] J. Backus, “Can programming be liberated from the von neumann style?: A functional style and its algebra of programs,” *Commun. ACM*, vol. 21, pp. 613–641, Aug. 1978.
- [4] J. Höller, V. Tsiatsis, C. Mulligan, S. Karnouskos, S. Avesand, and D. Boyle, *From Machine-to-Machine to the Internet of Things: Introduction to a New Age of Intelligence*. Elsevier, Apr. 2014.
- [5] M. Richards, *Software Architecture Patterns*. O’Reilly, Feb. 2015.
- [6] C. A. R. Hoare, “Hints on programming language design.,” tech. rep., Stanford, CA, USA, 1973.
- [7] M. Sperber, R. K. Dybvig, M. Flatt, A. van Straaten, R. Findler, and J. Matthews, *Revised [6] Report on the Algorithmic Language Scheme*. New York, NY, USA: Cambridge University Press, 1st ed., 2010.
- [8] J. McCarthy, “Recursive functions of symbolic expressions and their computation by machine, part I,” *Commun. ACM*, vol. 3, pp. 184–195, Apr. 1960.
- [9] A. Church, “A set of postulates for the foundation of logic part I,” *Annals of Mathematics*, vol. 33, no. 2, pp. 346–366, 1932. <http://www.jstor.org/stable/1968702>Electronic Edition.
- [10] A. Church, “A set of postulates for the foundation of logic part II,” *Annals of Mathematics*, vol. 34, no. 2, pp. 839–864, 1933.
- [11] H. Abelson and G. J. Sussman, *Structure and Interpretation of Computer Programs*. Cambridge, MA, USA: MIT Press, 2nd ed., 1996.

- [12] M. Felleisen and D. P. Friedman, “(Y Y) works!,” 1991.
- [13] M. Goldberg, “On the recursive enumerability of fixed-point combinators,” 2005.
- [14] J. C. Reynolds, “The discoveries of continuations,” *Lisp Symb. Comput.*, vol. 6, pp. 233–248, Nov. 1993.
- [15] A. W. Appel, *Compiling with Continuations*. Cambridge University Press, 1992.
- [16] R. K. Dybvig, S. P. Jones, and A. Sabry, “A monadic framework for delimited continuations,” tech. rep., IN PROC, 2005.
- [17] C. Hewitt, P. Bishop, and R. Steiger, “A universal modular actor formalism for artificial intelligence,” in *Proceedings of the 3rd International Joint Conference on Artificial Intelligence*, IJCAI’73, (San Francisco, CA, USA), pp. 235–245, Morgan Kaufmann Publishers Inc., 1973.
- [18] W. D. Clinger, “Foundations of actor semantics,” tech. rep., Cambridge, MA, USA, 1981.
- [19] S. Hachem, T. Teixeira, and V. Issarny, “Ontologies for the Internet of Things,” in *Proceedings of the 8th Middleware Doctoral Symposium*, MDS ’11, (New York, NY, USA), pp. 3:1–3:6, ACM, 2011.
- [20] H. Samimi, C. Deaton, Y. Ohshima, A. Warth, and T. Millstein, “Call by meaning,” in *Proceedings of the 2014 ACM International Symposium on New Ideas, New Paradigms, and Reflections on Programming & Software*, Onward! 2014, (New York, NY, USA), pp. 11–28, ACM, 2014.
- [21] D. S. C. G. Wang, W and K. Moessner, “Knowledge representation in the Internet of Things: Semantic modelling and its application,” *Wang, W, De, S, Cassar, G and Moessner, K*, vol. 54, pp. 388 – 400.
- [22] A. Bawden, “First-class macros have types,” in *In 27th ACM Symposium on Principles of Programming Languages (POPL’00)*, pp. 133–141, ACM, 2000.
- [23] C. Queinnec, “Macroexpansion reflective tower,” in *Proceedings of the Reflection’96 Conference*, pp. 93–104, 1996.
- [24] J. M. Gasbichler, *Fully-parameterized, first-class modules with hygienic macros*. PhD thesis, Eberhard Karls University of Tübingen, 2006. <http://d-nb.info/980855152>.
- [25] J. N. Shutt, *Fexprs as the basis of Lisp function application or \$vau: the ultimate abstraction*. PhD thesis, Worcester Polytechnic Institute, August 2010.



- [26] A. Rossberg, “1ML - core and modules united,” 2015.
- [27] A. Ghuloum, “An Incremental Approach to Compiler Construction,” in *Scheme and Functional Programming 2006*.
- [28] A. V. Aho, M. S. Lam, R. Sethi, and J. D. Ullman, *Compilers: Principles, Techniques, and Tools (2Nd Edition)*. Boston, MA, USA: Addison-Wesley Longman Publishing Co., Inc., 2006.
- [29] G. Hutton and E. Meijer, “Monadic parser combinators,” 1996.
- [30] B. Ford, “Parsing expression grammars: A recognition-based syntactic foundation,” in *Proceedings of the 31st ACM SIGPLAN-SIGACT Symposium on Principles of Programming Languages*, POPL '04, (New York, NY, USA), pp. 111–122, ACM, 2004.
- [31] A. Bawden, “Quasiquotation in lisp,” tech. rep., University of Aarhus, 1999.
- [32] A. Kennedy, “Compiling with continuations, continued,” in *Proceedings of the 12th ACM SIGPLAN International Conference on Functional Programming*, ICFP '07, (New York, NY, USA), pp. 177–190, ACM, 2007.
- [33] D.-A. German, “Recursion without circularity or using let to define letrec,” 1995.
- [34] O. Kaser, C. R. Ramakrishnan, and S. Pawagi, “On the conversion of indirect to direct recursion,” vol. 2, pp. 151–164, Mar. 1993.
- [35] D. Bacon, “A Hacker’s Introduction to Partial Evaluation,” 2002.
- [36] R. Carlsson, “An introduction to Core Erlang,” in *In Proceedings of the PLI'01 Erlang Workshop*, 2001.
- [37] R. Carlsson, B. Gustavsson, E. Johansson, T. Lindgren, S.-O. Nyström, M. Pettersson, and R. Virding, “Core Erlang 1.0.3 language specification,” tech. rep., Department of Information Technology, Uppsala University, Nov. 2004.
- [38] S. P. Jones and D. Lester, *Implementing functional languages: a tutorial*. Prentice Hall, 1992. Free online version.
- [39] A. L. D. Moura and R. Ierusalimsky, “Revisiting coroutines,” *ACM Trans. Program. Lang. Syst.*, vol. 31, pp. 6:1–6:31, Feb. 2009.
- [40] J. Armstrong, R. Virding, C. Wikström, and M. Williams, *Concurrent Programming in ERLANG (2Nd Ed.)*. Hertfordshire, UK, UK: Prentice Hall International (UK) Ltd., 1996.

- [41] C. S. Pabla, “Completely fair scheduler,” *Linux J.*, vol. 2009, Aug. 2009.
- [42] R. Sedgewick, “Left-leaning red-black trees,” 2008.
- [43] P. Barnaghi, W. Wang, C. Henson, and K. Taylor, “Semantics for the Internet of Things: Early progress and back to the future,” *Int. J. Semant. Web Inf. Syst.*, vol. 8, pp. 1–21, Jan. 2012.
- [44] C. L. Forgy, “Rete: A fast algorithm for the many pattern/many object pattern match problem,” *Artificial Intelligence*, vol. 19, no. 1, pp. 17 – 37, 1982.
- [45] C. L. Forgy, *On the Efficient Implementation of Production Systems*. PhD thesis, Pittsburgh, PA, USA, 1979. AAI7919143.
- [46] D. P. Miranker, *TREAT: A New and Efficient Match Algorithm for AI Production Systems*. PhD thesis, New York, NY, USA, 1987. UMI Order No. GAX87-10209.
- [47] A. Gupta, C. Forgy, A. Newell, and R. Wedig, “Parallel algorithms and architectures for rule-based systems,” *SIGARCH Comput. Archit. News*, vol. 14, pp. 28–37, May 1986.

## A. Gramatyka języka F00F

- concrete language grammar in PEG or BNF



## B. Przykładowe programy

- hello world
- some basic definitions & operations
- fibonacci
- parallel fibonacci
- module system - logger
- error handling - (raise (raise "fight the powa"))
- RBS forward-chaining
- RBS backward-chaining
- task monitor example



## C. Spis wbudowanych funkcji języka F00F

- list contents of `bootstrap.scm`
- describe what `&make-structure`, `&yield-cont` etc do





## D. Spisy rysunków i fragmentów kodu

### Spis rysunków

1.1. Schemat interakcji poszczególnych elementów języka. . . . .	7
1.2. Przykład systemu opartego o heterogeniczną platformę sprzętową. . . . .	9
1.3. Przykład systemu heterogenicznego niezależnie od platformy sprzętowej. . . .	10
2.1. Podstawowe różnice pomiędzy platformami homogenicznymi oraz heterogenicznymi. . . . .	14
2.2. Podstawowe różnice pomiędzy systemami asymetrycznymi i symetrycznymi. . .	14
3.1. Schemat poszczególnych faz kompilacji i przykładowych danych będących wynikiem ich działania. . . . .	17
4.1. Schemat architektury środowiska uruchomieniowego języka F00F. . . . .	21
4.2. Schemat kontekstu procesu obrazujący rejestry niezbędne do jego działania. .	22
4.3. Dodatkowe rejestry kontekstu mikroprocesu wymagane do implementacji algorytmu <i>Completely Fair Scheduler</i> . . . . .	23
4.4. Dodatkowe rejestry kontekstu mikroprocesu wymagane do implementacji Modelu Aktorowego. . . . .	24
4.5. Diagram obrazujący efekty przekazywania wiadomości pomiędzy mikroprocesami. . . . .	24
5.1. Schemat działania wbudowanych baz faktów i reguł. . . . .	25
5.2. Schemat łączenia podsieci w algorytmie <i>Rete</i> . . . . .	26
5.3. Schemat działania rozproszonej wersji algorytmu <i>Rete</i> . . . . .	27

## Spis listingów