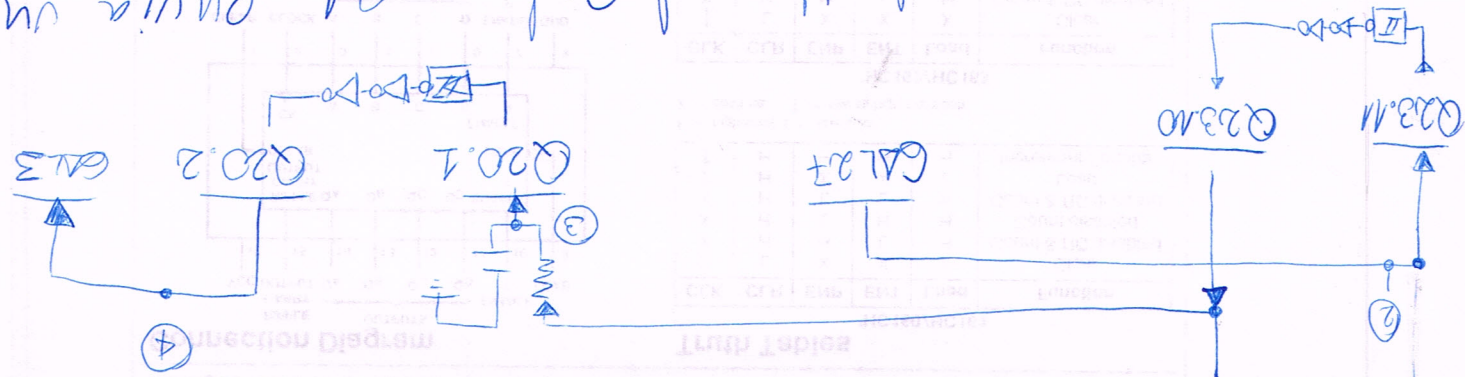
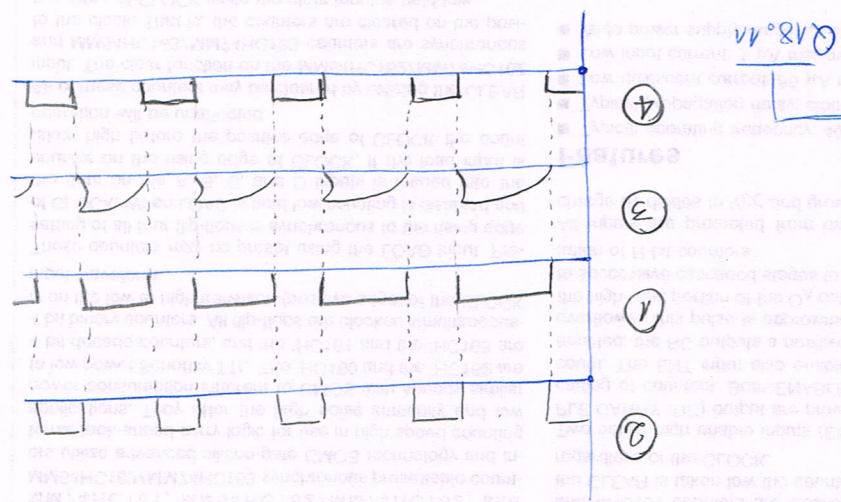


del pin 11 sale un PWT a 66% o. Esta señal Bernoulli es invertida y enviada al bus a través de B2, es su salida (001) al pin 11 del integrado Q23(B6) en su una señal invertida a la señal que viene de Q18(C5) pin 11. Por lo tanto la salida del Pin2 se encuantra a señales iguales que terminan relacionandose con Q20 pin.



Cuando no hay error de Hss, el Gal, pin 21 envia un y el Q23 pin 8 da un 1 constante. Cuando hay un error Hss el Gal, pin 21 da un PWT al 14% o. Por lo tanto Q23 pin 8 da un PWT al 86% o. Encendiendo el led a error.

