Electrónica

Informática de Gestión

Problemas Tema II **Álgebra de Boole Sistemas y códigos de numeración**

2.1 Obtener la tabla de verdad de cada una de las siguientes funciones lógicas:

a)
$$F_1 = a \cdot \overline{b} + \overline{a} \cdot b$$

d)
$$F_4 = (a + b) \cdot (c + \overline{d}) \cdot \overline{(b + \overline{a})}$$

b)
$$F_2 = (a \cdot b \cdot \overline{c} + \overline{a} \cdot c) \cdot d$$

e)
$$F_5 = a \cdot b + c \cdot d \cdot \overline{a} + (a \oplus b)$$

c)
$$F_3 = \overline{(a \oplus b) \cdot c} \cdot d$$

f)
$$F_6 = \overline{(c+d)} \oplus (a \cdot b)$$

Solución:

a	b	F1
0	0	0
0	1	1
1	0	1
1	1	0

a	b	c	d	F2
0	0	0	0	0
0	0	0	1	0
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	0
0	1	1	0	0
0	1	1	1	1
1	0	0	0	0
1	0	0	1	0
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	1
1	1	1	0	0
1	1	1	1	0

a	b	c	d	F3
0	0	0	0	0
0	0	0	1	1
0	0	1	0	0
0	0	1	1	1
0	1	0	0	0
0	1	0	1	1
0	1	1	0	0
0	1	1	1	0
1	0	0	0	0
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	0
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

2.2 Representar el circuito en puertas lógicas correspondiente a las funciones siguientes:

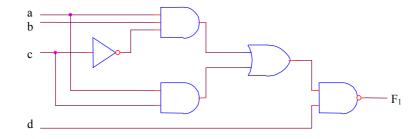
a)
$$F_1 = \overline{(a \cdot b \cdot c + a \cdot c) \cdot d}$$

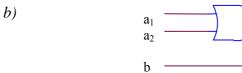
b)
$$F_2 = \overline{\left(a_1 + a_2\right) \cdot b \cdot \overline{c}}$$

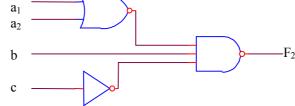
$$a) F_1 = \overline{\left(a \cdot b \cdot \overline{c} + a \cdot c\right) \cdot d} \qquad b) F_2 = \overline{\left(a_1 + a_2\right) \cdot b \cdot \overline{c}} \qquad c) F_3 = \overline{\left[\left(a + b\right) \cdot \left(\overline{a} + \overline{b}\right) \cdot \overline{\left(b + c\right)}\right]}$$

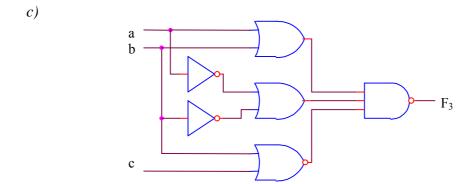
Solución:

a)









2.3 Extraer las dos formas canónicas (en minterms y en maxterms) de las siguientes tablas de verdad:

c)

۵)	a	b	c	F1
a)	0	0	0	0
	0	0	1	0
	0	1	0	0
	0	1	1	1
	1	0	0	1
	1	0	1	1
	1	1	0	0
	1	1	1	1

F2	d	c	b	a
0	0	0	0	0
0	1	0	0	0
0	0	1	0	0
1	1	1	0	0
0	0	0	1	0
0	1	0	1	0
0	0	1	1	0
1	1	1	1	0
0	0	0	0	1
0	1	0	0	1
0	0	1	0	1
0	1	1	0	1
0	0	0	1	1
1	1	0	1	1
0	0	1	1	1
0	1	1	1	1

a	b	c	d	F3
0	0	0	0	0
0	0	0	1	1
0	0	1	0	0
0	0	1	1	0
0	1	0	0	0
0	1	0	1	1
0	1	1	0	1
0	1	1	1	1
1	0	0	0	0
1	0	0	1	1
1	0	1	0	0
1	0	1	1	0
1	1	0	0	1
1	1	0	1	1
1	1	1	0	0
1	1	1	1	1

Solución:

a) Forma canónica en minterms:

$$F_1 = \overline{a} \cdot b \cdot c + a \cdot \overline{b} \cdot \overline{c} + a \cdot \overline{b} \cdot c + a \cdot b \cdot c$$

b)

Forma canónica en maxterms:

$$F_1 = (a+b+c) \cdot (a+b+\overline{c}) \cdot (a+\overline{b}+c) \cdot (\overline{a}+\overline{b}+c)$$

b) Forma canónica en minterms:

$$F_2 = \overline{a} \cdot \overline{b} \cdot c \cdot d + \overline{a} \cdot b \cdot c \cdot d + a \cdot b \cdot \overline{c} \cdot d$$

Forma canónica en maxterms:

$$\begin{aligned} F_2 &= \left(a + b + c + d \right) \cdot \left(a + b + c + \overline{d} \right) \cdot \left(a + b + \overline{c} + d \right) \cdot \left(a + \overline{b} + c + d \right) \cdot \\ \left(a + \overline{b} + c + \overline{d} \right) \cdot \left(a + \overline{b} + \overline{c} + d \right) \cdot \left(\overline{a} + b + c + d \right) \cdot \left(\overline{a} + b + \overline{c} + \overline{d} \right) \cdot \\ \left(\overline{a} + b + \overline{c} + d \right) \cdot \left(\overline{a} + \overline{b} + \overline{c} + \overline{d} \right) \cdot \left(\overline{a} + \overline{b} + \overline{c} + d \right) \cdot \left(\overline{a} + \overline{b} + \overline{c} + \overline{d} \right) \end{aligned}$$

c) Forma canónica en minterms:

$$F_{3} = \overline{a} \cdot \overline{b} \cdot \overline{c} \cdot d + \overline{a} \cdot b \cdot \overline{c} \cdot d + \overline{a} \cdot b \cdot c \cdot \overline{d} + \overline{a} \cdot b \cdot c \cdot d + a \cdot \overline{b} \cdot \overline{c} \cdot d + a \cdot b \cdot \overline{c} \cdot \overline{d} + a \cdot b \cdot \overline{c} \cdot \overline{d} + a \cdot b \cdot \overline{c} \cdot d + a \cdot b \cdot \overline{c} \cdot d + a \cdot b \cdot \overline{c} \cdot \overline{d} + a \cdot \overline{d} \cdot$$

Forma canónica en maxterms:

$$F_3 = (a+b+c+d) \cdot (a+b+\overline{c}+d) \cdot (a+b+\overline{c}+\overline{d}) \cdot (a+\overline{b}+c+d) \cdot (\overline{a}+b+c+\overline{d}) \cdot (\overline{a}+\overline{b}+\overline{c}+\overline{d}) \cdot (\overline{a}+\overline{b}+\overline{c}+\overline{d}) \cdot (\overline{a}+\overline{b}+\overline{c}+\overline{d})$$

2.4 Expresar las siguientes funciones en sus dos formas canónicas (maxterms y minterms):

$$a) \ F_1 = (a+b) \cdot (b+\overline{c}) \cdot (\overline{a}+\overline{c}) \qquad \qquad b) \ F_2 = a \cdot \overline{b} + a \cdot c + b \cdot \overline{c} \qquad \qquad c) \ F_3 = \overline{a} + \overline{(b \cdot \overline{c})}$$

b)
$$F_2 = a \cdot \overline{b} + a \cdot c + b \cdot \overline{c}$$

c)
$$F_3 = \overline{a} + \overline{(b \cdot \overline{c})}$$

Solución:

a) En minterms:

$$F_{_{1}} = a \cdot b \cdot \overline{c} + a \cdot \overline{b} \cdot \overline{c} + \overline{a} \cdot b \cdot c + \overline{a} \cdot b \cdot \overline{c}$$

En maxterms:

$$F_1 = (a+b+c) \cdot (a+b+\overline{c}) \cdot (\overline{a}+b+\overline{c}) \cdot (\overline{a}+\overline{b}+\overline{c})$$

b) En minterms:

$$F_2 = a \cdot \overline{b} \cdot c + a \cdot \overline{b} \cdot \overline{c} + a \cdot b \cdot c + a \cdot b \cdot \overline{c} + \overline{a} \cdot b \cdot \overline{c}$$

En maxterms:

$$F_2 = (a+b+c) \cdot (a+\overline{b}+\overline{c}) \cdot (a+b+\overline{c})$$

c) En minterms:

$$F_3 = \overline{a} \cdot \overline{b} \cdot \overline{c} + a \cdot \overline{b} \cdot \overline{c} + \overline{a} \cdot b \cdot \overline{c} + \overline{a} \cdot \overline{b} \cdot c + a \cdot \overline{b} \cdot c + \overline{a} \cdot b \cdot c + a \cdot b \cdot c$$

En maxterms:

$$F_3 = \overline{a} + \overline{b} + c$$

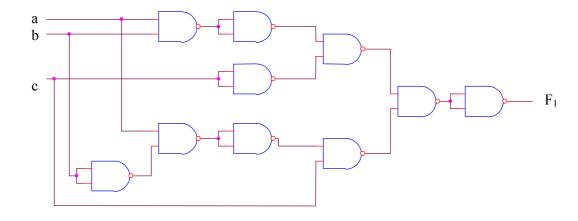
2.5 Implementar con puertas NAND de dos entradas las siguientes funciones:

a)
$$F_1 = \overline{a \cdot b \cdot \overline{c} + a \cdot \overline{b} \cdot c}$$

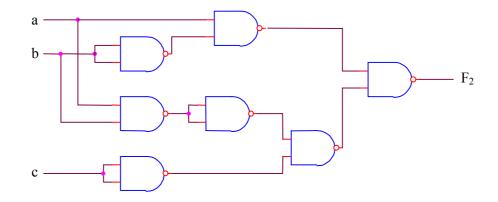
b)
$$F_2 = \overline{(\overline{a} + b) \cdot (\overline{a} + \overline{b} + c)}$$

Solución:

a)
$$F_1 = \overline{a \cdot b \cdot \overline{c} + a \cdot \overline{b} \cdot c} = \overline{\overline{a \cdot b \cdot \overline{c}} \cdot \overline{a \cdot \overline{b} \cdot c}}$$



b)
$$F_2 = \overline{(\overline{a} + b) \cdot (\overline{a} + \overline{b} + c)} = \overline{\overline{a \cdot \overline{b}} \cdot \overline{a \cdot b \cdot \overline{c}}}$$



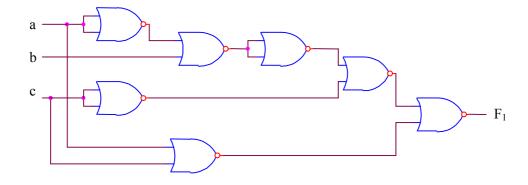
2.6 Implementar con puertas nor de dos entradas las siguientes funciones:

a)
$$F_1 = \overline{a \cdot \overline{b} \cdot c} \cdot \overline{\overline{a} \cdot \overline{c}}$$

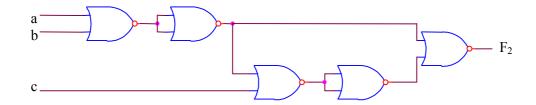
a)
$$F_1 = \overline{a \cdot \overline{b} \cdot c} \cdot \overline{\overline{a} \cdot \overline{c}}$$
 b) $F_2 = \overline{(a+b)} \cdot \overline{(a+b+c)}$

Solución:

a)
$$F_1 = \overline{a \cdot \overline{b} \cdot c} \cdot \overline{\overline{a} \cdot \overline{c}} = \overline{\overline{a + b + \overline{c} + \overline{a} + c}}$$



b)
$$F_2 = \overline{(a+b)} \cdot \overline{(a+b+c)} = \overline{\overline{(a+b)}} + \overline{\overline{(a+b+c)}}$$



2.7 Simplificar por el método algebraico las siguientes expresiones:

a)
$$\overline{\left[a\cdot\left(\overline{b}\cdot c\right)\right]}$$

d)
$$a \cdot b \cdot c + a \cdot \overline{b} \cdot c + a \cdot b \cdot \overline{c} \cdot d$$

b)
$$\overline{\left(a+\overline{b}\right)\cdot\left(\overline{c}+a\right)}$$

e)
$$a \cdot b \cdot c \cdot d + a \cdot b + a \cdot b \cdot d \cdot (\overline{e} + \overline{f})$$

c)
$$[(a \cdot b) \cdot a] + (b \cdot \overline{a})$$

Solución:

$$a) \overline{a} + b + \overline{c}$$

$$d$$
) $\mathbf{a} \cdot \mathbf{c} + \mathbf{a} \cdot \mathbf{b} \cdot \overline{\mathbf{c}} \cdot \mathbf{d}$

b)
$$\overline{a} \cdot (b+c)$$

c) *b*

2.8 Realizar un circuito lógico lo más simplificado posible para la activación de una lámpara, empleando tres interruptores, de forma que la lámpara solamente se encienda cuando esté activado un sólo interruptor o los tres simultáneamente.

Solución:

Tabla de verdad:

L	c	b	a
0	0	0	0
1	1	0	0
1	0	1	0
0	1	1	0
1	0	0	1
0	1	0	1
0	0	1	1
1	1	1	1

L=0 (lámpara apagada)

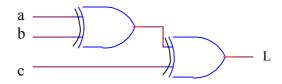
L=1 (lámpara encendida)

a,b,c=0 interruptor apagado

a,b,c=1 interruptor encendido

$$L = \overline{a} \cdot \overline{b} \cdot c + \overline{a} \cdot b \cdot \overline{c} + a \cdot \overline{b} \cdot \overline{c} + a \cdot b \cdot c = \overline{a} \cdot (\overline{b} \cdot c + b \cdot \overline{c}) + a \cdot (\overline{b} \cdot \overline{c} + b \cdot c) =$$

$$= \overline{a} \cdot (b \oplus c) + a \cdot (\overline{b} \oplus c) = a \oplus b \oplus c$$



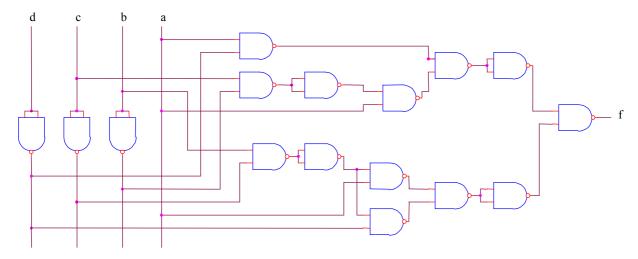
2.9 Diseñar un circuito lógico, empleando exclusivamente puertas nand, que detecte los números primos entre el 0 y el 15, representados en binario natural. Considérese el cero como número no primo.

Solución:

Tomando el número A(d,c,b,a) de entrada con d como mayor peso y a como menor peso, la función resultante en puertas NAND es la siguiente:

$$f = \overline{\overline{\overline{d} \cdot \overline{c} \cdot b} \cdot \overline{\overline{c} \cdot b \cdot a} \cdot \overline{\overline{c} \cdot \overline{b} \cdot a} \cdot \overline{\overline{\overline{d}} \cdot a}}$$

Implementación de la función anterior con puertas NAND de dos entradas:



2.10 Se dispone de una prensa que se pone en marcha mediante la actuación simultánea de tres pulsadores: p1, p2 y p3. si se pulsan solamente dos cualesquiera, la prensa funcionará, pero se activará una lámpara indicando manipulación incorrecta. cuando se pulse un sólo dispositi vo, también se encenderá la lámpara, pero no se activará la prensa. diseñar el circuito correspondiente utilizando únicamente puertas nand de dos o tres entradas.

Solución:

Tabla de verdad:

	a	b	c	P	L
	0	0	0	0	0
ĺ	0	0	1	0	1
ĺ	0	1	0	0	1
ĺ	0	1	1	1	1
ĺ	1	0	0	0	1
ĺ	1	0	1	1	1
Ī	1	1	0	1	1
	1	1	1	1	0

P=prensa (1 si funciona y 0 si no funciona) L=Lámpara (1 si se enciende y 0 si no se enciende)

a, b y c representan los tres pulsadores, poniéndose a 1 cuando éstos están activados.

$$P = \overline{\underline{a \cdot b \cdot b \cdot c \cdot a \cdot c}}$$

$$L = \overline{\overline{a \cdot \overline{b} \cdot \overline{c} \cdot a \cdot b \cdot c}}$$

El circuito lógico resultante es el siguiente:

