

# Práctica 4



## Modos de direccionamiento

### Objetivo

El alumno se familiarizará con los diferentes modos de direccionamiento manejados por el procesador 8088 por medio del programa Debug.

### Equipo

Computadora personal con el software Debug.

### Teoría

- Mapa mental sobre la arquitectura del procesador 8088.
- Mapa conceptual sobre los modos de direccionamiento del 8088.
- Complete la información solicitada en la Tabla 1 sobre los comandos disponibles en el programa Debug.
- Complete la información solicitada en la Tabla 2 sobre el registro de banderas.
- Responda las siguientes preguntas:  
Tras ser invocado, Debug inicializa los registros con ciertos valores,  
¿Qué estado tiene el registro de banderas?,  
¿Qué valores toman los registros de propósito general?,  
El valor de los registros de segmento DS, SS, CS y ES, ¿de dónde proviene?,  
¿De dónde proviene el valor del registro SP?,  
¿Qué valor toma el registro IP?,

Orden	Comando	Descripción	Ejemplo
<b>Assemble</b> (Ensamblar)	A [dirección]		(Coloque su ejemplo aquí)
			(Explique su ejemplo aquí)
<b>Compare</b> (Comparar)	C intervalo o dirección		
<b>Dump</b> (Visualizar memoria)	D [intervalo] o [dirección]		
<b>Enter</b> (Modificar memoria)	E dirección [lista]		
<b>Fill</b> (Llenar memoria)	F intervalo lista		

<b>Go</b> (Ejecutar)	G [=dirección] [dirección [dirección...]]		
<b>Hexarithmetic</b> (Hexaritmética)	H valor1 valor2		
<b>Input</b> (Entrada)	I dirección_puerto		
<b>Load</b> (Cargar)	L [dirección][unidad][1er sector][número]		
<b>Move</b> (Mover)	M intervalo dirección		
<b>Name</b> (Nombre)	N [unidad:][camino]nombre del archivo[.ext]		
<b>Output</b> (Salida)	O dirección_puerto		
<b>Proceed</b> (Continuar)	P[=dirección][valor]		
<b>Quit</b> (Abandonar editor)	Q		
<b>Register</b> (Registros)	R [nombre_registro]		
<b>Search</b> (Buscar)	S intervalo lista		
<b>Trace</b> (Trazado paso a paso)	T [=dirección][valor]		
<b>Unassemble</b> (Desensamblar)	U [dirección] o [intervalo]		
<b>Write</b> (Grabar)	W [dirección][unidad][1er sector][número]		

Tabla 1. Comandos de Debug.

<b>Bandera</b>	<b>Descripción</b>	<b>Estado activado</b>	<b>Estado desactivado</b>
<b>Overflow</b> (Sobreflujo)		OV	NV
<b>Direction</b> (Dirección)			
<b>Interrupt</b> (Interrupción)			
<b>Sign</b> (Signo)			
<b>Zero</b> (Cero)			
<b>Auxiliary Carry</b> (Acarreo auxiliar)			
<b>Parity</b> (Paridad)			
<b>Carry</b> (Acarreo)			

Tabla 2. Registro de banderas.

## Desarrollo

1. Ejecute el programa Debug e ingrese el comando **r**. Observe los registros internos del procesador, realice una impresión de la pantalla y sobre ella indique los tres grupos de registros, así como el de banderas.
2. Utilice Debug para ejemplificar, ejecutar y analizar cada uno de los modos de direccionamiento del procesador 8088. Por cada modo de direccionamiento, describa mediante los comandos e instrucciones la forma de hacer el ejemplo, de ejecutarlo y de verificar el resultado final.
3. Escriba y ejecute en Debug las instrucciones necesarias para:
  - a) Colocar en el Acumulador los últimos 4 dígitos de su matrícula.
  - b) Almacenar en la dirección lógica SS:0751 el byte más significativo del Acumulador.
  - c) Colocar el valor decimal 65,535 en el registro CX.
  - d) Inicializar el registro de Segmento de Datos con la dirección 1F45.
  - e) Almacenar en la dirección efectiva 1F457 del segmento de datos el valor de CX.
  - f) Inicializar el registro de Segmento de Pila con la dirección 25D3.
  - g) Almacenar en la dirección efectiva 25D49 del segmento de pila la palabra E301.

En los puntos 2 y 3, incluya impresiones de pantalla mostrando la ejecución de las instrucciones.

Cuando se realizan lecturas y escrituras a memoria, recuerde utilizar el comando **d** (dump) para observar el contenido de memoria. Incluya impresiones de pantalla con el resultado de este comando y sobre ellas encierre en un recuadro los valores que fueron leídos o escritos por las instrucciones.

## Conclusiones y comentarios

## Dificultades en el desarrollo

## Referencias