

Diseño Automático de sistemas

Presentación de la asignatura

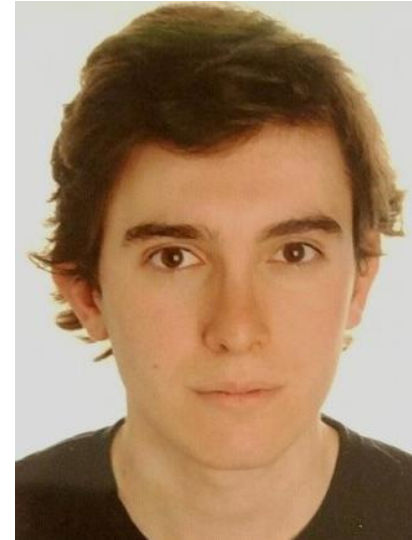
Prof. Pablo Sarabia Ortiz



UNIVERSIDAD
NEBRIJA

Sobre mí

- **Nombre:** Pablo Sarabia Ortiz
- **Email:** psarabia@nebrija.es



Criterios de evaluación

- **Convocatoria Ordinaria**
 - Examen Final (≥ 5) 55%
 - Examen Parcial 10%
 - Prácticas (≥ 5) 30%
 - Participación ($> 75\%$) 5%
- **Convocatoria Extraordinaria**
 - Examen Final (≥ 5) 70%
 - Prácticas (≥ 5) 30%

Las notas de prácticas solo se guardan para la convocatoria extraordinaria.



Objetivos

- Ser capaz de identificar usos de la FPGA
- Diseñar un sistema desde concepto hasta verificación
- Metodología para el diseño digital



Contenidos de la asignatura

1. Dispositivos reconfigurables
2. Diseño de sistemas digitales
3. Conceptos avanzados de VHDL
4. Interfaces digitales
5. Dispositivos *System On Chip* (SoC)
6. Diseño de sistemas fiables



Bibliografía Recomendada

- **Básica**
 - Roth, C. H. y John L. K. (2008), Digital Systems Design Using VHDL, Thomson, 2nd Edition
- **Complementaria**
 - Pong P. Chu (2006), RTL Hardware Design Using VHDL: Coding for Efficiency, Portability, and Scalability, Willey, 1st Edition



¿Preguntas?



UNIVERSIDAD
NEBRIJA