Laboratorio 6

Diseño Digital Avanzado Ignacio Balbo

El proyecto consiste en implementar una memoria BRAM que almacene los datos provenientes de un contador, el cual puede cambiar el paso de incremento. Los datos se guardan a la frecuencia de clock.

BRAM

La memoria comienza a loguear cuando detecta el flanco ascendente de "log_in_ram_run_from_micro" y guarda datos en cada ciclo de clock hasta llegar a la posición final de la memoria. Cuando esto ocurre se pone en alto "log_out_full_from_ram" para avisar al usuario que puede comenzar a leer los datos almacenados.

La BRAM es una memoria de doble puerto, los cuales usan el mismo clock de referencia. Al puerto de entrada de datos (interno al módulo) se conecta un contador con paso configurable (se detalla más abajo). La dirección de memoria donde se almacena este dato es controlado por otro contador, el cual se detiene cuando se llega al final de la memoria.

Para leer los datos desde el micro se coloca primero la dirección a leer "log_read_addr_from_micro" y esto retorna el dato en el puerto de salida "log_data_from_ram".

FSM

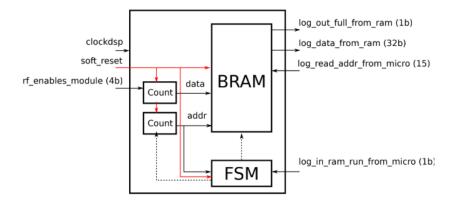
El control de la BRAM se implementa con una FSM de Moore con los estados WAIT_INIT y WRITTING.

Contador con paso configurable

Dentro del modulo diseñado se instanciará un contador que cambie el paso de incremento según los bits de "rf_enables_module"

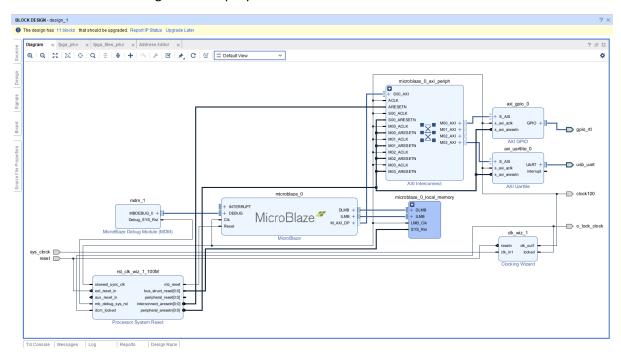
```
rf_enables_module[0]: c = c + 1
rf_enables_module[1]: c = c + 2
rf_enables_module[2]: c = c + 3
rf_enables_module[3]: c = c + 4
```

La señal de reset del módulo diseñado se controla con "soft_reset" (1).



Desarrollo

El microcontrolador integrado en el proyecto:

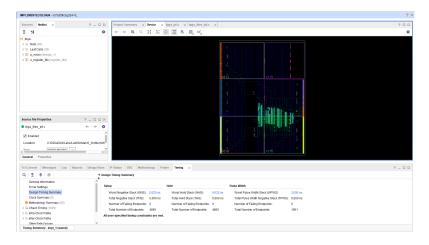


Entre los archivos, tenemos un register file que funciona de interfaz entre el micro y nuestra aplicación. Contiene un case que recibe el ancho de palabra del GPIO donde se definen ciertas porciones que son: 22:0 dato, 23 enable donde el micro maneja una secuencia de enable 0-1-0 que te permite evitar problemas de timing con un "handshake". Dentro de un case están las opciones que quiero ejecutar, Reset, Enable de los módulos, ejecutar la memoria y leer los address.

El fpga_p6, instancia el microprocesador y les conecta sus puertos (puertos que están vinculados al constraint). Lee los comandos del micro y los envía a la interfaz que también está instanciada en el mismo.

En la primer prueba está hardcodeado que lo que se tenga que hacer es leer el valor 10 y avisar que la memoria está llena.

Sistema implementado:



Ya con el archivo en vitis implementado, en el log verifico si se subió el script

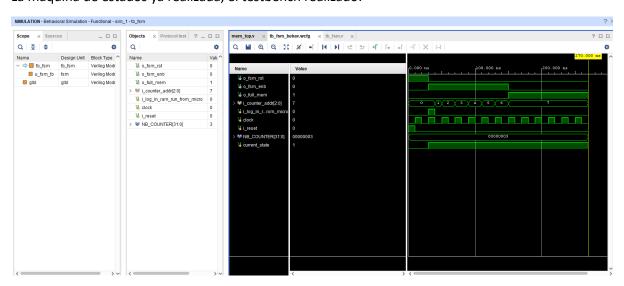
```
Console Problems Whising 22 (Goddence

| 17:23:21 INFO : Context for processor 'microblare')' is selected.
| 17:23:21 INFO : 'context for processor 'microblare')' is selected.
| 17:23:21 INFO : 'context for processor 'microblare')' is selected.
| 17:23:21 INFO : 'context for processor 'microblare')' is selected.
| 17:23:21 INFO : 'context for processor 'microblare')' is selected.
| 17:23:21 INFO : 'context for processor 'microblare')' is selected.
| 17:23:21 INFO : 'context for processor 'microblare')' is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context for processor 'microblare') is selected.
| 17:23:21 INFO : 'context fo
```

El resultado del logeo es el esperado número 10:



La máquina de estados ya realizada, el testbench realizado:



Y el resultado en consola

```
user@wanpu:-/work_dda/ibalbo/scripts$ python3 protocolo_ct_conf.py 3
log File Name: logESMlab86
Log Ram Width (8/16/32): 32
Log NB,NBF (Ex: 8,7): 32,0
/home/user/work_dda/ibalbo/scripts/protocolo_ct_conf.py:183: DeprecationWarning: setDaemon() is deprecated, set the dae mon attribute instead
milo.setDaemon(True)
RESET ON
/home/user/work_dda/ibalbo/scripts/protocolo_ct_conf.py:129: DeprecationWarning: currentThread() is deprecated, use current_thread() instead
milo.act = threading.currentThread()
MODULES OF
LOG RUN OFF
RESET OFF
ENB MODULES
Value: 1
LOG
LOG RUN OFF
LOG RUN ON
LOG READ
4096
End Script
user@wanpu:-/work_dda/ibalbo/scripts$
```

```
2 7.1093750000e-01
7.1893/500000e-01
7.1875000000e-01
7.3437500000e-01
7.3437500000e-01
7.5000000000e-01
4.5781250000e-01
5.6562500000e-01
 6 7.7343750000e-01
 7 7.8125000000e-01
 8 7.8906250000e-01
 9 7.9687500000e-01
10 8.0468750000e-01
11 8.1250000000e-01
12 8.2031250000e-01
13 8.2812500000e-01
14 8.3593750000e-01
15 8.4375000000e-01
16 8.5156250000e-01
17 8.5937500000e-01
18 8.6718750000e-01
19 8.7500000000e-01
20 8.8281250000e-01
21 8.9062500000e-01
22 8.9843750000e-01
23 9.0625000000e-01
24 9.1406250000e-01
```