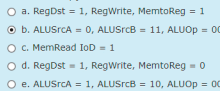


**Questão 1**  
Ainda não  
respondida  
Vale 1,00  
ponto(s).  
🚩 Marcar  
questão



Questão 2  
Ainda não  
respondida  
Vale 1,00  
ponto(s).  
🚩 Marcar  
questão

☒ d. total de 26 ciclos, subtração acontece no 21º ciclo

Questão 3  
Ainda não  
respondida  
Vale 1,00  
ponto(s).  
🚩 Marcar  
questão

☒ a. No 5º ciclo é feita a decodificação de uma instrução e busca de registradores e, no 16º ciclo, o resultado da operação de soma é armazenado na memória.

☐ b. No 5º ciclo é feito um desvio e no 16º ciclo é executada uma soma na unidade lógica e aritmética.

☐ c. É executada uma operação na unidade lógica e aritmética nesses dois ciclos.

☐ d. No 5º ciclo, uma instrução é buscada na memória e, no 16º ciclo é feita a decodificação de uma instrução.

Questão 4  
Ainda não  
respondida  
Vale 1,00  
ponto(s).  
🚩 Marcar  
questão

- ☒ a. Registrador "B" *Reg 2 ⇒ S0 e ali gatilho na saída*
- ☐ b. Registrador "ALUOut" *endereço*
- ☐ c. Registrador "A" *Reg 1*
- ☐ d. Registrador "Instruction Register" *Todas Usam*
- ☐ e. Registrador "Memory Data Register" *último passo*

Questão  
Ainda não  
respondida  
Vale 1,00  
ponto(s)  
Marcar  
questão

☐ a. total de 21 ciclos, dado salvo em \$t3 no 12º ciclo

☐ b. total de 23 ciclos, dado salvo em \$t3 no 12º ciclo

☐ c. total de 20 ciclos, dado salvo em \$t3 no 10º ciclo

☐ d. total de 23 ciclos, dado salvo em \$t3 no 14º ciclo

☒ e. total de 21 ciclos, dado salvo em \$t3 no 13º ciclo

**Questão**  
Ainda não  
respondida  
Vale 1,00  
ponto(s)  
Marcar  
questão

- ☐ a. Apenas no primeiro ciclo, se o desvio for tomado ou não.
- ☐ b. No primeiro ciclo e, caso o desvio seja tomado, também no segundo ciclo.
- ☒ c. Apenas no terceiro ciclo, se o desvio for tomado ou não.
- ☐ d. Apenas no segundo ciclo, se o desvio for tomado ou não.
- ☐ e. No segundo ciclo e, caso o desvio seja tomado, também no terceiro ciclo.

Ainda não  
respon-di  
Vale 1,00  
ponto(s)  
▼ Marcar  
questão

Escolha uma opção:

- ☐ a. Na implementação MIPS multiciclo, cada instrução tem um número de ciclos diferente, de acordo com o que ela necessita.
- ☒ b. Na variação da organização MIPS multiciclo em relação à organização MIPS monociclo que a ela possui, reduz o tamanho do ciclo de clock.
- ☐ c. Na organização MIPS multiciclo, há registradores intermediários entre as unidades funcionais (memória, banco de registradores e Unidade lógica e aritmética) para guardar resultados parciais de cada ciclo.
- ☒ d. Alternativas A e C estão corretas.
- ☐ e. Alternativas A, B e C estão corretas.

**ficou meio ambíguo  
mas vou aceitar**

Retornar para: Turma I - Prof.... ➡

Ainda não  
responদি  
Vale 1,00  
ponto(s).  
🚩 Marca  
questão

☐ a. Cada instrução é executada em até 5 ciclos e a mesma memória é utilizada tanto para memória de dados quanto para memória de instruções. ✓

☒ b. Um dado pode ser pego da memória e salvo no banco de registradores em um único ciclo de execução da instrução. ✓

☒ c. Os sinais de controle são definidos apenas pela instrução que está sendo executada. F

☐ d. Após a instrução ser buscada na memória, ela é guardada em um registrador intermediário até o final de sua execução. ✓

☒ e. Durante a execução de uma instrução, os registradores de propósito geral são utilizados para armazenar os resultados de cada ciclo, para um desses dados em ciclos posteriores. ✓

**não, quem guarda os resultados são os registradores internos**

Questão 10

Ainda não respondida

Vale 1,00 ponto(s).

Marcar questão

☐ a. 5 estados e poderia ser implementado com uma microprogramação  
☒ b. 10 estados e poderia ser implementado com uma máquina de Moore  
☐ c. 4 estados e poderia ser implementado com uma máquina de Moore  
☐ d. 9 estados e poderia ser implementado com uma microprogramação

**fala no slide 147 da aula 6**

Questão 10

Ainda não respondida

Vale 1,00 ponto(s)

▼ Marcar como favorita

☐ a. 35º ciclo

☐ b. 26º ciclo

☒ c. 29º ciclo

☐ d. 27º ciclo

☐ e. 24º ciclo

Finalizar tentativa ...

Retornar para: Turma I - Prof.... ↗