

Questão 1
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Marque a(s) alternativa(s) **correta(s)**.

Escolha uma ou mais:

- ☒ a. Todas as instruções do PDP-8 têm um tamanho único, assim como todas as instruções do PDP-10.
- ☐ b. As arquiteturas x86 e ARM possuem os formatos das instruções semelhantes.
- ☐ c. As instruções do VAX podem ter até seis operandos.
- ☐ d. O PDP-8 e o PDP-10 possuem somente um formato de instruções, já no PDP-11 os formatos de instruções variam muito.
- ☒ e. Na arquitetura x86, uma instrução pode ter de 1 a 17 bytes.

Questão 10
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

O que **não** é correto afirmar?

Escolha uma ou mais:

- ☐ a. Modos de endereçamento são técnicas de endereçamento empregadas para referenciar o endereço do local que contém o operando.
- ☐ b. No endereçamento imediato, o operando está incluído nas instruções.
- ☒ c. O endereçamento indireto usa o mesmo número de referências de memória que o endereçamento por registrador indireto.
- ☐ d. O modo de endereçamento por deslocamento tem como vantagem sua flexibilidade, porém, sua complexidade é uma desvantagem.
- ☒ e. O endereçamento por registrador é semelhante ao endereçamento direto, com a única diferença de que o campo de endereço se refere a um operando e não a um endereço de memória.

[Próxima página](#)[Página anterior](#)[Finalizar tentativa ...](#)[Retornar para: Turma I - Prof....](#)[Retornar para: Turma I - Prof....](#)

Questão 2
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Assinale a(s) alternativa(s) **verdadeira(s)**:

Escolha uma ou mais:

- ☐ a. A organização e a velocidade do processador não dependem do tamanho das instruções.
- ☐ b. Em uma arquitetura, os formatos das instruções podem ser variados, porém, o tamanho das instruções sempre deve ser fixos.
- ☒ c. No projeto de uma arquitetura, uma decisão importante no modo de endereçamento e no formato de instruções é a quantidade de bits para o opcode e a quantidade de bits para o(s) operando(s) das instruções.
- ☒ d. O tamanho da instrução é afetado por e afeta o tamanho da memória e como a memória é implementada.

[Página anterior](#)[Próxima página](#)[Retornar para: Turma I - Prof....](#)

Questão 3
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Qual modo de endereçamento tem um grande espaço de endereço, porém, necessita de múltiplas referências de memória?

Escolha uma opção:

- ☐ a. endereçamento por indexação
- ☐ b. endereçamento por pilha
- ☐ c. endereçamento por registrador base
- ☒ d. endereçamento indireto
- ☐ e. endereçamento por registrador indireto

[Página anterior](#)[Próxima página](#)[Retornar para: Turma I - Prof....](#)

Questão 4
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Qual/Quais modo(s) de endereçamento(s) tem pelo menos um acesso à memória?

Escolha uma ou mais:

- ☐ a. endereçamento por registrador
- ☒ b. endereçamento por registrador indireto
- ☐ c. endereçamento imediato
- ☒ d. endereçamento indireto
- ☒ e. endereçamento direto

[Página anterior](#)[Próxima página](#)[Retornar para: Turma I - Prof....](#)

Questão 5
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Qual é o modo de endereçamento em que nenhuma **referência** de memória diferente da busca de instruções é necessária para obter o operando?

Escolha uma opção:

- ☐ a. endereçamento por registrador base
- ☒ b. endereçamento imediato
- ☐ c. endereçamento indireto
- ☐ d. endereçamento por deslocamento
- ☐ e. endereçamento por registrador indireto

[Página anterior](#)[Próxima página](#)[Retornar para: Turma I - Prof....](#)

Questão 6
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Para qual modo de endereçamento o campo de endereço contém um deslocamento do endereço do operando na memória, sendo este endereço de memória contido no registrador referenciado?

Escolha uma opção:

- ☐ a. Endereçamento por indexação
- ☐ b. Endereçamento por registrador base
- ☐ c. Endereçamento relativo
- ☐ d. Alternativas B e C estão corretas.
- ☒ e. Alternativas A, B e C estão corretas.

[Página anterior](#)[Próxima página](#)[Retornar para: Turma I - Prof....](#)

Questão 7
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Considere que um programador escreveu duas versões de um programa de 100 instruções. Na versão X, 30% das instruções eram de acesso à memória e usavam o modo de endereçamento direto. Na versão Y, 10% das instruções eram de acesso à memória e usavam o modo de endereçamento indireto com uma indireção. Assuma o tempo de 1 ciclo de máquina igual a 200ns. Considerando que cada instrução de acesso à memória gasta no total 2 ciclos de máquina para cada acesso à memória e que as demais instruções são executadas em apenas 1 ciclo, qual é a versão mais rápida do programa e quanto tempo é mais rápida do que a outra?

Escolha uma opção:

- ☒ a. As duas versões têm o mesmo tempo de execução do programa.
- ☐ b. Versão X, 3000ns a menos.
- ☐ c. Versão X, 4000ns a menos.
- ☐ d. Versão Y, 4000ns a menos.
- ☐ e. Versão Y, 3000ns a menos.

[Página anterior](#)[Próxima página](#)[Retornar para: Turma I - Prof....](#)

Questão 8
Ainda não respondida
Vale 1,00 ponto(s).
⚑ Marcar questão

Na evolução dos códigos ao longo do tempo, qual o avanço trazido pelo programa Assembly?

Escolha uma opção:

- ☐ a. As instruções começaram a ser escritas em binário.
- ☐ b. A referência às instruções, antes escrita em hexadecimal, passou a ser feita por meio de código de instrução.
- ☐ c. A referência aos dados passou a ser feita por meio de nome das variáveis, não mais pelo endereço onde eles estavam.
- ☒ d. As instruções e os dados começaram a ser escritos em hexadecimal.

[Página anterior](#)[Próxima página](#)[Retornar para: Turma I - Prof....](#)