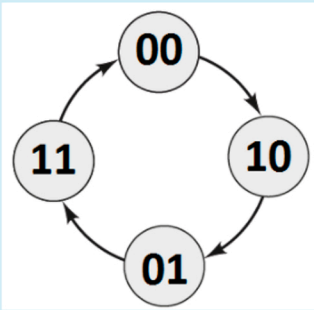


Questão 1

Correto
Atingiu 2,50 de 2,50
Marcar questão

Para o diagrama de estados apresentado abaixo, obter a tabela de estado atual/próximo estado e assinalar a descrição verdadeira.



OBS. Considerar a variável A como LSB e a variável B como MSB.

Escolha uma opção:

- ☒ a. Para este projeto a simplificação por mapa de karnough resulta em entradas de controle JA=KA= B e JB=KB=1.
✓ Alternativa correta
- ☐ b. Para este projeto a simplificação por mapa de karnough resulta em entradas de controle JA=KA= B e JB=KB=0.
- ☐ c. Para este projeto a simplificação por mapa de karnough resulta em entradas de controle JB e KB sempre em nível baixo.
- ☐ d. Para este projeto a simplificação por mapa de karnough resulta em entradas de controle JA=KA= 1 e JB=KB=0.
- ☐ e. Para este projeto a simplificação por mapa de karnough resulta em entradas de controle JA e KA sempre em nível alto.

Questão 2

Correto
Atingiu 2,50 de 2,50
Marcar questão

Associar o circuito com o tipo de registrador.

	SIPO	✓
	PISO	✓
	PIPO	✓
	SISO	✓

Questão 3

Correto
Atingiu 2,50 de 2,50
Marcar questão

OBS. Esta questão só será considerada para aqueles que carregarem o projeto do contador (desenvolvido no programa Wired Panda ou Quartus) na tarefa 6 de acordo com o requisitado no enunciado abaixo. Para projetos que utilizarem Black box enviar também os projetos da Black box.

Projetar um circuito lógico contador em anel de 4 bits. A saída de cada FF além de conectar ao FF seguinte também deverá estar conectada a um led para identificar a circulação do bit no circuito. Como elemento de inicialização utilizar uma chave conectada a entrada assíncrona Preset do primeiro FF e Clear para o restante. Utilizar um clock de 2Hz.

Para desenvolver este projeto consultar o slide nº16 da semana 10.

Podemos afirmar que neste contador haverá apenas um nível alto circulando pelo contado e que os estados possíveis com este contador representado em decimal será 1, 2, 4 e 8.

Escolha uma opção:

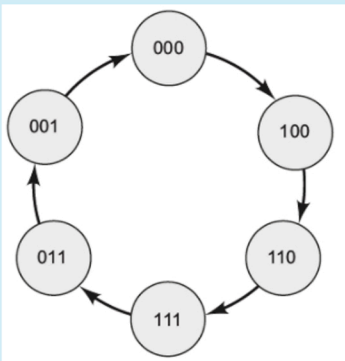
- ☒ Verdadeiro ✓
- ☐ Falso

Questão 4

Incorreto
Atingiu 0,00 de 2,50
Marcar questão

OBS. Esta questão só será considerada para aqueles que carregarem o projeto do contador (desenvolvido no programa Wired Panda ou Quartus) na tarefa 6 de acordo com o requisitado no enunciado abaixo. Para projetos que utilizarem Black box enviar também os projetos da Black box.

Projetar um circuito lógico contador Jhonson que reproduz a sequencia de estados conforme figura abaixo. Representar a saída em um display de 7 segmentos.



Para desenvolver este projeto consultar o slide nº21 da semana 10.

Para um contador Jhonson e um contador em Anel ambos com 3 bits, podemos afirmar que apenas os estados 001 (1) e 100 (4) estão presentes em ambos os casos, os outros estados estarão presente apenas no contador Jhonson ou contador em Anel.

Escolha uma opção:

- ☐ Verdadeiro
- ☒ Falso ✗

Descrição verdadeira

A resposta correta é 'Verdadeiro'.