

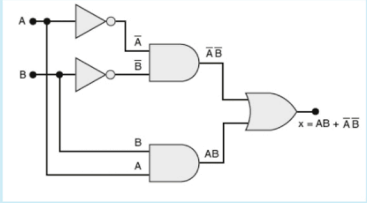
Questão 1

Correto

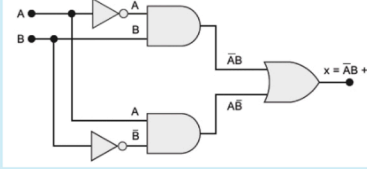
Atingiu 2,00 de 2,00

⚑ Marcar questão

Relacionar o circuitos lógico com a sua equivalente porta lógica coincidência ou exclusividade.



XNOR



XOR

Questão 2

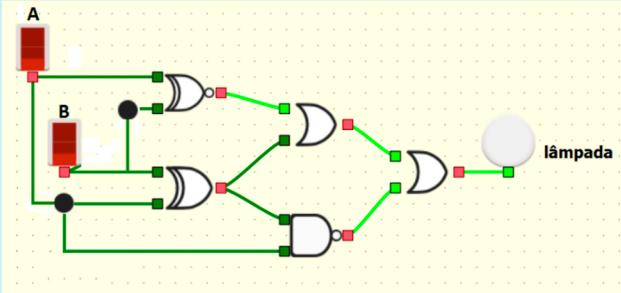
Correto

Atingiu 2,00 de 2,00

⚑ Marcar questão

Para o circuito lógico digital apresentado abaixo, a lâmpada estará acesa (nível alto) quando as entradas das chaves A e B estiverem:

OBS. Os círculos preenchidos na cor preta são apenas uma ligação elétrica dos fios e não uma porta lógica.



Escolha uma opção:

☐ a. Quando a entrada A estiver em nível alto e B em nível baixo, ou seja, A = 1 e B = 0

☐ b. Apenas a entrada B em nível alto

☒ c. Independente do estado de entrada A e B a lâmpada sempre estará acesa.

✔ Alternativa correta

☐ d. Entradas A e B estiverem em nível baixo, ou seja, A=0 e B=0

☐ e. Apenas a entrada A em nível alto

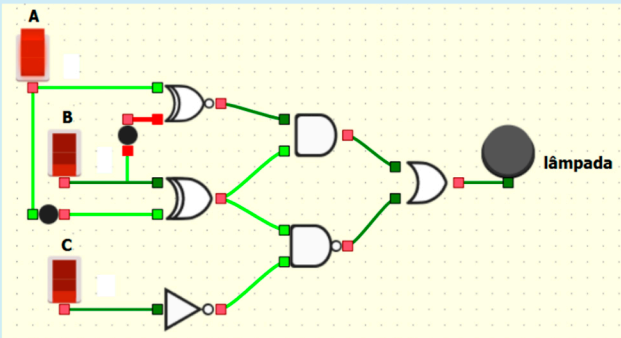
Questão 3

Incorreto

Atingiu 0,00 de 2,00

⚑ Marcar questão

Para o circuito lógico digital apresentado na figura abaixo, qual é alternativa que apresenta a expressão booleana simplificada? escolher apenas uma alternativa correta.



Escolha uma opção:

☐ a. $AC(B \oplus C)$

☐ b. $BC+(A \oplus B)$

☒ c. $C(A \oplus B)$

✖ Alternativa errada

☐ d. $C+(A \oplus B)$

☐ e. $A(B \oplus C)$

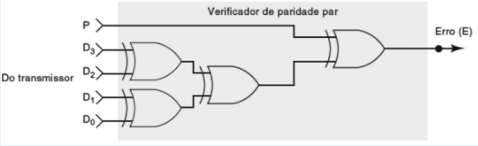
Questão 4

Correto

Atingiu 2,00 de 2,00

⚑ Marcar questão

Considerando o circuito lógico digital verificador de paridade, conforme mostra a figura abaixo, e sabendo que os dados de entrada são D3 = 1, D2=0, D1 =1 e D0 =0 e que o bit de paridade P = 1, podemos afirmar que a saída E = 0 e isso mostra que não houve perda de dados na transmissão.



Escolha uma opção:

☐ Verdadeiro

☒ Falso

✔

Afirmção incorreta

A resposta correta é 'Falso'.

Questão 5

Incorreto

Atingiu 0,00 de 2,00

⚑ Marcar questão

As portas lógicas digitais podem ser utilizadas para habilitar e desabilitar a passagem de formas de ondas. Considerando que as portas lógicas possuem apenas duas entradas A e B, e que a entrada A é destinada a forma de onda e a entrada B ao controle (habilitar/desabilitar/inverter forma de onda), assinale a alternativa que traz a descrição correta para o comportamento destas portas lógicas em função da entrada de controle.

Escolha uma opção:

☐ a. Porta OR e porta NAND com entrada de controle em nível alto, apresentam saída sempre em nível alto.

☒ b. Porta NAND e porta NOR com entrada de controle em nível alto (B=1), apresentam uma saída com forma de onda invertida.

✖ Alternativa errada

☐ c. Portas XNOR e NOR com entrada de controle em nível baixo apresentam a saída com forma de onda invertida.

☐ d. As portas NAND, NOR e XNOR são empregadas apenas para desabilitar a passagem de um sinal.

☐ e. Portas NAND, NOR e XOR com entrada de controle em nível alto, apresentam saída com forma de onda invertida.

Sua resposta está incorreta.

A resposta correta é: Portas XNOR e NOR com entrada de controle em nível baixo apresentam a saída com forma de onda invertida.