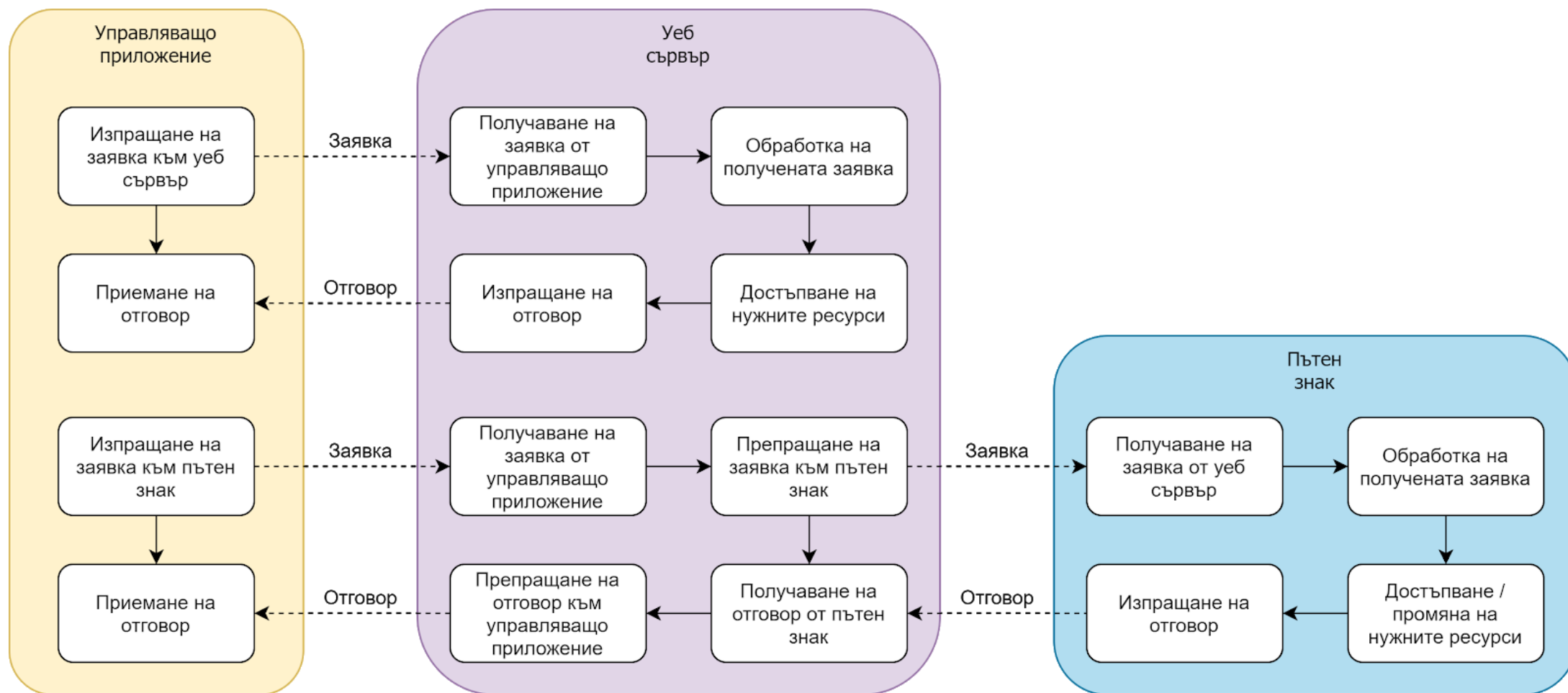
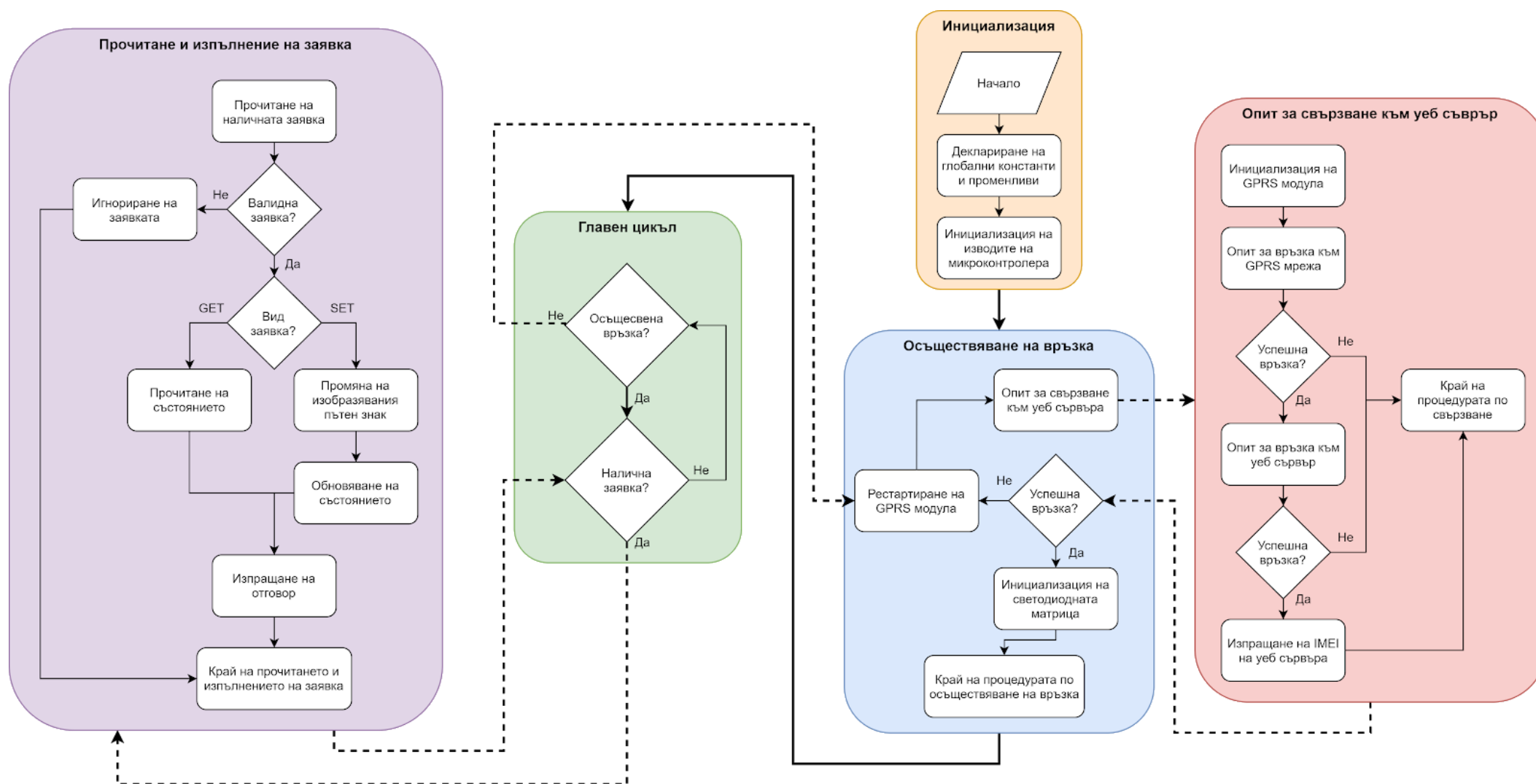


Sheet: /  
 File: TrafficSignFull.sch  
**Title: Full traffic sign schematic**  
 Size: A4 Date: 2020-02-15 Rev: 1  
 KiCad E.D.A. kicad (5.1.5)-3 Id: 1/1

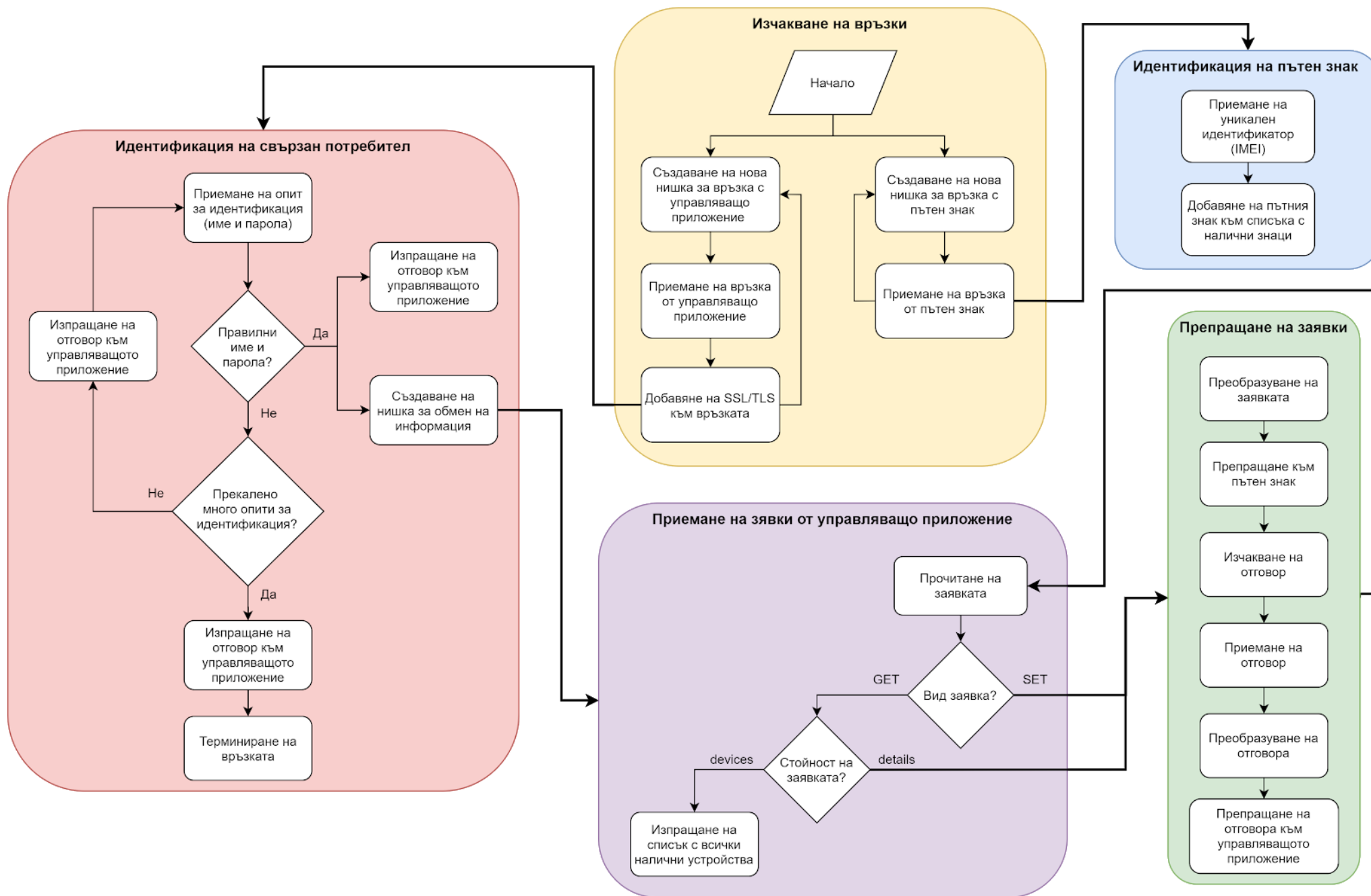
Фиг. 3.11. Пълна принципна електрическа схема на устройството



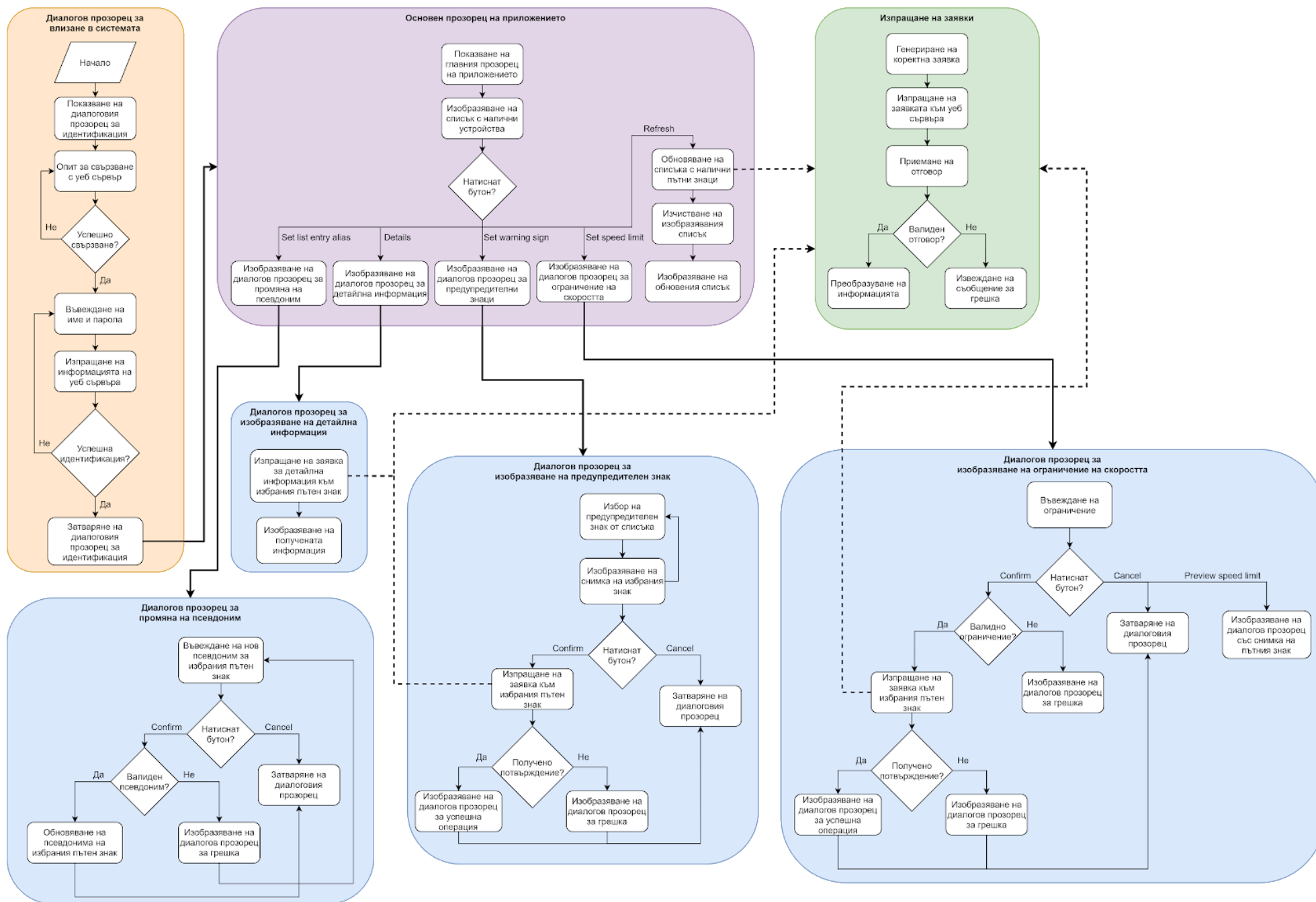
Фиг. 4.3. Блокова схема на алгоритъм за обмен на информация



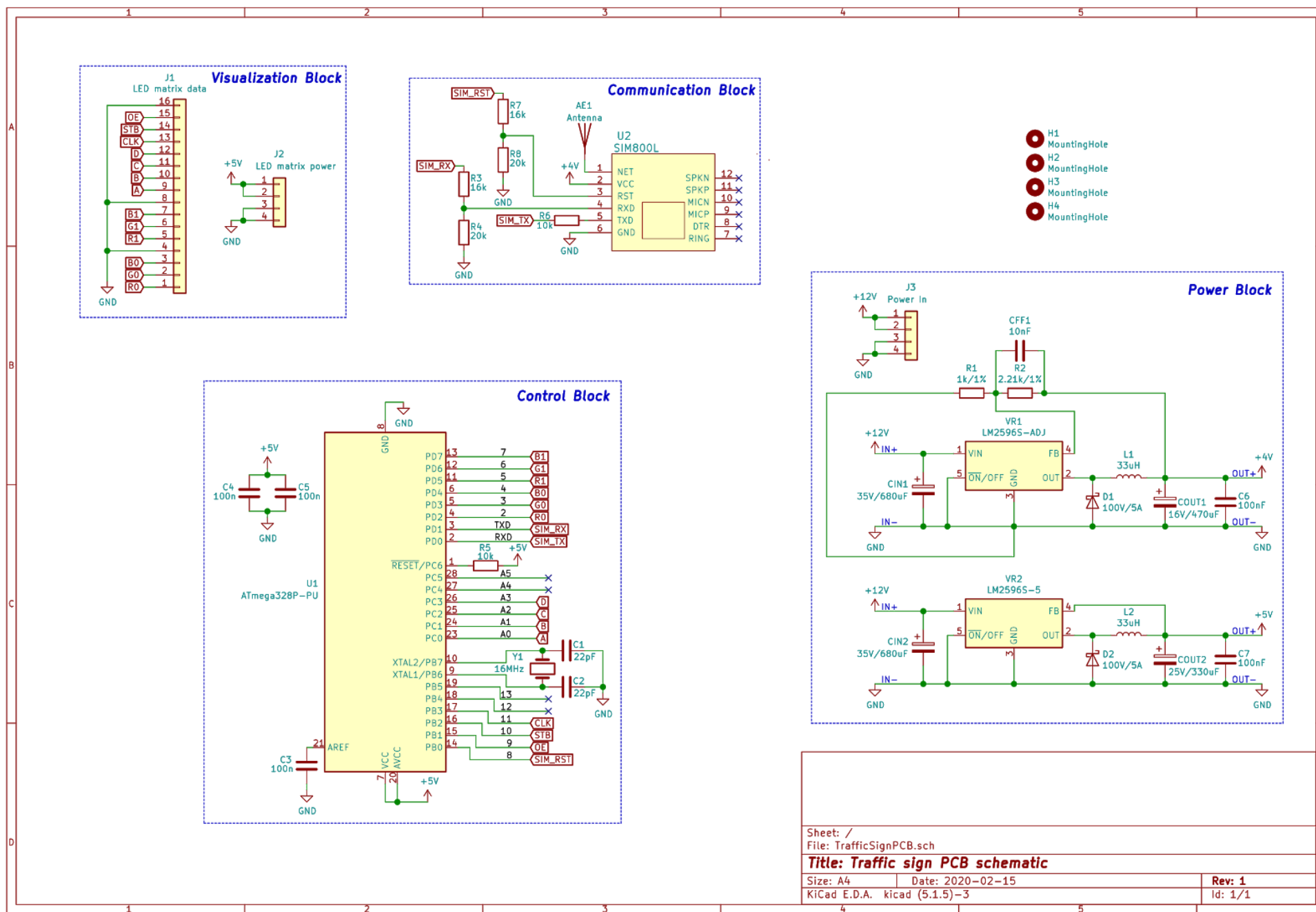
Фиг. 4.12. Блокова схема на алгоритъм на управляващ софтуер за микроконтролерно устройство



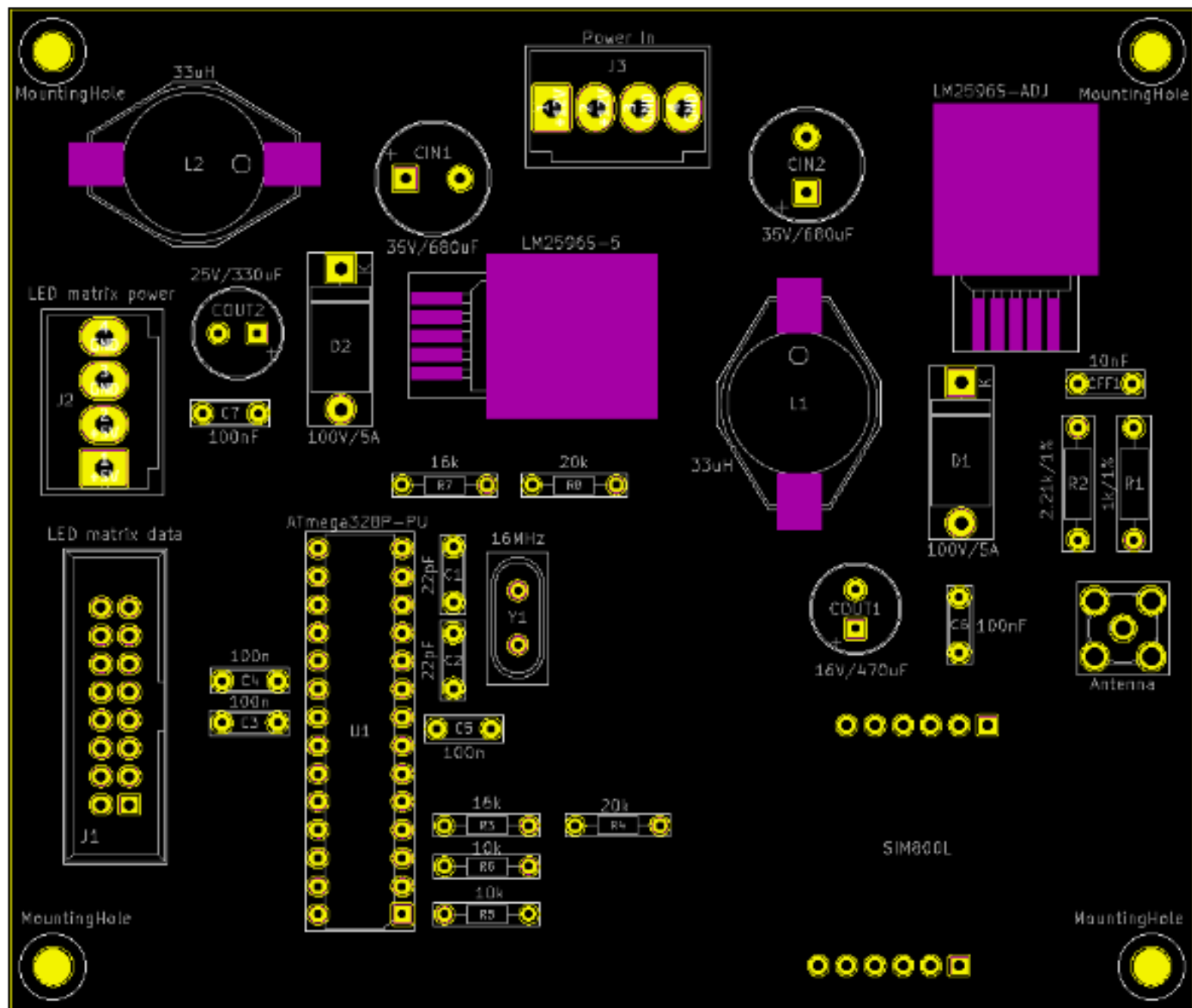
Фиг. 4.18. Блокова схема на алгоритъм на управляващ уеб сървър



Фиг. 4.28. Блокова схема на алгоритъм на компютърно приложение за управление на пътни знаци

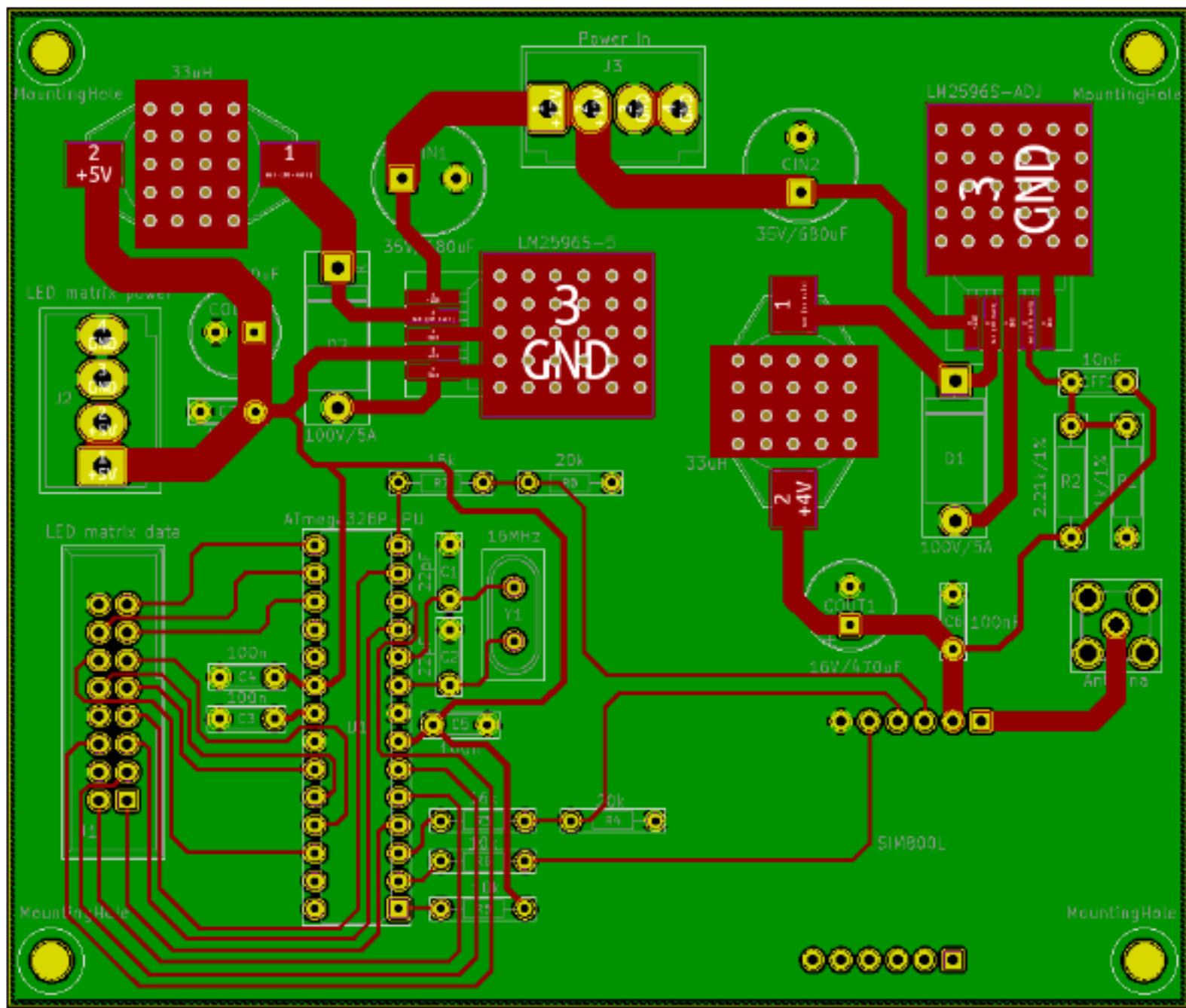


Фиг. 5.1. Принципна електрическа схема на печатната платка на устройството



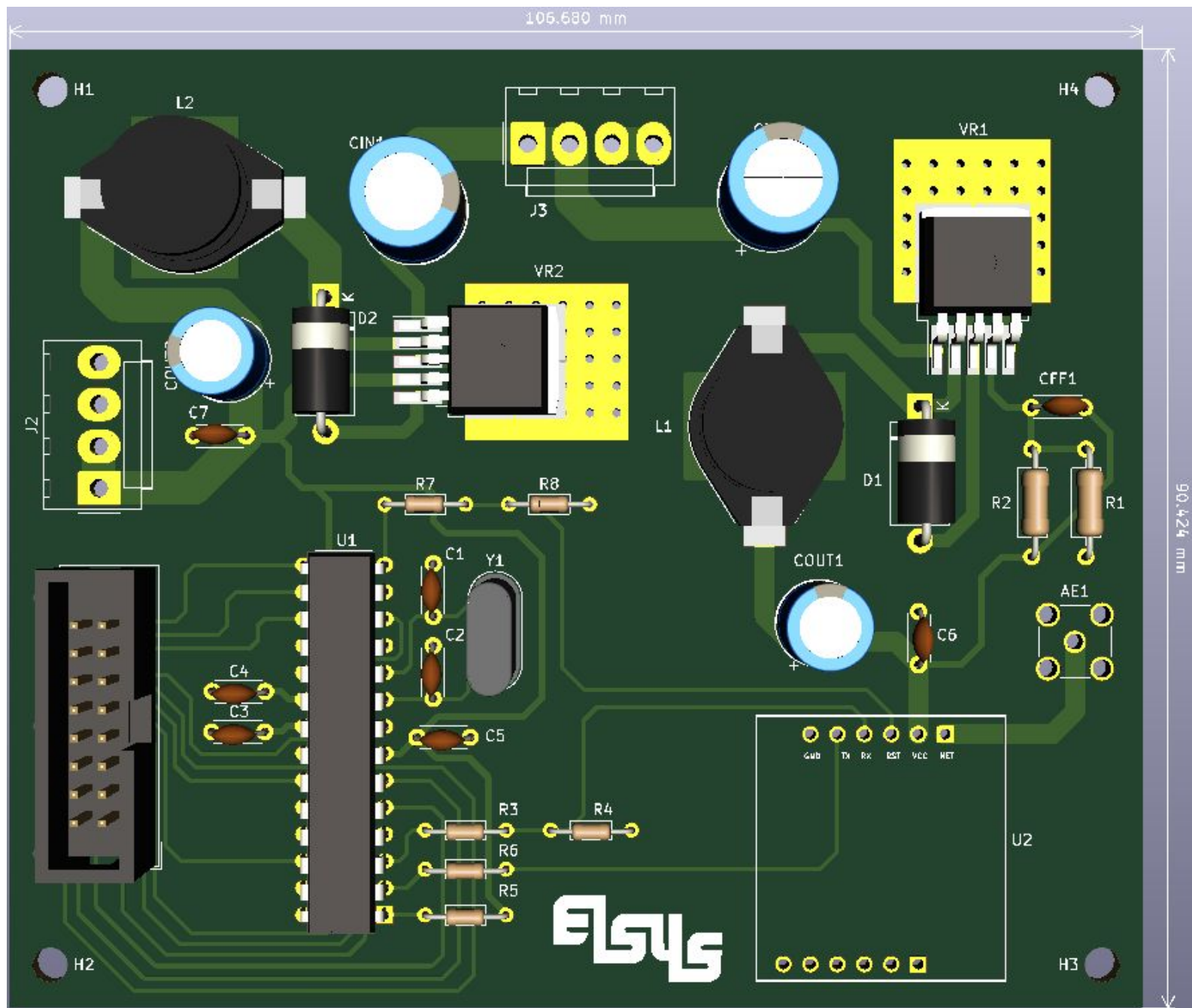
Фиг. 5.2. Разположение на елементите върху печатната платка





Фиг. 5.3. Опроводена печатна платка





Фиг. 5.5. 3D изглед на печатната платка