

A/D converter 모델과 연결된다. (빨강색 점선라인)

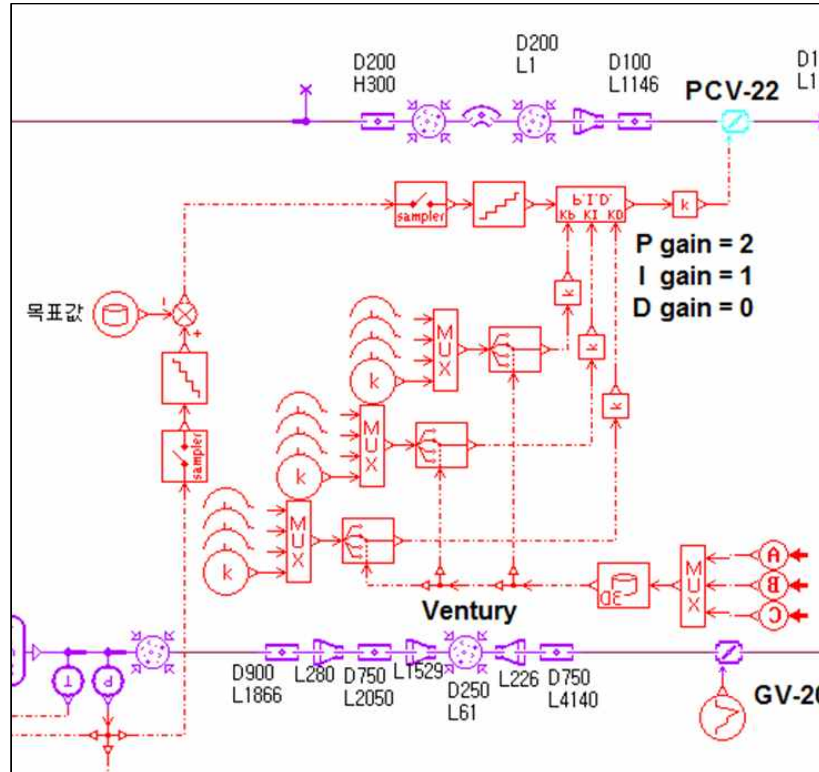


그림 3.3.3.49 PCV-22 밸브 제어로직 스케치

P, I, D 계수는 control bit에 따라 결정되며, 상세사항은 다음 표와 같다.

Table 3.3.3.7 PCV-22 밸브 제어를 위한 PID 제어계수

발생 조건		계수값	
1	1. CONFIGURATION=1, 2, 3, 4, 10	P	2
	2. ENGINE TEST SET-UP BIT=1	I	1
	3. TC1_SETUP_MEM_AETF2_EGD BIT=1	D	0
2	1. CONFIGURATION=5	P	2
	2. ENGINE TEST SET-UP BIT=1	I	1
	3. TC1_SETUP_MEM_AETF2_EGD BIT=1	D	0
3	1. CONFIGURATION=6, 7, 8, 9, 11, 12	P	2
	2. ENGINE TEST SET-UP BIT=1	I	1
	3. TC1_SETUP_MEM_AETF2_EGD BIT=1	D	0

### ③ 시험부 내부 압력 제어로직

전방안정실의 압력을 제어하기 위해 다음과 같이 PID 제어로직을 추가하였다. PID 제어로직은 4.3에서 검증한 A/D converter 모델과 연결된다. (빨강색 점선라인)