

تمرین فصل ششم

استاد درس: د کتر شهرام اعتمادی

دستیاران آموزشی: ابوالفضل رنجبر، پوریا اردستانی، احسان صابری

۱- نمودار شیفت رجیستر عام ۴ بیتی طراحی کنید که قابلیت های زیر را داشته باشد:

الف) بدون تغيير (نگهداري وضعيت فعلي)

ب) شیفت به راست

ج) شیفت به چپ

د) بارگزاری موازی

- ۲- یک مدار طراحی کنید که رشته باینری «۱۰۱۱» را در یک جریان ورودی تشخیص دهد. در صورتی که این دنباله شناسایی شود مقدار «۱» و در غیر این صورت مقدار «۰» را تولید کند. (تنها با استفاده از فلیپ فلاپ Sr)
- ۳- با استفاده از JK-FF یا SR-FF شمارنده MOD-14 شمارنده MOD-14 شمارنده Synchronous MOD-14 Counter) را طراحی کنید. (کشیدن دیا گرام حالت الزامی است.)
 - ۴- با استفاده از D-FF یک مدار 4-bit Ring Counter طراحی کنید.
 - -۵ با استفاده JK-FF یک مدار 3-bit Ring Counter طراحی کنید.
 - 9- با استفاده از D-FF یک مدار D-FF طراحی کنید.
 - ۷- با استفاده از T-FF یک مدار شمارنده ۴ بیتی طراحی کنید که ۳ تا ۳ تا بشمارد.

(توجه داشته باشید که جدول حالت برای تمام طراحی ها لازم است)

- مدار یک جمع کننده ترتیبی را رسم کنید، به طوری که ورودی های A و B هر کدام در یک رجیستر مقداردهی شده
 باشند و خروجی را در یک رجیستر دیگر ذخیره کند. (طراحی ابتکاری)
 - ۹- مدار مربوط به دیاگرام زیر را رسم کنید.

