

یک کامپیوتر دو آدرس دارای حافظه‌ای به گنجایش 2^{24} واحد آدرس پذیر ۶ بیتی، طول کلمه ۲۴ بیتی و ۳۲ ثبات همه‌منظوره R0 تا R31 میباشد. شیوه‌های نشانی‌دهی ماشین شامل ثباتی (مستقیم و غیرمستقیم)، بلافاصله و حافظه‌ای (مستقیم و غیرمستقیم)، و شیوه نمایش اعداد مکمل ۲ است. در این سیستم آدرس بازگشت به سیستم عامل در ثبات R31 ذخیره میشود. دستورات این ماشین در چهار قالب (طبق جداول زیر) کد میشوند.

Format I		
<div> <div>00 opcode</div> <div>i1:r1</div> <div>i2:r2 / qdata</div> </div> <div>6 bits 6 bits 6 bits</div>		
If i1 then $opr1 = M_{(r1)}$ else $opr1 = r1$; If i2 then $opr2 = M_{(r2)}$ else $opr2 = r2$;		
Instruction	Opcode	Operation
mov opr1, opr2	0000	$opr1 \leftarrow (opr2)$;
add opr1, opr2	0001	$opr1 \leftarrow (opr1) + (opr2)$;
sub opr1, opr2	0010	$opr1 \leftarrow (opr1) - (opr2)$;
and opr1, opr2	0011	$opr1 \leftarrow (opr1) \wedge (opr2)$;
or opr1, opr2	0100	$opr1 \leftarrow (opr1) \vee (opr2)$;
xor opr1, opr2	0101	$opr1 \leftarrow (opr1) \oplus (opr2)$;
swap opr1, opr2	0110	$opr1 \leftrightarrow (opr2)$;
addq opr1, qdata	0111	$opr1 \leftarrow (opr1) + qdata$;
subq opr1, qdata	1000	$opr1 \leftarrow (opr1) - qdata$;
movq opr1, qdata	1001	$opr1 \leftarrow qdata$;

Format II		
<div> <div>010 opcode</div> <div>r</div> </div> <div>7 bits 5 bits</div>		
Instruction	Opcode	Operation
jmp r	0000	$PC \leftarrow (r)$;
inc r	0001	$r \leftarrow (r) + 1$;
dec r	0010	$r \leftarrow (r) - 1$;
clr r	0011	$r \leftarrow 0$;
not r	0100	$r \leftarrow \text{not } (r)$;
neg r	0101	$r \leftarrow -(r)$;
inc4 r	0110	$r \leftarrow (r) + 4$;
dec4 r	0111	$r \leftarrow (r) - 4$;

Format III		
<div> <div>011 opcode</div> <div>r</div> <div>addr</div> </div> <div>7 bits 5 bits 24 bits</div>		
Instruction	Opcode	Operation
mov r, addr	0000	$r \leftarrow (M_{addr})$;
mov addr, r	0001	$M_{addr} \leftarrow (r)$;
mov r, (addr)	0010	$r \leftarrow (M_{(M_{addr})})$;
mov (addr), r	0011	$M_{(M_{addr})} \leftarrow (r)$;
jnz r, addr	0100	if $(r) \neq 0$ then $PC \leftarrow addr$;
jz r, addr	0101	if $(r) = 0$ then $PC \leftarrow addr$;
jneg r, addr	0110	if $(r) < 0$ then $PC \leftarrow addr$;
jpos r, addr	0111	if $(r) \geq 0$ then $PC \leftarrow addr$;
loop r, addr	1000	$r \leftarrow (r) - 1$; if $(r) \neq 0$ then $PC \leftarrow addr$;
jmp+ r, addr	1001	$r \leftarrow (r) + 1$; $PC \leftarrow addr$;
call r, addr	1010	$r \leftarrow (PC)$; $PC \leftarrow addr$;

Format V		
<div> <div>1</div> <div>r</div> <div>data</div> </div> <div>5 bits 24 bits</div>		
Instruction	Opcode	Operation
mov r, #data	1	$r \leftarrow data$;

۱- طول تمامی ثباتهای ماشین را تعیین کنید. (۱ نمره)

۲- برنامه‌ای به زبان اسمبلی بنویسید که آرایه صد کلمه‌ای array را به صورت صعودی مرتب کند. (۴ نمره)

۳- برنامه زیر چه می‌کند؟ (۳ نمره)

```

org 0
mov R1,#100
mov R0,#array
dw 41006h
mov R1,#807004h
loop: subq R1,4
      mov R2,R0
      sub R2,R1
      jneg R2,loop-6
      jmp R31
array: dw 100 dup(?)
end
    
```

۴- برنامه سوال ۳ را به کد ماشین ترجمه کنید. (۲ نمره)