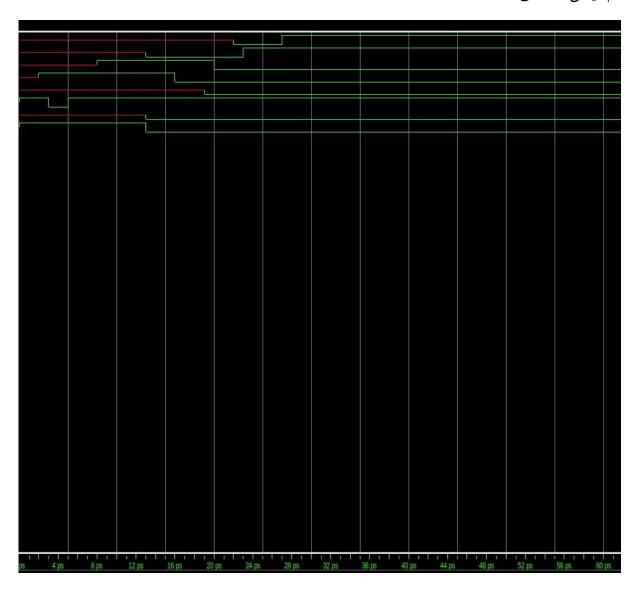
نام: ایمان محمدی



سوال ۱)

در ابتدا مقدار سیم و رجیسترها، X است.

تحلیل e: در واحد ۲ موج e یک می شود چون حاصل a برابر با ۱ است و (a, b) or (a, b) برابر با ۱ خواهد بود، و همچنین با ۳ واحد تاخیر، در زمان ۱۶ دوباره \cdot می شود؛ چون در زمان ۱۳، هر دوی a و b برابر با b خواهند بود و همچنین تاخیر پایین رونده a واحد است.

تحلیل a: در ابتدا، برابر با ۱ قرار داده میشود و در واحد زمانی ۱۳، برابر با ۰ میشود.

تحلیل b: در واحد زمانی ۱۳، از x به ۰ تغییر می کند.

تحلیل C: در ابتدا، برابر با ۱ قرار داده میشود و در واحد زمانی ۳، برابر با ۰ میشود و سپس در واحد زمانی ۵ دوباره برابر با ۱ میشود.

تحلیل d: در واحد زمانی ۱۹، از x به ۰ تغییر می کند.

f تحلیل f: چون تاخیر مربوط به گیت بالا رونده است در زمان f تا f، و g در ثانیه g مقدار g برابر با g برابر با g برابر با g مقدار g مقدار g مقدار g مقدار g برابر با g مقدار g مقدار g مقدار g برابر با g مقدار g مقدار

g در ثانیه g ۸ مقدار f برابر با ۱ می شود پس nor (f,d) برابر با ۰ می شود و در ثانیه g ۲۰ می مقدار g ۰ می شود. در ثانیه g ۲۰ می شود و در نتیجه در ثانیه g ۲۰ می شود. در ثانیه g برابر با ۱ می شود. ثانیه g برابر با ۱ می شود.

تحلیل out: در ثانیهی ۱۶ مقدار e برابر با ۰ میشود و این باعث میشود در ثانیهی ۲۲ مقدار out ۰ شود. سپس در ثانیهی ۲۷ مقدار xor(e. g) برابر با ۱ میشود پس در ثانیهی ۲۷ مقدار out میشود.