الف- به false path در یک مدار، چه چیزی گفته می شود؟ وجود آن چرا برای تحلیل زمانی نامناسب است؟

به مسیری گفته می شود که همیشه غیرفعال است و رخ نمی دهد؛ با هر ترکیبی از ورودی ها نیز هرگز فعال نمی شود. همچنین برای تحلیل زمانی نامناسب است و باید حذف شود زیرا ممکن است مثلاً در محاسبه ی minimum clock period ماکسیمم مسیر یک مسیری باشد که هرگز رخ نمی دهد و این باعث مشکل در محاسبات می شود. یا مثلاً ممکن است تشخیص دهیم که hold violation داریم در حالی که نداریم و با عدم حذف این مسیر، این مسیر را در محاسبه حساب کردیم و به مشکل خوردیم؛ پس باید برای تحلیل زمانی آن را حذف کنیم.

ب- بله در مدار روبرو نیز false path وجود دارد

دو مسیر زرد و قرمز مسیرهای false path هستند که باید از مدار حذف شوند برای تحلیل زمانی

چون اگر d فعال باشد، h برابر با g می شود و o نیز برابر با i؛ پس hj را طی نمی کنیم در مسیر

j اگر نیز d فعال نباشد، d برابر با d میشود و d نیز برابر با

