سيستمهاى نهفته

نيمسال اول ٢٠-٢٠

ايمان محمدي

شماره دانشجویی: ۹۹۱۰۲۲۰۷



انشکدهی مهندسی کامپیوتر

تمرين سوم

در ابتدا به بررسی پارادایم دیفرانسیلی این سوال میپردازیم. در اینجا با توجه به تابع تبدیل داریم:

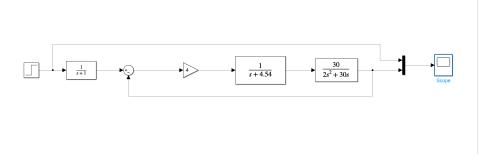
$$\theta(s) = \frac{Ap}{s(s+p)}$$

$$PID(s) = \frac{1}{s + \frac{4}{5}}$$

$$Filter(s) = \frac{1}{s + \frac{1}{5}}$$

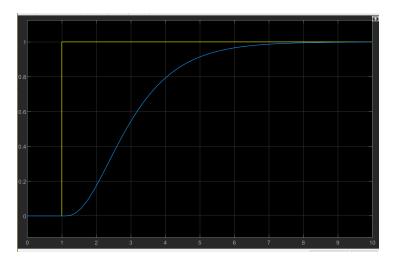
توابع تبدیل موجود در سیستم، نقش کلیدی در پاسخ دینامیکی سیستم به ورودیهای مختلف دارند. به طور مثال، PID(s) با پارامتر تنظیم شده برای دستیابی به یک پاسخ سریع و بدون اُسیلاسیون در حالت تعادل است.

بنابراین برای طراحی دیاگرام آن نیاز به یک فیلتر، Grain ، تابع تبدیل و PID کنترلر داریم. در اینجا سینگال ورودی تابع پله بوده و با استفاده از بلوک Mux در Scope توانسته ایم که سیگنال خروجی را براساس ورودی رسم کنیم. شکل دیاگرام طراحی شده برای این قسمت در پایین قابل مشاهده است.



شكل ١: دياگرام پارادايم ديفرانسيلي

همچنین خروجی این پارادایم به این صورت قابل مشاهده است:



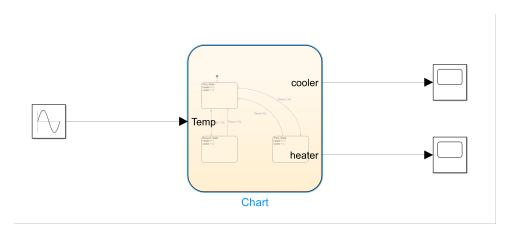
شكل ٢: خروجي پارادايم ديفرانسيلي

همانطور که در خروجی این قسمت می بینیم، سیگنال خروجی به صورت پیوسته در حال تغییر است و پس از دریافت سیگنال پله به عنوان ورودی، پس از مدتی به حالت تعادل خود رسیده است.

در این بخش به طراحی پارادایم State Chart میپردازیم. کاری که باید در اینجا انجام دهیم این است که براساس دما حالتهای مختلف را ایجاد کنیم و رفتاری گسستهوار در مقابل تغییرات دما داشته باشیم.

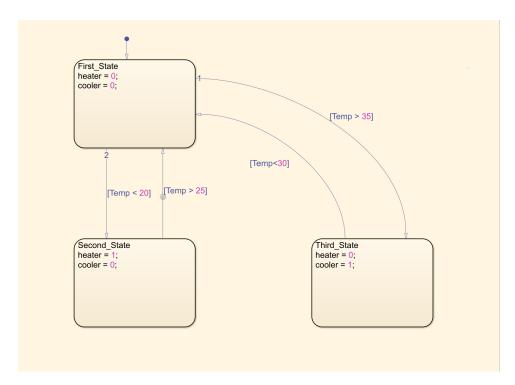
در اینجا ما دو کامپوننت Cooler و Heater داریم که براساس شریط Temperature در حال جابهجایی بین استیتهای مختلف هستند. سینگال ورودی در این سیستم از نوع تابع Sinc wave بوده و در خروجی شاهد حالات Cooler براساس ورودی هستیم.

شکل State Flow طراحی شده برای این منظور را به این صورت می توانید مشاهده کنید:



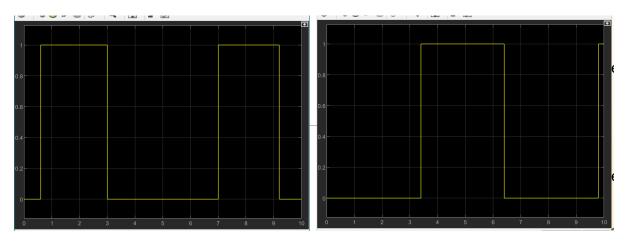
شکل ۳: طراحی استیتهای سیستم کنترل دما

همچنین دیاگرام کلی به این صورت خواهد بود:



شکل ۴: دیاگرام کلی مدل

در نهایت برای خروجیهای Cooler و Heater خواهیم داشت:



شكل ٥: خروجي مدل استيت چارت

همانگونه که مشاهده میکنید در اینجا براساس ورودی دما یا در حالتی هستیم که Heater روشن بوده یا Cooler و یا اینکه هر دو خاموش هستند.

تفاوت اصلی این دو پارادایم در نوع پاسخ سیستم به تغییرات است. در پارادایم براساس معادلات دیفرانسیلی ما شاهد این هستیم که سیستم پاسخی پیوسته و همواره در حال تغییر به ورودی ما می دهد. در صورتی که در پارادایم استیت چارت خروجیهای به صورت صفر و یک بوده و صرفا مشخص می کند که براساس ورودی داده شده باید در چه حالتهای از پیش تعیین شده ای قرار بگیریم.

به این ترتیب با توجه به نوع سیستمی که در نظر داریم پیاده کنیم و نوع سیگنال ورودی میبایست یکی از این دو نوع پارادایم را برای مدلسازی سیستممان در نظر بگیریم و هر کدام از پارادایمها کاربرد به خصوص خودشان را خواهند داشت.

در نمودار پارادایم دیفرانسیلی، هر بلوک نشاندهنده یک بخش خاص از سیستم کنترل است. به طور مثال، بلوک Mux وظیفه جمع آوری سیگنالهای ورودی و ارسال آنها به بلوک Scope را دارد.

مقاومت سیستم در برابر اختلالات و تغییرات محیطی از جنبههای کلیدی در طراحی کنترلرهای مؤثر است. این بخش به بررسی پایداری سیستم پس از اعمال اختلالات خارجی و تعیین حدودی که سیستم میتواند بدون از دست دادن کنترل به فعالیت ادامه دهد، میپردازد.

مدل سازی سیستم های کنترل می تواند از روش های خطی و غیر خطی استفاده کند. در حالی که مدل های خطی به دلیل سادگی تحلیل و طراحی محبوب هستند، مدل های غیر خطی امکان دارند پدیده های پیچیده تری مانند اشباع و هیسترزیس را بهتر توصیف کنند. این بخش به مقایسه این دو روش و بررسی موقعیت هایی که استفاده از هر یک توصیه می شود می پردازد.