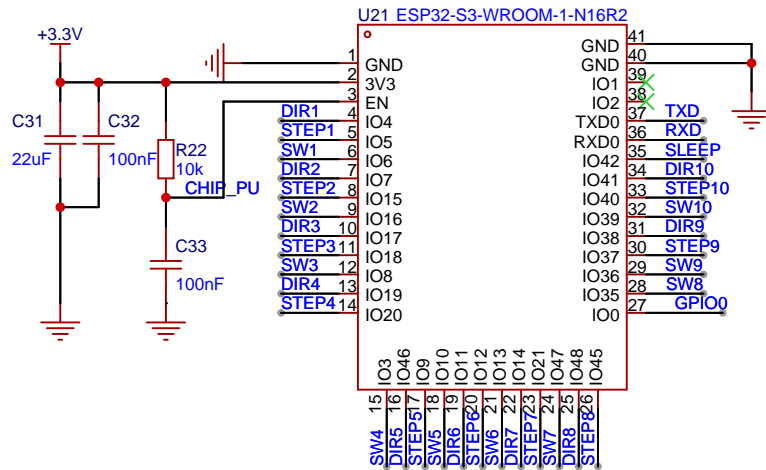
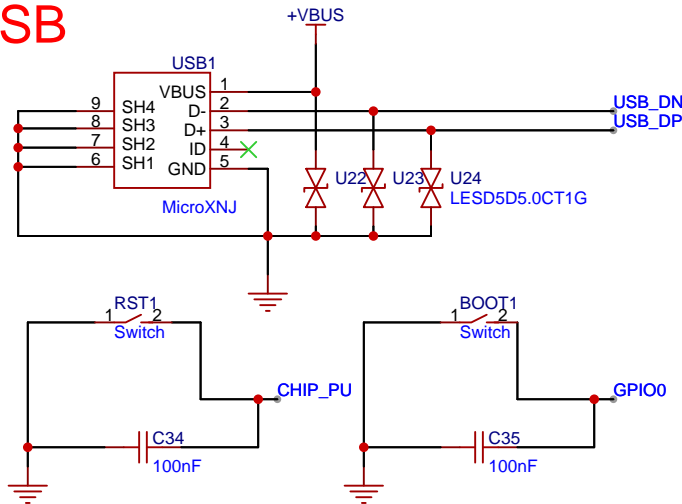


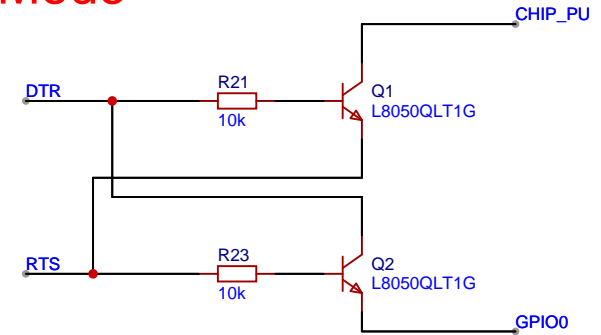
# ESP32-S3-WROOM-1



# USB



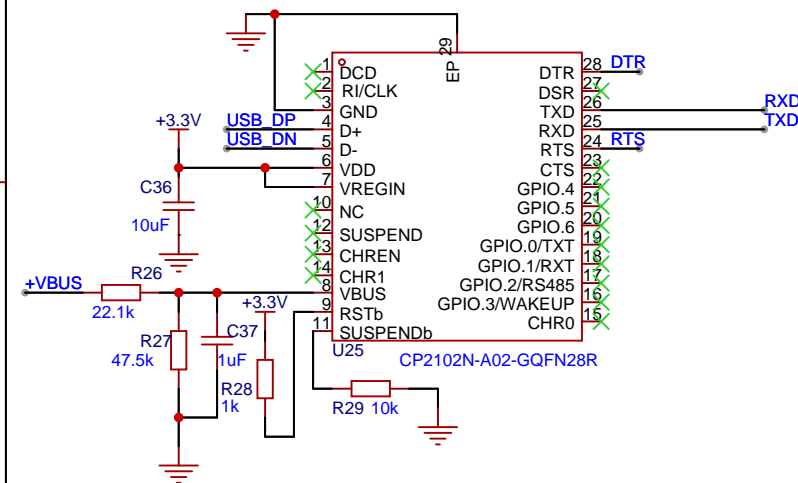
## Mode



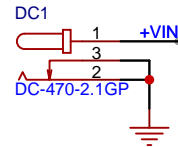
## Auto program

DTR	RTS	→	CHIP_PU(EN)	GPIO9
1	1		1	1
0	0		1	1
1	0		0	1
0	1		1	0

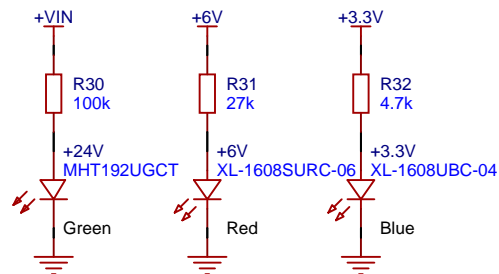
# USB TO UART




## POWER SUPPLY

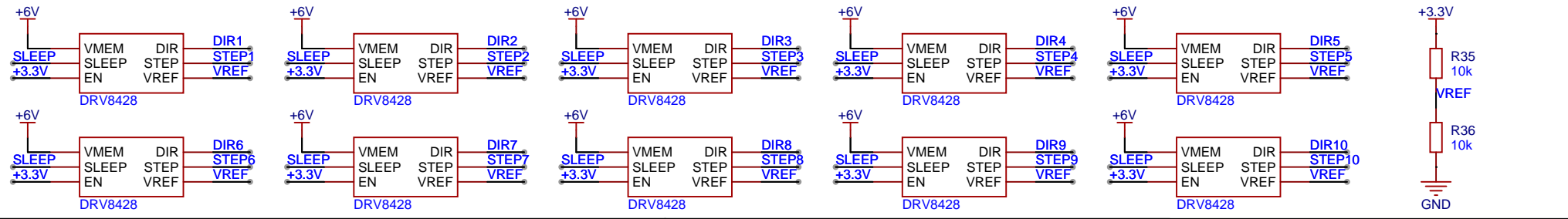


## Voltage Status LEDs

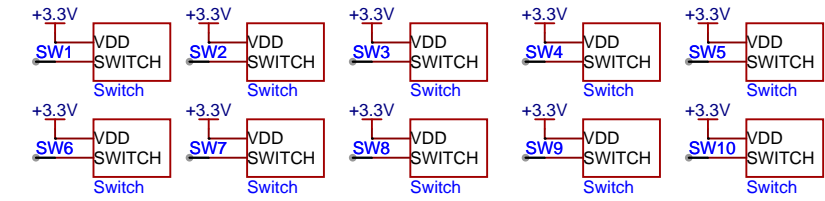


原理图	Schematic1_1			更新日期	2024-09-21
				创建日期	2024-09-19
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页	1 共 3
	V1.0	A4	嘉立创EDA		

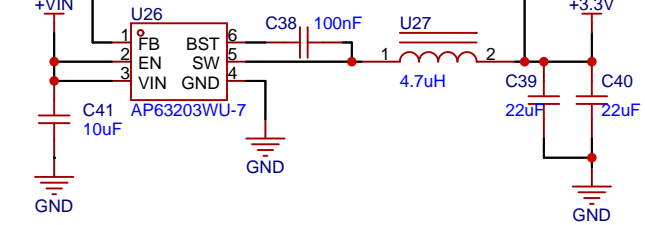
# MOTORS



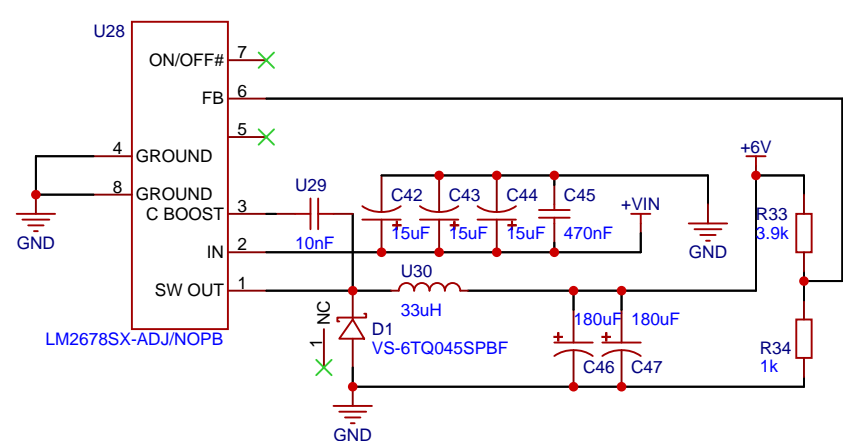
# SWITCH



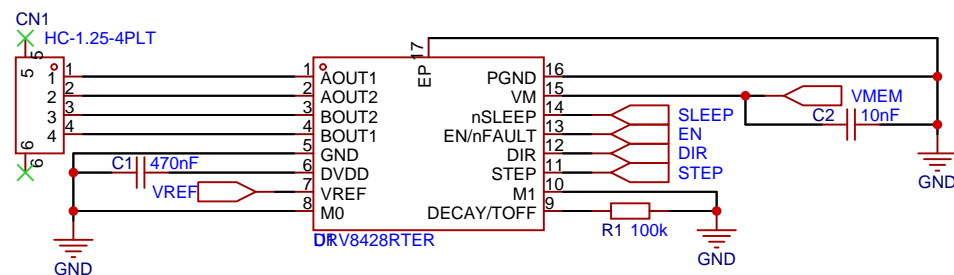
# 24V to 3.3V



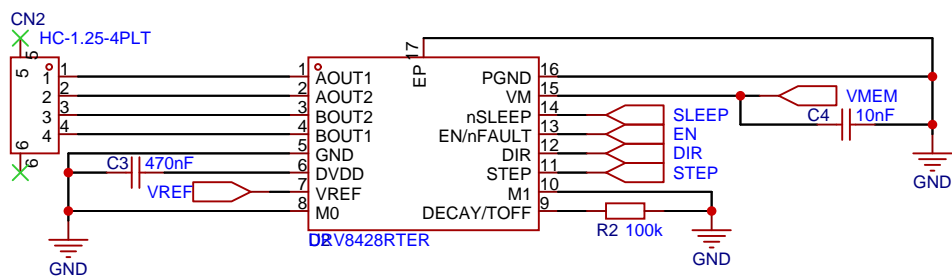
# 24V to 6V



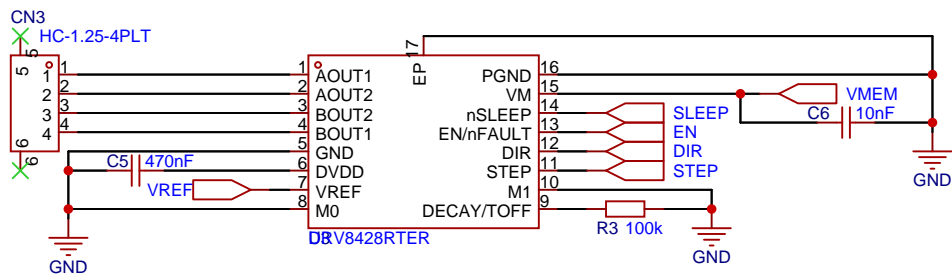
原理图	Schematic1_1		更新日期	2024-09-19
			创建日期	2024-09-19
图页	P2		物料编码	
绘制	Korea Project 2024-9			
审阅				
嘉立创EDA	版本	尺寸	页 2 共 3	
	V1.0	A4	嘉立创EDA	



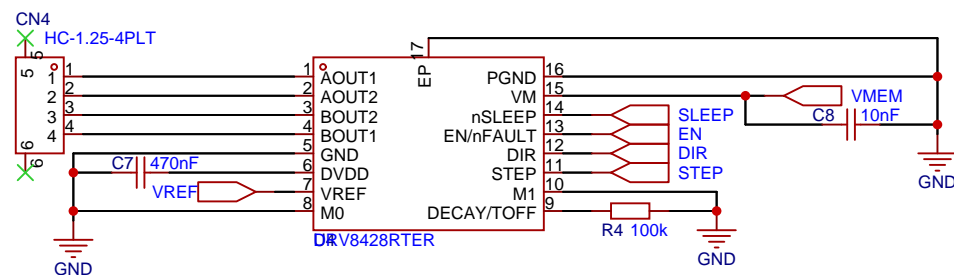
原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



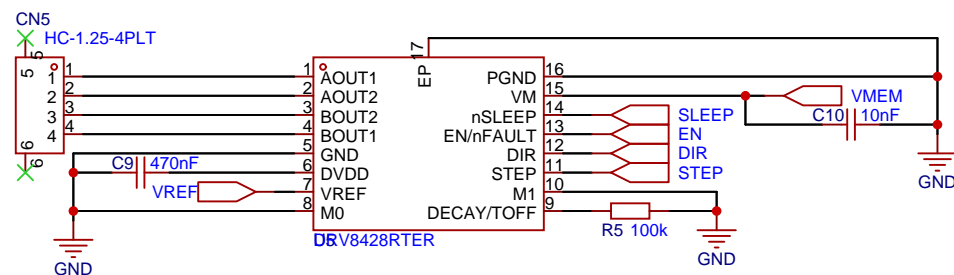
原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



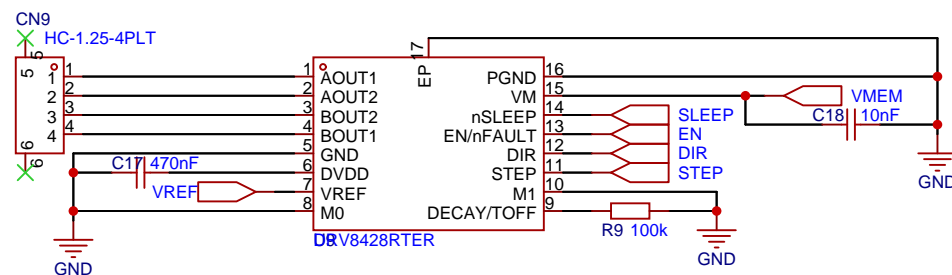
原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

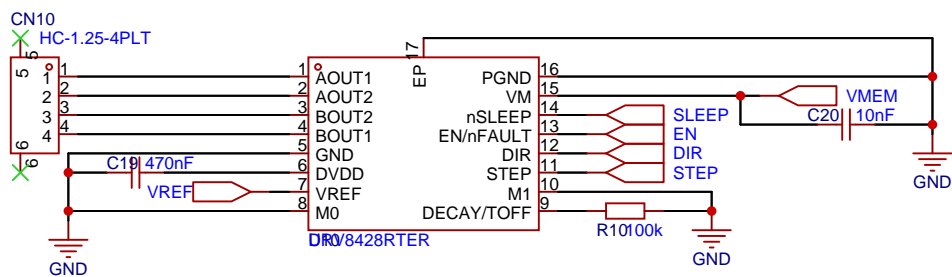


原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

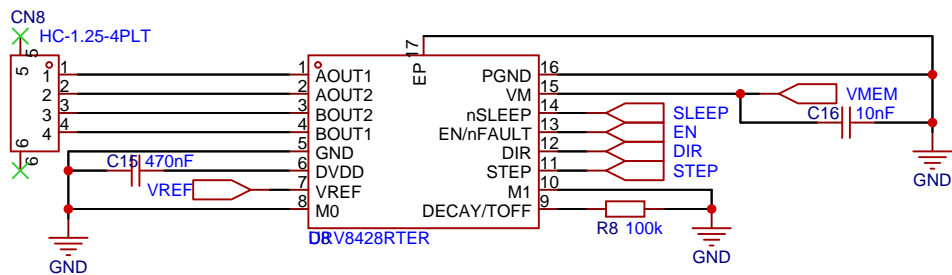


原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



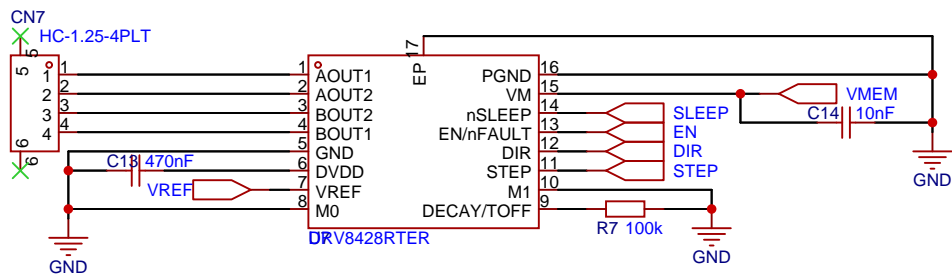


原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

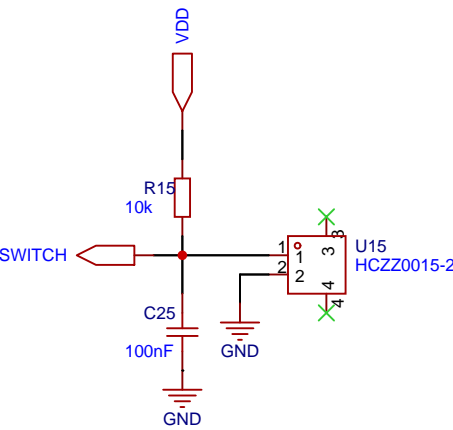


原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

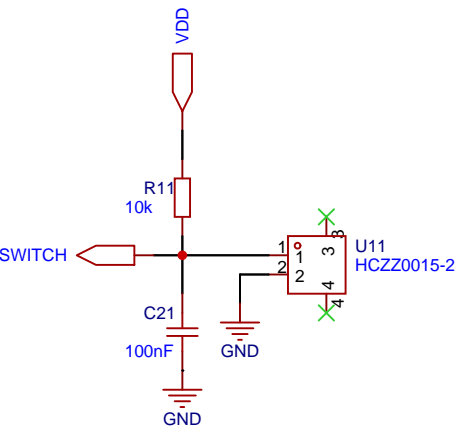




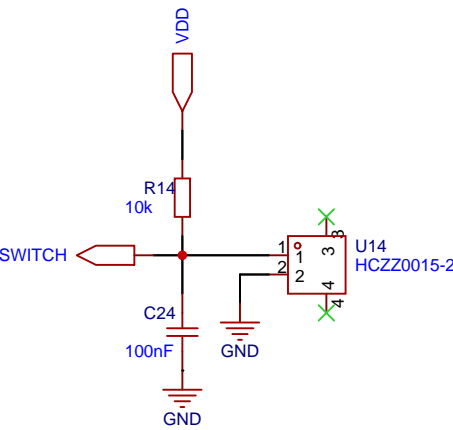
原理图	DRV8428			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



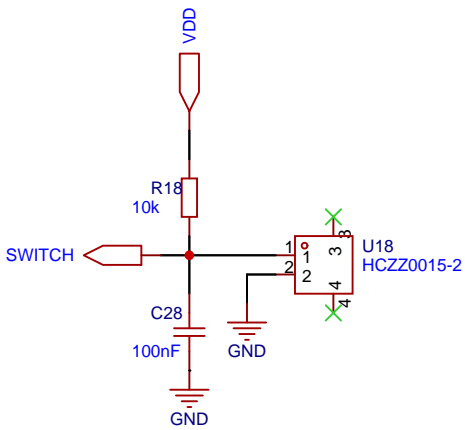
原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

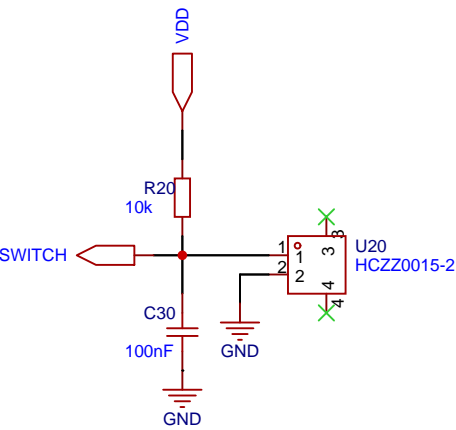


原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

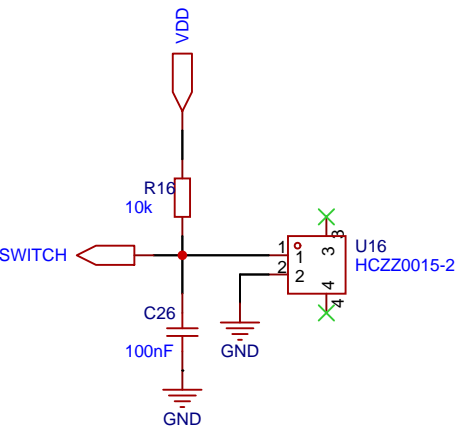


原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

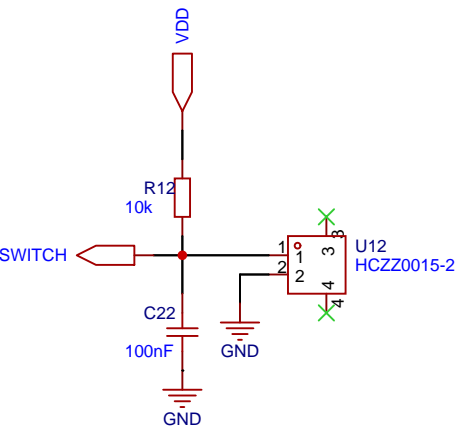




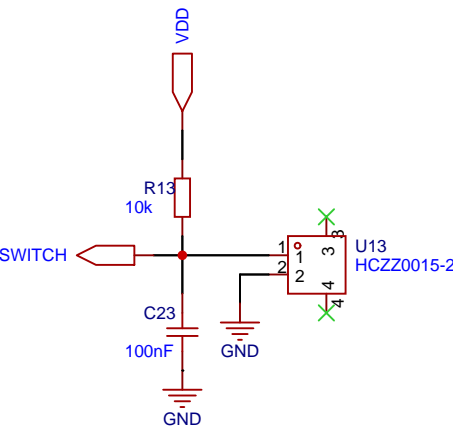
原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



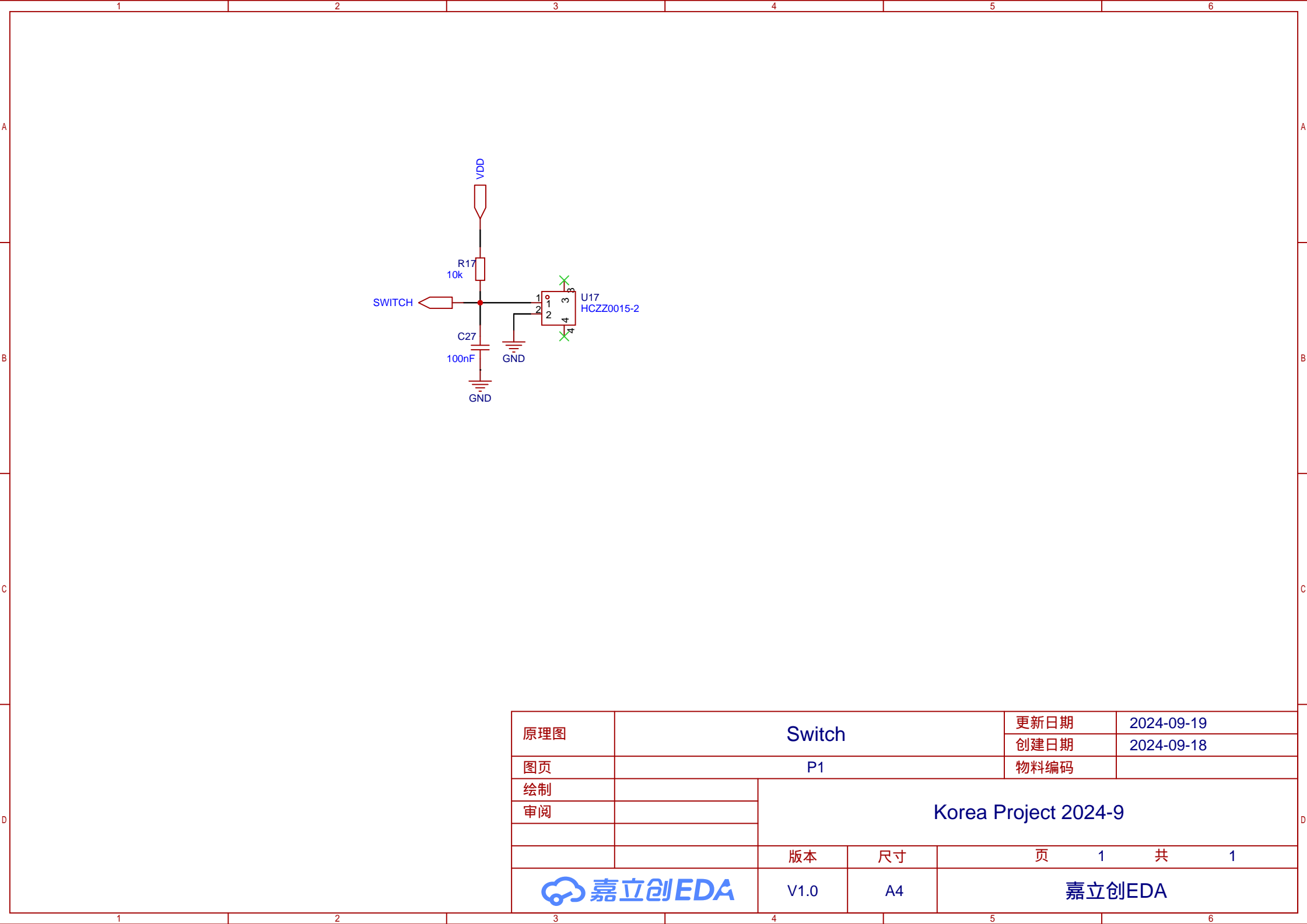
原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	

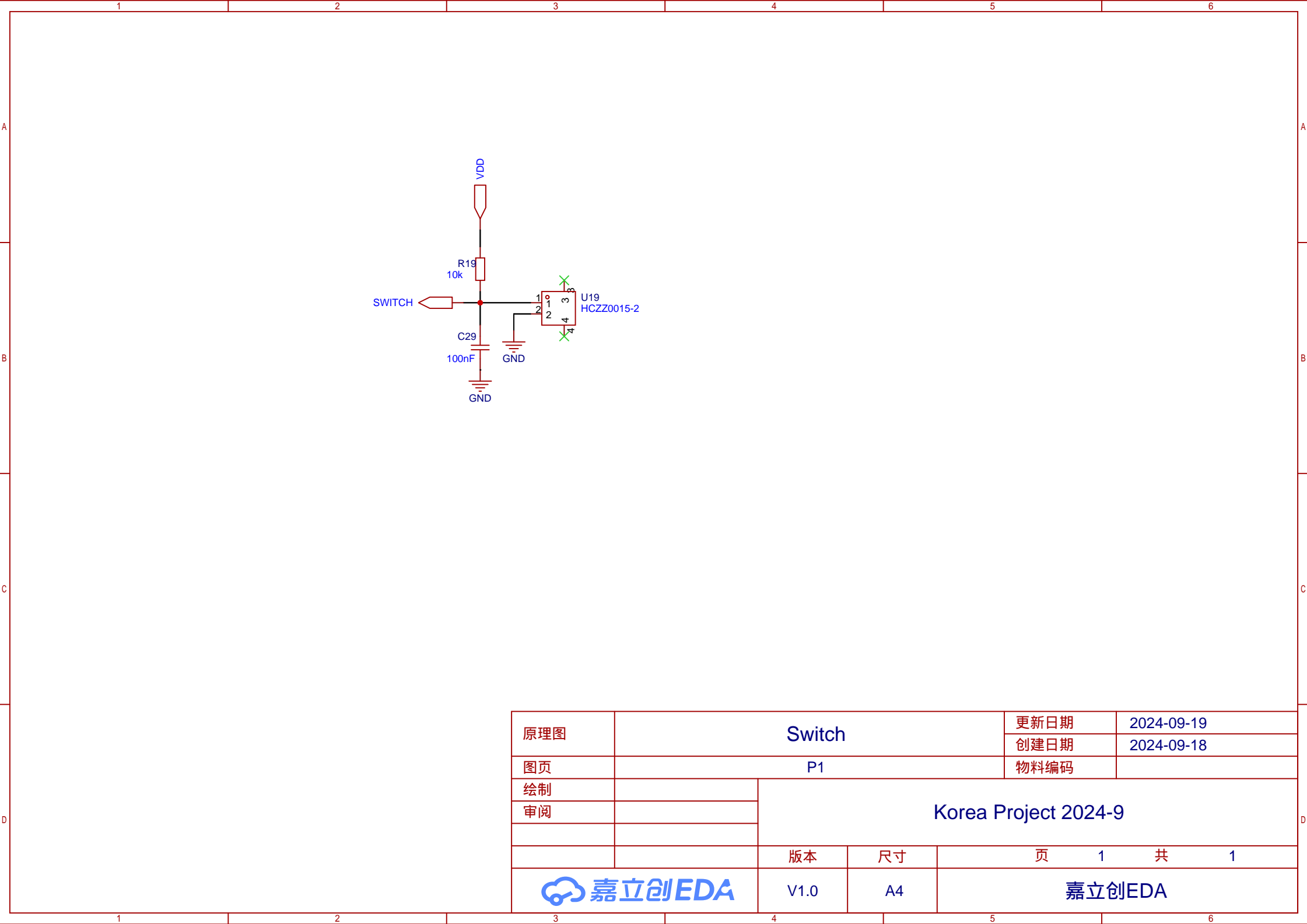


原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	



原理图	Switch			更新日期	2024-09-19
				创建日期	2024-09-18
图页	P1			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	





24V to 3.3VL

原理图	Schematic1_1			更新日期	2024-09-19
				创建日期	2024-09-19
图页	P3			物料编码	
绘制		Korea Project 2024-9			
审阅					
		版本	尺寸	页 3 共 3	
嘉立创EDA		V1.0	A4	嘉立创EDA	