

- Написание входного FIFO
- 1. Дизайн FIFO
- 2. Отдельная проверка FIFO
- 3. Подключение FIFO к дизайну
- Написание slave AXI Lite
- 0. Разбор BFM
- 1. Дизайн
- 2. Встраивание