

**LAPORAN PRAKTIKUM SISTEM OPERASI**  
**MODUL 1**  
**PENGENALAN SISTEM PENGEMBANGAN OS DENGAN PC**  
**SIMULATOR 'BOCHS'**



**Imrokatun Umi Fadhillah**

**L200210267**

**TEKNIK INFORMATIKA**  
**FAKULTAS KOMUNIKASI DAN INFORMATIKA**  
**UNIVERSITAS MUHAMMADIYAH SURAKARTA 2022/2023**

1. **ASCII (American Standard Code for Information Interchange) atau Kode Standar**

**Amerika untuk Pertukaran Informasi** merupakan suatu standar internasional dalam kode huruf dan simbol seperti Hex dan Unicode tetapi ASCII lebih bersifat universal, misalnya 124 adalah untuk karakter "|". Dia selalu digunakan oleh komputer dan alat komunikasi lain untuk menunjukkan teks.

Kode ASCII sebenarnya ada komposisi bilangan biner sebanyak 7 bit.

Namun, ASCII disimpan sebagai sandi 8 bit dengan menambahkan satu angka 0 sebagai bit significant sangat tinggi.

Bit tambahan ini sering digunakan untuk uji prioritas. Karakter control pada ASCII dibedakan menjadi 5 kumpulan sesuai dengan penggunaan yaitu beruntun mencakup logical communication, Device control, Information separator, Code extension, dan physical communication. Kode ASCII ini banyak dijumpai pada papan ketik (keyboard) komputer atau instrument-instrument digital.

**Tabel kode ASCII**

Desimal	Karakter	Heksa Desimal	Biner
0	NUL	0000	<b>0000 0000</b>
1	SOH	0001	<b>0000 0001</b>
2	STX	0002	<b>0000 0010</b>
3	ETX	0003	<b>0000 0011</b>
4	EOT	0004	<b>0000 0100</b>
5	ENQ	0005	<b>0000 0101</b>
6	ACK	0006	<b>0000 0110</b>
7	BEL	0007	<b>0000 0111</b>
8	BS	0008	<b>0000 1000</b>
9	HT	0009	<b>0000 1001</b>
10	LF	000A	<b>0000 1010</b>
11	VT	000B	<b>0000 1011</b>
12	FF	000C	<b>0000 1100</b>
13	CR	000D	<b>0000 1101</b>
14	SO	000E	<b>0000 1110</b>
15	SI	000F	<b>0000 1111</b>
16	DLE	0010	<b>0001 0000</b>
17	DC1	0011	<b>0001 0001</b>
18	DC2	0012	<b>0001 0010</b>
19	DC3	0013	<b>0001 0011</b>
20	DC4	0014	<b>0001 0100</b>
21	NAK	0015	<b>0001 0101</b>
22	SYN	0016	<b>0001 0110</b>
23	ETB	0017	<b>0001 0111</b>
24	CAN	0018	<b>0001 1000</b>
25	EM	0019	<b>0001 1001</b>
26	SUB	001A	<b>0001 1010</b>
27	ESC	001B	<b>0001 1011</b>
28	FS	001C	<b>0001 1100</b>
29	<b>GS</b>	<b>001D</b>	<b>0001 1101</b>

30	<b>RS</b>	<b>001E</b>	<b>0001 1110</b>
31	US	001F	<b>0001 1111</b>
32	spasi	0020	<b>0010 0000</b>
33	!	0021	<b>0010 0001</b>
34	“	0022	<b>0010 0010</b>
35	#	0023	<b>0010 0011</b>
36	\$	0024	<b>0010 0100</b>
37	%	0025	<b>0010 0101</b>
38	&	0026	<b>0010 0110</b>
39	‘	0027	<b>0010 0111</b>
40	(	0028	<b>0010 1000</b>
41	)	0029	<b>0010 1001</b>
42	*	002A	<b>0010 1010</b>
43	+	002B	<b>0010 1011</b>
44	,	002C	<b>0010 1100</b>
45	-	002D	<b>0010 1101</b>
46	.	002E	<b>0010 1110</b>
47	/	002F	<b>0010 1111</b>
48	0	0030	<b>0011 0000</b>
49	1	0031	<b>0011 0001</b>
50	2	0032	<b>0011 0010</b>
51	3	0033	<b>0011 0011</b>
52	4	0034	<b>0011 0100</b>
53	5	0035	<b>0011 0101</b>
54	6	0036	<b>0011 0110</b>
55	7	0037	<b>0011 0111</b>
56	8	0038	<b>0011 1000</b>
57	9	0039	<b>0011 1001</b>
58	:	003A	<b>0011 1010</b>
59	;	003B	<b>0011 1011</b>
60	<	003C	<b>0011 1100</b>
61	=	003D	<b>0011 1101</b>
62	>	003E	<b>0011 1110</b>
63	?	003F	<b>0011 1111</b>
64	@	0040	<b>0100 0000</b>
65	A	0041	<b>0100 0001</b>
66	B	0042	<b>0100 0010</b>
67	C	0043	<b>0100 0011</b>
68	D	0044	<b>0100 0100</b>
69	E	0045	<b>0100 0101</b>
70	F	0046	<b>0100 0110</b>
71	<b>G</b>	<b>0047</b>	<b>0100 0111</b>

72	<b>H</b>	<b>0048</b>	<b>0100 1000</b>
73	I	0049	<b>0100 1001</b>
74	J	004A	<b>0100 1010</b>
75	K	004B	<b>0100 1011</b>
76	L	004C	<b>0100 1100</b>
77	M	004D	<b>0100 1101</b>
78	N	004E	<b>0100 1110</b>
79	O	004F	<b>0100 1111</b>
80	P	0050	<b>0101 0000</b>
81	Q	0051	<b>0101 0001</b>
82	R	0052	<b>0101 0010</b>
83	S	0053	<b>0101 0011</b>
84	T	0054	<b>0101 0100</b>
85	U	0055	<b>0101 0101</b>
86	V	0056	<b>0101 0110</b>
87	W	0057	<b>0101 0111</b>
88	X	0058	<b>0101 1000</b>
89	Y	0059	<b>0101 1001</b>
90	Z	005A	<b>0101 1010</b>
91	[	005B	<b>0101 1011</b>
92	/	005C	<b>0101 1100</b>
93	]	005D	<b>0101 1101</b>
94	^	005E	<b>0101 1110</b>
95	_	005F	<b>0101 1111</b>
96	`	0060	<b>0110 0000</b>
97	a	0061	<b>0110 0001</b>
98	b	0062	<b>0110 0010</b>
99	c	0063	<b>0110 0011</b>
100	d	0064	<b>0110 0100</b>
101	e	0065	<b>0110 0101</b>
102	f	0066	<b>0110 0110</b>
103	g	0067	<b>0110 0111</b>
104	h	0068	<b>0110 1000</b>
105	i	0069	<b>0110 1001</b>
106	j	006A	<b>0110 1010</b>
107	k	006B	<b>0110 1011</b>
108	l	006C	<b>0110 1100</b>
109	m	006D	<b>0110 1101</b>
110	n	006E	<b>0110 1110</b>
111	o	006F	<b>0110 1111</b>
112	p	0070	<b>0111 0000</b>
113	q	<b>0071</b>	<b>0111 0001</b>

114	r	0072	0111 0010
115	s	0073	0111 0011
116	t	0074	0111 0100
117	u	0075	0111 0101
118	v	0076	0111 0110
119	w	0077	0111 0111
120	x	0078	0111 1000
121	y	0079	0111 1001
122	z	007A	0111 1010
123	{	007B	0111 1011
124		007C	0111 1100
125	}	007D	0111 1101
126	~	007E	0111 1110
127	DEL	007F	111 1111

2. Carilah daftar perintah bahasa assembly untuk mesin intel keluarga x86 lengkap (dari buku referensi atau internet). Daftar perintah ini dapat digunakan sebagaipedoman untuk memahami program ‘boot.asm’ dan ‘kernel.asm’.

### Bahasa Assembly Intel Keluarga x86 :

- a. ACALL           *(Absolute Call)*
- b. ADD             *(Add Immediate Data)*
- c. ADDC           *(Add Carry Plus Immediate Data to Accumulator)*
- d. AJMP            *(Absolute Jump)*
- e. ANL             *(Logical AND memori ke akumulator)*
- f. CJNE            *(Compare Indirect Address to Immediate Data)*
- g. CLR             *(Clear Accumulator)*
- h. CPL             *(Complement Accumulator)*
- i. DA              *(Decimal Adjust Accumulator)*
- j. DEC             *(Decrement Indirect Address)*
- k. DIV             *(Divide Accumulator by B)*
- l. DJNZ            *(Decrement Register And Jump Id Not Zero)*
- m. INC            *(Increment Indirect Address)*
- n. JB              *(Jump if Bit is Set)*
- o. JBC             *(Jump if Bit Set and Clear Bit)*
- p. JC              *(Jump if Carry is Set)*
- q. JMP             *(Jump to sum of Accumulator and Data Pointer)*
- r. JNB             *(Jump if Bit is Not Set)*
- s. JNC             *(Jump if Carry Not Set)*
- t. JNZ             *(Jump if Accumulator Not Zero)*
- u. JZ              *( Jump if Accumulator is Zero )*

v. LCALL	( Long Call )
w. LJMP	( Long Jump )
x. MOV	( Move From Memory )
y. MOVC	( Move From Codec Memory )
z. MOVB	(Move Accumulator to External Memory Addressed by Data Pointer)
aa. MUL	( Multiply )
bb. NOP	( No Operation )
cc. ORL	(Logical OR Immediate Data to Accumulator)
dd. POP	(Pop Stack to Memory)
ee. PUSH	(Push Memory onto Stack)
ff. RET	(Return from subroutine)
gg. RETI	( Return From Interrupt )
hh. RL	(Rotate Accumulator Left)
ii. RLC	( Rotate Left through Carry )
jj. RR	( Rotate Right )
kk. RRC	( Rotate Right through Carry )
ll. SETB	(set Carry flag)
mm. SJMP	(Short Jump)
nn. SUBB	( Subtract With Borrow )
oo. SWAP	( Swap Nibbles )
pp. XCH	( Exchange Bytes )
qq. XCHD	( Exchange Digits )
rr. XRL	( Exclusive OR Logic )